



無錫學院

WUXI UNIVERSITY

集成电路设计与集成系统专业

课程教学大纲

(2024 版)

教务处编印

二〇二四年

目 录

《集成电路设计与集成系统专业导论》课程教学大纲.....	1
《工程制图II》课程教学大纲.....	5
《电路分析基础》课程教学大纲.....	13
《数字电子技术基础》课程教学大纲.....	25
《数字电子技术基础实验》课程教学大纲.....	34
《模拟电子技术基础 I》课程教学大纲.....	40
《模拟电子技术基础实验》课程教学大纲.....	50
《微机原理与单片机技术》课程教学大纲.....	56
《微机原理与单片机技术实验》课程教学大纲.....	65
《信号与系统 I》课程教学大纲.....	71
《电磁场与电磁波》课程教学大纲.....	79
《数字信号处理》课程教学大纲.....	87
《EDA 应用技术》课程教学大纲.....	97
《固体物理与半导体物理》课程教学大纲.....	106
《高频电子线路》课程教学大纲.....	115
《集成电路工艺》课程教学大纲.....	126
《微电子器件基础》课程教学大纲.....	141
《模拟集成电路设计》课程教学大纲.....	150
《数字集成电路设计》课程教学大纲.....	155
《工程伦理学》课程教学大纲.....	163
《工程项目管理与经济决策》课程教学大纲.....	170
《工程创造学》课程教学大纲.....	177
《电源管理电路设计》课程教学大纲.....	183
《基于 Verilog 的 FPGA 设计基础》课程教学大纲.....	191
《人工智能芯片设计》课程教学大纲.....	197
《低功耗集成电路设计》课程教学大纲.....	202
《嵌入式系统原理及应用》课程教学大纲.....	214
《SoC 技术》课程教学大纲.....	230
《DSP 技术》课程教学大纲.....	237
《功率集成电路设计》课程教学大纲.....	246

《射频集成电路设计》课程教学大纲.....	253
《集成电路可靠性技术》课程教学大纲.....	260
《集成电路封装测试》课程教学大纲.....	267
《认知实习》课程教学大纲.....	276
《电子测量仪器使用》课程教学大纲.....	281
《PCB 与 SMT 工艺实践》课程教学大纲.....	287
《集成电路设计综合实践》课程教学大纲.....	297
《集成电路课程设计》课程教学大纲.....	303
《创新实践(1)》课程教学大纲.....	308
《创新实践(2)》课程教学大纲.....	314
《毕业实习》课程教学大纲.....	320
《毕业设计/论文》课程教学大纲.....	326
《运算放大器电路设计》课程教学大纲.....	332
《集成电路版图设计》课程教学大纲.....	337

《集成电路设计与集成系统专业导论》课程教学大纲

一、课程基本信息

课程名称（中文）	集成电路设计与集成系统专业导论				
课程名称（英文）	Introduction to Integrated Circuit Design and Integrated Systems				
课程类别 ¹	专业基础课	课程性质 ²	必修	特殊课程类型 ³	
授课学期	第1学期	学分	0.5	考核方式	考查
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	8	8	0	0	0
适用专业	集成电路设计与集成系统				
选用教材	《电子信息类专业导论》，张有光等编著，电子工业出版社，2023年				
开课单位	集成电路科学与工程学院				
先修课程	无				
后续课程	模拟电子线路、数字逻辑电路				
课程简介 (不少于500字)	<p>课程基本定位：《集成电路设计与集成系统专业导论》课程是针对集成电路设计与集成系统专业大一新生开设的专业课。使学生了解集成电路领域知识、技术的基本概念、在国民经济及现代社会生活中的扮演角色与作用，明确专业培养目标，初步认识集成电路设计与集成系统专业课程的整体框架，包括各基础课和专业课设置，各专业方向内涵与设置、各专业课与各专业方向之间的关系等。</p> <p>核心学习结果：通过课程讲授、自学和演示介绍，使学生从低年级就能对集成电路设计与集成系统学科行业的发展历史、发展现状以及未来发展趋势、学科基本理论及技术方法、在交叉学科中的应用等方面有个初步而较全面科学的了解认识，并对国内和本校集成电路设计与集成系统专业的教学环境和教学思想有初步的认识，以便为今后大学各个学期乃至更长时间内的专业学习、交叉学科应用和研究打下基础，使学习工程技术课程的方法更合理、针对性更强、学习更主动，进一步促使学生建立专业兴趣，为后续课程的学习奠定基础，整体把握好自己的四年学业规划。</p> <p>主要教学方法：通过教师课堂讲解和学生课下资料搜集，使学生在了解行业、学科基本情况的基础上，对自身的学习有初步的规划。</p>				

大纲更新时间	2024年8月
--------	---------

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	了解行业发展历史、现状和趋势情况；	指标点 10.2: 能够了解集成电路专业领域的国际发展趋势与新的研究热点，能够解释和尊重世界不同文化的差异性和多样性。	指标点 2.2: 理解本民族传统文化，肯定当代国内科技发展水平； 指标点 5.2: 主动参与本国文化活动，积极传播和发扬本国优秀文化。 指标点 8.1: 主动了解、积极支持党和国家制定的各项路线、方针和政策。
2.	了解学科发展历史，学科课程体系，以及本校本专业的课程体系情况；	指标点 7.1: 能够贯彻科学发展，遵守环境保护相关政策法规，坚持社会可持续发展理念。	
3.	了解本专业的专业课程内容，以及其作用；	指标点 6.1: 能够掌握集成电路领域相关的国家和行业标准体系、知识产权、产业政策和法律法规，能够解释不同社会文化对集成电路设计与集成系统活动的影响。	
4.	建立终身学习和自主学习的人生目标。	指标点 8.3: 能够描述集成电路设计与集成系统人员对公众的安全、健康和福祉，以及环境保护的社会责任，能够在工程实践中自觉履行责任。	

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 行业发展

该章节对应课程目标 1，对应思政指标点 4.1、4.2。

1. 教学内容

让学生了解集成电路设计与集成系统的发展史、基本概念、理论、方法、结构和性能的关系等内容。利用行业内龙头企业的案例了解行业的发展情况，以及我国在本行业内采取的措施、策略，及其目的。

2. 知识要点

电子信息行业、集成电路行业发展状况

3. 重点难点

电子信息行业、集成电路行业发展趋势

4. 基本要求

- 1、了解本行业的过去、现况和未来发展趋势；
- 2、了解本行业在我国的发展情况。

5. 教学方法

讲授、演示

第二章 学科发展

该章节对应课程目标 2，对应思政指标点 4.1、4.2。

1. 教学内容

让学生了解集成电路设计与集成系统专业的研究领域、前言动态等，培养学生在交叉学科和创新能力等方面综合发展。

2. 知识要点

集成电路设计与集成系统专业在高校教学体系中的方向

3. 重点难点

集成电路设计与集成系统专业在本校课程体系中的重点学习方向

4. 基本要求

- 1、了解集成电路设计与集成系统学科下设的学习方向，及不同方向之间的侧重点；
- 2、了解本校本专业的课程体系结构，及各门课程之间的因果关系。

5. 教学方法

讲授

第三章 学科专业课程

该章节对应课程目标 3、4，对应思政指标点 4.1、4.2。

1. 教学内容

让学生了解集成电路设计与集成系统专业的课程体系，了解本校本院本专业的课程设置，明确学习目标，明确自身的社会定位；培养学生在交叉学科和创新能力等方面综合发展，培养学生“科技报国”理念，为学生以后从事集成电路设计与集成系统各方面的研究打下基础。

2. 知识要点

了解本专业课程内容

3. 重点难点

了解本专业课程的作用

4. 基本要求

对本专业的专业课程内容有基本的认知，了解其讲授的内容，以及所学知识在行业或学科体系中的作用。

5. 教学方法

讲授

四、学时分配

序号	章节名称	学时分配（共 8 学时）
1	行业发展	2
2	学科发展	3
3	学科专业课程	3

五、考核方式

《集成电路设计与集成系统专业导论》课程为集成电路设计与集成系统专业必修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

1. 课堂学习讨论及课后反馈表现（40%）

作业测评为主。

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
作业测评，共40分	通过自行查阅资料，描述本行业某主流技术的发展现状和趋势，并介绍国内行业现状与相关企业。根据收集资料的广度及描述逻辑清晰度进行评分。（20分）	1	10.2
	写一份报告，要求调研本专业相关的专业类学习网站清单，要求数目不少于8个，其中外文网站不少于3个，并给出详细的网站概述和使用心得。（20分）	4	8.3

2. 结果性考核（60%）

论文考查形式。要求围绕周边常见的技术或事物，写一篇论文，列举该技术或该事物与专业相关的不同方面，论文章节包括但不限于简介（概述技术或事物的特点、功能、分类、应用、国内相关研发或产品企业等方面）、工作原理、相关支撑专业课程、发展趋势、前景展望等。

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
论文考查，共60分。	支撑课程列举合理、全面。（15分）	2	7.1
	概述和工作原理内容详实、描述准确。（30分）	3	6.1
	发展趋势描述准确，前景展望合理。（15分）	4	8.3

六、参考书目及学习资料

参考书目与文献：

1. 《集成电路设计导论（第2版）》，罗萍，清华大学出版社，2016年。
2. 《微电子与集成电路设计导论》，方玉明，电子工业出版社，2020年。
3. 《电子信息工程概论（第3版）》，杨杰，电子工业出版社，2019年。

制定人：林海

审定人：余耀

批准人：王伟

2024年8月

《工程制图II》课程教学大纲

一、课程基本信息

课程名称（中文）	工程制图II				
课程名称（英文）	Engineering Drawing II				
课程类别 ¹	专业基础课	课程性质 ²	必修	特殊课程类型 ³	平台课
授课学期	第1学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	24	8	0	0
适用专业	集成电路设计与集成系统				
选用教材	《现代工程制图》，朱菊香、郭业才、李鹏，机械工业出版社，2023年				
开课单位	集成电路科学与工程学院				
先修课程	无				
后续课程	金工实习II				
课程简介 (不少于500字)	<p>课程基本定位: 《工程制图》是集成电路设计与集成系统专业的一门专业基础课，旨在为学生提供绘制和阅读工程图纸的基本技能。课程强调理论与实践相结合，使学生能够准确表达工程构件的几何形状、尺寸和公差。课程内容符合工程行业的标准和规范，为学生日后从事工程设计、制造和施工等工作打下基础。</p> <p>核心学习结果: 通过本课程的学习，学生将掌握工程图纸的绘制原则和方法，包括正投影法、轴测图和透视图。学生能够理解和应用尺寸标注、公差和技术要求等工程语言。学生将学会使用现代绘图工具和软件，如AutoCAD、SolidWorks等，进行二维和三维设计。学生能够独立分析和解决工程制图中的常见问题，具备创新设计和优化的能力。</p> <p>主要教学方法: 讲授法：用于介绍工程制图的基本概念、原理和规范。示范法：教师通过示范绘图过程，展示绘图技巧和注意事项；练习法：学生通过大量的绘图练习，提高绘图技能和准确性；案例分析：通过分析具体的工程案例，学习如何应用制图知识解决实际问题；小组讨论：鼓励学生在小组内讨论绘图问题，培养团队合作和交流能力；计算机辅助设计(CAD)：利用计算机软件进行绘图实践，提高设计效率和质量；项目导向学习：通过完成具体的设计项目，学生将所学知识综合应用于实际工程问题。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1	课程目标 1: 学生将掌握投影法的基本理论、熟练运用投影法的基本理论来绘制图纸。培养学生形象思维能力和空间构形能力，能够正确理解和表达设计意图，准确绘制三视图、剖视图和轴测图等。	指标点 1.1: 能够掌握数学、自然科学、计算和工程科学基础知识，能够运用数学、自然科学、计算和工程科学语言工具描述工程技术问题。	指标点 1.2: 以辩证唯物主义和历史唯物主义的世界观认识和改造客观世界
2	课程目标 2: 学生将熟悉国家标准中关于制图的有关规定，在绘图中严格执行国家标准关于制图的相关规定，能够分析零件图、装配图等图样的各类尺寸并进行正确的标注。	指标点 2.3: 能够运用集成电路领域基本原理和方法，综合考虑多种影响因素，分析集成电路领域的复杂工程问题，选择和优化问题的解决方案。	指标点 4.2: 主动参与本国文化活动，积极传播和发扬本国优秀文化
3	课程目标 3: 学生将掌握 AutoCAD 绘图软件基本命令及基本操作；能够运用 AutoCAD 绘图软件绘制图框、基本形体、三视图等。	指标点 5.1: 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法，并理解其局限性。	指标点 6.1: 努力学习科学文化知识，扩大知识储备，能独立理性思考问题

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 制图基本知识

该章节对应指标点 1.1、2.1，对应思政指标点 1.2，4.2。

1. 教学内容

- (1) 绘图工具及其使用
- (2) 国家标准《技术制图》《机械制图》中的一些规定
- (3) 几何作图
- (4) 平面图形的尺寸分析及画图步骤。

2. 知识要点

- (1) 了解工程图样绘制的基本工具及其用法；
- (2) 掌握国家标准《技术制图》和《机械制图》中的规定，要求能够在后续的学习中熟练运用并严格执行；
- (3) 掌握基本几何图形绘制的方法和步骤，并能够熟练运用；
- (4) 掌握平面图形的尺寸分析以及绘制步骤，并能用于后续的学习中；
- (5) 学生了解并认同工程技术人员的职业伦理和职业操守。

3. 重点难点

(1) 重点

- 1) 绘图工具的使用方法：分规、圆规、丁字尺、绘图板、三角板等；
- 2) 国家标准《技术制图》与《机械制图》中的关于制图的规定：标准代号、图纸幅面及图框、标题栏、明细栏、字体及字号、图线、比例等；
- 3) 任意等分直线、任意等分圆、作圆内接 n 边形；
- 4) 斜度和锥度的定义、标记、画法。

(2) 难点

- 1) 尺寸标注方法；
- 2) 弧线连接，表 1-6 中所有种类；
- 3) 平面图形的尺寸分析（定形、定位尺寸、尺寸基准）、绘制步骤。

4. 基本要求

学生能够数量掌握几何图形的绘制方法并能完整实现该部分内容。

5. 教学方法

讲授与多媒体展示；互动讨论和案例分析。

第二章 正投影基础

该章节对应指标点 1.1、2.1，对应思政指标点 1.2，4.2。

1. 教学内容

- (1) 投影法基本知识
- (2) 点的投影
- (3) 直线投影
- (4) 平面投影

2. 知识要点

- (1) 掌握投影法的基本概念及正投影的基本特征；
- (2) 理解并掌握三视图的形成原理及三视图的对应关系；
- (3) 掌握点的投影的绘制，能够根据点坐标绘制点的三面投影，根据点的两面投影补全另一面投影，能够准确判断空间两点的位置关系；
- (4) 掌握线的投影的绘制，能够根据线的两面投影补全第三面投影，判断特殊位置直线并熟练绘制三面投影，能够判断空间两直线的位置关系；
- (5) 掌握平面投影的绘制，能够根据平面的两面投影绘制第三面投影，能够判断特殊的位置平面，熟练绘制特殊位置平面的三面投影。

3. 重点难点

(1) 重点

- 1) 点、直线及平面的正投影特征；
- 2) 点的三面投影规律及其与直角坐标系的关系、两点相对位置关系；
- 3) 各类平面的投影特征；
- 4) 两直线相互位置关系。

(2) 难点

- 1) 点的三面投影及其规律；
- 2) 两点的相对位置关系、重影点及其投影的可见性；

- 3) 平面内取点取线的作图;
- 4) 各类直线的投影特征及直线上的点。

4. 基本要求

学生能够了解不同投影方法的区别及应用场景，并能利用两面投影补齐第三面。

5. 教学方法

讲授与实验演示；小组讨论和问题解决。

第三章 基本体及体表面交线

该章节对应指标点 1.1、2.1，对应思政指标点 1.2，4.2。

1. 教学内容

- (1) 平面体的投影
- (2) 回转体的投影
- (3) 平面与平面体相交
- (4) 平面与回转体相交
- (5) 回转面与回转面相交。

2. 知识要点

- (1) 了解基本体的定义，分类，形成规律。了解常见的平面体和曲面体；
- (2) 掌握平面体的投影作图，平面体三面投影及平面体表面点和线的投影；
- (3) 掌握回转体的投影作图，熟练绘制回转体的三面投影及回转体表面点和线的投影；
- (4) 掌握平面体与平面体、平面体与回转体相交的截交线的绘制，掌握切割棱柱、棱锥、圆柱、圆锥、圆球的三视图绘制；
- (5) 掌握两个回转体相贯的相贯线的求法、特殊相贯线的绘制，能够熟练绘制多形体相贯的相贯线及相贯的多形体的三视图。

3. 重点难点

(1) 重点

- 1) 平面体的投影；
- 2) 平面体体表面取点取线；
- 3) 圆柱、圆锥、球体表面的截交线的形成及典型的形状；
- 4) 相贯线投影的绘制。

(2) 难点

- 1) 回转体（圆柱、圆锥）投影及体表面取点取线；
- 2) 平面体、回转体截交线及截断面的绘制；
- 3) 圆柱、圆锥、球体截交线及截断面的绘制方法；
- 4) 特殊相贯线投影的绘制。

4. 基本要求

掌握回转体-平面体，回转体-回转体，平面体-平面体之间交线的绘制方法。

5. 教学方法

讲授与案例研究；实际手绘操作。

第四章 组合体

该章节对应指标点 1.1、2.1，对应思政指标点 1.2，4.2。

1. 教学内容

- (1) 组合体的组成分析
- (2) 组合体视图的画法
- (3) 组合体的尺寸标注
- (4) 读组合体视图的方法
- (5) 轴测图。

2. 知识要点

- (1) 了解常见组合体的组成方式，掌握组合体相邻形体之间表面过渡关系的投影特征；
- (2) 掌握切割型组合体和叠加型组合体视图的画法；
- (3) 握组合体的尺寸标注；
- (4) 掌握组合体图样的读图；
- (5) 了解轴测图的基本知识（轴间角、轴向伸缩系数等），掌握正等轴测图和斜二轴测图的绘制方法，能够根据轴测图绘制三视图。

3. 重点难点

(1) 重点

- 1) 组合体的组成分析及画法；
- 2) 形体分析法读图；
- 3) 线面分析法读图。

(2) 难点

- 1) 识图、绘图要点及思维过程：叠加型及切割型组合体的三视图绘制；
- 2) 读图及尺寸标注：组合体的尺寸标注方法、读组合体视图的方法。

4. 基本要求

学生能够分析组合体之间的关系并能够实现全尺寸的正确标注。

5. 教学方法

讲授，计算机辅助设计(CAD)与模拟，实际手绘操作。

第五章 装配图

该章节对应指标点 1.1、2.1，对应思政指标点 1.2，4.2。

1. 教学内容

- (1) 装配图的作用和内容
- (2) 部件的表达方法
- (3) 装配图的尺寸标注和技术要求
- (4) 装配图的零件序号和明细栏
- (5) 部件装配图的画法。

2. 知识要点

- (1) 了解装配图包内容，装配图部件的表达方法，掌握装配图的尺寸标注；
- (2) 了解装配图的绘制步骤；
- (3) 了解装配图中零件的序号及明细栏的填写；
- (4) 了解装配图拆画零件图的步骤及方法。

3. 重点难点

(1) 重点

- 1) 装配图的规定画法;
- 2) 装配图的尺寸标注;
- 3) 装配图的明细栏的画法;
- 4) 装配图的识读。

(2) 难点

- 1) 部件装配图的画法;
- 2) 由装配图拆画零件图的方法。

4. 基本要求

学生能够独立读图并根据图中信息分清加工该装配体的实际工序。

5. 教学方法

项目导向学习; 计算机辅助设计(CAD)与模拟。

四、实验教学内容

1.课程实验

项目 编号	项目 名称	实验内容	对应理 论章节	学时	实验 类型 ²	思政 融入点	学生学习 预期成果	课程 目标
1	工程制图基础与绘图实践	使学生熟悉工程制图的基本原理和国家标准。学生掌握手工绘图和计算机辅助设计(CAD)的基本技能。培养学生的空间想象能力和解决制图问题的能力。	第一章	2	设计性	培养学生的工匠精神和对工程细节的关注。通过绘图实践,教育学生追求精确和完美。	掌握工程制图的基本知识和技能。能够独立完成基本的工程绘图任务。学会使用CAD软件进行工程设计。	目标3
2	正投影法基础与三维几何建模实验	使学生理解正投影法的基本原理和应用。学生掌握使用正投影法绘制三维对象的能力。培养学生的空间想象能力和精确表达三维形状的能力。	第二章	2	设计性	培养学生的工程责任感和对精确工程表达的追求。通过绘图实践,教育学生注重细节和精确性。	掌握正投影法的基本知识和绘制技巧。能够独立完成三维对象的正投影图绘制。学会使用CAD软件进行三维几何建模和正投影绘制。	目标3
3	基本体及体表面交线绘制	使学生掌握基本几何体的构成及其表面交线的概念。学生使用正投影法绘制基本体及其表面交线的能力。培养学生分析和解决空间几何问题的	第三章	2	验证性	培养学生的细致观察力和严谨的工程态度。通过绘制和分析交线,教育学	掌握基本体的几何特性和表面交线的识别方法。能够独立绘制基本体及其表面交	目标3

	制与分析实验	能力。				生重视工程细节和精确性。	线的正投影图。学会使用 CAD 软件进行三维模型的构建和交线分析。	
4	组合体正投影绘制与空间分析实验	使学生掌握组合体的构成原理及其在工程制图中的表达方法。培养学生使用正投影法绘制组合体的能力。提高学生的空间想象能力和解决复杂几何问题的能力。	第四章、第五章	2	设计性	培养学生的创新意识和对工程细节的关注。通过绘制和分析组合体,教育学生追求精确和完美。	掌握组合体的构成原理和正投影绘制方法。能够独立完成组合体的正投影图和透视图绘制。学会使用 CAD 软件进行复杂几何体的设计和绘图。	目标 3

五、学时分配

序号	章节名称	学时分配 (共 32 学时)
1	第一章 制图基本知识	4
2	第二章 正投影基础	4
3	第三章 基本体及体表面交线	6
4	第四章 组合体	6
5	第五章 装配图	4
6	实验教学	8

六、考核方式

本课程为专业基础课,课程考核方式包括:平时成绩(40%,包括课程积分 15%+课后作业 10%+上机 15%)+结果性考核(60%)。

1. 平时成绩 (40%)

平时成绩评价方法及考核目标

考核内容	评价标准	支撑课程教学学分目标	支撑毕业要求
课程积分 (15%)	学习通课前测试、课堂互动测试。(15 分)	1	1.1
课后作业 (10%)	按时正确完成课后作业。(10 分)	1、2	1.1、2.1
实验 (15%)	对各实验原理认识清晰,实验步骤正确,实验数据分析正确。(15 分)	3	5.1

2. 结果性考核 (60%)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分 目标	支撑 毕业要求
闭卷考试 (60%)	期末试卷满分 100 分，考查学生掌握投影法的基本理论、熟练运用投影法的基本理论来绘制图纸的成都，包括形象思维能力和空间构形分析能力，能够正确理解和表达设计意图，准确绘制三视图，按试卷评分标准判分。(60 分)	1	1.1
	期末试卷满分 100 分，考查学生熟悉国家标准中关于制图的有关规定，在绘图中严格执行国家标准关于制图的相关规定，能够分析图样的各类尺寸并进行正确的标注，按试卷评分标准判分。(40 分)	2	2.1

七、参考书目及学习资料

1. 推荐教材：

《现代工程制图》，朱菊香、郭业才、李鹏编著，机械工业出版社，2023 年。

2. 参考书目与文献：

[1]国家质量技术监督局.GB/T 4457.4-2002 机械制图 图样画法.中国标准出版社.2014.1

[2]姚纪,何培斌,李晶晶. 工程制图与计算机绘图[M].重庆大学出版社:高等教育土建类专业规划教材.卓越工程师系列, 201602.185.

[3]何建英,阮春红,池建斌,朱冬梅.画法几何及机械制图.高等教育出版社.2016.9

[4]陈杰峰. 机械制图[M].重庆大学出版社:普通高等教育应用型本科规划教材, 201706.341.

制定人：张黎可

审定人：余耀

批准人：王伟

2024 年 8 月

《电路分析基础》课程教学大纲

一、课程基本信息

课程名称（中文）	电路分析基础				
课程名称（英文）	Fundamentals of Circuit Analysis				
课程类别 ¹	专业基础课	课程性质 ²	必修	特殊课程类型 ³	平台课
授课学期	第2学期	学分	4	考核方式	考试
课程学时及分配	总学时 ⁴	讲课时	实验学时	线上学时	课外学时
	64	48	16	0	12
适用专业	集成电路设计与集成系统				
选用教材	电路（第6版），邱关源，罗先觉编著，高等教育出版社，2022年。				
开课单位	自动化学院				
先修课程	高等数学				
后续课程	模拟电子技术基础I、信号与系统I				
课程简介	<p>课程基本定位：《电路分析基础》是集成电路设计与集成系统专业的一门专业基础课，是核心必修课，在整个专业人才培养体系中起着承前启后的重要作用。课程主要讲授电路的基本知识、基本理论、基本分析方法，主要包括电阻电路的分析、动态电路的时域分析、正弦稳态电路三大部分的内容，涉及集总参数电路的电压电流约束关系、电路方程、电路定理、电路等效、三要素法、正弦分析、理想变压器、三相电路等概念和分析方法。</p> <p>核心学习结果：本课程采用先直流、后稳态、再交流的教学体系，系统而全面地学习电路理论的基本概念、基本分析方法和基本定律。通过本课程的学习，学生能够掌握电路基本理论和基本分析方法，提高电路分析理论素养，能运用所学电路基本理论，对各种类型电路进行综合分析计算，同时强化对实际电路的认识和电路分析实践能力，培养学生辩证思维能力，为学习后续专业基础课、专业课及进一步研究电路理论、从事电路领域的科学研究打下坚实的基础。</p> <p>主要教学方法：课程贯穿思政教育，立德树人。采用“讲授与讨论并举、分析与仿真并重”，通过课堂讲解基本内容、讨论典型例题和学生课下阅读思考、作业练习等，学生能够掌握电路理论知识和电路分析方法。课程教学坚持OBE原则，以学生学习效果为导向，开展持续改进。主要采用讲授、案例、演示、虚拟仿真、实验、讨论、BOPPPS等教学方法。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标	支撑毕业要求指标点	支撑思政指标点
1	课程目标 1: 理解集总参数电路的基本概念、基本定律和定理, 培养分析电路的能力, 能为工程问题提供数学建模、电路设计、数据分析等方面提供支撑。	指标点 1.2: 能够运用数学、自然科学、计算和工程科学基本概念、基本理论和基本方法对实际问题进行数学建模并求解。 指标点 1.3: 能够将专业基础知识与数学、自然科学、计算分析方法综合运用于集成电路领域专业工程问题的推演和分析。	指标点 5.1: 严格遵守法律法规和各项规章制度, 廉洁自律, 自我约束。 指标点 5.2: 对自己职业有强烈的敬业精神, 努力提高职业效益和质量。 指标点 6.1: 努力学习科学文化知识, 扩大知识储备, 能独立理性思考问题。
2	课程目标 2: 掌握电路中的基本原理、基本分析计算方法, 培养科学思维能力, 并结合所学专业知 识, 对智能制造检测领域复杂工程问题的关键环节进行识别和判断。	指标点 2.2: 能够运用集成电路专业知识和数学模型方法解释与描述复杂工程问题。 指标点 2.3: 能够运用集成电路领域基本原理和方法, 综合考虑多种影响因素, 分析集成电路领域的复杂工程问题, 选择和优化问题的解决方案。	
3	课程目标 3: 掌握基本电量(电压、电路、电阻)值的测量方法; 掌握基本电路搭建和调试方法, 并能够根据所学的电路理论判断所获取的实验数据的正确性。	指标点 4.3: 能够利用集成电路专业知识构建实验系统, 安全可靠地开展实验, 并有效地获取实验数据。	
4	课程目标 4: 具备使用 Multisim、Proteus 等电子电路仿真软件进行电路的辅助分析与设计的能力。	指标点 5.1: 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法, 并理解其局限性。	

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

第一章 电路模型和电路定律

该章节对应课程目标 1, 对应思政指标点 5.1、5.2 和 6.1。

1. 教学内容

- (1) 电路和电路模型
- (2) 电流和电压的参考方向

- (3) 电功率和能量
- (4) 电阻元件、电压源和电流源、受控电源
- (5) 基尔霍夫定律

2. 知识要点

电流和电压的参考方向、功率、基本电路元件、基尔霍夫电流定律、基尔霍夫电压定律。

3. 重点难点

重点：电流和电压的参考方向、基本电路元件、基尔霍夫电流定律、基尔霍夫电压定律。

难点：电流和电压的参考方向、基尔霍夫电流定律、基尔霍夫电压定律。

4. 基本要求

- (1) 了解集总参数电路模型的概念，线性与非线性电路、时变与非时变电路的概念；
- (2) 理解电压、电流、功率的定义和各变量之间的关系；
- (3) 理解参考方向及关联参考方向的概念；
- (4) 能描述电路基本元件的伏安特性；
- (5) 能利用基尔霍夫定律列写电路电压、电流方程。

5. 教学方法

讲授、案例、演示、讨论、虚拟仿真、实验、BOPPPS

第二章 电阻电路的等效变换

该章节对应课程目标 1，对应思政指标点 5.1、5.2 和 6.1。

1. 教学内容

- (1) 电路的等效变换
- (2) 电阻的串联和并联
- (3) 电阻的 Y 形连接和 Δ 形连接的等效变换
- (4) 电压源、电流源的串联和并联
- (5) 实际电源的两种模型及其等效变换
- (6) 输入电阻

2. 知识要点

等效变换的概念、电阻的串并联、Y- Δ 等效变换、电压源串并联、电流源串并联、实际电源的两种模型及其等效变换。

3. 重点难点

重点：实际电源的两种模型及其等效变换

难点：等效和等效变换的概念

4. 基本要求

- (1) 理解电路等效变换的概念、意义；
- (2) 会判断电阻的串并联，能对电路进行串联分压、并联分流的计算；
- (3) 了解 Y- Δ 等效变换；
- (4) 理解理想电源的串并联等效；
- (5) 掌握实际电源的两种模型及其等效变换；
- (6) 理解输入电阻的概念，掌握输入电阻的计算方法。

5. 教学方法

讲授、案例、演示、讨论、虚拟仿真、BOPPPS

第三章 电阻电路的一般分析

该章节对应课程目标 1，对应思政指标点 5.1、5.2 和 6.1。

1. 教学内容

- (1) KCL 和 KVL 的独立方程数
- (2) 支路电流法
- (3) 网孔电流法
- (4) 回路电流法
- (5) 节点电压法

2. 知识要点

KCL 和 KVL 的独立方程数、回路电流法、节点电压法。

3. 重点难点

重点：回路电流法、节点电压法

难点：独立方程数、回路电流法、节点电压法

4. 基本要求

- (1) 理解线性电阻电路的 KCL 和 KVL 的独立方程数；
- (2) 掌握回路电流法的推导过程及应用，包括特殊情况的处理（无伴电流源和受控源）；
- (3) 掌握节点电压法的推导过程及应用，包括特殊情况的处理（无伴电流源和受控源）。

5. 教学方法

讲授、案例、演示、讨论、虚拟仿真、BOPPPS

第四章 电路定理

该章节对应课程目标 1，对应思政指标点 5.1、5.2 和 6.1。

1. 教学内容

- (1) 叠加定理
- (2) 替代定理
- (3) 戴维南定理和诺顿定理
- (4) 最大功率传输定理

2. 知识要点

叠加定理、戴维南定理、诺顿定理、最大功率传输定理。

3. 重点难点

重点：叠加定理、戴维南定理、最大功率传输定理

难点：戴维南定理、最大功率传输定理

4. 基本要求

- (1) 掌握运用叠加定理分析复杂电路；
- (2) 掌握戴维南定理，会画开路电压、等效电阻、戴维南等效的电路图，并进行计算；
- (3) 理解最大功率传输定理的意义和应用，会计算最大功率。

5. 教学方法

讲授、案例、演示、讨论、虚拟仿真、实验、BOPPPS

第五章 储能元件

该章节对应课程目标 1，对应思政指标点 5.1、5.2 和 6.1。

1. 教学内容

- (1) 电容元件
- (2) 电感元件
- (3) 电容、电感元件的串联与并联

2. 知识要点

电容元件的伏安关系、电感元件的伏安关系、电容的串并联、电感的串并联。

3. 重点难点

重点：电容元件的伏安关系（微分形式）、电感元件的伏安关系（微分形式）

4. 基本要求

- (1) 了解电容、电感的工作原理；
- (2) 掌握电容的伏安关系和性质；
- (3) 掌握电感的伏安关系和性质。

5. 教学方法

讲授、案例、演示、讨论

第六章 一阶电路的时域分析

该章节对应课程目标 2，对应思政指标点 5.1、5.2 和 6.1。

1. 教学内容

- (1) 动态电路的方程及其初始条件
- (2) 一阶电路的零输入响应
- (3) 一阶电路的零状态响应
- (4) 一阶电路的全响应

2. 知识要点

初始条件、换路定则、零输入响应、零状态响应、全响应、时间常数、三要素法。

3. 重点难点

重点：实际电源的两种模型及其等效变换

难点：等效和等效变换的概念

4. 基本要求

- (1) 了解动态电路的构成；
- (2) 理解换路定则，会计算动态电路的初始值；
- (3) 理解零输入响应和零状态响应，理解瞬态和稳态的概念，掌握时间常数的计算；
- (4) 掌握运用三要素法分析一阶电路的各种响应。

5. 教学方法

讲授、案例、演示、讨论、BOPPPS

第七章 相量法

该章节对应课程目标 2，对应思政指标点 5.1、5.2 和 6.1。

1. 教学内容

- (1) 复数
- (2) 正弦量
- (3) 相量法的基础
- (4) 电路定律的相量形式

2. 知识要点

复数、正弦量、有效值、相量法基础、电路定律的相量形式。

3. 重点难点

重点：正弦量、相量法基础、电路定律的相量形式

难点：相量法基础

4. 基本要求

- (1) 理解正弦量的概念；
- (2) 理解有效值的概念；
- (3) 理解相量法的含义、方法；
- (4) 掌握电路定律的相量形式。

5. 教学方法

讲授、案例、演示、讨论

第八章 正弦稳态电路的分析

该章节对应课程目标 2，对应思政指标点 5.1、5.2 和 6.1。

1. 教学内容

- (1) 阻抗和导纳
- (2) 电路的相量图
- (3) 正弦稳态电路的分析
- (4) 正弦稳态电路的功率
- (5) 复功率
- (6) 最大功率传输

2. 知识要点

阻抗、相量图、正弦稳态电路的分析、有功功率、无功功率、视在功率、复功率、正弦稳态电路的最大功率传输。

3. 重点难点

重点：正弦稳态电路的分析、正弦稳态电路的功率、正弦稳态电路的最大功率传输

难点：正弦稳态电路的分析、正弦稳态电路的功率、正弦稳态电路的最大功率传输

4. 基本要求

- (1) 理解阻抗的概念；
- (2) 掌握正弦稳态电路的相量分析法，包括正弦变量的相量表示、相量模型的建立、运用电路的基本分析方法与相量图分析相量模型；
- (3) 理解正弦稳态电路的有功功率、无功功率、视在功率、复功率；
- (4) 掌握正弦稳态电路中的最大功率传输。

5. 教学方法

讲授、案例、演示、讨论

第九章 含有耦合电感的电路

该章节对应课程目标 2，对应思政指标点 5.1、5.2 和 6.1。

1. 教学内容

- (1) 互感
- (2) 含有耦合电感电路的计算
- (3) 理想变压器

2. 知识要点

互感元件、同名端、互感电压、含有耦合电感电路的去耦等效、理想变压器。

3. 重点难点

重点：理想变压的性质

难点：含有耦合电感电路的去耦等效

4. 基本要求

- (1) 理解互感元件的特性；
- (2) 理解同名端的概念；
- (3) 会分析含有耦合电感电路；
- (4) 掌握理想变压器的性质。

5. 教学方法

讲授、案例、演示、讨论

第十章 三相电路

该章节对应课程目标 2，对应思政指标点 5.1、5.2 和 6.1。

1. 教学内容

- (1) 三相电路
- (2) 线电压（电流）与相电压（流）的关系
- (3) 对称三相电路的计算
- (4) 不对称三相电路的计算
- (5) 三相电路的功率

2. 知识要点

三相电路、线电压（电流）、相电压（流）、对称三相电路的计算。

3. 重点难点

重点：对称三相电路的计算

难点：线电压（电流）与相电压（流）的关系

4. 基本要求

- (1) 了解三相电路的概念、意义；
- (2) 会判断三相电路的 Y 连接、 Δ 连接，掌握线电压（电流）与相电压（流）的关系；
- (3) 掌握对称三相电路的计算。

5. 教学方法

讲授、案例、演示、讨论、虚拟仿真、实验、BOPPPS

四、实验教学内容

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	电工仪表的使用	学习 Multisim 仿真软件； 利用 Multisim 仿真软件对电路和元件性能进行仿真。	第一章	2	验证性	讲授实验操作规范和实验报告格式规范，教育学生做人有原则，做事有规范，培养良好的职业素养。	学习 Multisim 仿真软件的基本使用方法； 根据实验要求在 Multisim 仿真环境中正确搭建测试电路； 正确使用 Multisim 仿真工具中相关电子仪器获取实验数据。	目标 3、 目标 4
2	基尔霍夫定律实验	利用 Multisim 仿真软件对实验内容进行仿真； 搭建（或设计）电路，测试各元件电压、电流，用实验数据验证基尔霍夫电流定律和电压定律； 掌握用电流表测量各支路电流的方法。	第一章	2	验证性	通过搭建实验电路，掌握理论知识和实践相结合的关键点，培养学生观察问题的能力，树立全面分析问题的思想；并教育学生在实验过程中测量数据要准确，分析问题要全面，要有耐心有恒心，培养精益求精的工匠精神和严谨的科学研究精神。	根据实验要求正确搭建测试电路； 正确使用相关电子仪器获取实验数据； 根据实验数据，选定任一节点验证 KCL 的正确性、选定任一回路验证 KVL 的正确性。	目标 3、 目标 4
3	叠加定理实验	利用 Multisim 仿真软件对实验内容进行仿真； 搭建（或设计）电路，测试各元件电压、电流，用实验数据验证线性电路叠加原理的正确性； 学习复杂电路的连接方法。	第四章	2	验证性	分解-叠加的思想，在很多学科的知识推导、生活和学习中广泛应用，例如三要素法的推导，生活中有聚沙成塔、集腋成裘这样的实例，在学习中点滴知识的积累，叠加起来就会从量变到质变。	根据实验要求正确搭建测试电路； 正确使用相关电子仪器获取实验数据； 验证线性电路的叠加性，判断电压\电流满足叠加定理，但功率不满足叠加定	目标 3、 目标 4

							理。	
4	戴维南定理实验	利用 Multisim 仿真软件对实验内容进行仿真； 搭建（或设计）电路，测试各元件电压、电流，用实验数据验证戴维南定理； 掌握有源二端口网络等效电路参数的测量方法。	第四章	2	验证性	让学生认识理论和实践结合起来，学习会起到事半功倍的效果。	根据实验要求正确搭建测试电路； 正确使用相关电子仪器获取实验数据； 根据实验数据，验证戴维南定理的正确性，并分析产生误差的原因。	目标 3、 目标 4
5	最大功率传输点的测定	利用 Multisim 仿真软件对实验内容进行仿真； 搭建（或设计）电路，测试各元件电压、电流，用实验数据验证最大功率传输定理；掌握负载获得最大传输功率的条件。	第四章	2	综合性	培养学生求真务实、切问近思等科学精神。	根据实验要求正确搭建测试电路； 正确使用相关电子仪器获取实验数据； 根据实验数据，得到 $I \sim R_L$ ， $U_O \sim R_L$ ， $U_L \sim R_L$ ， $P_O \sim R_L$ ， $P_L \sim R_L$ 的关系曲线； 根据实验结果可得到负载获得最大功率的条件。	目标 3、 目标 4
6	三相电路实验	利用 Multisim 仿真软件对实验内容进行仿真； 练习三相负载的星形联接； 了解三相电路线电压与相电压，线电流与相电流之间的关系； 了解三相四线制供电系统中，中线的作用； 观察线路故障时的情况。	第十章	2	综合性	培养学生求真务实、切问近思等科学精神。	根据实验要求正确搭建测试电路； 正确使用相关电子仪器获取实验数据； 用实验数据验证线电压与相电压、线电流与相电流之间的关系； 用实验数据和观察到的现象，总结三相	目标 3、 目标 4

							四线制供电系统中中线的作用。	
7	随机实验测试	利用提供器件搭建指定电路； 能够解决搭建中遇到的问题； 对电路性能指标进行测量。	第一章~第十章	4	综合性	在学习 EDA 软件过程中教育学生用辩证的思想看待工具软件的使用，既要熟练掌握现代电子设计软件的使用方法，也要注重基础理论知识以及硬件搭建电路的实践能力的培养，做到知行合一，有效利用多种手段促进自己的学习和能力培养。	1.掌握基本电路的结构； 2.掌握利用资料查阅元件参数； 3.掌握电路设计、调试与故障排查的能力。	目标 3、 目标 4

五、学时分配

序号	章节名称	学时分配（共 48+16 学时）
1	电路模型和电路定律	8
2	电阻电路的等效变换	6
3	电阻电路的一般分析	6
4	电路定理	7
5	储能元件	1
6	一阶电路的时域分析	4
7	相量法	3
8	正弦稳态电路的分析	6
9	含耦合电感的电路	3
10	三相电路	4
11	电工仪表的使用	2
12	基尔霍夫定律实验	2
13	叠加定理实验	2
14	戴维南定理实验	2
15	最大功率传输点的测定	2
16	三相电路实验	2
17	随机实验测试	4

六、考核方式

电路分析基础课程为本专业必修课，课程考核方式包括：平时成绩（40%，包括课程参与 15%+课后作业 10%+实验 10%+期中考试 5%）+结果性考核（60%）。

1. 平时成绩（40%）

平时成绩包括课程参与、课后作业、实验、期中考试等。

平时成绩评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课程参与 (15%)	参与度：主动参与各种课程活动，对讨论、项目或任务表现出高度的兴趣和热情。(5分)	1、2	1.2、1.3 2.3、2.3
	贡献度：按时完成分配的任务，并达到一定的质量标准。(10分)		
课后作业 (10%)	按时完成教师布置的等数量作业题目，有答题或计算过程和结论。(6分)	1、2	1.2、1.3 2.3、2.3
	作业字迹清楚、答题或计算过程的思路清晰，结论正确。(4分)		
实验 (10%)	对各实验电路原理认识清晰，实验步骤正确，实验数据分析正确。(10分)	3、4	4.3
期中考试 (5%)	试卷满分100分，按试卷评分标准判分。	1	1.2、1.3

2. 结果性考核（60%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
期末考试 (60%)	期末试卷满分100分，按试卷评分标准判分。掌握直流电路的分析方法，包括基尔霍夫定律、等效变换、回路电流法、节点电压法、叠加定理、戴维南定理、最大功率传输定理。(60分)	1	1.2、1.3
	掌握三要素法分析动态电路；掌握正弦稳态电路的相量分析法；理解理想变压器；掌握对称三相电路的分析与计算。(40分)	2	2.2、2.3

七、参考书目及学习资料

1.推荐教材：

《电路(第6版)》，邱关源，罗先觉编著，高等教育出版社，2022年。

2.参考书目与文献：

《电路分析》，王燕锋，于宝琦，于桂君编著，清华大学出版社，2024年。

《电路分析基础》，李丽敏编著，机械工业出版社，2019年。

《电路理论》，王晓辉编著，清华大学出版社，2022年。

《电路分析仿真与实验教程》，郭业才编著，江苏大学出版社，2020年。

3.在线学习资源:

电路课程组超星建课资源 <https://mooc1.chaoxing.com/course/244084728.html>

国家一流课程. 西安交通大学 MOOC https://www.icourses.cn/sCourse/course_4123.html

制定人: 王青

审定人: 余耀

批准人: 王伟

2024年8月

《数字电子技术基础》课程教学大纲

一、课程基本信息

课程名称（中文）	数字电子技术基础				
课程名称（英文）	Fundamentals of Digital Electronic Technology				
课程类别 ¹	专业基础课	课程性质 ²	必修	特殊课程类型 ³	平台课
授课学期	第 2 学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	32	0	0	0
适用专业	集成电路设计与集成系统				
选用教材	《数字电子技术基础简明教程(第 4 版)》，余孟尝，高等教育出版社，2018 年				
开课单位	集成电路科学与工程学院				
先修课程	高等数学 I				
后续课程	微机原理与单片机技术、CPLD/FPGA 设计				
课程简介 (不少于 500 字)	<p>课程基本定位：《数字电子技术基础》是电子信息类专业的一门密切联系实际的基础必修课程，其不仅具有自身的理论体系且实践性很强，也是本专业的主干课程之一。本课程要求在保证学习、掌握数字技术和数字系统的基本概念，基本原理和基本分析方法的前提下，力图对学生的综合能力进行培养和训练，通过理论学习和工程实践，重在提高学生分析问题和解决问题的能力。</p> <p>核心学习结果：通过本课程学习使学生能够建立数字逻辑代数基本概念；掌握逻辑函数化简方法；具有分析数字逻辑电路的功能和进行一般的数字逻辑电路设计的能力，并能够在查阅器件手册的基础上，熟悉各类数字逻辑元器件的特点及应用，能够对数字逻辑电路进行测试并根据测试结果分析、判断和排除故障，具有设计和实现复杂数字逻辑系统的初步能力，为后续专业课程的学习以及适应现代信息社会的快速变化奠定坚实的基础。</p> <p>主要教学方法：课程教学贯穿思政教育，立德树人。课程教学“讲授与讨论并举、分析与仿真并重”，通过习题、电路设计与仿真等环节，让学生掌握运用逻辑代数设计逻辑电路的方法，掌握常用的数字集成电路芯片的工作原理和应用，了解可编程逻辑器件原理，能够了解硬件描述语言设计。并能掌握半导体存储器、数/模和模/数转换电路的工作原理，在此基础上培养学生分析问题、解决问题的能力，使学生具备一定的理论发展、电路创新实践和电子线路综合的应用能力。课程教学坚持 OBE 原则，以学生学习效果为导</p>				

	向，开展持续改进。
大纲更新时间	2024年8月

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 掌握数字电路的基础知识如数制和编码、逻辑代数等。掌握运用逻辑代数优化设计逻辑电路的方法，能够使用逻辑代数建立数字电路的数学模型并解决逻辑问题。掌握常用逻辑门电路、触发器等基本结构、工作原理以及外部静态和动态逻辑特性。熟悉常用中大规模组合逻辑和时序逻辑电路及其工作原理，正确使用数字集成电路，并具备讲解数字逻辑电路系统工作原理的能力。	指标点 1.2: 能够运用数学、自然科学、计算和工程科学的基本概念、基本理论和基本方法对实际问题进行数学建模并求解。	指标点 1.2: 以辩证唯物主义和历史唯物主义的世界观认识和改造客观世界。
2.	课程目标 2: 掌握组合逻辑和时序逻辑的分析和设计的方法。具有数字逻辑电路分析与设计的基本能力。突出数字系统的抽象和描述能力培养，能够根据实际应用需求建立对应的数学系统模型，掌握从硬件角度去分析、设计特定系统从而解决电子信息领域中复杂工程问题的方法。正确应用数字逻辑电路系统的辅助电路。掌握施密特触发器、单稳态触发器、多谐振荡器的基本结构及工作原理。掌握 ADC 和 DAC 电路硬件的相关知识，掌握 ROM 的结构、ROM 的基本工作原理、ROM 容量扩展方法，并根据实际问题的需要，进行芯片选型，优化数学模型，搭建电路模块。	指标点 1.3: 能够将专业基础知识与数学、自然科学、计算分析方法综合运用于电子信息领域专业工程问题的推演与分析。	指标点 6.1: 努力学习科学文化知识，扩大知识储备，能独立理性思考问题。
3.	课程目标 3: 建立工程观点和实践观念，能够依据组合逻辑电路、时序逻辑电路、脉冲信号产生与整形电路、模数与数模转换电路、半导体存储电路与可编程逻辑电路等基本原理和优化设计方法，在了解与集成电路相关的技术标准基础上，从工程角度估算系统性能。	指标点 2.2: 能够运用集成电路专业知识和数学模型方法解释与描述复杂工程问题。	指标点 6.2: 在创新创业实践活动中，探索新思路新技术，解决实际问题。

4.	课程目标 4: 掌握系统集成的观点与方法, 综合信号产生、整形、转换、逻辑运算等技术, 建立系统结构与系统性能的关联, 能综合产业政策和行业规范, 评价系统的性能和市场价值, 在完成功能设计的基础上不断优化系统, 体现工程师的职业素养, 适应行业的发展需要。	指标点 2.3: 能够运用集成电路领域基本原理和方法, 综合考虑多种影响因素, 分析集成电路领域的复杂工程问题, 选择和优化问题的解决方案。	指标点 6.2: 在创新创业实践活动中, 探索新思路新技术, 解决实际问题。
----	--	---	---

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

第一章 数字电路基础

该章节对应课程目标 1, 对应思政指标点 1.2

1. 教学内容

- 1.1 介绍数字电子技术教学大纲和学习基本要求。
- 1.2 模拟信号与数字信号的概念。
- 1.3 数制与码制概念。

2. 知识要点

模拟信号和数字信号的区别, 数码和码制的概念。

3. 重点难点

数制与码制概念

4. 基本要求

1. 能够理解模拟信号与数字信号的概念以及区别;
2. 了解数字电子技术优点和学习基本目的和要求;
3. 掌握数制与码制、算术与逻辑运算的概念及各种进制之间的转换。

5. 教学方法

讲授、习题、讨论

第二章 基本逻辑门电路

该章节对应课程目标 1, 对应思政指标点 1.2

1. 教学内容

- 2.1 基本逻辑运算。
- 2.2 逻辑代数的基本公式、定理及规则。
- 2.3 逻辑函数的性质。
- 2.4 逻辑函数的代数化简方法和卡诺图化简方法。
- 2.5 TTL 和 CMOS 集成门电路的工作原理、逻辑功能及外部特性。

2. 知识要点

基本逻辑运算, 基本公式和定理及规则, 逻辑函数的公式化简法和卡诺图化简法, 基本门电路的工作原理及功能。

3. 重点难点

重点: 逻辑代数的基本公式、定理及规则。逻辑函数的性质。TTL 和 CMOS 集成门电路的工作原理、逻辑功能及外部特性。

难点：逻辑函数的代数化简方法和卡诺图化简方法。

4. 基本要求

1. 掌握逻辑代数的概念和运算；
2. 掌握逻辑代数的公式和定理以及运算规则；
3. 掌握逻辑函数的代数法化简方法和卡诺图法化简方法；
4. 理解最小项的概念，掌握逻辑函数几种表示或者描述方法；
5. 了解二极管、三极管和 MOS 管开关特性及简单门电路工作原理；

5. 教学方法

讲授、习题、讨论

第三章 组合逻辑电路

该章节对应课程目标 2，对应思政指标点 2.2

1. 教学内容

- 3.1 组合逻辑电路的分析方法。
- 3.2 组合逻辑电路的设计方法。
- 3.3 常用 MSI 中规模集成组合逻辑电路及其应用。
- 3.4 组合逻辑电路中的竞争与冒险现象。

2. 知识要点

组合逻辑电路的分析和设计方法，常见 MSI 电路和利用其设计逻辑电路的方法。

3. 重点难点

重点：组合逻辑电路的分析方法。组合逻辑电路的设计方法。

难点：常用 MSI 中规模集成组合逻辑电路及其应用。

4. 基本要求

1. 掌握基本逻辑门电路的定义、特点和符号标准，能从典型逻辑问题描述中抽象出逻辑函数表达式；
2. 掌握并能熟练运用组合逻辑电路的分析方法；
3. 掌握常用组合逻辑电路，即加法器、比较器、编码器、译码器、数据选择器、数值分配器的基本概念、工作原理及应用；
4. 掌握组合逻辑电路设计的一般方法，并能熟练运用常用 MSI 设计组合逻辑电路；
5. 了解组合逻辑电路中的竞争与冒险现象、产生原因及消除方法；

5. 教学方法

讲授、习题、讨论、仿真

第四章 触发器

该章节对应课程目标 2，对应思政指标点 2.2

1. 教学内容

4.1 基本 RS 触发器电路结构与动作特点、逻辑符号及功能特点；同步触发器电路结构与动作特点、逻辑符号及功能特点。

4.2 主从触发器电路结构与动作特点、逻辑符号及功能特点；边沿触发器电路结构与动作特点、逻辑符号及功能特点；集成触发器逻辑功能的转换及特性参数。

4.3 边沿触发器的功能分类，功能表示方法，JK 触发器，D 触发器，T 触发器及 T'触发器的相互转换。

2. 知识要点

基本 RS、同步、主从、边沿等触发器的结构和功能以及特点，以及相互转化方法。

3. 重点难点

重点：基本 RS 触发器电路结构与动作特点、逻辑符号及功能特点；同步触发器电路结构与动作特点、逻辑符号及功能特点。边沿触发器的功能分类，功能表示方法，JK 触发器，D 触发器，T 触发器及 T'触发器的相互转换。

难点：主从触发器电路结构与动作特点、逻辑符号及功能特点；边沿触发器电路结构与动作特点、逻辑符号及功能特点；集成触发器逻辑功能的转换及特性参数。

4. 基本要求

1. 掌握基本 RS 触发器电路结构与动作特点、逻辑符号及功能特点；
2. 掌握同步触发器、主从触发器、边沿触发器电路结构与动作特点、逻辑符号及功能特点；
3. 熟悉 JK 触发器，D 触发器，T 触发器及 T'触发器的相互转换。

5. 教学方法

讲授、习题、讨论、仿真

第五章 时序逻辑电路

该章节对应课程目标 2，对应思政指标点 2.2

1. 教学内容

- 5.1 时序逻辑电路的特点、基本分析和设计方法。
- 5.2 计数器的分类和特点，同步和异步计数器的设计方法。
- 5.3 任意 N 进制计数器的设计方法。
- 5.4 寄存器和移位寄存器类型的计数器。

2. 知识要点

时序逻辑电路的设计和分析方法，同步和异步计数器的设计方法，N 进制计数器的设计方法。

3. 重点难点

重点：时序逻辑电路的特点、基本分析和设计方法。计数器的分类和特点，同步和异步计数器的设计方法。寄存器和移位寄存器类型的计数器。

难点：任意 N 进制计数器的设计方法。

4. 基本要求

1. 掌握同步时序逻辑电路的分析与设计方法；
2. 掌握中规模集成电路计数器的工作原理、特点、分类及应用；
3. 掌握中规模集成计数器构成任意进制计数器的分析方法和设计方法；
4. 理解寄存的概念，了解寄存器的特点和分类，掌握单向、双向移位寄存器的功能。

5. 教学方法

讲授、演示、仿真与讨论

第六章 脉冲波形的产生与整形

该章节对应课程目标 3，对应思政指标点 5.2

1. 教学内容

- 6.1 多谐振荡器的电路结构、工作原理、输出波形图。

6.2 施密特触发器的工作原理和特点，工作过程分析，输出波形图。

6.3 单稳态触发器电路结构、工作原理，输出脉冲宽度计算和输出波形图；单稳态触发器的应用。

6.4 555 定时器的内部电路结构和工作原理及特点，555 定时器的应用。

2. 知识要点

施密特触发器的结构和工作原理及输出波形画法，555 定时器的结构和工作原理及应用。

3. 重点难点

重点：施密特触发器的工作原理和特点，工作过程分析，输出波形图。555 定时器的内部电路结构和工作原理及特点，输出波形画法；555 定时器的应用。

难点：单稳态触发器电路结构、工作原理，输出波形图。

4. 基本要求

1. 掌握施密特触发器的电路结构、工作原理、回差电压的计算和输出波形的画法；
2. 了解单稳态触发器的工作原理，输出脉冲宽度和周期的计算以及输出波形的画法；
3. 熟悉 555 定时器电路结构、工作原理及典型应用；
4. 掌握 555 定时器组成的脉冲电路（施密特触发器）分析方法、输出波形画法。

5. 教学方法

案例、演示、仿真、讨论

第七章 数模和模数转换器

该章节对应课程目标 3，对应思政指标点 5.2

1. 教学内容

7.1 数模转换器和模数转换器的工作原理。

7.2 数模转换器和模数转换器的主要参数和分类。

7.3 数模和模数转换器的选型与综合应用。

2. 知识要点

数模转换器和模数转换器的工作原理

3. 重点难点

重点：数模转换器和模数转换器的工作原理。数模和模数转换器的选型与综合应用。

难点：数模转换器和模数转换器的工作原理。

4. 基本要求

1. 掌握数模转换器和模数转换器的原理和特点；
2. 了解数模转换器和模数转换器的主要参数含义；
3. 了解数模转换器和模数转换器类型。

5. 教学方法

讲授、演示与讨论

第八章 半导体存储器与可编程逻辑器件

该章节对应课程目标 4，对应思政指标点 7.2，8.2

1. 教学内容

8.1 只读存储器 ROM。

8.2 ROM 的应用，用存储器实现组合逻辑函数。

8.3 ROM 的分类，存储器容量的扩展。

8.4 随机存储器 RAM。

2. 知识要点

ROM 的结构和工作原理，以及利用其设计组合逻辑电路的方法。

3. 重点难点

重点：只读存储器 ROM。ROM 的应用，用存储器实现组合逻辑函数。

难点：只读存储器 ROM

4. 基本要求

1. 掌握 ROM 结构、工作原理、分类、容量扩展法；

2. 了解 ROM 应用、RAM 工作原理、容量扩展法。

5. 教学方法

讲授、演示与讨论

四、学时分配

序号	章节名称	学时分配 (共 32 学时)
1.	数字电路基础	4
2.	基本逻辑门电路	6
3.	组合逻辑电路	6
4.	触发器	4
5.	时序逻辑电路	6
6.	脉冲波形的产生与整形	2
7.	数模和模数转换器	2
8.	半导体存储器与可编程逻辑器件	2

五、考核方式

数字逻辑电路课程为电子信息工程专业必修课，课程考核方式包括：课堂学习讨论及课后反馈表现（30%）+结果性考核（70%）。

1. 课堂学习讨论及课后反馈表现（30%）

课堂学习研讨、作业测评、阶段性测试等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂教学研讨及出勤率考核，共 10 分。	分析实际电路设计案例，完成互动与研讨，表达自己的观点，提出自己的问题解决方案。（5 分）	1	1.2
	阐述观点的过程中思路清晰，表达明确。（5 分）	3	2.2
课后作业的完成	收集资料、熟悉实际电路案例。（5 分）	4	2.3

程度，重要数字逻辑电路技术的掌握程度，共 20 分。	了解重要数字逻辑电路技术的应用，并能正确的应用和解决问题。 (15 分)	2	1.3
----------------------------	---	---	-----

2. 结果性考核（70%）

考试（闭卷）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试，共 70 分。	掌握数字电路的基础知识如数制和编码、逻辑代数等。掌握运用逻辑代数优化设计逻辑电路的方法，能够使用逻辑代数建立数字电路的数学模型并解决逻辑问题。掌握常用逻辑门电路、触发器等基本结构、工作原理以及外部静态和动态逻辑特性。熟悉常用中大规模组合逻辑和时序逻辑电路及其工作原理，正确使用数字集成电路，并具备讲解数字逻辑电路系统工作原理的能力。（25 分）	1	1.2
	掌握组合逻辑和时序逻辑的分析和设计的方法。具有数字逻辑电路分析与设计的基本能力，如从逻辑电路写出逻辑表达式，列出真值表及画出波形图等。正确应用数字逻辑电路系统的辅助电路。掌握施密特触发器、单稳态触发器、多谐振荡器的基本结构及工作原理。能根据逻辑电路的指标，了解 A/D 转换和 D/A 转换的相关知识，了解 ROM 的基本工作原理。（35 分）	2	1.3
	建立工程观点和实践观念，能够依据组合逻辑电路、时序逻辑电路、脉冲信号产生与整形电路、模数与数模转换电路、半导体存储电路与可编程逻辑电路等基本原理和优化设计方法。（3 分）	3	2.2
	掌握系统集成的观点与方法，综合信号产生、整形、转换、逻辑运算	4	2.3

	等技术，建立系统结构与系统性能的关联，能综合产业政策和行业规范，评价系统的性能和市场价值。 (7分)		
--	---	--	--

六、参考书目及学习资料

- 1.推荐教材:《数字电子技术基础简明教程》，余孟尝编著，高等教育出版社，2018年。
- 2.参考书目与文献:
《电子技术基础（数字部分）》，康华光编著，高等教育出版社，2014年。

制定人: 裴晓芳

审定人: 余耀

批准人: 王伟

2024年8月

《数字电子技术基础实验》课程教学大纲

一、课程基本信息

课程名称（中文）	数字电子技术基础实验				
课程名称（英文）	Experiment of Digital Electronic Technology Fundamentals				
课程类别 ¹	专业基础课	课程性质 ²	必修	特殊课程类型 ³	平台课
授课学期	第2学期	学分	1	考核方式	考查
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	16	0	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《数字电子技术实验仿真与课程设计教程》，郭业才，西安电子科技大学出版社，2020年8月				
开课单位	集成电路科学与工程学院				
先修课程	高等数学				
后续课程	微机原理与单片机技术、CPLD/FPGA设计等				
课程简介 (不少于500字)	<p>课程基本定位：《数字逻辑电路实验》是电子信息类专业的一门工程实践类课程，是必修的学科基础课。本课程复习和巩固《数字逻辑电路》课程的知识，帮助学生加深数字逻辑电路知识，培养学生的动手能力，提高学生解决复杂工程问题的能力。</p> <p>核心学习结果：通过大纲所列内容的学习与实践，巩固理论课程所学知识，在实践中培养学生理论联系实际的能力，为后续课程打下良好基础；培养学生全面理解数字逻辑电路各部件的基本原理及工作过程，掌握设计数字系统的原理和方法，培养学生查阅电子器件数据手册、正确地使用集成电路及电子元器件的能力，掌握数字电子技术电路的实验、研究方法，提高学生数字电子技术的系统设计能力；通过验证型、设计型、综合型的实验，逐步提高学生自主学习、分析和解决问题的能力，使学生具有复杂的数字系统工程实践能力，同时培养学生撰写和设计实验报告的能力。培养学生实事求是、严谨的科学作风，提高学生分析问题，解决问题的能力，提高动手能力，为后续电子信息硬件课程打好坚实基础。</p> <p>主要教学方法：教学过程中主要以讲授、操作和讨论为主。对于综合性和设计性实验要求学生自行设计实验电路完成实验，以提高学生数字电子系统的设计能力。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 能够根据具体实验需求进行实验设计, 能够根据设计方案构建具体的数字电子系统实验方案。	指标点 3.3: 能够完成集成电路设备和系统的设计, 并在设计中体现创新意识。	指标点 3.1: 遵守国家法律法规, 不损人利己, 帮助弱者, 维护正义
2.	课程目标 2: 能够搭建实验系统、检查和排除实验电路故障, 获取实验数据, 并完成实验数据的处理。	指标点 4.3: 能够利用集成电路专业知识构建实验系统, 安全可靠地开展实验, 并有效地获取实验数据。	指标点 5.1: 严格遵守法律法规和各项规章制度, 廉洁自律, 自我约束
3.	课程目标 3: 能够使用常用仪器仪表进行电路参数的测量, 掌握 Multisim 等软件的仿真功能, 具备通过使用仪器仪表和仿真软件分析、查找和排除数字电路常见故障的能力。	指标点 5.1: 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法, 并理解其局限性。	
4.	课程目标 4: 撰写出完整实验步骤和实验方案, 并能够根据实验目标完成对实验数据的总结归纳等处理工作, 提高学生解决复杂的工程实践能力。	指标点 5.2: 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	指标点 5.2: 对自己职业有强烈的敬业精神, 努力提高职业效益和质量

三、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	基本门电路	1、学习电子技术实验系统的使用; 2、测试 74LS00、74LS04 和 74LS32 芯片的真值表; 3、根据测试的真值表判断芯片的逻辑功能。	第二章	2	验证型	通过讲解数字电路的多种描述方式, 讲解辩证法中事物具有多样性, 不仅仅局限于单一角度, 可以从不同方面反复不断的认识, 从而加深自己的认识水平。	1、理解电子技术实验箱的各个模块的功能; 2、理解基本门电路的测试方法, 加深理解逻辑表达式、真值表和电路图之间的关系。	1、4
2	三态输出门	1、测试三态输出门的逻辑功能, 搭建利用三态门分时传输信息的电路并验证结果;	第二章	2	验证型		1、理解三态门的工作原理和逻辑功能; 2、理解三态门数据传输功能。	1、4

		2、利用三态门实现数据的双向传递或 TTL 集电极开路门的应用。						
3	译码器及其应用	1、验证译码器的逻辑功能； 2、搭建利用译码器做数据分配器的电路。	第三章	2	综合型	强调电路设计完成后需要经过仿真验证后才可以搭建电路。理论要联系实际，理论也要指导实践，强调实际与理论相结合，才能找到正确道路，使学生注重对科研的严谨性。	1、理解译码器的工作原理； 2、掌握译码器的逻辑功能； 3、学习译码器的应用。	2、4
4	数据选择器及其应用	1、测试数据选择器的逻辑功能； 2、利用 4 选 1 数据选择器实现 8 选 1 数据选择器。	第三章	2	综合型	理论相结合，才能找到正确道路，使学生注重对科研的严谨性。	1、理解数据选择器的工作原理和应用； 2、理解数据选择器的扩展方法。	2、4
5	组合逻辑电路设计	1、用二进制译码器实现全加器； 2、利用指定的芯片设计保险箱的数字代码锁。	第三章	2	设计型	正确看待个体与整体的关系；实现定功能的逻辑电路方案，培养学生的节约意识，以及人类命运共同体的价值观。	1、理解组合逻辑电路设计步骤； 2、理解采用多种组合逻辑门实现复杂逻辑功能。	2、4
6	集成电路触发器及其应用	1、测试双 D 触发器 74LS74 的逻辑功能； 2、将 D 触发器转换为 JK 触发器。	第四章	2	验证型	事物之间具有普遍的联系性，只要达成率转换的条件，事物也可以发生转变。	1、认知 JK 触发器的工作原理和逻辑功能； 2、理解 JK 触发器实现单脉冲的控制。	2、4
7	移位寄存器	1、测试双 D 触发器 74LS74 的逻辑功能； 2、设计一个用 D 触发器构成的移位寄存器（环行计数器）。	第五章	2	综合型	时序逻辑电路设计的集成电路较多、规模较大，引申到当代中国在集成电路方面的成就与不	1、理解 D 触发器的工作原理和逻辑功能； 2、学习用 D 触发器构成移位寄存器（环行计数器）。	3、4

8	计数器	1、测试计数器的逻辑功能，搭试电路并验证结果； 2、用两个 74LS163 连接成一个两位十进制计数器。	第五章	2	综合型	足，要学生辩证地看待问题。引导学生增强对自己的国家的认同感和责任感，要为实现社会主义现代化和中华民族伟大复兴，建成社会主义现代化强国而努力奋斗。	1、掌握中规模集成计数器的逻辑功能及使用方法； 2、学习运用集成电路芯片计数器构成N 位十进制计数器的方法。	3、4
---	-----	---	-----	---	-----	--	---	-----

四、学时分配

序号	章节名称	学时分配（共 16 学时）
1.	基本门电路	2
2.	三态输出门	2
3.	译码器及其应用	2
4.	数据选择器及其应用	2
5.	组合逻辑电路设计	2
6.	集成电路触发器及其应用	2
7.	移位寄存器	2
8.	计数器	2

五、考核方式

数字电子技术基础实验课程为电子信息工程专业必修课，课程考核方式包括：实验操作（40%）+实验报告（30%）+结果性考核（30%）。

1.实验操作（40%）

实验操作评价方法及考核目标

考核内容	评价标准	支撑本课程教学分目标	支撑毕业要求
查阅数据手册，掌握芯片的基本原理和设计方法。	通过文献研究和分析，掌握门电路、三态门、译码器、数据选择器、触发器、计数器等的工作原理与基本应用。（30分）	1	3.2
数据处理和结论分析的情况。	正确地整理、分析实验结果和数据。（30分）	2	4.3
实验仪器的操作和动手能力的熟练程度。	能对较为复杂的电路正确安装和调试，具有初步分析电路故障的能力。（40分）	3	5.1

2. 实验报告 (30%)

实验报告评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
实验方案的合理性。	综合应用数字电子线路知识, 选择合适方法, 自行拟定实验方案, 包括实验目的、实验仪器、实验原理、实验步骤及实验过程中注意事项, 并记录完整。(50分)	1	3.2
实验数据及测量参数的合理性。	正确地整理、分析实验结果和数据, 并记录规范。(40分)	2	4.3
报告内容及版面	思路清晰, 文字流畅, 图表正确, 表达明确, 版面整洁。(10分)	4	5.2

3. 结果性考核 (30%)

考查 (实验实操)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
实验考核	正确完成实验方案设计、电路搭建及电路图的绘制。(30分)	1	3.2
	数据处理和结论分析的情况。(20分)	2	4.3
	测量仪器使用规范, 正确测量元器件参数。(20分)	3	5.1
	实验相关理论问题回答正确。(20分)	4	5.2
	考核完成时间。(10分)		

六、参考书目及学习资料

1.推荐教材:《数字电子技术实验仿真与课程设计教程》,郭业才编著,西安电子科技大学出版社,2020年。

2.参考书目与文献:

《电子技术实验与设计教程》第2版,刘建成主编,电子工业出版社,2016年。

《电子技术实验》,高文焕主编,清华大学出版社,2004年。

《数字电子技术基础》第五版,余孟尝主编,高等教育出版社,2006年。

3.在线学习资源:

网址1:数字逻辑电路实验(chaoxing.com)

网址2:<https://mooc1-1.chaoxing.com/mooc-ans/course/225000265.html>

制定人：裴晓芳

审定人：王授琦

批准人：郭业才

2024 年 8 月

《模拟电子技术基础 I》课程教学大纲

一、课程基本信息

课程名称（中文）	模拟电子技术基础 I				
课程名称（英文）	Fundamentals of Analog Electronics I				
课程类别 ¹	专业基础课	课程性质 ²	必修	特殊课程类型 ³	平台课
授课学期	第 3 学期	学分	3.5	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	56	56	0	0	0
适用专业	集成电路设计与集成系统				
选用教材	《模拟电子技术(第三版)》，张永宏、郭业才主编，清华大学出版社，2024 年				
开课单位	集成电路科学与工程学院				
先修课程	高等数学、大学物理、电路分析基础				
后续课程	高频电子线路、CMOS 模拟集成电路设计				
课程简介 (不少于 500 字)	<p>课程基本定位:《模拟电子技术基础 I》是电子信息类本科生教学的必修课程，在人才培养方案中属于专业基础课程模块，是专业核心课程。</p> <p>核心学习结果:培养学生掌握常见电子元器件工作原理和特性，模拟电路的基础理论和方法，并能深入运用相关知识、数学模型和软件仿真方法，分析电子信息工程系统中模拟线路的工作原理，从而对复杂工程问题进行解释；并基于此综合考虑多影响因素，选择和优化问题的解决方案。</p> <p>主要教学方法:</p> <ol style="list-style-type: none">1.“双创”融入原则。“讲授与讨论并举、设计与分析并重”，通过习题、电路设计与仿真等环节，培养其分析解决问题的能力以及创新能力。2.价值体系塑造。坚持立德树人，挖掘课程内容和教学过程中蕴含的思想政治教育资源，探索和创新课程思政教育方法，不断提升课程思政能力。3.坚持 OBE 原则。关注全体学生学习效果，建立“评价—反馈—改进”闭环，形成持续改进机制。4.面向新一代信息技术。结合“互联网+”以及人工智能新兴产业等，革新模拟电子技术课程的内容案例与授课手段，增加课程的开放性与活力。5.网络教学资源配套。建立网络资源库，优化教学资源，建立网络教学共享机制，实现网络教学与课堂教学的同步推进。				

大纲更新时间	2024年8月
--------	---------

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 能够理解并掌握半导体器件的工作机理，根据电路基本原理，对其进行数学描述。	指标点 1.1: 能够掌握数学、自然科学、计算和工程科学基础知识，能够运用数学、自然科学、计算和工程科学语言工具描述工程技术问题。	指标点 1.1: 心怀梦想，在困难面前能保持乐观心态，化压力为动力。 指标点 5.1: 严格遵守法律法规和各项规章制度，廉洁自律，自我约束。 指标点 6.1: 努力学习科学文化知识，扩大知识储备，能独立性思考问题。
2.	课程目标 2: 掌握基本放大电路、负反馈放大电路、振荡电路、信号处理与运算电路、功率放大电路与直流稳压电源电路的基本原理，能应用等效的方法，建立功能电子线路的数学模型。	指标点 1.2: 能够运用数学、自然科学、计算和工程科学基本概念、基本理论和基本方法对实际问题进行数学建模并求解。	
3.	课程目标 3: 能够利用非线性分析法、微变等效法，对各类放大电路、反馈电路、电源电路进行抽象、化简和建模，并能正确的求解电路指标。	指标点 2.1: 能够运用数学、自然科学和工程科学的基本原理，认识与判断集成电路领域复杂工程问题中的关键环节。	
4.	课程目标 4: 能够结合具体的设计指标确定不同的电路方案，具有对电路系统进行分析、判断和评价的能力，抽取工程问题中的关键环节，并能进行分析求解。	指标点 2.2: 能够运用集成电路专业知识和数学模型方法解释与描述复杂工程问题。	

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 绪论

该章节对应课程目标 1，对应思政指标点 1.1、5.1、6.1。

1. 教学内容

对模拟电子技术的发展历程进行概述。具体内容包括：

- 1) 电子器件与电子电路的发展史，特别是电子管、晶体管和集成电路的发明与演进；
- 2) 模拟信号与数字信号的基本概念及区别；
- 3) 模拟电路的特点、主要应用领域以及模拟电路与数字电路的基本区别。
- 4) 本课程的学习目的、任务、特点以及学习本课程的基本要求。

2. 知识要点

- 1) 电子器件与电子电路的发展史：理解电子管、晶体管和集成电路的发明背景、技术特点和对电子技术的推动作用。
- 2) 模拟信号与数字信号：掌握模拟信号与数字信号的基本定义、特点以及它们之间的区

别。

3)模拟电路的特点：了解模拟电路处理模拟信号的能力，如信号的放大、运算、滤波、转换和发生等。

4)学习目的与任务：明确本课程的学习目的，即掌握模拟电子技术的基本理论、基本知识和基本技能，为后续课程和专业应用打下基础。

3. 重点难点

重点：理解模拟信号与数字信号的基本概念和区别，以及模拟电路的主要特点和应用领域。

难点：对电子器件与电子电路的发展史有深入的理解，特别是不同电子器件的技术特点和对电子技术的推动作用。

4. 基本要求

1)掌握模拟电子技术的基本概念、基本原理和基本分析方法。

2)理解模拟信号与数字信号的区别，能够对信号进行正确的分类和处理。

3)了解模拟电路的主要特点和应用领域，能够构建简单的模拟电路并进行基本的分析。

5. 教学方法

视频/阅读拓展、讲授法

第二章 常用半导体器件基础

该章节对应课程目标 1，对应思政指标点 1.1、5.1、6.1。

1. 教学内容

主要讨论半导体材料、PN 结、二极管、三极管、场效应管的结构、工作原理。具体内容包括：

1)半导体材料的基本性质与分类，包括半导体、本征半导体、杂质半导体（N 型和 P 型）的概念及其导电机制。

2)PN 结的形成原理、特性及应用，包括 PN 结的单向导电性、伏安特性等。

3)二极管的工作原理、特性参数及基本应用。

4)三极管的结构、工作原理、特性参数。

5)场效应管的工作原理、分类及主要特性。

2. 知识要点

1)半导体材料：了解半导体材料的导电性，理解本征半导体和杂质半导体的概念及其导电机制。

2)PN 结：掌握 PN 结的形成原理、单向导电性及伏安特性，了解 PN 结在电子器件中的应用。

3)二极管：理解二极管的结构、工作原理及主要参数，如直流电阻、交流电阻、最大整流电流等。

4)三极管：掌握三极管的结构、工作原理及特性参数。

5)场效应管：了解场效应管的工作原理、分类及主要特性。

3. 重点难点

重点：PN 结的形成原理、特性及应用；二极管和三极管的工作原理、特性参数及应用。

难点：1)PN 结的单向导电性、伏安特性及二极管的动态交流电阻的理解；

2)三极管、场效应管放大原理的理解。

4. 基本要求

1)掌握半导体材料的基本性质与分类，理解半导体材料的导电机制。

2)掌握 PN 结的形成原理、特性及应用，理解 PN 结的单向导电性和伏安特性。

3)理解二极管和三极管的工作原理、特性参数及应用，能够进行简单的电路分析。

4)了解场效应管的工作原理、分类及主要特性。

5. 教学方法

阅读分享、随堂测试、讲授法、案例分析法、小组讨论法

第三章 三极管放大电路

该章节对应课程目标 2、3、4，对应思政指标点 1.1、5.1、6.1。

1. 教学内容

主要讨论共射、共集、共基放大电路、差分放大电路的工作原理、静态工作点、微变等效电路及动态指标进行讨论。具体内容包括：

- 1)共射放大电路：深入分析共射放大电路的工作原理、组成、静态工作点计算、动态性能指标等。
- 2)共集放大电路：讨论共集放大电路的特点、应用以及与其他放大电路的区别。
- 3)共基放大电路：介绍共基放大电路的工作原理、性能特点以及应用场景。
- 4)差分放大电路：简要介绍差分放大电路的基本结构、工作原理和抑制零点漂移的作用。

2. 知识要点

- 1)放大电路的基本概念：理解放大倍数、输入电阻、输出电阻等参数的含义。
- 2)静态工作点：掌握如何计算和分析放大电路的静态工作点，确保电路正常工作在放大区。
- 3)微变等效电路：了解微变等效电路的建立方法，利用微变等效电路分析放大电路的性能。
- 4)动态指标：熟悉放大电路的动态性能指标，如电压放大倍数、带宽等。

3. 重点难点

- 重点：1)四种基本放大电路的工作原理和性能特点。
2)静态工作点的计算和分析方法。
3)微变等效电路的建立和分析。
- 难点：1)如何准确计算和分析放大电路的静态工作点。
2)理解和掌握微变等效电路的含义和应用。
3)差分放大电路的工作原理和抑制零点漂移的作用。

4. 基本要求

- 1)熟练掌握三极管放大电路的基本概念。
- 2)理解和分析三种基本放大电路的工作原理和性能特点。
- 3)计算和分析放大电路的静态工作点，并判断电路是否工作在放大区。
- 4)建立和分析微变等效电路，并分析放大电路的性能。
- 5)了解差分放大电路的基本原理和应用。

5. 教学方法

随堂测试、翻转课堂、讲授法、案例分析法、小组讨论法、多媒体教学法

第四章 场效应管放大电路

该章节对应课程目标 2、3、4，对应思政指标点 1.1、5.1、6.1。

1. 教学内容

主要围绕场效应管放大电路进行，具体包含场效应管的共源、共漏、共栅放大电路的工作原理、静态工作点、小信号等效电路及动态指标等方面的讨论。具体内容包括：

- 1)共源放大电路：详细讲解共源放大电路的工作原理、组成结构、性能特点。
- 2)共漏放大电路：分析共漏放大电路（也称为源极跟随器）的工作原理、应用特性。
- 3)共栅放大电路：讨论共栅放大电路的工作原理、电路设计及使用场景。
- 4)静态工作点：探讨如何为 FET 设置静态工作点，确保电路稳定工作在放大区域。
- 5)小信号等效电路：介绍小信号等效电路的建立方法，并分析其在 FET 放大电路中的应用。
- 6)动态指标：讨论 FET 放大电路的动态性能指标，如电压放大倍数、带宽、噪声等。

2. 知识要点

- 1)放大电路类型：掌握共源、共漏、共栅放大电路的基本结构和工作原理。
- 2)静态工作点：了解如何根据电路需求选择合适的 FET 类型和参数，并设置合适的静

态工作点。

3)小信号等效电路：熟悉小信号等效电路的建立方法，理解其在分析 FET 放大电路中的作用。

4)动态指标：了解 FET 放大电路的动态性能指标，如电压放大倍数、带宽、噪声等，并理解其影响因素。

3. 重点难点

重点：1)共源、共漏、共栅放大电路的工作原理和性能特点。

2)静态工作点的设置方法及其对电路性能的影响。

3)小信号等效电路的建立和分析方法。

难点：1)掌握共源、共漏、共栅放大电路的工作原理和性能特点，理解它们之间的区别。

2)正确设置静态工作点，确保电路稳定工作在放大区域。

3)建立和分析小信号等效电路，理解其在 FET 放大电路中的应用。

4. 基本要求

1)理解和分析共源、共漏、共栅放大电路的工作原理和性能特点。

2)能够正确设置 FET 放大电路的静态工作点，并理解其对电路性能的影响。

3)能够建立和分析小信号等效电路，利用等效电路分析 FET 放大电路的性能。

4)了解 FET 放大电路的动态性能指标，并理解其影响因素。

5. 教学方法

随堂测试、讲授法、案例分析法、小组讨论法、多媒体教学法

第五章 集成运算放大电路

该章节对应课程目标 2、3、4，对应思政指标点 1.1、5.1、6.1。

1. 教学内容

主要围绕集成运算放大电路的性能指标、组成、多级运放的耦合方式、频率特性、常见镜像电流源电路进行讨论。具体内容包括：

1)集成运算放大电路的特性及指标：讨论集成运算放大电路的特性，如虚短、虚断；讨论集成运算放大电路主要性能指标，如开环增益、输入失调电压、输入失调电流、共模抑制比、带宽等。

2)集成运算放大电路的组成：介绍集成运算放大电路的基本组成，包括输入级、中间级、输出级以及偏置电路等部分。

3)多级放大电路：分析多级运放中各级之间的耦合方式，如直接耦合、电容耦合等，并讨论其对电路性能的影响。多级放大电路的增益及带宽等特性与单级放大电路的区别。

4)常见镜像电流源电路：介绍集成运算放大电路中常见的镜像电流源电路，如威尔逊电流源、恒流源等，并讨论其工作原理和应用。

2. 知识要点

1)集成运算放大电路：理解并掌握集成运算放大电路的主要性能指标，如开环增益、输入失调电压、带宽等。熟悉集成运算放大电路的基本组成，以及各组成部分的功能和特点。

2)多级放大电路：了解多级运放中常见的耦合方式及其优缺点，理解耦合方式对电路性能的影响；掌握多级放大电路的增益和带宽的计算方式。

3)镜像电流源电路：掌握常见镜像电流源电路的工作原理和应用，理解其在集成运算放大电路中的作用。

3. 重点难点

重点：1)集成运算放大电路中虚短和虚断的概念。

2)多级运放中各级之间的耦合方式及参数计算。

3)不同类型镜像电流源电路的电流关系。

难点：1)深入理解集成运算放大电路中虚短和虚断特性。

2)掌握镜像电流源电路输出电流的分析求解方式。

4. 基本要求

1)掌握集成运算放大电路的主要性能指标和电路组成。

- 2)理解多级放大电路中各级之间的耦合方式及其对电路性能的影响。
- 3)能够分析常见的镜像电流源电路中电流关系。

5. 教学方法

资料查找、讲授法、案例分析法

第六章 负反馈放大电路

该章节对应课程目标 2、3、4，对应思政指标点 1.1、5.1、6.1。

1. 教学内容

主要围绕反馈放大电路中馈的分类和判断方法，负反馈对放大电路性能的影响，自励振荡产生条件等方面进行讨论。具体内容包括：

1)反馈的分类和判断方法：正反馈与负反馈，直流反馈与交流反馈，电压反馈与电流反馈，串联反馈与并联反馈。

2)负反馈对放大电路性能的影响：提高放大倍数的稳定性，减小非线性失真、提高电路线性度，抑制反馈环内的噪声、提高信噪比，扩展频带、改善频率特性，改变放大电路输入输出电阻。

3)自励振荡产生条件：环路增益 A_F 的模等于 1 ($|AF|=1$) 且相角满足 $\arg A_F = \pm(2n+1)\pi$ (n 为整数)。

2. 知识要点

- 1)反馈基本概念：理解反馈的作用和分类。
- 2)反馈的分类：掌握各种反馈类型的定义和特点。
- 3)负反馈的四种组态和判断方法：能够准确判断电路中的反馈类型。
- 4)负反馈对放大电路性能的影响：理解负反馈如何改善电路性能。
- 5)负反馈放大电路正常工作的因素：了解电路稳定性与反馈深度的关系。
- 6)自励振荡产生条件：了解自励振荡的预防和诊断方法。

3. 重点难点

- 重点：1)负反馈的四种组态及其判断方法。
2)负反馈对放大电路性能的改善作用。
- 难点：1)准确判断电路中的反馈类型。
2)深入理解负反馈如何影响电路性能。

4. 基本要求

- 1)理解反馈的基本概念、分类和判断方法。
- 2)掌握负反馈的四种组态，并能在实际电路中进行准确判断。
- 3)理解负反馈对放大电路性能的影响，并能分析其对电路稳定性、失真、噪声等性能的影响。
- 4)了解负反馈放大电路正常工作的因素，以及自励振荡的产生条件和判断方法。

5. 教学方法

讲授法、案例分析法、小组讨论法

第七章 信号运算与处理电路

该章节对应课程目标 2、3、4，对应思政指标点 1.1、5.1、6.1。

1. 教学内容

主要围绕集成运算放大电路在信号运算与处理方面的应用，针对各种运算电路、滤波电路和电平比较电路进行讨论。具体内容包括：

1)基本运算电路：比例运算电路(反相、同相)，加减运算电路(反相求和、同相求和)，积分/微分运算电路、对数/指数运算电路的工作原理和输入输出关系。

2)有源滤波电路：滤波电路的种类及特点和主要参数，一阶及二阶低通/高通有源滤波器的工作原理和传输特性。

3)电压比较器：不同类型的电压比较器的结构、工作原理。

2. 知识要点

1)基本运算电路：理解不同运算电路的工作原理和电路结构；掌握比例、加减运算电路中电压增益的计算方法；掌握积分、微分运算电路输入输出电压的波形特点。

2)有源滤波电路：理解滤波电路在信号处理中的作用；掌握有源滤波电路与无源滤波电路的区别；掌握一阶低通/高通滤波器传递函数的分析方法方法。

3)电压比较器：了解解过零比较器、单门限/双门限比较器、滞回比较器的电路特点及输入输出电压波形关系。

3. 重点难点

重点：1)各种基本运算电路的工作原理及增益计算。

2)一阶有源低通/高通滤波电路的特点及传递函数的计算。

3)电压比较器的输入输出电压波形关系。

难点：1)准确分析基本运算电路中电压增益。

2)理解滤波器参数与电路特性的关系。

3)绘制电压比较器的输入输出电压波形。

4. 基本要求

1)掌握信号运算电路的基本理论，包括各种运算电路的工作原理和电路结构。

2)了解滤波器的基本概念和主要参数，能够计算滤波器的传递函数。

3)能够分析简单的信号处理电路。

5. 教学方法

讲授法、项目引导法、小组讨论法

第八章 信号产生电路

该章节对应课程目标 2、3、4，对应思政指标点 1.1、5.1、6.1。

1. 教学内容

主要对正弦波和非正弦波产生电路进行讨论。具体内容包括：

1)正弦波振荡器：振荡电路的起振、平衡条件，RC/LC 振荡电路的工作原理；

2)非正弦波振荡器：方波、三角波等非正弦波产生电路的基本原理。

2. 知识要点

1)正弦波振荡器工作原理：详细解释正弦波振荡器利用自激振荡原理产生稳定输出信号的过程，包括振幅平衡条件和相位平衡条件。分析 RC、LC、石英晶体等不同类型的正弦波振荡电路的工作原理、设计方法和电路特性。

2)非正弦波产生电路：介绍方波、三角波等非正弦波产生电路的基本原理和电路组成。

3. 重点难点

重点：1)正弦波振荡器的平衡振荡条件、起振条件和稳幅措施；

2)RC 正弦波振荡电路的原理分析；

3)LC 三端式振荡器的原理分析；

4)非正弦振荡器的工作原理。

难点：1)正弦波振荡器的相位平衡条件和振幅平衡条件的深入理解；

2)判断电路能否作为振荡电路。

4. 基本要求

1)理解振荡器的基本概念和工作原理，能够区分正弦波振荡器和非正弦波振荡器。

2)掌握正弦波振荡器的平衡振荡条件、起振条件和稳幅措施，能够分析 RC、LC 正弦波振荡电路的工作特性。

3)掌握判断电路能否作为振荡电路。

4)了解非正弦波产生电路的基本原理和电路组成，能够分析方波、三角波等非正弦波产生电路的输入输出波形关系。

5. 教学方法

随堂测试、讲授法、案例分析法、小组讨论法、多媒体教学法

第九章 功率放大电路

该章节对应课程目标 2、3、4，对应思政指标点 1.1、5.1、6.1。

1. 教学内容

主要讨论功率放大的基本要求、工作特点、电路组成及工作原理。具体内容包括：

- 1) 基本概念：功率放大的定义与分类、功率放大电路的基本组成。
- 2) 乙类功率放大电路的效率与失真分析等。

2. 知识要点

1)功率放大的基本要求、分类及应用领域；
2)OCL(无输出电容形式)和 OTL(无输出变压器形式)电路的特点，以及效率与失真分析等。

3. 重点难点

重点：1)理解 OCL 和 OTL 电路的工作原理和优缺点。
2)了解乙类功放中交越失真现象及其消除方法。
难点：计算两种电路的输出功率、效率等关键性能指标。

4. 基本要求

- 1)理解功率放大的基本概念和重要性，以及 OCL 和 OTL 电路的特点。
- 2)掌握乙类功率放大电路的工作原理和设计方法，能够分析电路的性能参数。

5. 教学方法

讲授法、案例分析法

第十章 直流稳压电源

该章节对应课程目标 2、3、4，对应思政指标点 1.1、5.1、6.1。

1. 教学内容

主要围绕直流稳压电源系统的组成、整流电路、滤波电路、稳压电路的工作原理进行详细讨论。具体内容包括：

- 1)直流稳压电源：电源系统的组成及分类。
- 2)直流稳压电源各组成部分的工作原理：包括整流电路、RC 滤波电路、稳压电路。

2. 知识要点

1)直流稳压电源系统的组成：介绍直流稳压电源的基本构成，包括电源变压器、整流电路、滤波电路和稳压电路。
2)整流电路：讨论整流电路的作用和分类，二极管的应用，重点包括半波整流电路、全波整流电路和桥式整流电路的工作原理及主要参数。
3)滤波电路：分析 RC 滤波电路的工作原理及特点，了解滤波前后波形特点。
4)稳压电路：讲解稳压电路的基本组成和工作原理，介绍稳压管稳压电路及限流电阻。

3. 重点难点

重点：1)整流电路的工作原理和波形变换。
2)滤波电路对直流电源质量的改善。
3)稳压电路对输出电压稳定性的保障。
难点：1)整流电路中经二极管变换后波形的改变。
2)稳压电路中稳压电阻的计算。

4. 基本要求

- 1)掌握直流稳压电源系统的基本组成和工作原理。
- 2)理解整流电路、滤波电路和稳压电路的工作原理和参数计算方法。
- 3)能够根据实际需求设计简单的直流稳压电源电路。

5. 教学方法

四、学时分配

序号	章节名称	学时分配 (共 56 学时)
1.	绪论	1
2.	常用半导体器件基础	9
3.	三极管放大电路	12
4.	场效应管放大电路	4
5.	集成运算放大电路	4
6.	负反馈放大电路	6
7.	信号运算与处理电路	6
8.	信号产生电路	6
9.	功率放大电路	4
10.	直流稳压电源	4

五、考核方式

模拟电子技术课程为本专业必修课，课程考核为：

过程性考核(40%，含课程参与 25%+作业测评 10%+期中考试 5%)+结果性考核(60%)。

1. 过程性考核 (40%)

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课程参与 25%	参与度：主动参与各种课程活动，对讨论、项目或任务表现出高度的兴趣和热情。(5分)	1、2、3、4	1.1、1.2、2.2
	贡献度：按时完成分配的任务，并达到一定的质量标准。(20分)		
作业测评 10%	按时完成教师布置的等数量作业题目答题，有答题或计算过程和结论。(6分)	1、2、3、4	1.1、1.2、2.2
	作业字迹清楚、答题或计算过程的思路清晰，结论正确(4分)		
期中考试 5%	具体参考开课学期《模拟电子技术I》期中试卷答案评分标准(5分)	1、2	1.1、1.2

2. 结果性考核 (60%)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试 60%	考核对二极管、三极管、场效应管、等半导体器件基本机理的掌握，考核对实际电子系统的主要物理量	1	1.1

	演变规律的分析能力,结合元器件的电磁约束关系,考核其数学描述优化能力,并用于复杂工程现象的解释和预测。(20分)		
	考核对各种放大电路、振荡电路、信号处理与运算电路、功率放大电路与电源电路等基本原理的掌握情况,利用线性/非线性、微变等效分析及功能电子线路的数学模型建立的能力,结合元器件约束、基尔霍夫定律以及单元电子线路的数学模型求解的能力。(60分)	2、3、4	1.2、2.1、2.2
	考核是否掌握信号放大、反馈、振荡、信号处理和转换等技术,考核其系统结构与系统性能的分析能力,综合评价系统的性能,考核其对系统性能估算能力、在完成功能设计的基础上不断优化系统。(20分)	2、3、4	1.2、2.1、2.2

七、参考书目及学习资料

1. 推荐教材:

《模拟电子技术(第3版)》,张永宏、郭业才,清华大学出版社,2024年.

2. 参考书目与文献:

《模拟电子技术基础(第6版)》,童诗白、华成英,高等教育出版社,2023年.

《电子技术基础 模拟部分(第七版)》,康华光,高等教育出版社,2021年.

《模拟电子电路基础》,堵国樑、吴建辉,机械工业出版社,2014年.

3. 在线学习资源:

模电课程组超星建课资源 <https://mooc1.chaoxing.com/course/244075601.html>

国家精品课程 (国防科技大学 MOOC 模拟电子技术基础 杜湘瑜)

<https://www.icourse163.org/course/NUDT-1002010027?tid=1472344480>

制定人: 王青

审定人: 余耀

批准人: 王伟

2024年8月

《模拟电子技术基础实验》课程教学大纲

一、课程基本信息

课程名称（中文）	模拟电子技术基础 I 实验				
课程名称（英文）	Fundamentals of Analog Electronics I Experiment				
课程类别 ¹	专业基础课	课程性质 ²	必修	特殊课程类型 ³	无
授课学期	第 3 学期	学分	1	考核方式	考查
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	16	0	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《模拟电子技术实验仿真教程》，郭业才，西安电子科技大学出版社，2020 年				
开课单位	集成电路科学与工程学院				
先修课程	无				
后续课程	CMOS 模拟集成电路设计、集成电路测试课程设计				
课程简介 (不少于 500 字)	<p>课程基本定位：《模拟电子技术基础 I 实验》是集成电路设计与集成系统专业的必修课程，在人才培养方案中属于专业基础课程模块，是专业核心课程。</p> <p>核心学习结果：加深学生对模拟电子技术中放大电路、振荡电路、信号发生电路、滤波电路等理论知识的理解。通过亲手搭建电路、调试参数、观测波形，培养学生的实验操作技能、问题解决能力和创新思维。并能够熟练掌握示波器、信号发生器、万用表等常用电子测量仪器的使用方法，提升实验数据的采集与分析能力。</p> <p>主要教学方法：</p> <ol style="list-style-type: none"> 1.“双创”融入原则。讨论与分析并重，通过讨论电路原理、分析实验问题，培养学生分析解决问题的能力以及创新能力。 2.价值体系塑造。坚持立德树人，挖掘课程内容和教学过程中蕴含的思想政治教育资源，探索和创新课程思政教育方法，不断提升课程思政能力。 3.坚持 OBE 原则。关注全体学生学习效果，建立“评价—反馈—改进”闭环，形成持续改进机制。 				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 培养理论联系实际的能力, 验证和巩固模拟电子线路理论知识, 能根据实验数据对电路原理进行分析说明, 加深对模拟电子技术基本原理和基础知识的理解和掌握。	指标点 3.2: 能够针对集成电路设备和系统的特定需求, 包括信息采集、存储和处理等, 完成设备和系统单元(部件)的方案设计。	指标点 3.1: 遵守国家法律法规, 不损人利己, 帮助弱者, 维护正义。 指标点 5.1: 严格遵守法律法规和各项规章制度, 廉洁自律, 自我约束。 指标点 5.2: 对自己职业有强烈的敬业精神, 努力提高职业效益和质量。
2.	课程目标 2: 理解基本模拟电子线路的电路构造以及参数测量, 确定合适的技术实现方案并熟悉这些电路在实际工程中的应用背景。	指标点 4.2: 能够根据集成电路设备和系统特征及其应用需求, 选择研究路线, 设计实验方案。	
3.	课程目标 3: 对电路原理有清晰的分析, 能正确分析实验数据对于实验原理的支撑关系。能条理清楚的对设计过程进行详细叙述、语言通顺、撰写规范。	指标点 4.4: 能够分析和解释集成电路设备和系统的实验结果, 并通过信息综合得到合理有效的结论。	
4.	课程目标 4: 正确的实用各种仪器完成实验内容, 观察实验现象, 同时精准采集并处理实验数据, 并能够分析和解决实验中遇到的问题。	指标点 5.1: 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法, 并理解其局限性。	

三、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理 章节	学时	实验 类型 ²	思政 融入点	学生学习 预期成果	课程 目标
1	二极管伏安特性的测量	1.利用发光二极管观测限流电阻的作用; 2.根据二极管管端电压判断二极管类型(硅管还是锗管); 3.测量二极管正向特性。	第二章	2	验证性	二极管导通需要跨越死区电压, 犹如黎明前的黑暗, 也类似瓶颈区, 一旦努力突破了困难的“死区电压”, 收获就会如同二极管的电流一样得到快速上升。	1.了解二极管的伏安特性; 2.掌握测量伏安特性的方法。	1、2、3、4
2	单管共射放大电路	1.共射放大器静态工作点的测量与调试;	第三章	3	验证性	以共发射极电路静态工作点需正确设置为例, 引导学生	1.掌握放大器静态工作点的调试和测量方法;	1、2、3、4

		2.放大器动态指标测试(电压放大倍数 A_u 、输入输出电阻、最大不失真输出电压 U_{OPP} 、放大器幅频特性)。				在人生道路上要及时矫正思想偏差,使人生轨迹沿着正确的方向行驶;如果静态工作点设置不合时,会造成输入输出波形的失真。要想人生不失真,输出人生的完美波形,就必须制定恰当的目标,不躺平、不好高骛远,脚踏实地,坚持全面发展自己。	2.了解电路元件参数改变对静态工作点及放大倍数的影响; 3.掌握放大器电压放大倍数、输入电阻、输出电阻的测量方法。	
3	差动放大电路	1.测量静态工作点; 2.测量差模电压放大倍数; 3.测量共模电压放大倍数。	第三章	2	验证性	电路性能的不同应用场合不同,实际应用中要按需选择,培养学生扬长避短的意识,引导学生认识自我,多渠道实现自我价值。	1.加深对差动放大器性能及特点的理解; 2.学习差动放大器主要性能指标的测试方法。	1、2、3、4
4	负反馈放大电路	1.测量静态工作点; 2.测试基本放大器和负反馈放大器的各项性能指标(电压放大倍数 A_u ,输入电阻和输出电阻、通频带)。	第六章	3	验证性	通过反馈性能提高与增益下降,建立唯物辩证法思想,理解反馈在生活中、技术变革中无处不在,教会学生有效利用他反馈和自反馈的力量,让自己更强。	1.掌握电压串联负反馈放大电路性能、指标的测试方法; 2.了解电压串联负反馈对放大电路性能、指标的影响; 3.掌握负反馈放大电路频率特性的测试方法。	1、2、3、4
5	集成运放在模拟运算方面的应用	1.反相、同相比比例运算电路的输入输出信号大小及波形; 2.反相、同相加法运算	第七章	2	设计性	运算放大器最早是应用于运算,了解世界计算机的发展,了解我国超级计算机的发展之路。	1.熟悉集成运算放大器组成的基本比例运算电路的运算关系; 2.掌握集成	1、2、3、4

		电路的输入输出大小及波形; 3.减法运算电路的输入输出大小及波形; 4.积分运算电路的输入输出大小及波形(可选)。					运算比例电路的调试和实验方法,验证理论并分析结果; 3.掌握集成运算放大器的正确使用方法。	
6	有源滤波器	1. 一阶有源低通/高通滤波器不同频率下输出电压大小; 2. 二阶有源低通/高通滤波器不同频率下输出电压大小。	第七章	2	设计性	滤波器滤除的是杂波,人生也需要滤波器,抵抗干扰、诱惑,朝目标奋进。有源滤波器的设计也可以涉及到能源效率和环境可持续性问题,如何减少功耗。这有助于学生思考如何将技术发展与环境可持续性相结合。	1.熟悉用运放、电阻和电容组成有源低通、高通、带通、带阻滤波器及其特性。 2.学会测量有源滤波器的调试和幅频特性。	1、2、3、4
7	随机实验	随机选取前期一个电路进行搭建、测量。	第二、三、六、七章	2	综合性	引导学生要脚踏实地、培养工匠精神,诚实守信、具有责任担当。	1.加深对模拟电子电路的理解; 2.增强分析问题和解决实际问题的能力,能够独立思考并找到解决问题的方法; 3.能对实验数据进行有效判断。	1、2、3、4

四、学时分配

序号	章节名称	学时分配(共16学时)
1.	实验1 二极管伏安特性的测量	2
2.	实验2 单管共射放大电路	3
3.	实验3 差动放大电路	2
4.	实验4 负反馈放大电路	3
5.	实验5 集成运放在模拟运算方面的应用	2

6.	实验 6 有源滤波器	2
7.	实验 7 随机实验	2

五、考核方式

模拟电电子基础基础 I 实验课程为本专业必修课，课程考核方式为：
课堂学习讨论及课后反馈表现（70%）+结果性考核（30%）。

1. 课堂学习讨论及课后反馈表现（70%）

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
实验操作 40%	对实验电路原理认识清晰，有正确的实验技术方案。(10分)	1、2、3、4	3.2、4.2、4.4、5.1
	能够熟练正确使用实验仪器开展实验，实验过程正确、完整。(20分)		
	能够排除实验过程中的问题，实验结果正确。(10分)		
实验报告 30%	对设计过程叙述详细、语言通顺，条理清楚，撰写规范。(20分)	1、2、3、4	3.2、4.2、4.4、5.1
	对实验数据分析合理，结论正确。(10分)		

2. 结果性考核（30%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
考查 30%	实验原理的表述，能针对问题给出正确合理的答案。(10分)	1、2	3.2、4.2
	实验仪器的操作正确和实验电路搭建娴熟。(10分)		
	实验步骤合理，参数测量方法正确，实验数据正确。(10分)		

七、参考书目及学习资料

1. 推荐教材：

《模拟电子技术实验仿真教程》，郭业才，西安电子科技大学出版社，2020年。

2. 参考书目与文献：

《模拟电子技术基础(第6版)》，童诗白、华成英，高等教育出版社，2023年。

《电子技术基础 模拟部分(第七版)》，康华光，高等教育出版社，2021年。

3. 在线学习资源：

模电课程组超星建课资源

<https://mooc1-1.chaoxing.com/mooc-ans/course/215480912.html>

制定人：王青

审定人：余耀

批准人：王伟

2024年8月

《微机原理与单片机技术》课程教学大纲

一、课程基本信息

课程名称（中文）	微机原理与单片机技术				
课程名称（英文）	Microcomputer Principle and Single-Chip Microcomputer Technology				
课程类别 ¹	学科基础课	课程性质 ²	必修	特殊课程类型 ³	平台课
授课学期	第3学期	学分	3	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	48	48	0	0	0
适用专业	集成电路设计与集成系统				
选用教材	《微机原理与单片机技术（第2版）》，李精华等，电子工业出版社，2023年				
开课单位	集成电路科学与工程学院				
先修课程	计算机程序设计（C语言）、数字电子技术基础				
后续课程	嵌入式系统原理及应用				
课程简介 (不少于500字)	<p>课程基本定位：《微机原理与单片机技术》是电子信息类本科生人才培养的主要学科基础课之一，也是必修课程，其不仅具有自身的理论体系且实践性很强，也是重要的主干课程之一。</p> <p>核心学习结果：通过这门课程的学习，能掌握微型计算机的基本知识、基本组成、体系结构和工作模式、指令系统及程序设计方法和技巧、存储器的组成和接口扩展方法、中断控制系统、定时/计数器、串行口的工作原理及应用；学生能够掌握微型计算机系统的结构，理解计算机系统软硬件协同工作原理，建立计算机系统的整体概念。具有一定的软硬件开发能力，能够解决光电控制系统中软硬件设计的复杂问题。</p> <p>主要教学方法：通过课堂讲解基本内容、讨论例程和学生课后练习思考、作业练习、分组大作业等，使学生在掌握微机原理和单片机接口技术理论知识的基础上，具备针对专业领域的特定复杂进行微机或单片机系统的开发能力。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1	课程目标 1：熟悉微机原理的一些基本概念和单片机的基本知识，对典型电路有较系统的认识，学会单片机的工程应用。掌握 51 单片机的 C51 程序设计方法和技巧、存储器的组成和接口扩展方法、中断结构及应用。	指标点 3.3: 能够完成集成电路设备和系统的设计，并在设计中体现创新意识。	指标点 2.2: 维护国家的利益和安全，为国家的繁荣富强贡献自己的力量
2	课程目标 2：初步具备微机原理和单片机的设计与实现的能力，熟悉各种体系结构电路和语言的应用，能根据具体的工程问题，用上述典型电路建立相应软硬件电路解决方案，能通过分析计算或实验手段验证可行性。	指标点 4.2: 能够根据集成电路设备和系统特征及其应用需求，选择研究路线，设计实验方案。	指标点 4.1: 理解并认同民族传统文化，如历史、艺术、宗教、习俗等
3	课程目标 3：初步具备微机原理和单片机的设计与实现的能力，熟悉各种体系结构电路和语言的应用。	指标点 5.1: 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法，并理解其局限性。	指标点 7.1: 具有为人民服务的意识，积极参加社会公益实践活动
4	课程目标 4：能根据具体的工程问题，用典型电路建立相应软硬件电路解决方案，能通过分析计算或实验手段验证可行性。	指标点 5.2: 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第 1 章 微处理器技术简介

该章节对应课程目标 1，对应思政指标点 2.2。

1. 教学内容

- (1) 微处理器的内部结构、工作原理、时钟、发展历程、特点与分类及应用。
- (2) 单片机基本概念：单片机的分类、MCS-51 系列单片机、Atmel 的 51 系列单片机、STC-51 单片机、单片机产品标号与引脚信息、单片机的应用。
- (3) 微处理器控制系统开发流程与开发工具 Keil C51、Proteus 软件、单片机开发仿真器和编程器。

2. 知识要点

- (1) 微处理器的发展历程、特点与分类及应用。

(2) 单片机基本概念。

(3) 微处理器控制系统开发流程与开发工具。

3. 重点难点

无

4. 基本要求

(1)了解微处理器及微机系统的发展历程及其特点；单片机发展概况；常用单片机系列介绍；

(2)掌握微型计算机及微机系统的组成以及微机系统的工作过程；

5. 教学方法

课堂讲授

第 2 章 8086 微处理器及其体系结构

该章节对应课程目标 1，对应思政指标点 2.2。

1. 教学内容

(1) 8086 微处理器的一般性能特点，内部编程结构及其存储器组织；

(2) 8086 的工作模式和 8086 的外部结构以及引脚信号及其功能；

(3) 时序的基本概念和典型时间序列分析；

(4) 寻址方式和内部寄存器。

2. 知识要点

8086 微处理器的功能结构、存储器组织、寄存器组织、时序的基本概念。

3. 重点难点

重点：

(1) 8086 微处理器的内部结构；

(2) 8086 微处理器的存储器、I/O 寻址方式和内部寄存器。

难点：8086 微处理器的总线时序。

4. 基本要求

(1) 了解 8086 微处理器的引脚功能；

(2) 理解 8086 微处理器的硬件结构、存储器结构、输入/输出端口、总线时序。

5. 教学方法

讲授、演示、讨论。

第 3 章 MCS-51 系列单片机基本结构

该章节对应课程目标 1，对应思政指标点 2.2。

1. 教学内容

(1) MCS-51 单片机的引脚功能。

(2) MCS-51 单片机的硬件结构：中央处理器、存储器结构、输入/输出端口、时钟电路和 CPU 时序、复位电路。

(3) 单片机最小系统。

2. 知识要点

MCS-51 单片机内部结构、寄存器结构、复位电路、时钟电路、时序、最小系统

3. 重点难点

重点：

- (1) MCS-51 单片机的引脚功能；
- (2) MCS-51 单片机的中央处理器、存储器结构、输入/输出端口、时钟电路、复位电路；

难点：

- (1) MCS-51 单片机的 CPU 时序。
- (2) 单片机 4 个 I/O 口的内部结构及其区别

4. 基本要求

- (1) 了解 MCS-51 单片机的引脚功能；
- (2) 掌握 MCS-51 单片机的硬件结构：中央处理器、存储器结构、输入/输出端口、时钟电路和 CPU 时序、复位电路。
- (3) 熟悉单片机最小系统组成。

5. 教学方法

讲授、演示、讨论。

第 4 章单片机 C51 语言程序设计

该章节对应课程目标 2、目标 3，对应思政指标点 4.1 和思政指标点 7.1。

1. 教学内容

- (1) C51 语言简介、C51 语言与标准 C 的比较；
- (2) C51 语言基础：标识符、关键字、数据类型、数据的存储类型、变量定义、局部变量与全局变量、预处理命令。
- (3) C51 的表达式、C51 的分支控制语句、循环控制语句、转移语句。
- (4) C51 的用户自定义函数和中断服务函数。

2. 知识要点

C51 特有的数据类型、变量定义、分支、循环结构的程序设计，函数定义

3. 重点难点

重点：

- (1) C51 语言特有的数据类型、C51 的变量定义。
- (2) C51 的表达式、C51 的分支控制语句、循环控制语句和转移语句。
- (3) C51 的用户自定义函数。

难点：C51 变量数据类型、存储类型的选择、C51 的程序设计。

4. 基本要求

- (1) 了解 C51 与标准 C 的比较；
- (2) 理解 C51 的语言基础：标识符、关键字、数据类型、数据的存储类型、局部变量与全局变量、预处理命令。
- (3) 掌握 C51 的基本运算、C51 语句、分支控制语句、循环控制语句和转移语句。

(4) 理解 C51 的用户自定义函数和中断服务函数。

5. 教学方法

讲授、演示、讨论。

第 5 章 微处理器控制系统的人机接口设计

该章节对应课程目标 2、目标 3，对应思政指标点 4.1 和思政指标点 7.1。

1. 教学内容

(1) 键盘的接口设计：按键原理、独立式按键接口矩阵式按键接口。

(2) LED 数码管接口设计：LED 数码管显示器的结构及工作原理、LED 数码管与单片机的接口及程序设计。

(3) 液晶显示器 LCD 接口设计：字符型液晶显示模块外形及引脚功能、组成结构、操作命令、程序设计。

(4) 蜂鸣器接口设计。

2. 知识要点

独立式按键、矩阵式键盘、数码管静态显示、动态显示、LCD 显示器、蜂鸣器接口设计。

3. 重点难点

重点：

(1) 键盘（独立式、矩阵式）的接口设计；

(2) LED 数码管接口设计；

难点：液晶显示器 LCD 接口设计。

4. 基本要求

(1) 能够设计独立式按键的接口电路和程序，掌握按键去抖和松手检测的方法；能够设计矩阵式键盘的接口和程序等；

(2) 能够设计 LED 数码管静态显示和动态显示的接口和程序；

(3) 能够设计液晶显示器 LCD 接口和程序；

(4) 能够设计蜂鸣器接口。

5. 教学方法

讲授、演示、讨论。

第 6 章 微处理器中断及定时/计数器应用设计

该章节对应课程目标 2、目标 3，对应思政指标点 4.1 和思政指标点 7.1。

1. 教学内容

(1) 中断以及中断系统的基本概念。

(2) MCS-51 的中断系统结构、中断源、中断寄存器、中断响应与处理、中断服务程序设计与应用。

(3) MCS-51 单片机定时/计数器结构和工作原理、实现定时的方法、定时/计数器的控制寄存器与工作方式、定时/计数器的应用。

2. 知识要点

MCS-51 单片机中断系统的组成、中断产生与响应过程、中断编程方法；定时/计数器的结构与工作原理；定时/计数器的控制；定时/计数器的工作方式与应用。

3. 重点难点

重点：

(1) 中断相关的基本概念；中断系统的组成；中断优先级的管理；外部中断的应用及编程方法（负脉冲触发方式）；中断的嵌套。

(2) 定时/计数器工作方式 1、2 的特点；计数初值、定时时间之间的计算关系；定时/计数器的编程步骤；定时/计数器的编程应用：波形发生器（分频）、计数、外部中断源扩展。

难点：

(1) 中断的嵌套；

(2) GATE、TR_x、/INT_x 与定时/计数器启动工作之间的关系；

(3) 定时和计数结合的相关应用

4. 基本要求

(1) 理解中断相关的基本概念；了解中断技术的作用。

(3) 理解中断服务程序的执行机制，以及与一般子程序调用的异同之处。

(4) 了解 51 单片机的 5 个中断源。

(5) 了解 51 单片机中断系统的组成，与中断相关的 4 个寄存器 TCON、SCON、IE 和 IP 的作用，以及相关标志位的含义。

(6) 理解 51 单片机中断优先级的管理方式。

(7) 了解中断响应的基本条件和过程。

(8) 掌握外部中断负脉冲触发方式下的中断撤除的方法，了解外部中断低电平触发方式下的撤除方法，以及定时/计数器溢出中断和串口中断的撤除方法。

(9) 掌握中断服务函数（主要是外部中断）的编写方法。

(10) 理解并掌握中断嵌套的机制以及中断优先级规则。

(11) 了解定时与计数的基本概念及其意义，软件/硬件定时/计数的联系与区别。

(12) 掌握 51 单片机定时/计数器的组成和相关寄存器。

(13) 掌握 51 单片机定时/计数器的工作原理：加一计数器、工作状态、计数速率、计数容量、计数器的溢出、定时时间、计数次数等。

(14) 掌握 51 单片机定时/计数器的控制：TCON、TMOD 寄存器的使用、GATE、TR_x、/INT_x 与定时/计数器启动工作之间的关系。

(15) 理解定时/计数器的 4 种工作方式的原理和异同，

(16) 掌握定时/计数器主要应用和编程方法，包括：定时（分频、信号发生器）；计数（外部脉冲统计、外部中断源扩展）；复杂应用（定时和计数结合）。

5. 教学方法

讲授、演示、讨论。

第 7 章微处理器控制系统通信设计

该章节对应课程目标 3、目标 4，对应思政指标点 4.1 和思政指标点 7.1。

1. 教学内容

(1) 串行通信基础：并行通信与串行通信、串行通信的分类、波特率、串行通信常用接口电路标准。

(2) MCS-51 单片机串行口的结构

(3) MCS-51 单片机串行口的工作方式

(4) MCS-51 串行通信波特率的设定

(5) MCS-51 系列单片机串口设计

2. 知识要点

异步通信的基础知识、串口的结构、串口的工作方式与应用

3. 重点难点

重点：

(1) 异步通信下数据帧的组成

(2) 单片机串行口的结构和工作方式；

(3) 波特率的定义和计算方法

(4) 串口工作方式 0~3 的工作原理以及应用

难点：选择单片机的工作方式并通过编程实现通信设计并应用。

4. 基本要求

(1) 了解并行、串行通信的区别和特点、异步通信和同步通信的区别；

(2) 掌握异步通信下数据帧的组成；

(3) 掌握波特率的定义和计算方法（与 T1 的溢出率结合）；

(4) 了解串口内部的组成，掌握特殊功能寄存器 SCON、PCON、SBUF 的使用方法；

(5) 理解串口 4 种工作方式的原理和异同。

(6) 理解多机通信和点对点通信的区别

(7) 理解多机通信的原理

(8) 掌握奇偶校验的方法

(9) 掌握串口各种方式 2 的应用场合、接口电路设计和编程方法

5. 教学方法

讲授、演示、讨论。

第 8 章处理器控制系统的接口扩展

该章节对应课程目标 3、目标 4，对应思政指标点 4.1 和思政指标点 7.1。

1. 教学内容

(1) 51 单片机的外部并行总线：并行总线结构、编址技术。

(2) A/D、D/A 转换器。

2. 知识要点

A/D、D/A 转换的接口设计、编程与应用

3. 重点难点

重点：

- (1) A/D 和 D/A 接口技术；
- (2) A/D 和 D/A 的作用以及应用

难点：A/D 和 D/A 的编程应用。

4. 基本要求

- (1) 了解 51 单片机的外部并行总线结构和编址技术；
- (2) 理解 A/D 和 D/A 概念和基本术语；
- (3) 理解 A/D 和 D/A 的作用
- (4) 掌握 A/D 和 D/A 接口设计以及应用。

5. 教学方法

讲授、演示、讨论。

四、学时分配

序号	章节名称	学时分配（共 48 学时）
1.	第 1 章 微处理器技术简介	4
2.	第 2 章 8086 微处理器及其体系结构	6
3.	第 3 章 MCS-51 系列单片机基本结构	6
4.	第 4 章 单片机 C51 语言程序设计	6
5.	第 5 章 微处理器控制系统的人机接口设计	6
6.	第 6 章 微处理器中断及定时/计数器应用设计	8
7.	第 7 章 微处理器控制系统通信设计	8
8.	第 8 章 微处理器控制系统的接口扩展	4

五、考核方式

《微机原理与单片机技术》课程为电子信息工程专业必修课，课程考核方式包括：平时作业（30%）+大作业（10%）+结果性考核（60%）。

1. 课程作业（40%）

包括平时作业和分组大作业。

平时作业和分组作业评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课程作业，共 30 分。	能够正确完成关于微型计算机硬件系统的基本组成和工作原理，微处理器的结构、操作原理和工作模式；语言程序相关的作业习题。（10 分）	1	3.3
	能够正确完成关于微机系统人机接口、中断控制系统、定时/计数器、	2、3	4.2、5.1

	串行通信接口、扩展接口的书面或者仿真作业。(20分)		
分组大作业, 10分	以团队形式(2人)综合利用所学的知识完成一个指定的微机应用系统设计,提交完整和正确的电路图、程序设计和测试结果。(10分)	3、4	5.1、5.2

2. 结果性考核 (60%)

考试 (闭卷)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试, 共60分。	理解微型计算机硬件系统的基本组成和工作原理,理解微处理器的结构、操作原理和工作模式。能够熟练使用程序设计语言。(15分)	1	3.3
	掌握微机系统的人机接口、中断控制系统、定时/计数器、串行通信接口、扩展接口的原理与应用设计。(35分)	2、3	4.2、5.1
	能够综合利用微机原理和接口设计的知识,对微机系统软硬件协同开发,以解决光电控制系统中实际问题或者复杂问题。(10分)	3、4	5.1、5.2

六、参考书目及学习资料

1. 推荐教材

《微机原理与单片机技术 (第2版)》,李精华等编著,电子工业出版社,2023年。

2. 参考书目与文献

(1)《微机原理与接口技术 (第3版)》,陈逸菲等编著,电子工业出版社,2023年;

(2)《单片机原理及应用:基于C51+Proteus任务式驱动教程》,宋志强等编著,机械工业出版社,2022年;

(3)《单片机原理及应用-C51编程+Proteus仿真 (第3版)》,张毅刚,高等教育出版社,2021年。

3.在线学习资源:学习通《微机原理与单片机技术》课程资源

制定人:左官芳

审定人:刘罡

批准人:王伟

2024年8月

《微机原理与单片机技术实验》课程教学大纲

一、课程基本信息

课程名称（中文）	微机原理与单片机技术实验				
课程名称（英文）	Experiments of Microcomputer Principles and Single-Chip Microcomputer				
课程类别 ¹	专业基础课	课程性质 ²	必修	特殊课程类型 ³	
授课学期	第3学期	学分	1	考核方式	考查
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	16	0	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《微机原理与单片机技术实验教程》，郭业才、左官芳，江苏大学出版社，2020年。				
开课单位	集成电路科学与工程学院				
先修课程	微机原理与单片机技术、计算机程序设计（C语言）、数字电子技术基础				
后续课程	嵌入式系统原理及应用				
课程简介 (不少于500字)	<p>课程基本定位：《微机原理与单片机技术实验》是《微机原理与单片机技术》对应的实验必修课。学生可以将所学的微机原理和单片机理论知识应用到实际的硬件系统设计和程序开发中，增强对理论知识的理解和应用能力。课程重点培养学生的基本电子技术实践能力，包括电路搭建、程序编写、系统调试等，增强学生解决实际工程问题的能力。</p> <p>核心学习结果：通过本课程的学习，学生将熟悉微机和单片机系统硬件的组成和特点，掌握单片机内部功能模块资源的使用方法，能独立地学生设计并搭建微机与单片机的硬件电路，掌握汇编语言或C语言等编程语言，能够编写单片机程序，进行电路调试，实现对硬件的控制，完成特定的功能，确保电路系统的稳定运行。学生能够将课堂上学到的理论知识与实验操作相结合，面对复杂问题时能够提出创新的解决方案，并能够通过实验验证这些方案的可行性。</p> <p>主要教学方法：讲授、实验、讨论</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1	目标 1: 具备典型微处理器应用系统的分析能力以及简单控制系统软硬件的设计能力，能够利用微机接口技术，制定合适的实验方案，构建（仿真）实验系统并开展实验研究。	指标点 3.2: 能够针对集成电路设备和系统的特定需求，包括信息采集、存储和处理等，完成设备和系统单元（部件）的方案设计。	指标点 4.2: 主动参与本国文化活动，积极传播和发扬本国优秀文化。
2	目标 2: 能够熟练使用仿真软件 Proteus 或硬件实验平台，程序开发工具 Keil 等，实现实验电路和程序，并且进行调试、测试，解决问题，得到正确的实验结果。	指标点 4.3: 能够利用集成电路专业知识构建实验系统，安全可靠地开展实验，并有效地获取实验数据。	指标点 8.1: 主动了解、积极支持党和国家制定的各项路线、方针和政策。
3	目标 3: 具备提炼分析微处理器应用系统技术问题、以技术报告或口头方式准确表达设计思想的能力。	指标点 5.1: 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法，并理解其局限性。	指标点 9.2: 遵守爱国、敬业、诚信、友善等个人层面的价值准。
4	目标 4: 具备分析解决微处理器应用系统技术问题、以技术报告或口头方式完成设计思想的能力。	指标点 5.2: 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	

三、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	系统认识实验	通过硬件平台完成以下内容： 1、学习 Keil 软件的基本操作，熟悉用 C 语言编写单片机程序的步骤； 2、学习单片机 I/O 口的操作、延时函数的编写以及程序的调试方法。 3、编写程序，控制 1 个发光二极管循环点亮与熄灭。	4	2	基础	结合芯片的核心技术受制于人的现状，教育学生发愤图强、不断创新、增强国家技术自主研发的能力和水平。	1、学会 Keil 软件的基本操作，熟悉用 C 语言编写单片机程序的步骤； 2、学会单片机 I/O 口的操作、延时函数的编写以及程序的调试方法。	2
2	流水灯实验	编写程序，实现 8 位发光二极管循环左右移位。	4	2	基础	通过最简单的单片机编程，实现简单的控制，先入门，引入学习由浅入深的道理。	学习 I/O 口输出的方法，掌握延时函数的编写。	1、2
3	静态数码管应用实验	使用 I/O 口通过扫描键盘与数码管实现按键输入和七段码输出，按下某一键后，显示相应的键码。	5	2	设计	鼓励学生拓展显示内容	掌握 I/O 口输入输出的应用，矩阵键盘和静态数码管的扫描方法。	2、3
4	定时中断控制实验	1、外部中断实验：使用单脉冲发生	6	3	设计	引导学生有时间观念，能够分清学	通过本实验了解中断的原理，掌握	2、3、4

		器作为INT0的中断源，每按一次单脉冲产生一次中断，使P1.0控制的发光二极管发生一次跳变。 2、定时器中断实验：使用定时器T0，使P1.0控制的发光二极管L0每隔1秒发生一次跳变。				习和生活中各类事务的轻重缓急、对于突发的而重要任务不能回避，而要用于面对并采取行动。	中断程序的设计方法。	
5	RS232 串行通信实验	使用串口与PC进行数据通信单片机向PC发送初始化字符串后等待接收，在PC端使用串口助手软件向单片机发送一ASCII字符，单片机接收到字符再回发给PC。	7	3	综合	串口通信如同人际交往，双方需要有正确说话方式（波特率、帧格式），多站在对方的角度考虑，学会共情。也会沟通具有一定的规则，任何国家和个人都要有规则意识。	掌握中断方式的单片机串行通信程序编制方法。	2、3、4
6	ADC0809 并行A/D转换实验	根据实验电路原理图，搭建硬件电路，并通过单片机编程，在Keil开发环境的Debug模式下读取模拟电压的数值	8	2	综合	AD转换一般要经过取样、保持、量化及编码4个过程。转换的过程也给我们提供了一种规则，让我们可以联想到	掌握AD转换的方法	2、3、4

		大小				做人做事都要有一定的规矩。		
7	考核	由教师根据实验内容命题 3-4 题，学生抽签完成其中一题，教师根据完成情况打分。	4~8	2		可以同时考察是否具有正确的学术志向、学术诚信，是否拥有探索精神和科学精神		1、2、3、4

五、学时分配

序号	实验名称	学时分配（共 16 学时）
1.	系统认识实验	2
2.	流水灯实验	2
3.	静态数码管应用实验	2
4.	定时中断控制实验	3
5.	RS232 串行通信实验	3
6.	ADC0809 并行 A/D 转换实验	2
7.	考核	2

六、考核方式

微机原理与单片机技术实验课程为机器人工程专业必修课，课程考核方式包括：实验报告（60%）+ 结果性考核（40%）。

1. 实验报告（60%）

实验报告评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
实验报告 (6次)	能够正确绘制实验的硬件电路、编写实验源程序（30分）。	1	3.2
	能够熟练使用仿真软件或者硬件实验平台，得到正确的实验结果（30分）。	2	4.3

2. 结果性考核（40%）

课程设计报告

考核内容	评价标准	支撑课程教学分 目标	支撑 毕业要求
设计报告（40分）	给出正确的软硬件设计整体方案（5分）	1	3.2
	给出正确的硬件设计电路图（7分）	1	
	给出正确软件设计流程图等（8分）	1	
	得到正确的设计结果（10分）	2	4.3
	报告结构合理、图表美观、文字表述清晰（10分）	3、4	5.1、5.2

七、参考书目及学习资料

1. 推荐教材

《微机原理与单片机技术实验教程》，郭业才、左官芳编著，江苏大学出版社，2020年。

2. 参考书目与文献

《微机原理与单片机技术（第2版）》，李精华等编著，电子工业出版社，2023年。

制定人：左官芳

审定人：刘罡

批准人：王伟

2024年8月

《信号与系统 I》课程教学大纲

一、课程基本信息

课程名称（中文）	信号与系统 I				
课程名称（英文）	Signals and Systems I				
课程类别 ¹	专业基础课	课程性质 ²	必修	特殊课程类型 ³	平台课
授课学期	第 4 学期	学分	4.5	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	72	64	8	0	0
适用专业	集成电路设计与集成系统				
选用教材	《信号与系统（上下册）》，郑君里主编，高等教育出版社，2018 年				
开课单位	集成电路科学与工程学院				
先修课程	电路分析基础、模拟电子电路、高等数学 I				
后续课程	数字信号处理				
课程简介 (不少于 500 字)	<p>课程基本定位：《信号与系统》是电子与电气信息类专业的一门学科基础课程，培养本专业学生分析研究确定信号的特性，线性时不变系统的特性，以及信号通过线性时不变系统的基本分析方法，同时掌握信号与系统分析方法在某些重要工程领域的应用，以及数字信号处理的基础知识。</p> <p>核心学习结果：通过本课程的学习，使学生掌握信号分析、线性系统分析及数字信号处理的基本理论与分析方法，并对这些理论与方法在工程中的某些应用有初步了解，为适应信息科学与技术的飞速发展及在相关专业领域的深入学习打下坚实的基础。</p> <p>主要教学方法：课程教学“讲授与讨论并举、分析与仿真并重”，通过习题、系统设计与仿真等环节，让学生掌握常见信号与系统的时域及变换域分析方法。掌握傅里叶变换及拉普拉斯变换在实际工程中的应用。在此基础上培养学生分析问题、解决实际问题的能力，使学生具备一定的理论发展、系统实践和应用能力。</p>				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 具备将连续时间信号与系统抽象为数学模型的能力，能够运用相关微积分知识分析时域模型。	指标点 1.2: 能够运用数学、自然科学、计算和工程科学基本概念、基本理论和基本方法对实际问题进行数学建模并求解。	指标点 3.1: 遵守国家法律法规，不损人利己，帮助弱者，维护正义
2.	课程目标 2: 能够结合电路的专业知识分析、比较、判断和评价信号与系统的表达、性质与特征。	指标点 1.3: 能够将专业基础知识与数学、自然科学、计算分析方法综合运用用于集成电路领域专业工程问题的推演和分析。	
3.	课程目标 3: 能够运用相关数学知识并结合专业知识分析、比较、判断和评价信号与系统在不同分析域的表达、性质与特征，并能应用于电子信息工程领域的复杂工程问题的推演与分析。	指标点 2.2: 能够运用集成电路专业知识和数学模型方法解释与描述复杂工程问题。	指标点 5.1: 严格遵守法律法规和各项规章制度，廉洁自律，自我约束
4.	课程目标 4: 具备将离散时间信号与系统抽象为数学模型的能力。能够运用数学及专业知识，分析电子信息工程领域复杂工程问题。能够根据工程需求，通过文献检索等手段，利用系统分析的基本知识给出复杂工程问题的研究方案。	指标点 2.3: 能够运用集成电路领域基本原理和方法，综合考虑多种影响因素，分析集成电路领域的复杂工程问题，选择和优化问题的解决方案。	
5.	课程目标 5: 进行实验技能的基本训练，提高学生分析问题和解决问题的能力，培养理论联系实际的风气和实事求是的科学态度，并获得科学研究的初步训练。	指标点 4.3: 能够利用集成电路专业知识构建实验系统，安全可靠地开展实验，并有效地获取实验数据。	指标点 7.1: 具有为人民服务的意识，积极参加社会公益实践活动。

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 绪论

该章节对应课程教学分目标 1、2、5，对应课程育人分目标 1、2。

1. 教学内容

- (1) 信号与系统、信号的描述、分类和典型示例；
- (2) 信号的运算；
- (3) 阶跃信号与冲激信号、信号的分解；
- (4) 系统模型及其分类、线性时不变系统、LTI 系统分析方法。

2. 知识要点

信号的描述及分类；系统的描述及分类；基本连续信号的定义、性质、相互关系；连续信号的基本运算；信号与系统分析概述及应用。

3. 重点难点

重点：信号的概念、系统的概念；

难点：信号的运算。

4. 基本要求

掌握信号的分类及概念，掌握典型信号的特性，熟悉信号的基本运算与变换，掌握阶跃信号和冲激信号的定义及性质，掌握系统的概念及分类，掌握线性时不变系统的特性。

5. 教学方法

讲授、案例、演示、讨论。

第二章 连续时间系统的时域分析

该章节对应课程教学分目标 1、2、5，对应课程育人分目标 1。

1. 教学内容

- (1) 系统数学模型（微分方程）的建立、用时域经典法求解微分方程、起始点的跳变；
- (2) 卷积、卷积的性质、利用卷积分析通信系统多径失真的消除方法。

2. 知识要点

系统的时域描述；系统响应的经典求解（一般了解）；系统响应的卷积方法求解；卷积的计算及其性质。

3. 重点难点

重点：零输入响应和零状态响应、冲激响应和阶跃响应、卷积及其性质；

难点：冲激响应和阶跃响应、卷积及其性质。

4. 基本要求

熟练掌握线性系统微分方程的建立与求解；掌握系统全响应的两种分解方式：自由响应和强迫响应，零输入响应和零状态响应；并了解卷积的定义，熟悉其性质，能够运用卷积积分法求解线性时不变系统的零状态响应。

5. 教学方法

讲授、案例、演示、讨论。

第三章 傅里叶变换

该章节对应课程教学分目标 1、3、5，对应课程育人分目标 1、3。

1. 教学内容

- (1) 周期信号的傅里叶级数分析；
- (2) 典型周期信号的傅里叶级数、傅里叶变换；
- (3) 冲激信号和阶跃信号的傅里叶变换、傅里叶变换的基本性质；
- (4) 卷积特性（卷积定理）；
- (5) 周期信号的傅里叶变换、抽样信号的傅里叶变换；
- (6) 抽样定理。

2. 知识要点

周期信号的傅里叶级数；傅里叶变换及其性质；时域抽样定理。

3. 重点难点

重点：周期信号的频谱、常用信号的傅里叶变换、傅里叶变换的性质和抽样定理；

难点：傅里叶变换的性质和抽样定理。

4. 基本要求

熟练掌握傅里叶变换的求解方法及基本性质，并能够运用傅里叶分析方法对信号进行频谱分析，熟悉时域抽样定理。

5. 教学方法

讲授、案例、演示、讨论。

第四章 拉普拉斯变换、连续时间系统的 s 域分析

该章节对应课程教学分目标 1、2、3，对应课程育人分目标 1、2。

1. 教学内容

- (1) 拉普拉斯变换的定义、收敛域；
- (2) 拉普拉斯变换的基本性质；
- (3) 拉普拉斯逆变换；
- (4) 用拉普拉斯变换法分析电路、 s 域元件模型、系统函数 $H(s)$ ；
- (5) 由系统函数零、极点分布决定时域特性、由系统函数零、极点分布决定频响特性；
- (6) 二阶谐振系统的 s 平面分析、全通函数与最小相移函数的零、极点分布；
- (7) 线性系统的稳定性、双边拉普拉斯变换、拉普拉斯变换与傅里叶变换的关系。

2. 知识要点

拉普拉斯变换及其性质；拉普拉斯逆变换； s 域分析；系统的稳定性判定。

3. 重点难点

重点：拉普拉斯变换及其性质、拉普拉斯反变换、系统函数及系统稳定性判定；
难点：系统函数及系统稳定性判定。

4. 基本要求

理解拉普拉斯变换的定义、收敛域的概念，熟练掌握和运用拉普拉斯变换的性质；熟练掌握利用系统函数 $H(s)$ 求响应，并根据系统函数的零极点分布情况分析系统稳定性。

5. 教学方法

讲授、案例、演示、讨论。

第五章 傅里叶变换应用于通信系统

该章节对应课程教学分目标 2、3，对应课程育人分目标 2。

1. 教学内容

- (1) 利用系统函数 $H(j\omega)$ 求响应；
- (2) 无失真传输、理想低通滤波器。

2. 知识要点

利用频域分析求响应；无失真传输；理想滤波器。

3. 重点难点

重点：利用系统函数求响应、无失真传输条件、调制与解调；
难点：利用系统函数求响应。

4. 基本要求

熟练掌握利用系统函数求响应。

5. 教学方法

讲授、案例、演示、讨论。

第七章 离散时间系统的时域分析

该章节对应课程教学分目标 1、3、4，对应课程育人分目标 2。

1. 教学内容

- (1) 引言、离散时间信号——序列、离散时间系统的数学模型；
- (2) 常系数线性差分方程的求解、离散时间系统的单位样值响应；
- (3) 卷积、解卷积。

2. 知识要点

离散时间系统的时域分析法；单位样值响应；卷积和及其相关性质。

3. 重点难点

重点：零输入响应和零状态响应、离散时间线性卷积计算；
难点：离散时间线性卷积计算。

4. 基本要求

了解离散时间系统的基本概念及离散时间系统的描述、熟练掌握单极点时 LTI 系统零输入响应和冲激响应的计算以及离散时间线性卷积的计算。

5. 教学方法

讲授、案例、演示、讨论。

第八章 z 变换、离散时间系统的 z 域分析

该章节对应课程教学分目标 3、4，对应课程育人分目标 3。

1. 教学内容

- (1) z 变换定义、典型序列的 z 变换；
- (2) z 变换的收敛域、逆 z 变换；
- (3) z 变换的基本性、 z 变换与拉普拉斯变换的关系；
- (4) 利用 z 变换解差分方程、离散系统的系统函数；
- (5) 序列的傅里叶变换、离散时间系统的频率响应。

2. 知识要点

z 变换定义、收敛域、常用变换对； z 变换的性质；逆 z 变换； z 域分析。

3. 重点难点

重点： z 变换及逆 z 变换、 z 变换的性质、利用 z 变换解差分方程；
难点： z 变换的性质、利用 z 变换解差分方程。

4. 基本要求

掌握 z 变换定义、典型序列的 z 变换、 z 变换的收敛域；掌握逆 z 变换，包括留数法、部分分式展开法；掌握 z 变换的基本性质；利用 z 变换解差分方程；理解离散系统的系统函数，包括单位样值响应与系统函数、系统函数的零极点分布对系统特性的影响。

5. 教学方法

讲授、案例、演示、讨论。

四、实践教学内容

1. 课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	阶跃响应与冲激响应	观察和测量 RLC 串联电路的阶跃响应与冲激响应的波形和有关参数，并研究其电路元件参数变化对响应状态的影响。	第二章 2.5 节	2	验证性	通过响应的分类，使学生认识到不同输入会引起不同的响应，从而体会到人生发展的多种可能，树立学生的积极向上的正确人生观。	1、理解冲激响应与阶跃响应，以及他们之间的相互关系。 2、掌握有关信号时域的测量分析方法。	1、2、5
2	连续时间系统的模拟	模拟基本运算单元（放大器、加法器，积分器等）组成的模拟装置，并分析实际系统传输特性。	第二章 2.2 节	2	验证性	通过动态电路的分析，培养学生努力学习，储备知识，抱效祖国的理想和抱负。	1、了解基本运算器——比例放大器、加法器和积分器的电路结构和运算功能。 2、掌握用基本运算单元模拟	1、2、5

							连续时间一阶系统原理与测试方法。	
3	抽样定理与信号恢复	完成同步以及异步抽样,观察抽样信号频谱,同时验证抽样定理并恢复信号。	第三章 3.11节	2	验证性	通过实验过程,引导学生思考如何选取抽样间隔?启发学生从精度与效率两方面思考,如何权衡精度与效率的关系,启发学生的辩证思维。	1、了解其频谱特点。 2、验证抽样定理	3、5
4	信号分解及合成	完成占空比为1/2及1/4的信号分解,根据实验指导书完成信号的合成。	第三章 3.2节	2	设计性	通过该实验加强对周期信号的傅里叶级数的深入理解,培养学生有发现事物的本质的信心。	1、了解和熟悉波形分解与合成原理。 2、了解和掌握用傅里叶级数进行谐波分析的方法。	3、5

五、学时分配

序号	章节名称	学时分配 (共 64 学时)
1.	绪论	8
2.	连续时间系统的时域分析	4
3.	傅里叶变换	16
4.	拉普拉斯变换、连续时间系统的 S 域分析	14
5.	傅里叶变换应用于通信系统	4
6.	离散时间系统的时域分析	6
7.	z 变换、离散时间系统的 z 域分析	12

六、考核方式

信号与系统课程为电子信息类专业必修课,课程考核方式包括:课堂学习讨论及课后反馈表现(40%)+结果性考核(60%)。

1. 课堂学习讨论及课后反馈表现(40%)

课堂学习研讨、课后反馈表现、作业测评、实验与报告、阶段性测试等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课程参与 15%	参与度：主动参与各种课程活动，对讨论、项目或任务表现出高度的兴趣和热情。（5分）	1、2、3、4、5	1.2、1.3、2.2、2.3、4.3
	贡献度：按时完成分配的任务，并达到一定的质量标准。（10分）		
作业测评 10%	按时完成教师布置的等数量作业题目答题，有答题或计算过程和结论。（6分）	1、2、3、4	1.2、1.3、2.2、2.3
	作业字迹清楚、答题或计算过程的思路清晰，结论正确（4分）		
期中考试 5%	具体参考开课学期《信号与系统I》期中试卷答案评分标准（5分）	1、2、3	1.2、1.3、2.2
实验 10%	对实验电路原理认识清晰，有正确的实验技术方案。（3分）	5	4.3
	实验过程正确、完整，能够排除实验过程中的故障。（4分）		
	实验结果正确、数据分析正确。（3分）		

2. 结果性考核（60%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试，共60分。	能够将连续时间信号与系统抽象为数学模型，运用相关微积分知识分析时域模型。能够结合电路的专业知识分析、比较、判断和评价信号与系统的表达、性质与特征。（15分）	1、2	1.2、1.3
	能够在不同分析域对信号与系统进行表达，并能应用于电子信息工程领域的复杂工程问题的推演与分析。（35分）	3、4	2.2、2.3
	能够将离散时间信号与系统抽象为数学模型。能够运用数学及专业知识，分析电子信息工程领域复杂工程问题。能够根据工程需求，通过文献检索等手段，利用系统分析的基本知识给出复杂工程问题的研究方案。（10分）	3、4	2.2、2.3

七、参考书目及学习资料

1.推荐教材:《信号与系统》,郑君里编著,高等教育出版社,2018年。

2.参考书目与文献

《信号与系统》(第二版),哈尔滨工业大学出版社出版,王宝祥主编,2001年;

《信号与线性系统》,高等教育出版社,管致中主编,2004年;

《信号与线性系统》,高等教育出版社,吴大正主编,2005年。

制定人: 武丽

审定人: 王绶琦

批准人: 王伟

2024年8月

《电磁场与电磁波》课程教学大纲

一、课程基本信息

课程名称（中文）	电磁场与电磁波				
课程名称（英文）	Field and Wave Electromagnetics				
课程类别 ¹	学科基础课程	课程性质 ²	必修	特殊课程类型 ³	
授课学期	4	学分	3	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	48	40	8	0	0
适用专业	集成电路设计与集成系统				
选用教材	《电磁场与电磁波》，邵小桃，清华大学出版社，2018年3月第1版 《电磁波与光学实验教程》，刘罡，江苏大学出版社，2020年8月第1版				
开课单位	集成电路科学与工程学院				
先修课程	高等数学、大学物理 II、复变函数与积分变换				
后续课程	微波电路				
课程简介 (不少于 500 字)	<p>课程基本定位：本课程为集成电路设计与集成系统专业基础课程。</p> <p>核心学习结果：通过本课程的学习，培养学生用场的观点对电子信息工程中电磁现象和电磁过程进行定性分析和判断的能力，了解电磁场与电磁波的主要应用领域，掌握宏观电磁场的基本属性和运动规律，了解进行定量分析的基本途径，为进一步学习和应用各种较复杂的电磁场计算方法打下基础；通过电磁场理论的逻辑推理，培养学生正确的思维方式和严谨的科学态度，提高解决实际问题的能力。</p> <p>主要教学方法：本课程以课堂讲授和实验教学相结合。课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生思考能力、分析问题和解决问题的能力；引导和鼓励学生通过自学获取知识，培养学生的自学能力；实验课要加深对基本概念和基本方法的理解，增加讨论，调动学生的主观能动性，培养学生的动手能力和创新能力。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	基于电磁场的基本原理，为不同类型的电磁问题建立合适的数学模型。运用数学和物理学的知识，对电磁场方程组进行定性和定量的分析，求解复杂的电磁场问题。	指标点 1.2: 能够运用数学、自然科学、计算和工程科学基本概念、基本理论和基本方法对实际问题进行数学建模并求解。	指标点 6.1: 努力学习科学文化知识，扩大知识储备，能独立理性思考问题
2.	能够利用所学的高等数学、矢量分析和复变函数等数学工具，对麦克斯韦方程组、边界条件、电磁场的能量和动量等电磁场问题进行数学建模，通过建立数学方程组来描述电磁场的行为。	指标点 1.3: 能够将专业基础知识与数学、自然科学、计算分析方法综合运用用于集成电路领域专业工程问题的推演和分析。	
3	掌握实际工程案例的分析，能够将理论知识和数学模型应用于实际问题，对实验数据进行数学分析，提出解决方案，并进行效果评估。	指标点 2.2: 能够运用集成电路专业知识和数学模型方法解释与描述复杂工程问题。	指标点 2.1: 拥有对祖国强烈的认同感和归属感，维护国家的尊严和荣誉
4	理解和掌握电磁场的基本理论，包括电磁波的传播、反射、折射等基本现象，能够识别和分析电路与系统领域的复杂工程问题，包括电磁场对电路性能的影响、信号完整性、电磁干扰等问题。	指标点 2.3: 能够运用集成电路领域基本原理和方法，综合考虑多种影响因素，分析集成电路领域的复杂工程问题，选择和优化问题的解决方案。	
5	能按照实验指导书安全、正确开展电磁实验，获取实验数据，讨论实验结果，确定实验结论	指标点 4.3: 能够利用集成电路专业知识构建实验系统，安全可靠地开展实验，并有效地获取实验数据。	指标点 1.1: 心怀梦想，在困难面前能保持乐观心态，化压力为动力

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 矢量分析

该章节对应课程目标 1、2，对应思政指标点 6.1

1. 教学内容

电磁场与电磁波理论涉及电场和磁场的研究，电场和磁场都是矢量，它们的特性由麦克斯韦方程组决定。研究和讨论麦克斯韦方程组及其相关应用，都需要首先学习与矢量运算有关的基本规则。鉴于此，本章将研究矢量分析。首先学习与坐标系无关的矢量运算的基本规

则、标量场和矢量场的概念；然后介绍三种常见的正交坐标系即直角坐标系、圆柱坐标系和圆球坐标及其微分元。在此基础上，分析和介绍了标量场的梯度、矢量场的散度和旋度、亥姆霍兹定理。在本章的最后部分，利用 MATLAB 对梯度、散度、旋度的特性进行了分析和讨论。

2. 知识要点

矢量运算、标量场和矢量场、正交坐标系与微分元、标量场的方向导数和梯度、矢量场的通量和散度、矢量场的环量和旋度、亥姆霍兹定理。

3. 重点难点

矢量运算(重点)、标量场和矢量场(重点)、正交坐标系与微分元(重点)、标量场的方向导数和梯度(重点、难点)、矢量场的通量和散度(重点、难点)、矢量场的环量和旋度(重点、难点)、亥姆霍兹定理(难点)。

4. 基本要求

- (1) 理解标量场和矢量场的概念；
- (2) 理解标量场的方向导数和梯度，矢量场的散度和旋度；
- (3) 掌握散度、旋度和梯度的计算；
- (4) 熟练掌握和应用散度定理和斯托克斯定理；
- (5) 理解亥姆霍兹定理的重要意义。

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生思考能力、分析问题和解决问题的能力；引导和鼓励通过自学获取知识，培养学生的自学能力。

第二章 静电场

该章节对应课程目标 1、2、3，对应思政指标点 6.1

1. 教学内容

静电场是由相对于观察者来说静止分布的电荷产生的物理场，其最基本的特征是对场内的电荷有作用力。本章将在物理学相关知识的基础上，给出静电场的基本分析方法和计算方法。这些方法对后面各章的电磁场分析具有典型的指导意义。

2. 知识要点

电场强度、真空中静电场的基本方程、电位、介质中的静电场方程、静电场的边界条件、泊松方程和拉普拉斯方程、静电场的边值问题、分离变量法、镜像法。

3. 重点难点

真空中静电场的基本方程、介质中的静电场方程、静电场的边界条件、泊松方程和拉普拉斯方程、分离变量法(难点)、镜像法。

4. 基本要求

- (1) 掌握静电场的基本方程，熟练运用高斯定律求解静电场问题；
- (2) 了解静电场的位函数，掌握电位与电场强度的关系，掌握电位的计算方法；
- (3) 了解电解质的极化；
- (4) 掌握不同介质与界面上场的边界条件和电位的边界条件；
- (5) 了解静电场中导体的性质，掌握电容的概念及电容的计算方法；
- (6) 理解电场能量的概念，掌握静电场能量的计算方法。

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生思考能力、分析问题和解决问题的能力；引导和鼓励通过自学获取知识，培养学生的自学能力。

第三章 恒定电场

该章节对应课程目标 1、2、3，对应思政指标点 6.1、2.1

1. 教学内容

当恒定电压源加在充满导电媒质的两导体间时，媒质中的自由电子或离子在电场的作用下定向运动形成电流，当电流恒定不变时，媒质中的电场必为恒定电场。本章将从电流的角度来讨论导电媒质中恒定电场的分析方法和计算方法。文中提到的导体都是广义的，泛指一切导电媒质，既包括金属导体，也包括漏电的介质。

2. 知识要点

电流密度、恒定电场的基本方程、恒定电场的边界条件、恒定电场与静电场的比拟。

3. 重点难点

恒定电场的基本方程、恒定电场的边界条件。

4. 基本要求

- (1) 了解恒定电场的基本概念；
- (2) 掌握恒定电场的基本方程和边界条件；
- (3) 了解恒定电场和静电场之间的对应关系。

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生思考能力、分析问题和解决问题的能力；引导和鼓励通过自学获取知识，培养学生的自学能力。

第四章 恒定磁场

该章节对应课程目标 1、2、3，对应思政指标点 6.1、2.1

1. 教学内容

在第 2 章、第 3 章中分别讨论了静止电荷产生的静电场及恒定电流中的恒定电场。运动电荷或电流也可以产生磁场，恒定电流产生的磁场称为恒定磁场。本章从计算两个载流回路之间的作用力—安培力定律出发，讨论恒定磁场的基本物理量、恒定磁场的基本方程和边界条件；并介绍矢量磁位和标量磁位的定义及求解；还将讨论互感和自感的计算，以及磁场能量和磁场力的计算。

2. 知识要点

安培力定律与磁感应强度、真空中恒定磁场的基本方程、矢量磁位、磁介质中的恒定磁场方程、恒定磁场的边界条件

3. 重点难点

安培力定律与磁感应强度（难点）、真空中恒定磁场的基本方程(难点)、矢量磁位、磁介质中的恒定磁场方程、恒定磁场的边界条件

4. 基本要求

- (1) 了解恒定电场的基本概念；
- (2) 掌握恒定磁场的基本性质、基本方程与边界条件；

- (3) 熟练运用安培环路定律求解具有一定对成型分布的磁场；
- (4) 了解磁介质中的静磁场；
- (5) 掌握矢量磁位的定义、边界条件，并求解一些简单的磁场分布问题；

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生思考能力、分析问题和解决问题的能力；引导和鼓励通过自学获取知识，培养学生的自学能力。

第五章 时变电磁场

该章节对应课程目标 1-4，对应思政指标点 6.1、2.1

1. 教学内容

当电荷分布和电流分布随时间变化时，电场和磁场也随时间变化。这种变化非常缓慢时，时变电场和磁场与静态场的特性非常相似，称为缓变场或准静态场。实验指出，对随时间快速变化的迅变场来说，电场和磁场不再能够独立存在，它们相互激发，相互转换，成为统一的电磁场。本章将以麦克斯韦方程组为核心，分析时变电磁场的一般规律。

2. 知识要点

法拉第电磁感应定律、位移电流、麦克斯韦方程组、时变电磁场的边界条件、坡印廷定理和坡印廷矢量。

3. 重点难点

法拉第电磁感应定律、位移电流、麦克斯韦方程组(难点)、时变电磁场的边界条件。

4. 基本要求

- (1) 掌握麦克斯韦方程组，正确理解和使用边界条件；
- (2) 掌握坡印廷矢量和坡印廷定理；
- (3) 掌握时变电磁场电磁量，了解复坡印廷矢量和复坡印廷定理；
- (4) 掌握时变电磁场的动态位方程，并理解其波动性。

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生思考能力、分析问题和解决问题的能力；引导和鼓励通过自学获取知识，培养学生的自学能力。

第六章 平面电磁波

该章节对应课程目标 3-5，对应思政指标点 6.1、2.1、1.1

1. 教学内容

高频电流和电荷可以称为辐射源，它们激发的高频电磁场具有波动性和辐射性，称为电磁波。由不同尺寸和形状的辐射源所发出的电磁波具有不同的波面形状，可以有平面波、球面波、柱面波等。但在离辐射源很远的较小区域内，各种曲面波都可近似看做平面波，因此研究平面波的运动规律具有典型意义。本章将讨论单一频率的正弦平面波的基本传播特性，复杂的波可利用傅里叶变换分解成不同频率的单色波的叠加。

2. 知识要点

理想介质中的均匀平面波、电磁波的极化

3. 重点难点

理想介质中的均匀平面波、电磁波的极化

4. 基本要求

- (1) 掌握理想介质中均匀平面波的传播规律;
- (2) 理解电磁波的极化;

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解;采用启发式教学,培养学生思考能力、分析问题和解决问题的能力;引导和鼓励通过自学获取知识,培养学生的自学能力。

四、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	认识电磁波	认识电场强度公式,通过改变变量,观察电磁波会有什么变化	第六章	2	验证型实验	分析科学技术的重要性,理解科技是第一生产力	学生形成科学的思维方法	目标 1 目标 5
2	电磁波传播特性实验	了解电磁波的空间辐射特性,测量电磁波的波长、波幅以及波节来进一步了解电磁波	第六章	3	验证型实验	鼓励同学们培养不畏困难,勇于拼搏	学生形成不畏困难,持之以恒的实验思维	目标 2 目标 5
3	电磁波的极化实验	介绍线极化、圆极化以及椭圆极化,并且观察这几种极化现象	第六章	3	综合型实验	通过电磁波实验,培养自主创新意识。	学生形成创新思维	目标 3-5

五、学时分配

序号	章节名称	学时分配 (共 48 学时)
1.	矢量分析	6
2.	静电场	12

3.	恒定电场	6
4.	恒定磁场	8
5.	交变电磁场	6
6.	平面电磁波	2

六、考核方式

电磁场与电磁波课程为集成电路设计与集成系统专业必修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

2. 课堂学习讨论及课后反馈表现（40%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂、课后习题研讨，共 15 分。	分析课堂习题，完成互动与研讨，表达自己的观点，提出自己的问题解决方案。（10 分）	1-4	1.2, 1.3, 2.2, 2.3
	阐述观点的过程中思路清晰，表达明确。（5 分）	1-2	1.2, 1.3
课内知识点的熟悉程度，关键知识点的了解程度，共 5 分。	收集资料、熟悉关键知识点。（2 分）	3	2.2
	了解关键知识点的应用，并能分析应用的合理性及技术改进的方向性。（3 分）	4	2.3
实验及报告（20 分）	熟练掌握课内实验的操作，在实验报告中解释实验原理，展示实验步骤和实验数据，分析实验结果，给出实验结论（20 分）	5	4.3

3. 结果性考核（60%）

考试（开卷、闭卷等）或考查（面试、小论文等）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试，共 60 分。	掌握矢量分析基础。（10 分）	1	1.2
	熟悉静态场，并会运用静态场的相关理论解决实际问题。（25 分）	2	1.3
	熟悉时变场，并会运用麦克斯韦方程组解决场源互求问题。（15 分）	3	2.2
	熟悉平面电磁波理论，理解波的极化。（10 分）	4	2.3

七、参考书目及学习资料

1.推荐教材:

《电磁场与电磁波》，邵小桃，清华大学出版社，2018年。

《电磁波与光学实验教程》，刘罡，江苏大学出版社，2020年。

2.参考书目与文献:

《电磁场与电磁波（第5版）》，谢处方，高等教育出版社，2019年。

3.在线学习资源：学习通相关线上课程

制定人：黄孙港

审定人：刘罡

批准人：王伟

2024年8月

《数字信号处理》课程教学大纲

一、课程基本信息

课程名称（中文）	数字信号处理				
课程名称（英文）	Digital Signal Processing				
课程类别 ¹	专业基础课	课程性质 ²	必修	特殊课程类型 ³	
授课学期	第 5 学期	学分	3	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	48	40	8	0	0
适用专业	集成电路设计与集成系统				
选用教材	《数字信号处理教程（MATLAB 版）》，程佩青，清华大学出版社，2020 年 6 月第五版				
开课单位	集成电路科学与工程学院				
先修课程	高等数学、信号与系统				
后续课程	DSP 技术				
课程简介 (不少于 500 字)	<p>课程基本定位：《数字信号处理》为电子信息类专业必修的专业基础课程，该课程注重“数字信号处理”的理论与工程应用的紧密结合，使学生深入理解信号处理的内涵和实质。本课程以离散时间信号与系统作为对象，研究对信号进行各种处理和利用的技术。数字信号处理是理论性和工程性都很强的学科，该课程是进一步学习数字通信，模式识别，图像处理，随机数字信号处理、时频分析等必修专业课的先修课程。</p> <p>核心学习结果：通过本课程的学习，使学生掌握离散信号分析、线性系统分析及数字信号处理的基本理论与分析方法，并对这些理论与方法在工程中的某些应用有初步了解。学生要求掌握确定性离散时间信号的谱分析的原理及快速实现方法，通过数字滤波器的设计及实现，学生可掌握数字滤波系统的分析以及设计方法。</p> <p>主要教学方法：课程教学以讲授与讨论相结合的形式开展，通过习题、阶段测试等环节，及时掌握学生的学习动态，利用翻转课堂促进学生的学，实现教与学的互动。在此基础上培养学生分析问题、解决实际问题的能力，使学生具备一定的系统分析及设计能力。</p>				

大纲更新时间	2024年8月
--------	---------

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1	课程目标 1: 掌握用数字方法处理确定性信号的原理、通用技术及一般方法	指标点 1.3: 能够将专业基础知识与数学、自然科学、计算分析方法综合运用于集成电路领域专业工程问题的推演和分析。	指标点 1.1: 心怀梦想, 在困难面前能保持乐观心态, 化压力为动力
2	课程目标 2: 掌握离散信号与系统、离散傅立叶变换及其快速算法 (FFT)。	指标点 2.3: 能够运用集成电路领域基本原理和方法, 综合考虑多种影响因素, 分析集成电路领域的复杂工程问题, 选择和优化问题的解决方案。	指标点 6.1: 努力学习科学文化知识, 扩大知识储备, 能独立理性思考问题
3	课程目标 3: 掌握数字滤波器和设计方法	指标点 3.3: 能够完成集成电路设备和系统的设计, 并在设计中体现创新意识。	指标点 8.1: 主动了解、积极支持党和国家制定的各项路线、方针和政策具有民族认同感和自豪感, 为民族复兴贡献自己的力量
4	课程目标:4: 为后期随机信号、多维信号的分析 and 处理方法打好坚实理论基础。	指标点 4.3: 能够利用集成电路专业知识构建实验系统, 安全可靠地开展实验, 并有效地获取实验数据。	指标点 8.2: 具有民族认同感和自豪感, 为民族复兴贡献自己的力量

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

第一章 离散时间信号与系统

该章节对应课程目标 1, 对应思政指标点 1.3

1. 教学内容

- (1) 离散时间信号——序列
- (2) 线性移不变系统
- (3) 常系数线性差分方程——时域离散系统的输入、输出表示法
- (4) 连续时间信号的抽样

2. 知识要点

- (1) 线性常系数差分方程，采样定理；
- (2) 典型序列，线性时不变系统的因果性和稳定性，模拟信号处理；
- (3) 序列表示、运算，因果性和稳定性判定，差分方程求解。

3. 重点难点

重点：线性移不变条件、采样定理

难点：因果性和稳定性的判定条件

4. 基本要求

- (1) 了解线性常系数差分方程，采样定理；
- (2) 理解典型序列，线性时不变系统的因果性和稳定性，模拟信号处理；
- (3) 掌握序列表示、运算，因果性和稳定性判定，差分方程求解。

5. 教学方法

讲授、演示、案例

第二章 z 变换与离散时间傅里叶变换

该章节对应课程目标 1，对应思政指标点 1.3

1. 教学内容

- (1) 序列的 z 变换；
- (2) s 平面到 z 平面的映射关系；
- (3) 离散时间傅里叶变换 (DTFT) —— 序列的傅里叶变换；
- (4) 离散线性移不变系统的频域表征；

2. 知识要点

- (1) Z 变换的定义与收敛域；
- (2) Z 变换的基本性质和定理；
- (3) 离散时间傅立叶变换；
- (4) 系统的系统函数，系统的频率响应。

3. 重点难点

重点：系统函数求解、 z 变换的收敛域

难点：离散时间傅立叶变换、 z 变换的性质

4. 基本要求

- (1) 了解 Z 变换的定义与收敛域；
- (2) 掌握 Z 变换的基本性质和定理；
- (3) 掌握离散时间傅立叶变换；
- (4) 掌握系统的系统函数，系统的频率响应。

5. 教学方法

讲授、演示、案例

第三章 离散傅里叶变换 (DFT)

该章节对应课程目标 4，对应思政指标点 4.3

1. 教学内容

- (1) 傅里叶变换的四种可能形式；
- (2) 周期序列的傅里叶级数——离散傅里叶级数 (DFS)；
- (3) 离散傅里叶变换——有限长序列的离散频域表示

- (4) DFT 的主要性质;
- (5) 频域抽样理论
- (6) DFT 的应用; 有限长序列的 $X(z)$ 、 $X(e^{j\omega})$ 、 $X(k)$ 之间的关系

2. 知识要点

- (1) 傅立叶变换的几种可能形式;
- (2) 离散傅立叶级数的性质;
- (3) 离散傅立叶变换——有限长序列的离散频域表示;
- (4) 抽样 Z 变换——频域抽样理论。

3. 重点难点

重点: DFT 的主要性质及应用、频域抽样理论

难点: 离散傅里叶变换中有限长序列的离散频域表示

4. 基本要求

- (1) 了解傅立叶变换的几种可能形式;
- (2) 了解离散傅立叶级数的性质;
- (3) 掌握离散傅立叶变换——有限长序列的离散频域表示;
- (4) 掌握抽样 Z 变换——频域抽样理论。

5. 教学方法

讲授、演示、案例

第四章 快速傅里叶变换 (FFT)

该章节对应课程目标 4, 对应思政指标点 4.3

1. 教学内容

- (1) 直接计算 DFT 的运算量, 减少运算量的途径;
- (2) 按时间抽选 (DIT) 的基 2 FFT 算法;
- (3) 按频率抽选 (DIF) 的基 2 FFT 算法;
- (4) DIT-FFT 与 DIF-FFT 的异同;
- (5) 离散傅里叶反变换 (IDFT) 的快速算法 IFFT;
- (6) 基 2 FFT 流程图;
- (7) 利用 FFT 算法计算线性卷积

2. 知识要点

- (1) 按时间抽选 (DIT) 的基-2 FFT 算法;
- (2) 按频率抽选 (DIF) 的基-2 FFT 算法;
- (3) 线性调频 Z 变换算法;
- (4) 线性卷积的 FFT 算法

3. 重点难点

重点: 直接计算 DFT 的运算量 (复乘和复加) 以及减少运算量的途径;

难点: 按时间抽选 (DIT) 的基-2 FFT 算法

4. 基本要求

- (1) 掌握按时间抽选 (DIT) 的基-2 FFT 算法;
- (2) 掌握按频率抽选 (DIF) 的基-2 FFT 算法;

(3) 掌握线性调频 Z 变换算法;

(4) 掌握线性卷积的 FFT 算法

5. 教学方法

讲授、演示、案例

第五章 数字滤波器的基本结构

该章节对应课程目标 3，对应思政指标点 3.3

1. 教学内容

(1) 概述

(2) 无限长单位冲激响应滤波器的基本结构

(3) 有限长单位冲激响应滤波器的基本结构

2. 知识要点

(1) 数字滤波器结构的表示方法;

(2) 无限长单位冲击响应 (IIR) 滤波器的基本结构;

(3) 有限长单位冲击响应 (FIR) 滤波器的基本结构。

3. 重点难点

重点: IIR 滤波器的基本结构

难点: FIR 滤波器的基本结构

4. 基本要求

(1) 了解数字滤波器结构的表示方法;

(2) 掌握无限长单位冲击响应 (IIR) 滤波器的基本结构;

(3) 掌握有限长单位冲击响应 (FIR) 滤波器的基本结构。

5. 教学方法

讲授、演示、案例

第六章 数字滤波器的基本概念及几种特殊滤波器

该章节对应课程目标 3，对应思政指标点 3.3

1. 教学内容

(1) 数字滤波器的基本概念

(2) 全通滤波器

(3) 最小相位滞后滤波器

(4) 陷波器

(5) 数字谐振器

(6) 梳状滤波器

(7) 波形发生器

2. 知识要点

几种特殊滤波器的基本结构及系统特性

3. 重点难点

重点: 全通滤波器

难点: 梳状滤波器

4. 基本要求

掌握几种特殊滤波器的基本结构及系统特性

5. 教学方法

讲授、演示、案例

第七章 无限长单位冲激响应 (IIR) 数字滤波器设计方法

该章节对应课程目标 4，对应思政指标点 2.1

1. 教学内容

- (1) 概述
- (2) 数字滤波器的实现步骤
- (3) 数字滤波器的技术指标;
- (4) IIR 数字滤波器的设计方法分类;
- (5) 模拟原型低通滤波器设计;
- (6) 模拟频域频带变换;
- (7) 间接法的 IIR 数字滤波器设计方案;
- (8) 模拟滤波器到数字滤波器的映射方法;
- (9) 数字滤波器设计的第一种方案;
- (10) 模拟低通滤波器直接变换成四种通带数字滤波器

2. 知识要点

- (1) 利用模拟滤波器设计数字滤波器时平面变换必须满足的基本要求;
- (2) 脉冲响应不变法, 双线性变换法;
- (3) 几种主要模拟滤波器的特性及设计方法, 由模拟原型滤波器变换成相应的数字滤波器的方法。

3. 重点难点

重点: 脉冲响应不变法, 双线性变换法

难点: 由模拟原型滤波器变换成相应的数字滤波器的方法。

4. 基本要求

- (1) 理解利用模拟滤波器设计数字滤波器时平面变换必须满足的基本要求;
- (2) 了解脉冲响应不变法, 掌握双线性变换法;
- (3) 了解几种主要模拟滤波器的特性及设计方法, 掌握由模拟原型滤波器变换成相应的数字滤波器的方法。

5. 教学方法

讲授、演示、案例

第八章 有限长单位冲激响应 (FIR) 数字滤波器设计方法

该章节对应课程目标 2，对应思政指标点 6.1

1. 教学内容

- (1) 概述
- (2) 线性相位 FIR 数字滤波器的特点
- (3) 窗函数设计法
- (4) 频率抽样设计法
- (5) 设计线性相位 FIR 滤波器的最优化方法

2. 知识要点

- (1) 线性相位 FIR 滤波器的特点;

- (2) 窗函数设计法;
- (3) 频率抽样设计法。
- (4) IIR 与 FIR 数字滤波器的区别。

3. 重点难点

重点: 窗函数设计法

难点: 线性相位 FIR 数字滤波器的特点

4. 基本要求

- (1) 了解线性相位 FIR 滤波器的特点;
- (2) 掌握窗函数设计法;
- (3) 掌握频率抽样设计法。
- (4) 了解 IIR 与 FIR 数字滤波器的区别。

5. 教学方法

讲授、演示、案例

四、实践教学内容

1. 课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	典型离散信号及其 MATLAB 实现	(1) 离散信号的产生 (2) 离散时间信号的卷积 (3) 实验分析 (4) 实验总结	第一章	2	综合性	利用 MATLAB 软件, 加快卷积的计算速度, 帮助学生掌握科学的分析问题的方法, 树立学习致用的信心。	掌握 MATLAB 语言的基本操作, 学习基本的编程功能; 掌握 MATLAB 产生常用离散时间信号的编程方法; 掌握 MATLAB 计算卷积的方法	目标 1
2	MATLAB 实现 z 变换和 z 逆变换	(1) z 变换 (2) z 反变换 (3) 实验分析 (4) 实验总结	第一章	2	综合性	通过对 z 变换的学习, 增强投身科学研究的信心。	掌握用 MATLAB 对离散时间信号进行 z 变换和 z 逆变换分析	目标 2

3	MATLAB 实现离散傅里叶变换及其快速算法	(1) 傅里叶变换 (2) 快速傅里叶变换 (3) 实验分析 (4) 实验总结	第二章	2	综合性	通过 DFT 与 FFT 的比较,培养学生全面分析问题的能力,树立解决问题的信心及爱岗敬业的志向。	掌握用 MATLAB 对离散时间信号进行傅里叶变换和快速傅里叶变换,并对比两者计算时间地快慢	目标 2
4	数字滤波器设计	(1) 学习 MATLAB 中数字滤波器设计的相关函数使用 (2) 掌握用 MATLAB 设计数字滤波器的过程 (3) 实验分析 (4) 实验总结	第三、四章	2	综合性	教育学生树立坚持不懈的追求科学真理的精神。	学会用 MATLAB 设计数字滤波器	目标 3、4

五、学时分配

序号	章节名称	学时分配 (共 40 学时)
1.	第一章离散时间信号与系统	4
2.	第二章 z 变换与离散时间傅里叶变换	6
3.	第三章离散傅里叶变换 (DFT)	6
4.	第四章快速傅里叶变换 (FFT)	4
5.	第五章数字滤波器的基本结构	4
6.	第六章数字滤波器的基本概念及几种特殊滤波器	4
7.	第七章无限长单位冲激响应 (IIR) 数字滤波器设计方法	6
8.	第八章有限长单位冲激响应 (FIR) 数字滤波器设计方法	6

六、考核方式

数字信号处理课程为集成电路设计与集成系统专业基础课,课程考核方式包括:课堂学

习讨论及课后反馈表现（30%）+结果性考核（70%）。

1. 课堂学习讨论及课后反馈表现（30%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等
作业测评、课内实验评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
平时作业，共 10 分。	课后完成 20-30 个习题，考核学生对每章节知识点的复习、理解和掌握程度，主要计算全部作业的平均成绩再按 10%计入总成绩（10 分）	1、2、3、4	1.3、2.3、3.3、4.3
课内实验，共 15 分。	编程能力；在规定时间内独立编程调试并达到预定要求；完成实验内容，能主动发现问题，解决问题。（10 分）	1、2、3、4	1.3、2.3、3.3、4.3
期中考试，共 5 分。	闭卷考试，考核学生对课程前半部分章节知识点的复习、理解和掌握程度，计算期中考试成绩按 10%计入总成绩（10 分）	1、2、4	1.3、2.3、4.3

2. 结果性考核（70%）

考试（开卷、闭卷等）或考查（面试、小论文等）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试，共 70 分。	考查学生掌握离散时间信号和系统的基本概念，按试卷评分标准判分。（20 分）	1	1.3
	考查学生掌握 Z 变换、离散傅里叶变换、快速傅里叶变换算法，按试卷评分标准判分。（30 分）	2	2.3
	考查学生掌握数字滤波器的基本结构以及设计方法，考查学生对该门课程的综合运用能力，按试卷评分标准判分。（20 分）	3、4	3.3、4.3

七、参考书目及学习资料

1. 推荐教材

《数字信号处理教程（MATLAB 版）》，程佩青，清华大学出版社，2020 年 6 月第五版。

2. 参考书目与文献

《数字信号处理》，高等教育出版社，王俊、王祖林，2019年。

《数字信号处理》，电子工业出版社，刘兴钊，2010年。

《数字信号处理（第3版）》，高等教育出版社，陈后金、薛健，2018年。

制定人：李晓东

审定人：余耀

批准人：王伟

2024年8月

《EDA 应用技术》课程教学大纲

一、课程基本信息

课程名称（中文）	EDA 应用技术				
课程名称（英文）	Application of EDA Technology				
课程类别 ¹	专业主干课	课程性质 ²	必修	特殊课程类型 ³	无
授课学期	3	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	8	24	0	0
适用专业	集成电路设计与集成系统				
选用教材	《Multisim 电路设计与仿真——基于 Multisim14.0 平台》，赵全利主编，机械工业出版社，2022 年				
开课单位	集成电路科学与工程学院				
先修课程	数字电子技术基础、电路分析基础				
后续课程	嵌入式系统原理及应用，集成电路设计综合实践				
课程简介 (不少于 500 字)	<p>课程基本定位：《EDA 应用技术》是一门设计性、应用性较强的必修课程，是电子工程师必须掌握的电路设计与分析工具。</p> <p>核心学习结果：通过对本课程的系统学习，学生能掌握常用 EDA 软件的使用方法，重点使学生了解可编程芯片的基本工作原理，掌握用 Verilog HDL 设计数字电路的基本方法，学会用 EDA 工具软件对 HDL 程序进行仿真分析和综合。</p> <p>主要教学方法：通过讲授、案例、讨论、演示环节，使学生了解集成电路相关领域的背景知识，学会合理分析、思考和评价工程实践和复杂工程问题解决方案对社会、健康、安全、法律以及文化的影响。</p>				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 理解 EDA 技术的基本概念与应用领域，掌握 EDA 软件的操作技能，了解 EDA 在电路设计与制造中的重要作用。	指标点 3.2 能够针对集成电路设备和系统的特定需求，包括信息采集、存储和处理等，完成设备和系统单元（部件）的方案设计。	指标点 3.2 在自己的岗位上尽职尽责，为社会的进步贡献力量
2.	课程目标 2: 针对具体设计问题，能够绘制系统框图草图，初选方案，搭建单元电路、参数计算和器件选择，绘制单元电路图。进行单元电路调试，记录各单元电路关键点数据、波形，并与理论推导或计算进行比较分析；能够撰写符合规范的课程报告，并以口头和论文的形式回答提出的问题。	指标点 5.2 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	指标点 4.2 主动参与本国文化活动，积极传播和发扬本国优秀文化
3.	课程目标 3: 针对集成电路领域芯片测试方向的复杂工程问题，选择与使用恰当的技术、资源、现代工程工具和信息工具，对其进行的预测与模拟。	指标点 10.1 能够就集成电路领域电路设计及系统集成领域的专业问题，采用口头、文稿、图表等多种方式，准确表达观点，回应质疑，能与业界同行和社会公众进行有效的交流与沟通。	指标点 6.1 努力学习科学文化知识，扩大知识储备，能独立理性思考问题

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 EDA 技术的概述

该章节对应课程教学分目标 1，对应课程育人分目标 3.2

1. 教学内容

1.1 EDA 技术的发展现状和应用介绍

1.2 电路仿真软件介绍

1.3 PCB 基础知识介绍

2. 知识要点

(1) EDA 技术的发展现状和应用介绍

EDA 技术定义：电子设计自动化，通过计算机平台和软件完成电子系统设计、仿真等任务。

发展历程：从电子 CAD 到 CAE，再到 EDA，技术不断进步，应用领域广泛。

应用领域：通信、国防、航天、工业自动化等，特别是在集成电路（IC）和专用集成电路（ASIC）设计中。

(2) 电路仿真软件介绍

电路仿真软件作用：模拟电路行为，验证电路设计的正确性。

常用软件：Multisim、LTspice、PSPICE、TINA、OrCAD 等，各具特色。

软件功能：电路图绘制、仿真参数设置、仿真结果查看等。

(3) PCB 基础知识介绍

PCB 定义：印刷电路板，是电子设备的核心组成部分。

PCB 结构：包括顶层、中间层、底层等，实现电气连接和机械支撑。

PCB 设计原则：元件布局、布线规则、热设计等。

PCB 制造流程：板材准备、图形转移、蚀刻、钻孔、电镀等步骤。

3. 重点难点

重点：

- (1) EDA 技术在现代电子设计中的重要地位和应用领域。
- (2) 掌握至少一款电路仿真软件的基本功能和操作。
- (3) 理解 PCB 的基本结构和设计原则。

难点：

- (1) 深入理解 EDA 技术的核心技术和原理。
- (2) 正确使用电路仿真软件进行复杂电路的设计和仿真。
- (3) 掌握 PCB 设计的复杂性，并能根据实际需求进行优化和调整。

4. 基本要求

- (1) 理解和掌握 EDA 技术的基本概念、发展历程以及主要应用领域。
- (2) 熟悉至少一款电路仿真软件的基本功能和操作方法，能够完成简单的电路设计和仿真任务。
- (3) 了解 PCB 的基本结构和设计原则，理解 PCB 设计与实际应用的关系。

5. 教学方法

理论讲授

- (1) 讲解 EDA 技术的定义、发展历程和应用领域。
- (2) 介绍电路仿真软件的基本功能和操作。
- (3) 阐述 PCB 的基本结构和设计原则。

软件演示与实践操作

- (1) 展示电路仿真软件的基本界面和操作流程。
- (2) 安排学生上机操作电路仿真软件，完成电路设计和仿真任务。
- (3) 提供 PCB 设计软件实践练习，让学生掌握基本的版图设计技能。

案例分析

- (1) 分析 EDA 技术在具体行业的应用案例，加强学生的理解。
- (2) 展示 PCB 设计的实际案例，让学生理解 PCB 设计的复杂性和实际应用。

分组讨论与项目导向

- (1) 分组讨论 EDA 技术的未来发展，鼓励学生提出自己的观点和见解。
- (2) 布置综合性的项目任务，要求学生综合应用 EDA 技术、电路仿真软件和 PCB 设计知识进行电子系统的设计、仿真和优化。

第二章 原理图设计、PCB 设计以及 AD 软件

该章节对应课程教学分目标 2，对应课程育人分目标 3.2

1. 教学内容

2.1 原理图设计介绍

2.2 PCB 设计流程及基础介绍

2.3 Altium Design 软件 PCB 设计规则介绍

2. 知识要点

(1) 原理图设计介绍

定义：原理图，又称电路图，是描述电子设备中电路组件和连接关系的图表。

组成部分：主要包括元件符号、连接线、网络标号、注释等。

设计步骤：选择元件库、放置元件、连接元件、添加注释和网络标号。

(2) PCB 设计流程及基础介绍

流程概述：前期准备、PCB 结构设计、导网表、规则设置、PCB 布局布线、布线优化和丝印、网络和 DRC 检查、结构检查、输出光绘、光绘审查、PCB 制板生产/打样、资料输出、项目完成。

基础概念：PCB（印制电路板）是电子设备的核心组成部分，用于连接各种电子元件和部件。

设计要点：考虑元件的布局、布线、热设计、电磁兼容性等因素。

(3) Altium Designer 软件 PCB 设计规则介绍

规则作用：确保 PCB 设计的正确性、可靠性和高效性。

规则分类：电气规则、布线规则、阻焊规则、平面规则等。

规则设置：通过 DRC（设计规则检查）管理器进行规则设置和管理。

3. 重点难点

重点

(1) 熟练掌握原理图设计的基本步骤和技巧。

(2) 理解 PCB 设计流程中的各个环节及其重要性。

(3) 熟悉 Altium Designer 软件中 PCB 设计规则的设置和应用。

难点

(1) 原理图设计中元件符号的选择和连接关系的准确描述。

(2) PCB 布局布线中考虑的因素众多，需要综合权衡和优化。

(3) Altium Designer 软件中 PCB 设计规则的复杂性和灵活性，需要深入理解并灵活运用。

4. 基本要求

(1) 学生应能够独立完成原理图的设计，包括元件的选择、连接关系的建立、注释的添加等。

(2) 学生应了解 PCB 设计的基本流程和要点，能够参与或独立完成简单的 PCB 设计任务。

(3) 学生应熟悉 Altium Designer 软件中 PCB 设计规则的设置和应用，能够根据实际需求进行规则的设置和调整。

5. 教学方法

理论讲授

通过 PPT、视频等多媒体手段介绍原理图设计的基本知识和技巧、PCB 设计的基本流程和要点以及 Altium Designer 软件中 PCB 设计规则的设置和应用。

实践操作

- (1) 安排学生使用原理图设计软件（如 Altium Designer）进行原理图设计的实践操作，包括元件的选择、连接关系的建立、注释的添加等。
- (2) 安排学生使用 PCB 设计软件（如 Altium Designer）进行 PCB 设计的实践操作，包括 PCB 布局布线、规则设置等。

案例分析

- (1) 分析典型的原理图设计案例，讨论其设计思路、优点和不足。
- (2) 分析典型的 PCB 设计案例，讨论其设计流程、规则设置、布局布线等方面的考虑和优化方法。

第三章 NI Multisim 介绍

该章节对应课程教学分目标 2，对应课程育人分目标 4.2

1. 教学内容

- 3.1 NI Multisim 的发展历程介绍
- 3.2 NI Multisim 用户界面介绍
- 3.3 NI Multisim 的原理图介绍
- 3.4 NI Multisim 电路仿真介绍

2. 知识要点

- (1) NI Multisim 的发展历程

NI Multisim 源于 20 世纪八十年代末加拿大图像交互技术公司（IIT）推出的 EWB（Electronics Workbench）软件。

1996 年，EWB 进入中国，并推出 EWB 5.0 版本，受到广泛欢迎。

随后，IIT 公司对 EWB 进行升级，将专门用于电子电路仿真的模块改名为 Multisim。

2005 年，IIT 公司隶属于美国 NI 公司，并于同年 12 月推出 Multisim 9。

目前，Multisim 最新版本为 14.2，拥有丰富的仿真分析能力和友好的用户界面。

- (2) NI Multisim 用户界面

用户界面包含菜单栏、工具栏、工作区域、电子表格视图、状态栏及项目管理器等部分。

工具栏中包括组件工具栏、标准工具栏、主工具栏、放置探测器工具栏、仿真工具栏等，方便用户快速操作。

- (3) NI Multisim 的原理图

Multisim 允许用户通过图形输入方式设计电路原理图。

提供了丰富的元器件库，包括电源、基本元器件、二极管、晶体管、模拟元器件、数字元器件等。

用户可以方便地添加、编辑和删除元器件，以及调整元器件之间的连接关系。

- (4) NI Multisim 电路仿真

Multisim 具有强大的电路仿真能力，可以对数字电路、模拟电路以及模拟/数字混合电路进行仿真。

用户可以通过虚拟仪器对电路进行测试和分析，如示波器、万用表等。

仿真结果可以实时显示，帮助用户验证电路设计的正确性和性能。

3. 重点难点

重点：

- (1) 掌握 NI Multisim 的发展历程和用户界面结构，了解各部分的功能和使用方法。
- (2) 熟悉 Multisim 的元器件库和原理图设计流程，能够独立完成原理图的设计。
- (3) 掌握 Multisim 的电路仿真功能，了解仿真步骤和注意事项。

难点：

- (1) Multisim 的用户界面和功能较为丰富，需要一定时间去熟悉和掌握。
- (2) 原理图设计中元器件的选择和连接关系的建立需要一定的电子学知识和实践经验。
- (3) 电路仿真中需要设置合适的仿真参数和分析条件，以获取准确的仿真结果。

4. 基本要求

- (1) 学生应了解 NI Multisim 的发展历程和基本功能，掌握其用户界面和操作方法。
- (2) 学生应熟悉 Multisim 的元器件库和原理图设计流程，能够独立完成简单的原理图设计任务。
- (3) 学生应掌握 Multisim 的电路仿真功能，能够设置合适的仿真参数和分析条件，获取准确的仿真结果，并对仿真结果进行分析和解释。

5. 教学方法

理论讲授：

- (1) 详细介绍 NI Multisim 的发展历程、基本功能、用户界面和操作方法。
- (2) 讲解 Multisim 的元器件库、原理图设计流程和电路仿真功能。

案例分析：

- (1) 分析典型的电路设计案例，讨论其设计思路、实现方法和仿真结果。
- (2) 引导学生思考如何改进和优化电路设计，提高电路性能和可靠性。

四、实践教学内容

1. 课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	认识实验	利用 Altium Designer 和 NI Multisim 设计软件，创建工程，验证简单实例，并对结果进行仿真验证。	第二章	4	验证性	简要介绍 Altium Designer 和 NI Multisim 软件，指出 EDA 软件普遍由国外软件垄断。	熟悉 Altium Designer 和 NI Multisim 软件的基本操作，掌握其使用方法。	1
2	电路设计与仿真实验 1	利用 EDA 设计软件，构建直流分析、交流小信号分析等电路，设置电路参数，并对结果进行	第三章	4	设计性	采用 EDA 软件实现不同功能电路的仿真分析，鼓励学生具体问题具体分析。	掌握用 EDA 软件进行不同功能电路设计与分析的方法。	2

		仿真分析。						
3	电路设计与仿真实验 2	利用 EDA 设计软件, 构建傅里叶分析、参数扫描分析等电路, 设置电路参数, 并对结果进行仿真分析。	第三章 4		设计性	采用 EDA 软件实现不同功能电路的仿真分析, 鼓励学生具体问题具体分析。	掌握用 EDA 软件进行不同功能电路设计与分析的方法。	2
4	电路设计与仿真实验 3	利用 EDA 设计软件, 构建噪声分析、蒙特卡罗分析等电路, 设置电路参数, 并对结果进行仿真分析。	第三章 4		设计性	采用 EDA 软件实现不同功能电路的仿真分析, 鼓励学生具体问题具体分析。	掌握用 EDA 软件进行不同功能电路设计与分析的方法。	3
5	电路原理图设计实验	利用 EDA 设计软件, 对电路原理图进行设计, 并完成原理图的绘制与检查。	第二章 4		设计性	采用 EDA 软件实现不同功能电路的仿真分析, 鼓励学生具体问题具体分析。	掌握原理图绘制流程, 并利用 EDA 软件完成原理图的设计、绘制及检查。	3
6	印制电路板设计实验	利用 EDA 设计软件, 对 PCB 板进行设计, 完成 PCB 板的绘制与检查, 并生成加工文件。	第二章 4		设计性	对实验出现问题进行分析解决, 提高解决问题的能力。	掌握 PCB 板绘制流程与设计规则, 并利用 EDA 软件完成 PCB 板的设计、绘制及检查。	3

五、学时分配

序号	章节名称	学时分配 (共 24 学时)
1.	第一章 EDA 技术的概述	2
2.	第二章 原理图设计、PCB 设计以及 AD 软件	3
3.	第三章 NI Multisim 介绍	3
4.	课程实验 1	4
5.	课程实验 2	4
6.	课程实验 3	4
7.	课程实验 4	4
8.	课程实验 5	4
9.	课程实验 6	4

六、考核方式

EDA 应用技术课程为集成电路设计与集成系统专业主干课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

1. 课堂学习讨论及课后反馈表现（40%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
作业测评，共 10 分。	作业应按要求完成全部内容，包含所有必要的部分。答案应正确无误，理解问题本质，采用正确方法解题。答案应有清晰的逻辑结构，合理组织思路和论证。（10 分）	1、2、3	3.2、5.2、10.1
实验报告，共 30 分。	实验名称应正确无误，实验目的应明确、清晰。实验原理叙述应简洁完整、重点突出，依据正确。（10 分）	1、2、3	3.2、5.2、10.1
	实验内容及步骤应清楚，步骤简洁扼要，顺序正确。数据处理及结果应包含原记录重新制表抄写、数据计算及结果讨论。（10 分）	2、3	5.2、10.1

2. 结果性考核（60%）

闭卷考试

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试，共 100 分。	考查学生对 EDA 技术概念与应用的理解，评价 EDA 软件操作技能的熟练度，以及理解 EDA 在电路设计与制造中的关键作用。试卷应全面覆盖这些知识点，确保评价公正客观。（30 分）	1	3.2
	考察学生针对具体设计问题，能够绘制系统框图草图，初选方案，搭建单元电路、参数计算和器件选择，绘制单元电路图，进行单元电路调试，记录各单元电路关键点数据、波形，并与理论推导或计算进	2	5.2

	行比较分析的能力。(50分)		
	考查学生对针对集成电路领域芯片测试方向的复杂工程问题,选择与使用恰当的技术、资源、现代工程工具和信息技术工具,对其进行的预测与模拟。试卷将全面覆盖这些知识点,确保评价全面、准确。(20分)	3	10.1

七、参考书目及学习资料

1.推荐教材:

《Multisim 电路设计与仿真——基于 Multisim14.0 平台》,赵全利主编,机械工业出版社,2022年

《基于 NI Multisim 的电子电路计算机仿真设计与分析(第3版)》,黄智伟编著,电子工业出版社,2017年。

《电子线路 CAD 实用教程——基于 Protel 99 SE 平台(第五版)》,潘永雄等编著,西安电子科技大学出版社,2016年

2.参考书目与文献:《电路仿真与 PCB 设计》,崔岩松、黄建明、赵同刚编著,清华大学出版社,2019年。

制定人:巫君杰

审定人:张黎可

批准人:王伟

2024年8月

《固体物理与半导体物理》课程教学大纲

一、课程基本信息

课程名称（中文）	固体物理与半导体物理				
课程名称（英文）	Solid State Physics & Semiconductor Physics				
课程类别 ¹	专业主干课	课程性质 ²	必修	特殊课程类型 ³	
授课学期	4	学分	3	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	48	48	0	0	0
适用专业	集成电路设计与集成系统				
选用教材	《半导体物理学》，刘恩科，朱秉升，罗晋生等，电子工业出版社，2023年				
开课单位	集成电路科学与工程学院				
先修课程	高等数学 I、大学物理				
后续课程	微电子器件基础				
课程简介 (不少于 500 字)	<p>课程基本定位：《固体物理与半导体物理》是集成电路设计与集成系统专业的一门学科主干课。为学生提供了半导体物理的基本原理、结构、特性及应用等方面的系统知识，是后续专业课程学习和从事电子科学技术领域工作的重要基础。</p> <p>核心学习结果：本课程旨在使学生理解半导体材料的基本性质、PN 结原理、各类半导体器件（如 PN 结、晶体管等）的工作原理与特性，以及它们在电子系统中的应用。通过本课程的学习，学生将能够掌握半导体器件的基本分析方法和设计原则，为后续深入学习集成电路设计、微电子制造工艺等高级课程打下坚实基础。</p> <p>主要教学方法：多媒体教学：利用多媒体课件、图片、动画和视频等教学资源，使抽象的理论知识更加直观易懂，提高学生的学习兴趣和理解能力。讲授与互动讨论：通过教师的讲解，结合学生的互动讨论，加深对课程内容的理解和记忆。同时，鼓励学生提问和分享观点，促进思维的碰撞和知识的内化。</p>				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 建立固体物理学基本的概念和理论框架, 掌握半导体的基本物理性质, 如半导体的晶格结构、能带结构, 杂质和缺陷能级, 费米能级和载流子浓度, 载流子的统计分布、非平衡载流子, 探讨半导体在热平衡态和非平衡态下所发生的物理过程、规律以及相关应用。	指标点 1.2: 能够运用数学、自然科学、计算和工程科学基本概念、基本理论和基本方法对实际问题进行数学建模并求解。	指标点 1.1: 心怀梦想, 在困难面前能保持乐观心态, 化压力为动力
2.	课程目标 2: 掌握半导体器件的基本特性, 如半导体的导电性、PN 结、金属和半导体的接触、半导体 MIS 结构, 应用简单的模型定性说明基础理论, 并能作简单的数学处理, 掌握半导体物理特性的计算方法, 如载流子的迁移率等。	指标点 2.1: 能够运用数学、自然科学和工程科学的基本原理, 认识与判断集成电路领域复杂工程问题中的关键环节。	指标点 6.1: 努力学习科学文化知识, 扩大知识储备, 能独立理性思考问题
	课程目标 3: 掌握半导体中几种常见晶体结构, 例如金刚石结构、闪锌矿结构、纤锌矿结构等; 掌握半导体中能带的形成, 半导体中电子的状态和能带特点; 掌握有效质量的概念。能够利用上述知识点解决复杂工程问题。	指标点 3.2: 能够针对集成电路设备和系统的特定需求, 包括信息采集、存储和处理等, 完成设备和系统单元 (部件) 的方案设计。	指标点 8.2: 具有民族认同感和自豪感, 为民族复兴贡献自己的力量

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

第一章 半导体中的电子状态

该章节对应课程目标 1, 对应思政指标点 1.1。

1. 教学内容

对半导体中的电子状态进行概述。具体内容包括:

- (1) 半导体的晶格结构和结合性质, 特别是金刚石结构和闪锌矿结构的区别;
- (2) 半导体中的电子状态和能带;
- (3) 半导体中电子的运动有效质量;
- (4) 本征半导体的导电机构空穴;
- (5) 硅、锗等 III-V 族化合物半导体的能带结构;

2. 知识要点

(1) 半导体的基本概念、晶格、晶胞、金刚石结构的特点、闪锌矿结构的特点、纤锌矿结构的特点以及三个晶格结构的结合性质。

(2) 能带理论、能带的形成、电子在晶体中的共有化运动，以及价带、导带和禁带。

(3) 能带对电子运动的影响、有效质量的形成、有效质量的含义和特点、半导体中电子的运动速度和加速度的特点。

(4) 空穴的概念和特点、空穴的形成、空穴导电机制、半导体本征激发的特点。

(5) 直接禁带半导体和间接禁带半导体

3. 重点难点

重点：金刚石结构、闪锌矿结构和纤锌矿结构的特点和区别、晶胞的特点和含义、本征激发的特点、能级与能带的区别。

难点：能带与共有化运动的关系，有效质量的含义、电子和空穴的导电机制、晶体中电子出现的概率。

4. 基本要求

(1) 掌握半导体的几种常见晶体结构，

(2) 掌握半导体中能带的形成，半导体中电子的状态和能带特点

(3) 掌握有效质量的概念。

(4) 掌握本征半导体的导电机制

(5) 了解 Si、Ge 和 GaAs 的能带结构

5. 教学方法

讲授与多媒体展示、互动讨论。

第二章 半导体中杂质和缺陷能级

该章节对应课程目标 1，对应思政指标点 1.1。

1. 教学内容

(1) 硅、锗晶体中的杂质能级。

(2) III-V 族化合物中的杂质能级

(3) 缺陷、位错能级

2. 知识要点

(1) 杂质的分类和特点、施主杂质和受主杂质的特点与区别、杂质能级。

(2) N 型半导体和 P 型半导体的特点和区别、施主能级和受主能级、载流子的来源、不同类型半导体中电子和空穴的关系、杂质补偿的概念和原理、深能级杂质的特点。

(3) 缺陷的类别和作用、缺陷对半导体能带的影响。

3. 重点难点

重点：施主杂质和受主杂质的特点与区别、N 型半导体和 P 型半导体的形成、不同类型半导体中电子和空穴的关系。

难点：施主能级和受主能级的特点、杂质补偿作用的特点。

4. 基本要求

(1) 掌握半导体中的杂质能级、

(2) 掌握 N 型半导体和 P 型半导体的形成机制

(3) 了解固体中缺陷与位错能级。

5. 教学方法

讲授与多媒体展示、互动讨论。

第三章 PN 结

该章节对应课程目标 2，对应思政指标点 6.1

1. 教学内容

- (1) 状态密度。
- (2) 费米能级和载流子的统计分布。
- (3) 本征半导体的载流子浓度。
- (4) 杂质半导体的载流子浓度。
- (5) 一般情况下的载流子统计分布
- (6) 简并半导体

2. 知识要点

- (1) 状态密度的概念和表达式、有效状态密度、状态密度的特点。
- (2) 平衡态、费米分布函数 $f(E)$ 的物理意义、费米能级 E_F 、费米分布函数和玻尔兹曼分布的特点和区别、电子和空穴的浓度一般表达式
- (3) 本征半导体中载流子的分布特点、费米能级位置。
- (4) 不同温度下 N 型和 P 型半导体中载流子的分布特点、费米能级位置；电中性方程；强电离区和本征激发区的区别。
- (5) 具有杂质补偿作用半导体中的载流子分布特点
- (6) 简并半导体和非简并半导体的特点和区别、费米能级位置与简并非简并的关系

3. 重点难点

重点：状态密度的特点；费米分布函数 $f(E)$ 的物理意义；费米分布函数和玻尔兹曼分布的特点和区别；简并半导体和非简并半导体的特点和区别。

难点：费米能级 E_F 的含义；N 型和 P 型半导体中载流子的分布特点。

4. 基本要求

- (1) 掌握费米能级和载流子的统计分布和计算方法；
- (2) 了解本征半导体、杂质半导体的载流子浓度分布，以及一般情况下的载流子统计分布；
- (3) 了解简并半导体的性质。

5. 教学方法

讲授与多媒体展示、互动讨论。

第四章半导体的导电性

该章节对应课程目标 2、3，对应思政指标点 6.1、8.2

1. 教学内容

- (1) 载流子的漂移运动和迁移率。
- (2) 载流子的散射。
- (3) 迁移率与杂质浓度和温度的关系。
- (4) 电阻率及其与杂质浓度和温度的关系。
- (5) 玻耳兹曼方程
- (6) 强电场下的效应、热载流子

2. 知识要点

- (1) 漂移运动的概念、迁移率、电导率和迁移的关系、不同类型半导体中的电导率。
- (2) 散射的内在原因和机构、电离杂质散射和电离杂质散射的特点和区别、声子的概念和特点。
- (3) 散射几率、电子迁移率和空穴迁移率的关系、迁移率与杂质浓度和温度的关系。
- (4) 电阻率与迁移率的关系、电阻率与杂质浓度和温度的关系。

3. 重点难点

重点：漂移运动的特点、迁移率的物理含义、不同类型半导体中的散射类型和特点。

难点：电离杂质散射和电离杂质散射与温度的关系、电导率和迁移率的关系、声子的概念。

4. 基本要求

- (1) 了解半导体中的主要散射机制和电导率的主要影响因素；
- (2) 掌握半导体电导率的计算方法及与杂质浓度和温度的关系；
- (3) 了解玻尔兹曼方程和耿氏效应。

5. 教学方法

讲授与多媒体展示、互动讨论。

第五章非平衡载流子

该章节对应课程目标 3，对应思政指标点 8.2

1. 教学内容

- (1) 非平衡载流子的注入与复合及其寿命。
- (2) 准费米能级。
- (3) 复合理论
- (4) 陷阱效应
- (5) 载流子的扩散运动
- (6) 载流子的漂移扩散、爱因斯坦关系式
- (7) 连续性方程式
- (8) 硅的少数载流子寿命与扩散长度

2. 知识要点

(1) 非平衡状态的概念和特点、光注入产生非平衡载流子的特点、非平衡少子的特点、非平衡载流子的注入和复合过程、寿命的概念及物理含义。

- (2) 准费米能级的形成、多子和少子准费米能级的特点、准费米间距的物理含义。
- (3) 复合类型和特点、直接复合与间接复合的特点、复合中心。
- (4) 陷阱效应的概念和特点。
- (5) 扩散运动的概念、与漂移运动的区别、扩散长度。
- (6) 爱因斯坦关系式的含义。
- (7) 电子和空穴的连续性方程、不同条件下的连续性方程。

3. 重点难点

重点：非平衡少子、非平衡载流子寿命的概念、多子和少子准费米能级的特点、扩散方程。

难点：准费米间距的物理含义、复合中心和陷阱中心的区别、不同条件下的连续性方程。

4. 基本要求

- (1) 理解准费米能级的物理意义和作用。
- (2) 了解非平衡状态下载流子的运动规律，尤其是连续性方程式的意义和应用。

5. 教学方法

讲授与多媒体展示、互动讨论。

第六章 PN 结

该章节对应课程目标 2、3，对应思政指标点 6.1、8.2

1. 教学内容

- (1) PN 结及其能带图。
- (2) PN 结电流电压特性。
- (3) PN 结电容。
- (4) PN 结击穿。
- (5) PN 结隧道效应。

2. 知识要点

(1) 平衡 PN 结的概念、形成过程及能带图、空间电荷区特点；平衡 PN 结内建电势的概念及推导过程；平衡 PN 结载流子浓度分布特点。

(2) 理想 PN 结的概念；PN 结正向特性、反向特性、伏安特性；PN 结伏安特性的影响因素。

(3) PN 结空间电荷区中的电场；PN 结的雪崩击穿和隧道击穿及击穿电压的影响因素。

(4) PN 结的势垒电容和扩散电容。。

(5) 隧道效应的概念和特点。

3. 重点难点

重点：平衡 PN 结的能带图及空间电荷区特点；PN 结伏安特性及其影响因素；PN 结空间电荷区中的电场；PN 结的雪崩击穿和隧道击穿及击穿电压的影响因素；PN 结的势垒电容和扩散电容。

难点：平衡 PN 结内建电势的概念及推导过程；平衡 PN 结载流子浓度分布特点。

4. 基本要求

- (1) 掌握 PN 结的物理特性以及能带图；掌握 PN 结接触电势差的计算；
- (2) 掌握 PN 结的电流电压 PN 结电容的意义和计算；
- (3) 理解 PN 结的击穿机制和隧道效应。

5. 教学方法

讲授与多媒体展示、互动讨论。

第七章 金属和半导体的接触

该章节对应课程目标 2、3，对应思政指标点 6.1、8.2

1. 教学内容

- (1) 金属半导体接触及其能级图
- (2) 金属半导体接触整流理论
- (3) 少数载流子的注入和欧姆接触

2. 知识要点

(1) 真空能级和功函数的概念、电子阻挡层、电子反阻挡层、空穴阻挡层、空穴反阻挡层。

- (2) 整流接触的概念及特点。
- (3) 欧姆接触的特点及形成原理。

3. 重点难点

重点：整流接触的概念欧姆接触的特点及形成原理。

难点：电子阻挡层、电子反阻挡层、空穴阻挡层、空穴反阻挡层的特点与区别。

4. 基本要求

- (1) 掌握金属半导体接触的物理特性和能带图；
- (2) 掌握金属半导体接触电势差的计算；
- (3) 理解金属半导体接触整流理论，掌握欧姆接触的形成条件；
- (4) 理解肖特基势垒二极管的工作原理以及与 pn 结二极管的异同。

5. 教学方法

讲授与多媒体展示、互动讨论。

第八章 半导体表面与MIS结构

该章节对应课程目标 2、3，对应思政指标点 6.1、8.2

1. 教学内容

- (1) 表面电场效应
- (3) MIS 结构的 C-V 特性

2. 知识要点

(1) MIS 结构的特点、不同偏压下的 MIS 结构能带图；多子堆积、多子耗尽和少子反型的特点和区别。。

- (2) 电容-电压特性。

3. 重点难点

重点：MIS 结构能带图的特点。

难点：多子堆积、多子耗尽和少子反型的区别。

4. 基本要求

- (1) 理解表面态的形成机制和表面电场效应、掌握表面势和表面电导计算方法。
- (2) 掌握 MIS 结构的电容-电压特性，了解表面电场对 pn 结特性的影响。

5. 教学方法

讲授与多媒体展示、互动讨论。

四、学时分配

序号	章节名称	学时分配 (共 48 学时)
1.	半导体中的电子状态	8
2.	半导体中杂质和缺陷能级	4
3.	半导体中载流子的统计分布	10
4.	半导体的导电性	8
5.	非平衡载流子	6
6.	PN 结	6
7.	金属和半导体的接触	4

8.	半导体表面与MIS结构	2
----	-------------	---

六、考核方式

《固体物理与半导体物理》为集成电路设计与集成系统专业必修课,课程考核方式包括:过程性考核(30%,含课程参与15%+作业测评15%)+结果性考核(70%)。

1. 过程性考核(30%)

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课程参与 15%	参与度:主动参与各种课程活动,对讨论、项目或任务表现出高度的兴趣和热情。(5分)	1、2、3	1.2、2.1、3.2
	贡献度:按时完成分配的任务,并达到一定的质量标准。(10分)		
作业测评 15%	按时完成教师布置的等数量作业题目答题,有答题或计算过程和结论。(15分)	1、2、3	1.2、2.1、3.2

2. 结果性考核(70%)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试(70%)	考核对杂质半导体及散射的基本物理概念与专有名词的定义及物理意义。(20分)	1	1.2
	考核PN结基本结构与工作原理,载流子浓度及费米能级的分布;考不同类型半导体的电中性方程;考电导率和连续性方程。(60分)	2	2.1
	考核本课程重要公式及其应用、常见半导体器件的工作特性的推导方法,能利用这些公式解决实际问题。(20分)	3	3.2

七、参考书目及学习资料

- 1.推荐教材:《半导体物理学》,刘恩科,朱秉升,罗晋生等,电子工业出版社,2023年。
- 2.参考书目与文献:《电子工程物理基础》,唐洁影,电子工业出版社,2016年。
《固体物理基础》,阎守胜,北京大学出版社,2000年。

《半导体物理与器件(第 4 版)》，尼曼(Donald H. Neamen)著，赵毅强等译，电子工业出版社，2013 年.

3.在线学习资源：中国大学 MOOC(慕课)半导体物理
<https://www.icourse163.org/course/UESTC-1002327010>

制定人：于庆南

审定人：张黎可

批准人：余耀

2024 年 8 月

《高频电子线路》课程教学大纲

一、课程基本信息

课程名称（中文）	高频电子线路				
课程名称（英文）	High Frequency Electronic Circuit				
课程类别 ¹	专业主干课	课程性质 ²	必修	特殊课程类型 ³	无
授课学期	第4学期	学分	3	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	48	32	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《通信电子线路(第3版)》，严国萍主编，科学出版社，2020年				
开课单位	集成电路科学与工程学院				
先修课程	电路分析基础、模拟电子线路				
后续课程	模拟集成电路设计、射频集成电路设计				
课程简介 (不少于500字)	<p>课程基本定位：（描述课程在专业人才培养中的地位）</p> <p>《高频电子线路》是集成电路设计与集成系统专业的必修课程，在人才培养方案中属于专业主干课程模块，是专业核心课程。</p> <p>核心学习结果：（体现课程的核心教学目标）</p> <p>本课程的教学目的是使学生掌握通信系统中基本高频电路的电路构成、电路功能、工作原理和分析方法。以无线通信收发系统为主线讲授高频电路模块的工作特性和分析方法，提高学生运用工程近似的观点和高等数学知识对高频电路进行分析的理论水平，培养学生理论联系实际的能力，从而增强学生分析和解决实际电路问题的能力。同时也为专业课和其它电子信息学科的学习打下必要的理论基础。</p> <p>主要教学方法：</p> <p>通过课堂讲解基本内容、讨论典型例题、课内实验和学生课下阅读思考、作业练习、阶段测试，使学生在掌握电路理论知识的基础上对高频电子线路分析和电路计算方面的一些问题有一定的独立思考能力。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标1: 理解高频电子线路的基本概念、工作原理及分析方法，包括信号的产生、调制、解调、放大与传输等关键技术。具备将高频电子线路抽象为数学模型的能力，能够运用傅里叶变换、拉普拉斯变换等数学工具分析高频电路性能，掌握高频滤波器、振荡器、混频器等关键电路的设计与应用。	指标点 1.3 能够将专业基础知识与数学、自然科学、计算方法综合运用用于集成电路领域专业工程问题的推演和分析。	指标点 1.2 以辩证唯物主义和历史唯物主义的世界观认识和改造客观世界。 指标点 3.2 在自己的岗位上尽职尽责，为社会的进步贡献力量。 指标点 6.1 努力学习科学文化知识，扩大知识储备，能独立性思考问题。 指标点 7.2 关心公共事务，保护大众利益，为班级进步和发展贡献力量。
2.	课程目标2: 建立工程观点和实践观念，能够依据电路等基本原理和优化设计方法，综合运用所学知识，建立器件特性与系统特性的关联、局部电路与总体电路的关联，分析解决电路中复杂工程问题，具备一定的解决复杂问题的能力。在了解与电路相关的技术标准基础上，完成系统电路的设计与优化，并能从工程角度估算电路性能。	指标点 3.2 能够针对集成电路设备和系统的特定需求，包括信息采集、存储和处理等，完成设备和系统单元（部件）的方案设计。	
3.	课程目标3: 理解高频电子电路的工作原理，根据具体实验方案搭建实验系统、检查和排除实验电路故障，验证实验对应的电路理论，获取实验数据，并能够根据所学的电路理论判断所获取的实验数据的正确性，并能够理解其局限性。	指标点 5.1 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法，并理解其局限性。	

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 绪论

该章节对应课程目标 2，对应思政指标点 1.2、3.2、6.1、7.2。

1. 教学内容

对通信系统的组成及发展历程进行概述。具体内容包括：

- 1)通信系统的组成；
- 2)模拟通信系统和数字通信系统的组成和区别；
- 3)本课程的学习目的、任务、特点以及学习本课程的基本要求。

2. 知识要点

- 1)通信系统的组成：信源、发送设备、信道、接收设备、输出变换器。
- 2)不同信道、电磁波及它们的特点：有线信道、无线信道，地波、天波、空间波
- 3)模拟通信系统与数字通信系统的区别：抗干扰能力、系统复杂度、保密性、频带占用。

3. 重点难点

重点：通信系统的组成，发信装置和收信装置的结构，波段划分，通信信道的组成，非线性分析方法。

难点：区分非线性电路，利用非线性分析方法对电路分析。

4. 基本要求

- 1)掌握通信系统的组成(包括发送设备和接收设备)；
- 2)了解信道、波长划分；
- 3)了解模拟通信系统和数字通信系统的区别。

5. 教学方法

视频/阅读拓展、理论讲授、案例分析、随堂测试

第二章 选频网络

该章节对应课程目标 1、2、3，对应思政指标点 1.2、3.2、6.1、7.2。

1. 教学内容

主要讨论串联谐振网络和并联谐振网络的结构、工作原理。具体内容包括：

- 1)谐振电路在通信系统中的作用。
- 2)谐振的概念及谐振条件。
- 3)串、并联谐振网络的定义与组成。
- 4)谐振电路的特性参数。

2. 知识要点

1)串联谐振网络：谐振条件、谐振频率、阻抗特性、电流特性、电压特性、品质因数及其计算方法等。

2)并联谐振网络：谐振条件、谐振频率、导纳特性、电流特性、电压特性、品质因数及其计算方法等。

3. 重点难点

重点：谐振条件与谐振频率、品质因数的概念及其在选频网络中的作用。

难点：1)谐振时的特性曲线，以及在不同频率范围中谐振曲线的特征。

2)不同谐振电路的作用和影响。

4. 基本要求

- 1)掌握串联谐振和并联谐振网络的基本概念、谐振条件、谐振频率及特性分析方法。
- 2)能够熟练运用公式计算谐振频率、品质因数等关键参数。
- 3)通过实验和仿真，加深对谐振电路原理的理解和应用。

5. 教学方法

理论讲授、随堂测试、案例分析、小组讨论、实验验证

第三章 高频谐振小信号放大器

该章节对应课程目标 1、2、3，对应思政指标点 1.2、3.2、6.1、7.2。

2. 教学内容

主要介绍了高频谐振小信号放大器的相关内容，包括其结构、工作原理、性能分析以及稳定性问题等。具体内容包括：

- 1)高频小信号谐振放大器的概述：包括其定义、功用（不失真地放大高频小信号，并实现选频滤波）、分类（按频带宽度、有源器件分类）及主要要求（增益高、选择性好、工作稳定可靠、噪声系数小、动态范围大）。
- 2)晶体管的高频等效电路：介绍了混 π 等效电路和 Y 参数等效电路，以及它们在高频应用中的特点和计算方法。
- 3)单级单调谐高频小信号放大器的典型电路：包括 L,C 回路集极负载的电路结构、交流等效电路、高频等效电路及其分析方法。
- 4)放大器性能分析：包括电压放大倍数、功率放大倍数、谐振频率、带宽和矩形系数的计算。
- 5)高频谐振放大器的稳定性：分析了放大器不稳定的原因，并提出了中和法、失配法等

提高稳定性的方法。

- 6)多级谐振放大器：介绍了多级单调谐放大器和双调谐回路谐振放大器的结构和工作原理。

2. 知识要点

- 1)高频小信号谐振放大器的定义和分类：理解其基本概念，熟悉按频带宽度和有源器件的分类。
- 2)晶体管的高频等效电路：掌握混 π 等效电路和Y参数等效电路的原理和应用，了解Y参数与混 π 参数间的关系。
- 3)单级单调谐高频小信号放大器的典型电路：熟悉L,C回路集极负载的电路结构，能够画出交流等效电路和高频等效电路。
- 4)放大器性能参数的计算：掌握电压放大倍数、功率放大倍数、谐振频率、带宽和矩形系数的计算方法。
- 5)放大器的稳定性：理解放大器不稳定的原因，掌握中和法和失配法等提高稳定性的方法。

3. 重点难点

- 重点：1)高频小信号谐振放大器的定义、分类及主要要求。
2)晶体管的高频等效电路（特别是Y参数等效电路）及其应用。
3)单级单调谐高频小信号放大器的典型电路及其分析方法。
4)放大器性能参数的计算方法。
- 难点：1)晶体管高频等效电路中的参数变化及其对放大器性能的影响。
2)放大器稳定性的分析及提高稳定性的方法。
3)多级谐振放大器的结构和工作原理

4. 基本要求

- 1)掌握高频谐振小信号放大器的基本概念、分类、工作原理及性能分析方法。
- 2)能够根据给定的电路参数，计算放大器的电压放大倍数、功率放大倍数、谐振频率、带宽和矩形系数等性能指标。
- 3)分析放大器的不稳定原因，并提出有效的稳定性改进措施。
- 4)通过实验和仿真，加深对高频谐振小信号放大电路原理的理解和应用。

5. 教学方法

理论讲授、随堂测试、案例分析、小组讨论、实验验证

第四章 高频谐振功率放大器

该章节对应课程目标 1、2、3，对应思政指标点 1.2、3.2、6.1、7.2。

1. 教学内容

主要涉及高频谐振功率放大电路的结构、工作原理、性能特点、分析方法以及实际应用等方面。具体内容包括：

- 1)谐振功率放大器的概述：介绍谐振功率放大器的定义、功用（主要用于发射机的末级，放大高频大信号以获取足够大的发射功率）、分类（按晶体管工作状态可分为甲类、乙类、甲乙类、丙类等）及其与非谐振功率放大器的比较。
- 2)电路结构与工作原理：详细讲解高频谐振功率放大器的电路组成，包括电源及静态偏置、晶体管、LC谐振回路和输入激励信号等部分，并阐述其在丙类（或丁类）工作状态下的工作原理。
- 3)性能特点与指标：分析谐振功率放大器的输出功率、效率、非线性失真等性能指标，并讨论这些指标之间的关系及影响因素。

2. 知识要点

- 1)谐振功率放大器的定义与分类：理解其基本概念，熟悉按晶体管工作状态的不同分类。
- 2)电路结构与组成：掌握高频谐振功率放大器的各个组成部分及其功能，特别是LC谐振回路在选频和匹配负载中的作用。
- 3)工作原理：理解丙类（或丁类）工作状态下的工作原理，包括集电极电流波形、谐振

- 回路对电流波形的滤波作用等。
- 性能特点与指标：熟悉输出功率、效率、非线性失真等性能指标的定义和计算方法，理解它们之间的关系及影响因素。
 - 分析方法：掌握折线近似分析法等工程上常用的近似分析方法，能够应用这些方法对高频谐振功率放大器进行性能分析和计算。

3. 重点难点

- 重点：1) 谐振功率放大器的定义、分类及其与非谐振功率放大器的比较。
2) 电路结构与组成，特别是 LC 谐振回路的作用。
3) 丙类高频功放工作状态下的工作原理。
4) 输出功率、效率、非线性失真等性能指标的计算和分析。
- 难点：1) 丙类工作状态下集电极电流波形的失真及其恢复为正弦波形的原理。
2) 折线近似分析法等近似分析方法的理解和应用。
3) 如何通过调整电路参数来优化谐振功率放大器的性能。

4. 基本要求

- 掌握高频谐振功率放大器的基本概念、分类、工作原理及性能分析方法。
- 根据给定的电路参数，计算谐振功率放大器的输出功率、效率等性能指标。
- 能够分析谐振功率放大器的性能特点，理解各性能指标之间的关系及影响因素，并提出改进性能的措施。
- 通过实验和仿真，加深对高频谐振功率放大电路原理的理解和应用。

5. 教学方法

理论讲授、随堂测试、案例分析、小组讨论、实验验证

第五章 正弦波振荡器

该章节对应课程目标 1、2、3，对应思政指标点 1.2、3.2、6.1、7.2。

1. 教学内容

主要围绕正弦波振荡器展开，详细讲解了高频电子线路中正弦波振荡器的结构、工作原理、分类、性能指标及其在高频应用中的重要性。具体内容包括：

- 正弦波振荡器的基本定义与功能：介绍振荡器的基本概念和功能，即无需外部激励信号，自身能将直流电能转换为一定频率、波形和振幅的交流电能。
- 正弦波振荡器的分类：包括 RC 振荡器、LC 振荡器、晶体振荡器和负阻型振荡器等，并详细介绍各类振荡器的特点和适用场景。
- 正弦波振荡器的组成与工作原理：详细分析振荡器的主要组成部分（如放大电路、选频网络、反馈网络和稳幅电路）及其工作原理。
- 高频应用中的正弦波振荡器：探讨高频振荡器在通信、控制、测量等领域的应用，以及其对频率稳定度、振幅稳定性和波形非线性失真的要求。
- 振荡器的性能指标：包括振荡频率、频率稳定度、振荡幅度和波形失真度等，并讨论影响这些指标的因素及改善措施。

2. 知识要点

- 正弦波振荡器的基本原理：理解振荡器如何通过正反馈机制实现自激振荡。
- 振荡器的组成部分：掌握放大电路、选频网络、反馈网络和稳幅电路的作用及设计方法。
- 振荡器的起振条件与平衡条件：理解振幅条件和相位条件，以及如何通过电路参数调整满足这些条件。
- 振荡器的分类与特点：熟悉 RC 振荡器、LC 振荡器、晶体振荡器和负阻型振荡器的优缺点及适用场景。
- 振荡器的性能指标与影响因素：了解频率稳定度、振幅稳定性和波形失真度的定义及改善方法。

3. 重点难点

- 重点：1) 正弦波振荡器的工作原理：掌握正反馈机制如何实现自激振荡。

2)振荡器的起振条件与平衡条件：理解并能运用振幅条件和相位条件分析振荡器的起振与平衡过程。

3)高频振荡器的应用与性能要求：熟悉高频振荡器在通信、控制等领域的应用及其对性能指标的要求。

难点：1)振荡器的稳定性分析：理解并掌握影响振荡器稳定性的因素，如外界干扰、元件参数变化等，并知道如何通过电路设计提高稳定性。

2)非线性环节的分析：理解振荡器中的非线性环节如何影响振幅和相位平衡，以及如何设计稳幅电路以维持等幅振荡。

4. 基本要求

1)理解正弦波振荡器的基本概念、工作原理、分类及性能指标，并能运用所学知识分析具体电路。

2)通过实验掌握振荡器的调试方法，包括起振条件、平衡状态的调整以及性能指标的测试。

5. 教学方法

理论讲授、随堂测试、案例分析、小组讨论、实验验证

第六章 调幅、检波与混频

该章节对应课程目标 1、2、3，对应思政指标点 1.2、3.2、6.1、7.2。

1. 教学内容

主要包括混频电路的基本概念、结构、工作原理、性能指标以及在实际通信系统中的应用。具体内容包括：

1)调幅电路的基本概念、类型、工作原理。

2)混频器的工作原理、类型（如二极管混频器、三极管混频器、场效应管混频器、模拟乘法器混频器等）。

2)混频器的频谱特性、干扰分析。

2. 知识要点

1)调幅电路：不同类型调幅电路的特点与区别，调幅信号的产生与频谱特性，调幅电路的设计原则与实现方法，调幅信号的解调与检波原理

2)混频电路：非线性器件的相乘作用、本地振荡信号的产生与稳定性、选频网络的设计与实现。

3. 重点难点

重点：1)调幅电路的类型与特点：掌握不同类型调幅电路的工作原理及其频谱特性。

2)混频电路的工作原理：理解非线性器件如何实现频率变换，以及选频网络如何选取中频信号。

难点：1)调幅电路的线性度与效率：在保证调幅信号质量的同时，提高调幅电路的线性度和效率。

2)混频电路的干扰抑制：分析混频过程中可能产生的干扰信号，并采取相应的抑制措施深入理解负反馈如何影响电路性能。

4. 基本要求

1)理解混频电路的基本概念、工作原理及性能指标，能够分析相关电路的工作原理和性能特点。

2)通过实验掌握混频电路和调幅电路的设计、调试与测试方法，具备解决实际问题的能力。

5. 教学方法

理论讲授、随堂测试、案例分析、小组讨论、实验验证

第七章 角度调制与解调

该章节对应课程目标 1、2、3，对应思政指标点 1.2、3.2、6.1、7.2。

1. 教学内容

主要围绕角度调制与解调电路的结构、不同类型调角电路的工作原理等内容。具体内容

- 包括：
- 1)角度调制与解调电路的结构：角度调制包括频率调制(FM)和相位调制(PM);角度调制的解调方法主要包括鉴频(FM 解调)和鉴相(PM 解调)。
 - 2)不同类型的调角电路的工作原理：直接调频电路、间接调频电路、相位调制电路。

2. 知识要点

- 1)角度调制的定义与分类：理解角度调制的基本原理，区分频率调制和相位调制。
- 2)角度调制信号的特性：掌握调频波和调相波的数学表达式、波形特点、频谱结构等。
- 3)解调电路的工作原理：了解鉴频器和鉴相器的基本构成和工作原理，掌握从已调波中恢复调制信号的方法。
- 4)调角电路的设计与实现：掌握直接调频电路和间接调频电路的设计原理与实现方法，了解相位调制电路的基本类型与工作原理。

3. 重点难点

- 重点：
- 1)角度调制的定义与特性：理解角度调制的基本原理及其与线性调制的区别。
 - 2)调频波与调相波的频谱特性：掌握调频波和调相波的频谱结构特点及其与调制指数的关系。
 - 3)解调电路的工作原理：理解鉴频器和鉴相器的工作原理及其在解调过程中的应用。
- 难点：
- 1)调频电路的非线性分析：调频过程中，载波频率随调制信号非线性变化，需深入理解其数学模型及频谱特性。
 - 2)解调电路的干扰抑制：解调过程中可能受到各种干扰信号的影响，需掌握有效的干扰抑制措施。

4. 基本要求

理解角度调制与解调的基本原理、特性及性能指标，掌握调频波和调相波的数学表达式及频谱特性。

5. 教学方法

理论讲授、随堂测试、案例分析、小组讨论、实验验证

四、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	LC 谐振电路实验	1. 谐振频率与器件参数的关系； 2. 谐振与失谐电路中参数的变化。	第 2 章	3	验证型		1. 掌握高频实验箱基本使用方法。 2. 熟悉谐振回路的调谐方法及测试方法。	2、3
2	高频小信号调谐放大器实验	1. 谐振频率的调整与测定。 2. 主要技术指标的测定：谐振频率、谐振放大增益 A_V 及动态范围、通频带 $BW_{0.7}$ 、矩形系数 $Kr_{0.1}$ 。	第 3 章	2	验证型	由现象到本质看待小信号谐振放大器，对其工作原理由抽象上升到具体认识。	1. 掌握高频小信号谐振电压放大器的电路组成与基本工作原理。 2. 掌握高频谐振放大器于谐振时各项主要技术指标意义及测试技能。	2、3

3	非线性丙类功率放大器实验	<ol style="list-style-type: none"> 1. 观察高频功率放大器丙类工作状态的现象,并分析其特点 2. 测试丙类功放的调谐特性 3. 测试丙类功放的负载特性 4. 观察激励信号变化、负载变化对工作状态的影响 	第4章	4	验证型	<p>辩证的分析各种振荡器在不同应用条件下的优越性与局限性,用联系和发展的观点看待丙类功放的工作情况。</p>	<ol style="list-style-type: none"> 1. 了解丙类功率放大器的基本工作原理,掌握丙类放大器的调谐特性以及负载改变时的动态特性。 2. 了解高频功率放大器丙类工作的物理过程以及当激励信号变化对功率放大器工作状态的影响。 3. 比较甲类功率放大器与丙类功率放大器的特点。 4. 掌握丙类放大器的计算与设计方法。 	2、3
4	三点式正弦波振荡器	<ol style="list-style-type: none"> 1. 熟悉振荡器模块各元件及其作用。 2. 进行 LC 振荡器波段工作研究。 3. 研究 LC 振荡器中静态工作点、反馈系数以及负载对振荡器的影响。 4. 测试 LC 振荡器的频率稳定度。 	第5章	2	验证型	<p>了解反馈振荡的本质,用矛盾的观点探究振荡的平衡条件和起振条件。</p>	<ol style="list-style-type: none"> 1. 掌握三点式正弦波振荡器电路基本原理,起振条件,振荡电路设计及电路参数计算。 2. 通过实验掌握晶体管静态工作点、反馈系数大小、负载变化对起振和振荡幅度影响。 <p>研究外界条件(温度、电源电压、负载变化)对振荡器频率稳定度影响。</p>	2、3
5	模拟乘法器调幅(AM、DSB、SSB)	<ol style="list-style-type: none"> 1. 实现全载波调幅,改变调幅度,观察波形变化并计算调幅度。 2. 实现抑制载波的双边带调幅波。 3. 实现单边带调幅。 	第6章	3	验证型		<ol style="list-style-type: none"> 1. 掌握用集成模拟乘法器实现全载波调幅、DSB 调幅和音频信号 SSB 调幅方法; 2. 研究已调波与调制信号及载波信号关系。 3. 掌握调幅系数的测量与计算方法。 4. 通过实验对比全载波调幅、DSB 调幅和 SSB 调幅波形 	2、3

6	包络检波及同步检波实验	1. 完成普通调幅波的解调。 2. 观察抑制载波的双边带调幅波的解调。 3. 观察普通调幅波解调中的对角切割失真,底部切割失真以及检波器不加高频滤波时的现象。	第6章	2	验证型	1. 进一步了解调幅波的原理,掌握调幅波的解调方法。 2. 掌握二极管峰值包络检波的原理。 3. 掌握包络检波器的主要质量指标,检波效率及各种波形失真的现象,分析产生的原因并思考克服的方法。 4. 掌握用集成电路实现同步检波的方法。	2、3
---	-------------	---	-----	---	-----	---	-----

注: 1.此表用于实验教学课程;

2.实验类型: 选填“验证性/综合性/设计性/创新”

五、学时分配

序号	章节名称	学时分配 (共 48 学时)
1.	绪论	2
2.	选频网络	8
3.	高频谐振小信号放大器	4
4.	高频谐振功率放大器	6
5.	正弦波振荡器	6
6.	调幅、检波与混频	4
7.	角度调制与解调	2
8.	LC 谐振电路实验	3
9.	高频小信号调谐放大器实验	2
10.	非线性丙类功率放大器实验	4
11.	三点式正弦波振荡器	2
12.	模拟乘法器调幅(AM、DSB、SSB)	3
13.	包络检波及同步检波实验	2

六、考核方式

高频电子线路课程为本专业必修课,课程考核为:

课堂学习讨论及课后反馈表现 (40%, 含课堂学习研讨 10%+作业测评 10%+课内实验 20%) +结果性考核 (60%)。

1. 课堂学习讨论及课后反馈表现 (40%)

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂学习研讨 10%	参与度: 主动参与各种课程活动,对讨论、项目或任务表现出高度的兴趣和热情。(5	1、2	1.3、3.2

	分) 贡献度: 按时完成分配的任务, 并达到一定的质量标准。(5分)		
作业测评 10%	按时完成教师布置的等数量作业题目答题, 有答题或计算过程和结论。(5分)	1、2	1.3、3.2
	作业字迹清楚、答题或计算过程的思路清晰, 结论正确(5分)		
课内实验 20%	实验操作: 对实验电路原理认识清晰, 有正确的实验技术方案; 能够熟练正确使用实验仪器开展实验, 实验过程正确、完整; 能够排除实验过程中的问题, 实验结果正确。(10分)	3	5.1
	实验报告: 对设计过程叙述详细、语言通顺, 条理清楚, 撰写规范; 对实验数据分析合理, 结论正确。(10分)		

2. 结果性考核 (60%)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试 60%	考核对于高频电子线路的组成, 理解发射机、接收机、调制解调器等环节在系统中的作用, 以及如何通过高频电子线路实现信号的传输与处理。(30分)	1、2	1.3、3.2
	考核对谐振电路、高频小信号放大电路、高频功率放大电路、高频振荡电路、信号的调制与解调电路原理及基本电路组成的掌握情况, 利用线性/非线性、微变等效等分析及功能电子线路的数学模型建立的能力。(20分)	1、2	1.3、3.2
	考核对高频电子线路在实际应用中的分析能力和问题解决能力, 能够分析高频电路的性能指标(如增益、通频带、选择性等), 考核其系统结构与系统性能的分析能力, 综合评价系统的性能, 考核其对系统性能估算能力。(10分)	1、2	1.3、3.2

七、参考书目及学习资料

1.推荐教材:

《高频电子线路(第6版)》, 张肃文, 高等教育出版社, 2023年.

2. 参考书目与文献:

《高频电子线路》，高瑜翔、张杰，电子工业出版社，2019年。

《电子技术基础 模拟部分(第七版)》，康华光，高等教育出版社，2021年。

3. 在线学习资源：

国家精品课程 (华中科技大学 MOOC 通信电子线路 黄佳庆)

<https://www.icourse163.org/course/HUST-1003157002>

制定人：王青

审定人：张黎可

批准人：余耀

2024年8月

《集成电路工艺》课程教学大纲

一、课程基本信息

课程名称（中文）	集成电路工艺				
课程名称（英文）	Integrated Circuit Manufacturing Process				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	产教融合
授课学期	第5学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	24	8	0	0
适用专业	集成电路设计与集成系统				
选用教材	《集成电路制造技术——原理与工艺（第3版）》，田丽，等，电子工业出版社，2023年				
开课单位	集成电路科学与工程学院				
先修课程	固体物理与半导体物理				
后续课程	集成电路版图设计				
课程简介 (不少于500字)	<p>课程基本定位：《集成电路工艺》是集成电路设计与集成系统专业的一门主干课和专业核心课。</p> <p>核心学习结果：本课程的教学目的是使学生系统地学习半导体制造工艺所包含的基础理论知识、关键制造技术、设计与模拟、测试与质量控制以及持续学习与创新能力等多个方面。</p> <p>主要教学方法：本课程的教学方法是通过流程图结合漫画或视频等形式，系统介绍半导体制造的整体流程，使学生建立起对半导体制造过程的整体认识，理解各个步骤之间的逻辑关系和相互作用。此外，设计一些与半导体制造工艺相关的项目，让学生分组进行研究和实施。通过项目驱动教学，培养学生的团队协作能力和创新能力。介绍半导体制造工艺的最新技术和发展趋势，如极紫外光刻（EUV）、三维封装等。鼓励学生关注技术前沿，培养他们的前瞻性和创新精神。及时收集学生的反馈意见，对教学方法和内容进行持续改进和优化。需要注重整体把握与分散知识点相结合、理论与实践相结合、多媒体教学与互动教学相结合、注重实践与创新能力培养以及加强师资力量建设等方面。这些教学方法的实施将有助于提高学生的专业素养和实践</p>				

	能力，为半导体制造领域的发展培养更多优秀的人才。
大纲更新时间	2024年8月

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 理解并掌握集成电路制造的整个工艺流程，包括前道、中道和后道工艺，以及各个工艺步骤之间的关系和影响。	指标点 3.1: 能够掌握集成电路领域工程设计的全周期与全流程设计/开发方法和技术，并根据设计目标，确定合适的技术方案。	指标点 1.1: 心怀梦想，在困难面前能保持乐观心态，化压力为动力
2.	课程目标 2: 掌握集成电路制造的基本工艺技术和原理，包括光刻、蚀刻、离子注入、薄膜沉积、清洗、封装和测试等关键步骤。	指标点 3.2: 能够针对集成电路设备和系统的特定需求，包括信息采集、存储和处理等，完成设备和系统单元（部件）的方案设计。	指标点 4.2: 主动参与本国文化活动，积极传播和发扬本国优秀文化 指标点 6.2: 在创新创业实践活动中，探索新思路新技术，解决实际问题
3.	课程目标 3: 了解工艺参数对器件特性的影响，并能运用工艺仿真软件对工艺参数进行优化。	指标点 4.1: 能够根据集成电路设备和系统需求，通过文献研究、理论分析、数值仿真等手段，分析集成电路领域复杂工程问题的解决方案。	指标点 10.1: 尊重并遵守国家法律和法规，不违法乱纪，不参与非法活动

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 绪论

该章节对应课程目标 1，对应思政指标点 6.1。

1. 教学内容

微电子工艺基础绪论的教学内容主要包括以下几个方面：

- (1) 微电子技术的概述：介绍微电子技术的发展历程、重要性以及未来趋势；
- (2) 微电子工艺的基本概念：阐述微电子工艺在微电子技术中的作用和地位，以及工艺与设计的相互关系；
- (3) 芯片制造工艺：从硅片制备、晶圆处理、光刻、刻蚀、薄膜淀积、掺杂、封装等角度详细介绍芯片制造的全过程；
- (4) 微电子产业的分类与发展：探讨微电子产业在国民经济中的作用，以及不同分类下的产品特点和发展方向；

(5) 典型产品工艺流程：通过具体实例，如晶体管、集成电路等的制造流程，加深学生对微电子工艺的理解。

2. 知识要点

(1) 微电子技术的发展历程：从电子管、晶体管到集成电路的发展历程，以及每个阶段的代表性产品和关键技术；

(2) 芯片制造工艺的基本原理：包括硅片制备、晶圆处理、光刻、刻蚀、薄膜淀积、掺杂、封装等关键工艺步骤的基本原理；

(3) 微电子工艺与设计的相互促进：理解制造工艺的改进如何推动设计的发展，以及设计的需求如何引导工艺的创新；

(4) 微电子产业的分类与特点：掌握不同分类下的微电子产品的特点、应用领域和发展趋势。

3. 重点难点

(1) 重点：芯片制造工艺的核心步骤，如光刻、刻蚀、薄膜淀积等，这些步骤对芯片性能有着至关重要的影响；微电子工艺与设计的互动关系：理解并掌握这种关系有助于学生在未来的学习和工作中更好地进行跨学科合作。

(2) 难点：工艺原理的深入理解，由于微电子工艺涉及复杂的物理和化学过程，学生需要具备较强的理论基础和实践经验才能深入理解；工艺参数的优化，在实际生产中，工艺参数的优化往往是一个复杂而耗时的过程，需要不断试验和调整才能找到最佳方案。

4. 基本要求

(1) 理论知识的掌握：学生需要全面掌握微电子工艺的基础知识，包括各种工艺步骤的原理、方法和应用；

(2) 实践能力的培养：通过实验、实习等教学环节，培养学生的实践操作能力，使学生能够独立完成简单的芯片制造工艺操作；

(3) 创新能力的激发：鼓励学生参与科研项目、创新实践等活动，激发学生的创新思维和创新能力。

5. 教学方法

(1) 讲授法：通过教师的讲解和演示，使学生掌握微电子工艺的基础知识；

(2) 实验法：通过实验教学，使学生亲身体验芯片制造工艺的各个步骤，加深对工艺原理的理解；

(3) 案例教学法：通过分析典型的微电子产品工艺流程，帮助学生理解不同工艺步骤在实际生产中的应用和效果；

(4) 讨论法：组织学生进行小组讨论或课堂讨论，引导学生就某个问题或现象进行深入探讨和交流，以提高学生的思考能力和表达能力；

(5) 多媒体教学：利用多媒体课件、视频、动画等多媒体资源辅助教学，提高教学效果和学生的学习兴趣。

第二章 热氧化

该章节对应课程目标 2，对应思政指标点 8.1、8.2。

1. 教学内容

热氧化教学内容主要包括以下几个方面：

(1) 热氧化的定义与原理：介绍热氧化是将硅片置于高温下，通以氧化的气氛（如氧

气或水汽)，使硅表面一薄层的硅转变为二氧化硅的方法；

(2) 二氧化硅 (SiO_2) 的结构与性质：详细阐述 SiO_2 的基本结构单元 (Si-O 正四面体)、结晶形与非结晶形 (无定形) SiO_2 的结构特点，以及 SiO_2 的高介电强度、化学稳定性、绝缘特性等性质；

(3) 热氧化的目的与意义：讲解热氧化在微电子工艺中的重要性，如作为杂质扩散或离子注入的掩蔽层、表面钝化层、器件隔离用的绝缘层等；

(4) 热氧化工艺与方法：介绍干氧氧化、水汽氧化、湿氧氧化等热氧化方法的特点、优缺点及适用范围，以及在实际生产中如何根据需求选择合适的氧化方法；

(5) 氧化膜质量的检测：讲解氧化膜厚度测量、电学测量等氧化膜质量检测方法，以及这些方法在评估氧化膜质量中的应用。

2. 知识要点

(1) 热氧化的基本定义与过程：理解热氧化的基本原理和过程，包括氧化剂如何扩散穿过 SiO_2 层到达 Si/SiO_2 界面，并与 Si 反应生成 SiO_2 ；

(2) SiO_2 的结构与性质：掌握 SiO_2 的基本结构单元和不同类型 SiO_2 的结构特点，以及 SiO_2 的高介电强度、化学稳定性、绝缘特性等关键性质；

(3) 热氧化工艺的选择与优化：了解不同热氧化方法的特点和适用范围，学会根据具体需求选择合适的氧化方法，并了解如何通过调整工艺参数来优化氧化膜的质量；

(4) 氧化膜质量的评估方法：掌握氧化膜厚度测量、电学测量等评估方法的基本原理和操作步骤，以及这些方法在评估氧化膜质量中的应用。

3. 重点难点

(1) 重点： SiO_2 的结构与性质， SiO_2 是热氧化的主要产物，其结构与性质对氧化膜的质量和ación有着重要影响；热氧化工艺的选择与优化，不同的热氧化方法适用于不同的工艺需求，学会选择合适的氧化方法并优化工艺参数是热氧化教学的重点。

(2) 难点： SiO_2 生长机制的深入理解， SiO_2 的生长涉及复杂的物理和化学过程，学生需要具备较强的理论基础和实践经验才能深入理解其生长机制；工艺参数的优化，在实际生产中，工艺参数的优化是一个复杂而耗时的过程，需要不断试验和调整才能找到最佳方案。

4. 基本要求

(1) 理论知识的掌握：学生需要全面掌握热氧化的基础知识，包括 SiO_2 的结构与性质、热氧化的原理与过程、热氧化工艺的选择与优化等；

(2) 实践能力的培养：通过实验、实习等教学环节，培养学生的实践操作能力，使学生能够独立完成热氧化工艺的操作和氧化膜质量的检测；

(3) 分析与解决问题的能力：引导学生学会分析热氧化过程中可能出现的问题，并培养他们解决问题的能力。

5. 教学方法

(1) 讲授法：通过教师的讲解和演示，使学生掌握热氧化的基本知识和原理；

(2) 实验法：通过实验教学，使学生亲身体验热氧化工艺的操作过程，加深对工艺原理的理解；

(3) 案例教学法：通过分析具体的热氧化工艺案例，帮助学生理解不同工艺参数对氧化膜质量的影响，以及如何通过调整工艺参数来优化氧化膜的质量；

(4) 讨论法：组织学生进行小组讨论或课堂讨论，引导学生就热氧化过程中的某个问题或现象进行深入探讨和交流，以提高学生的思考能力和表达能力；

(5) 多媒体教学法：利用多媒体课件、视频、动画等多媒体资源辅助教学，提高教学效果和学生的学习兴趣。

第三章 扩散

该章节对应课程目标 2，对应思政指标点 8.1、8.2。

1. 教学内容

扩散的教学内容应涵盖以下几个方面：

(1) 扩散现象的基本概念：介绍扩散的定义，即物质分子从高浓度区域向低浓度区域转移，直到均匀分布的现象。

(2) 扩散现象的分类：说明扩散可以发生在气体、液体和固体之间，不同类型的扩散有其独特的特点和表现形式。

(3) 扩散的微观解释：阐述扩散现象的本质是物质分子的无规则运动，以及这种运动如何导致物质的定向迁移。

(4) 影响扩散速度的因素：介绍温度、浓度梯度等因素对扩散速度的影响，特别是温度越高，分子运动越剧烈，扩散越快这一基本规律。

(5) 扩散现象的应用：举例说明扩散现象在日常生活、工业生产、科学研究等领域的广泛应用，如大气污染扩散、物质混合、材料制备等。

2. 知识要点

(1) 扩散现象的普遍性：认识到扩散是物质的一种基本性质，广泛存在于自然界和人工系统中。

(2) 扩散现象的微观机制：理解扩散现象是由物质分子的无规则运动引起的，这种运动导致分子从高浓度区域向低浓度区域迁移。

(3) 影响扩散速度的因素：掌握温度、浓度梯度等因素对扩散速度的影响规律，并能够解释这些影响的原因。

(4) 扩散现象的应用实例：了解扩散现象在不同领域中的应用实例，理解其背后的物理原理和实际应用价值。

3. 重点难点

重点

(1) 扩散现象的基本概念：这是理解扩散现象的基础，必须准确掌握。

(2) 扩散现象的微观解释：通过理解分子的无规则运动来揭示扩散现象的本质，是教学的重点之一。

(3) 影响扩散速度的因素：这些因素对于理解扩散现象的规律和应用具有重要意义。

难点

(1) 指导学生观察实验并分析：用宏观物理现象揭示物质的微观结构是教学中的难点之一。这需要学生具备一定的观察能力和分析能力，能够透过现象看本质。

(2) 理解扩散现象的微观机制：由于微观世界的复杂性和抽象性，学生可能难以理解扩散现象的微观机制。因此，在教学中需要采用形象生动的教学方法，帮助学生建立直观的认识。

4. 基本要求

(1) 理论知识掌握：学生应全面掌握扩散现象的基本概念、分类、微观解释和影响因素等理论知识。

(2) 实验技能培养：通过实验教学，培养学生的观察、测量、记录和分析实验数据的能力。

(3) 问题解决能力：引导学生运用所学知识分析和解决实际问题，如解释生活中的扩散现象、预测扩散速度等。

(4) 科学素养提升：通过扩散现象的学习，提升学生的科学素养，使其具备探索自然奥秘、服务社会发展的能力。

5. 教学方法

(1) 讲授法：通过教师的讲解和演示，使学生掌握扩散现象的基本概念和理论知识。

(2) 实验法：利用实验器材和材料进行实验教学，让学生通过观察和操作来理解扩散现象的微观机制和影响因素。例如，可以进行红棕色二氧化氮和空气瓶实验、硫酸铜溶液与水混合实验等。

(3) 讨论法：组织学生进行小组讨论或课堂讨论，针对扩散现象的相关问题进行深入探讨和交流，以促进学生之间的思想碰撞和共同进步。

(4) 案例教学法：选取实际生活中的扩散现象作为案例进行分析和讨论，帮助学生理解扩散现象的应用价值和社会意义。

(5) 多媒体教学法：利用多媒体课件、视频、动画等多媒体资源辅助教学，提高教学效果和学生的学习兴趣。例如，可以展示分子运动的动画模拟视频来帮助学生理解扩散现象的微观机制。

第四章 离子注入

该章节对应课程目标 3，对应思政指标点 9.2。

1. 教学内容

离子注入的教学内容主要包括以下几个方面：

(1) 离子注入的基本概念：介绍离子注入的定义、原理及其在微电子制造、材料表面改性和生物医学研究等领域的应用。

(2) 离子注入设备与工艺：详细讲解离子注入机的结构、工作原理，以及离子注入的工艺流程，包括离子源的选择、离子束的加速与聚焦、注入条件的控制等。

(3) 注入离子在靶中的分布：分析注入离子在靶材料中的纵向分布和横向效应，介绍 LSS 理论在解释离子注入分布中的应用。

(4) 注入损伤与退火：讨论离子注入过程中可能产生的晶格损伤，以及退火处理对恢复晶体结构和改善材料性能的作用。

(5) 离子注入的优缺点与应用实例：总结离子注入技术的优势与不足，并介绍其在半导体掺杂、材料表面改性、生物医学研究等领域的具体应用实例。

2. 知识要点

(1) 离子注入原理：理解离子束在电场中加速后注入靶材料的过程，以及离子与靶材料原子之间的相互作用。

(2) 注入离子分布：掌握注入离子在靶材料中的纵向分布（如高斯分布）和横向效应，了解沟道效应对注入分布的影响。

(3) 注入损伤与退火：认识离子注入过程中可能产生的晶格损伤，以及退火处理对恢复晶体结构和改善材料性能的重要性。

(4) 设备与工艺：熟悉离子注入机的结构和工作原理，了解离子注入的工艺流程和关

键参数控制。

3. 重点难点

重点：

- (1) 离子注入的基本原理和过程。
- (2) 注入离子在靶材料中的分布特性及其影响因素。
- (3) 离子注入技术的优缺点及其在不同领域的应用。

难点：

- (1) 深入理解 LSS 理论在解释离子注入分布中的应用。
- (2) 掌握沟道效应对注入分布的影响及其抑制方法。
- (3) 精确控制离子注入的工艺参数，以实现预期的注入效果。

4. 基本要求

- (1) 理论掌握：学生应熟练掌握离子注入的基本概念、原理、设备和工艺流程。
- (2) 实验技能：通过实验操作，学生能够独立完成离子注入实验，掌握离子注入机的操作方法和数据处理技能。
- (3) 应用能力：学生能够运用所学知识分析离子注入技术在不同领域的应用实例，并提出改进和优化方案。

5. 教学方法

- (1) 理论讲授：通过课堂讲授，使学生掌握离子注入的基本概念、原理和理论知识。
- (2) 实验教学：组织学生进行离子注入实验，通过实践操作加深对理论知识的理解，并培养学生的实验技能和数据处理能力。
- (3) 案例分析：结合离子注入技术在不同领域的应用实例，进行案例分析，引导学生思考和应用所学知识。
- (4) 讨论与交流：组织学生进行小组讨论和课堂交流，分享学习心得和实验经验，促进相互学习和共同进步。

第五章 化学气相淀积

该章节对应课程目标 3，对应思政指标点 9.2。

1. 教学内容

化学气相淀积的教学内容主要包括以下几个方面：

- (1) 概念与原理：介绍化学气相淀积的基本概念，包括其定义、发展历程、应用领域等；阐述其工作原理，即如何通过气态反应剂在衬底表面发生化学反应生成固态薄膜的过程。
- (2) 系统与方法：介绍化学气相淀积的系统构成，包括反应室、加热系统、气体输送系统等；讲解不同类型的化学气相淀积方法，如常压 CVD、低压 CVD、等离子增强 CVD、光诱导 CVD、金属有机化合物气相淀积 (MOCVD) 等。
- (3) 薄膜材料与应用：介绍在半导体制造中常用的薄膜材料，如二氧化硅、氮化硅、多晶硅等；阐述这些薄膜在器件制作中的具体应用和重要性。
- (4) 质量检测与控制：讲解化学气相淀积过程中薄膜质量检测的方法和技术，包括厚度测量、成分分析、形貌观察等；介绍如何控制工艺参数以提高薄膜质量。

2. 知识要点

- (1) CVD 基本概念：理解化学气相淀积的定义、原理及其与其他薄膜制备技术的区别。
- (2) 系统与方法：掌握不同类型 CVD 方法的特点、适用范围及优缺点；了解反应室

的结构和工作原理。

(3) 薄膜材料：熟悉半导体制造中常用的薄膜材料及其性能特点；了解这些材料在器件制作中的具体应用。

(4) 质量检测与控制：掌握薄膜质量检测的方法和技术；了解如何通过控制工艺参数来提高薄膜质量。

3. 重点难点

重点：

- (1) CVD 的基本原理和工作过程。
- (2) 不同类型 CVD 方法的特点和应用。
- (3) 薄膜材料的选择和性能分析。

难点：

- (1) 理解并掌握复杂的化学反应过程及其影响因素。
- (2) 精确控制工艺参数以获得高质量的薄膜。
- (3) 针对不同应用需求选择合适的 CVD 方法和薄膜材料。

4. 基本要求

(1) 理论知识：要求学生掌握化学气相淀积的基本概念、原理、系统构成及不同类型方法的特点和应用。

(2) 实验技能：通过实验课程，培养学生进行化学气相淀积实验的能力，包括设备操作、工艺参数设置、薄膜质量检测等。

(3) 问题解决能力：培养学生分析问题和解决问题的能力，使其能够针对具体应用场景选择合适的 CVD 方法和薄膜材料，并优化工艺参数以获得高质量的薄膜。

5. 教学方法

(1) 理论讲授：通过课堂讲授的方式介绍化学气相淀积的基本概念、原理、系统构成及不同类型方法的特点和应用。结合多媒体教学手段，如 PPT、视频等，使讲授内容更加生动直观。

(2) 实验教学：安排实验课程，让学生亲自动手进行化学气相淀积实验。通过实验操作，加深对理论知识的理解，并掌握实验技能。

(3) 案例分析：选取典型的化学气相淀积应用案例进行分析，让学生了解其在实际生产中的应用情况和问题解决方案。

(4) 讨论与答疑：组织课堂讨论和答疑环节，鼓励学生提出问题和见解，促进师生之间的交流与互动。

(5) 自主学习：引导学生利用课外时间进行自主学习，通过阅读教材、查阅文献等方式深入了解化学气相淀积的相关知识和技术进展。

第六章 物理气相淀积

该章节对应课程目标 3，对应思政指标点 9.2。

1. 教学内容

物理气相淀积技术是指在真空条件下，采用物理方法将材料源（固体或液体）表面气化成气态原子或分子，或部分电离成离子，并通过低压气体（或等离子体）过程，在基体表面沉积具有某种特殊功能的薄膜的技术。PVD 技术主要包括真空蒸发镀膜、真空溅射镀膜和真空离子镀膜等。

2. 知识要点

(1) PVD 技术基本原理：镀料的气化：使镀料蒸发、升华或被溅射；镀料原子、分子或离子的迁移：由气化源供出原子、分子或离子经过碰撞后，产生多种反应；镀料原子、分子或离子在基体上沉积：形成薄膜。

(2) PVD 技术分类：真空蒸发镀膜：包括电阻加热、高频感应加热、电子束蒸发等；真空溅射镀膜：分为直流溅射、射频溅射和磁控溅射等。

(3) 真空离子镀膜：利用等离子体电离技术，使镀料原子部分电离成离子，并沉积于基体表面。

(4) PVD 设备：真空蒸发镀膜机、真空溅射镀膜机、真空离子镀膜机等。

(5) PVD 技术应用：广泛应用于航空航天、电子、光学、机械、建筑、轻工、冶金、材料等领域；可制备具有耐磨、耐腐蚀、装饰、导电、绝缘、光导、压电、磁性、润滑、超导等特性的膜层。

3. 重点难点

重点：

- (1) PVD 技术的基本原理和分类。
- (2) 各种 PVD 技术的具体操作步骤和工艺参数。
- (3) PVD 技术在不同领域的应用实例和效果。

难点：

- (1) 镀料气化过程中温度、压力等参数的精确控制。
- (2) 镀料原子、分子或离子在迁移过程中的碰撞和反应机制。
- (3) 薄膜沉积过程中影响薄膜质量和性能的因素及其调控方法。

4. 基本要求

(1) 理论知识：掌握 PVD 技术的基本原理、分类和应用领域；理解 PVD 设备的结构和工作原理。

(2) 实验技能：能够熟练操作 PVD 设备，完成薄膜的制备和性能测试；能够根据实验数据分析和解决实验中遇到的问题。

(3) 综合素质：培养良好的实验习惯和科研素养；具备分析问题和解决问题的能力；了解 PVD 技术的最新进展和发展趋势。

5. 教学方法

(1) 理论讲授：通过 PPT、视频等多媒体手段，系统介绍 PVD 技术的基本原理、分类和应用领域；讲解 PVD 设备的结构和工作原理，以及薄膜制备和性能测试的方法。

(2) 实验演示：在实验室中演示 PVD 设备的操作流程和薄膜制备过程；展示薄膜的性能测试方法和结果分析。

(3) 实验操作：组织学生进行实验操作，亲手制备薄膜并进行性能测试；引导学生分析实验数据，总结实验经验和教训。

(4) 讨论交流：组织学生分组讨论 PVD 技术的相关问题 and 应用实例；鼓励学生提出自己的见解和想法，促进思维碰撞和知识共享。

(5) 案例分析：分析 PVD 技术在不同领域的应用案例，了解其实际应用效果和存在的问题。引导学生思考如何改进和优化 PVD 技术，提高其应用效果。

第七章 物理气相沉积

该章节对应课程目标 3，对应思政指标点 9.2。

1. 教学内容

物理气相沉积技术是指在真空条件下，采用物理方法将材料源（固体或液体）表面气化成气态原子或分子，或部分电离成离子，并通过低压气体（或等离子体）过程，在基体表面沉积具有某种特殊功能的薄膜的技术。PVD 技术主要包括真空蒸发镀膜、真空溅射镀膜和真空离子镀膜等。

2. 知识要点

(1) PVD 技术基本原理：镀料的气化：使镀料蒸发、升华或被溅射；镀料原子、分子或离子的迁移：由气化源供出原子、分子或离子经过碰撞后，产生多种反应；镀料原子、分子或离子在基体上沉积：形成薄膜。

(2) PVD 技术分类：真空蒸发镀膜：包括电阻加热、高频感应加热、电子束蒸发等；真空溅射镀膜：分为直流溅射、射频溅射和磁控溅射等。

(3) 真空离子镀膜：利用等离子体电离技术，使镀料原子部分电离成离子，并沉积于基体表面。

(4) PVD 设备：真空蒸发镀膜机、真空溅射镀膜机、真空离子镀膜机等。

(5) PVD 技术应用：广泛应用于航空航天、电子、光学、机械、建筑、轻工、冶金、材料等领域；可制备具有耐磨、耐腐蚀、装饰、导电、绝缘、光导、压电、磁性、润滑、超导等特性的膜层。

3. 重点难点

重点：

- (1) PVD 技术的基本原理和分类。
- (2) 各种 PVD 技术的具体操作步骤和工艺参数。
- (3) PVD 技术在不同领域的应用实例和效果。

难点：

- (1) 镀料气化过程中温度、压力等参数的精确控制。
- (2) 镀料原子、分子或离子在迁移过程中的碰撞和反应机制。
- (3) 薄膜沉积过程中影响薄膜质量和性能的因素及其调控方法。

4. 基本要求

(1) 理论知识：掌握 PVD 技术的基本原理、分类和应用领域；理解 PVD 设备的结构和工作原理。

(2) 实验技能：能够熟练操作 PVD 设备，完成薄膜的制备和性能测试；能够根据实验数据分析和解决实验中遇到的问题。

(3) 综合素质：培养良好的实验习惯和科研素养；具备分析问题和解决问题的能力；了解 PVD 技术的最新进展和发展趋势。

5. 教学方法

(1) 理论讲授：通过 PPT、视频等多媒体手段，系统介绍 PVD 技术的基本原理、分类和应用领域；讲解 PVD 设备的结构和工作原理，以及薄膜制备和性能测试的方法。

(2) 实验演示：在实验室中演示 PVD 设备的操作流程和薄膜制备过程；展示薄膜的性能测试方法和结果分析。

(3) 实验操作：组织学生进行实验操作，亲手制备薄膜并进行性能测试；引导学生分析实验数据，总结实验经验和教训。

(4) 讨论交流：组织学生分组讨论 PVD 技术的相关问题和应用实例；鼓励学生提出自己的见解和想法，促进思维碰撞和知识共享。

(5) 案例分析：分析 PVD 技术在不同领域的应用案例，了解其实际应用效果和存在的问题。引导学生思考如何改进和优化 PVD 技术，提高其应用效果。

第八章 光刻工艺

该章节对应课程目标 3，对应思政指标点 9.2。

1. 教学内容

光刻工艺的教学内容应涵盖以下几个方面：

(1) 光刻技术概述：介绍光刻工艺在半导体制造中的重要性、发展历程及基本原理。

(2) 光刻胶：详细讲解光刻胶的组成、分类（正胶与负胶）、性质（如分辨率、灵敏度、粘附性、抗腐蚀性等）及选择原则。

(3) 光刻设备：介绍光刻机的结构、工作原理及核心技术（如光学系统、遮蔽板技术、自动对焦技术等）。

(4) 光刻工艺流程：包括衬底准备、光刻胶涂抹、软烘干、曝光、显影、硬烘干、刻蚀或离子注入、光刻胶去除等步骤。

(5) 光刻工艺质量控制：讨论光刻工艺中影响质量的关键因素，如光刻胶均匀性、曝光能量和均匀性、对位精度、去胶效果等。

(6) 先进光刻技术：介绍当前光刻技术的最新进展，如多光束光刻、极紫外光刻、电子束光刻等。

2. 知识要点

(1) 光刻胶的性质与应用：理解光刻胶的组成及其对光刻工艺的影响。

(2) 光刻机的核心技术：掌握光刻机的关键部件及其工作原理。

(3) 光刻工艺流程：熟悉光刻工艺的每一步骤及其操作要点。

(4) 光刻工艺质量控制：了解影响光刻工艺质量的因素及控制方法。

(5) 先进光刻技术：关注光刻技术的最新发展动态。

3. 重点难点

重点：

(1) 光刻胶的选择与性质理解。

(2) 光刻机的核心技术及其对光刻工艺的影响。

(3) 光刻工艺流程的掌握及操作要点。

难点：

(1) 如何准确控制曝光能量和均匀性，以保证图案的分辨率和清晰度。

(2) 如何提高多层结构之间的对位精度，确保芯片工作正常。

(3) 先进光刻技术的理解与应用，如极紫外光刻、电子束光刻等。

4. 基本要求

(1) 理论知识：掌握光刻工艺的基本原理、光刻胶的性质、光刻机的核心技术等理论知识。

(2) 实践技能：能够熟练操作光刻设备，完成光刻工艺流程，并具备解决常见问题的能力。

(3) 质量控制：了解光刻工艺质量控制的关键因素，能够采取有效措施提高光刻工艺

质量。

(4) 创新能力：关注光刻技术的最新发展动态，具备创新思维 and 创新能力。

5. 教学方法

(1) 理论讲授：通过课堂讲授的方式，向学生介绍光刻工艺的基本原理、光刻胶的性质、光刻机的核心技术等理论知识。

(2) 实验教学：组织学生进行光刻工艺实验，通过亲手操作光刻设备，掌握光刻工艺流程及操作要点。

(3) 案例分析：选取典型的光刻工艺案例进行分析，帮助学生理解光刻工艺在实际应用中的问题和解决方法。

(4) 讨论交流：组织学生进行小组讨论或班级讨论，分享学习心得和体会，促进知识的交流和共享。

(5) 课外拓展：鼓励学生关注光刻技术的最新发展动态，通过阅读相关文献、参加学术讲座等方式拓展知识面。

第九章 工艺集成

该章节对应课程目标 3，对应思政指标点 9.2。

1. 教学内容

工艺集成的教学内容主要围绕集成电路制造过程中的不同模块工艺及其集成方法展开。这包括但不限于前端工艺（FEOL）、中端工艺（MEOL）和后端工艺（BEOL）的具体步骤和技术，以及 CMOS、Flash 和 DRAM 等不同类型集成电路的工艺集成过程。

2. 知识要点

(1) 工艺集成的基本概念：理解工艺集成的定义，即在集成电路制造过程中将不同的模块工艺按照一定的设计或规则有机集成，构成完整的制造流程。

(2) 集成电路制造工艺：掌握前端工艺中的有源区、阱区注入、栅图形化、晶体管源/漏极等步骤；中端工艺中的自对准金属硅化物、接触孔图形化和刻蚀、接触孔钨沉积和 CMP 等步骤；以及后端工艺中的互连、钝化等步骤。

(3) 不同类型集成电路的工艺集成：了解 CMOS、Flash 和 DRAM 等集成电路的工艺集成特点和区别。

3. 重点难点

重点：

(1) 掌握集成电路制造工艺的基本流程和关键技术。

(2) 理解工艺集成在集成电路制造中的重要性及其对产品质量的影响。

难点：

(1) 寄生效应的防止：在集成电路制造过程中，寄生效应是影响产品性能的重要因素。因此，如何有效地防止寄生效应是工艺集成的难点之一。

(2) 工艺集成的精度和稳定性：随着集成电路特征尺寸的不断缩小，对工艺集成的精度和稳定性提出了更高的要求。如何在保证精度的同时提高稳定性是工艺集成的另一个难点。

4. 基本要求

(1) 理论知识掌握：学生应掌握工艺集成的基本理论知识和基本概念，了解集成电路制造工艺的基本流程和关键技术。

(2) 实践操作能力：通过实验教学和实习实训，学生应具备一定的实践操作能力，能

够独立完成集成电路制造工艺中的部分步骤和工艺集成过程。

(3) 问题解决能力：学生应具备分析和解决工艺集成过程中出现的问题的能力，能够针对具体问题提出有效的解决方案。

5. 教学方法

(1) 多媒体教学：利用多媒体教学手段，将集成电路制造工艺和工艺集成的相关知识以图文并茂、形象生动的方式展示给学生，提高教学效果。

(2) 实验教学：通过实验教学，让学生亲自动手操作，了解集成电路制造工艺和工艺集成的具体步骤和技术要求，培养学生的实践操作能力。

(3) 案例分析：选取典型的工艺集成案例进行分析，让学生了解工艺集成的实际应用和注意事项，提高学生的问题分析和解决问题的能力。

(4) 讨论式教学：组织学生进行讨论式教学，鼓励学生积极发言、交流思想，培养学生的团队合作精神和创新能力。

四、实践教学内容

1. 课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	硅片热氧化工艺仿真与设计	利用半导体制造仿真软件，研究硅片氧化工艺过程中，工艺参数对结果的影响	第2章	2	设计性	由仿真软件引出大型EDA软件由国外公司开发的事实	掌握仿真软件的建模与设计方法，掌握热氧化工艺的原理及特点	目标1、3
2	离子注入工艺仿真与设计	利用TCAD仿真软件，研究离子注入过程中，工艺参数对工艺结果的影响	第4章	2	设计性	探索影响离子注入的工艺参数，提高学生提出问题解决问题的能力	掌握仿真软件的建模与设计方法，掌握离子注入工艺的原理及特点	目标2、3
3	湿法腐蚀工艺仿真与设计	利用半导体制造仿真软件，研究湿法腐蚀工艺过程中，工艺参数对工	第5章	4	设计性	通过软件仿真，探索影响湿法腐蚀的工艺参数，提高学生提出	掌握仿真软件的建模与设计方法，掌握湿法腐蚀工艺的原理及特点	目标2、3

		艺结果的 影响				问题解决 问题能力		
--	--	------------	--	--	--	--------------	--	--

五、学时分配

序号	章节名称	学时分配 (共 32 学时)
1.	第一章 绪论	2
2.	第二章 热氧化	4
3.	第三章 热扩散	3
4.	第四章 离子注入	3
5.	第五章 化学气相沉积	2
6.	第六章 物理气相沉积	4
7.	第七章 光刻工艺	4
8.	第八章 工艺集成	2
9.	实验 1	2
10.	实验 2	2
11.	实验 3	4

六、考核方式

半导体制造工艺课程为电子科学与技术专业必修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

本课程为专业基础课，课程考核方式包括：平时成绩（40%，包括课程积分 15%+课后作业 10%+上机 15%）+结果性考核（60%）。

1. 平时成绩（40%）

平时成绩评价方法及考核目标

考核内容	评价标准	支撑课程教学学分目标	支撑毕业要求
课程表现（15%）	学习通课前测试、课堂互动测试。（15 分）	1	3.1
课后作业（10%）	按时正确完成课后作业。（10 分）	1、2	3.1、3.2
实验报告（15%）	对各实验原理认识清晰，实验步骤正确，实验数据分析正确。（15 分）	3	4.1

2. 结果性考核（60%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学学分目标	支撑毕业要求
闭卷考试（60%）	考查学生掌握半导体工艺的基本理论、熟练运用半导体工艺的基本	1	3.1

	理论来分析实验结果，能够对半导体制造工艺基础理论、关键概念、工艺流程、设备原理等知识点的记忆与理解，按试卷评分标准判分。（35分）		
	考查学生在实验中的操作能力、实验数据的记录与分析能力以及对实验结果的解释能力，按试卷评分标准判分。（25分）	2	3.2

七、参考书目及学习资料

1.推荐教材:

《集成电路制造技术——原理与工艺（第3版）》，田丽，等，电子工业出版社，2023年。

2.参考书目与文献:

《图解入门——半导体制造工艺基础精讲》第4版，佐藤淳一，机械工业出版社，2022年。

《半导体制造工艺基础》，(美)施敏，(美)梅凯瑞，安徽大学出版社，2020年。

《半导体制造工艺》，张渊等，机械工业出版社，2022年。

制定人：黄瑞

审定人：余耀

批准人：郭业才

2024年8月

《微电子器件基础》课程教学大纲

一、课程基本信息

课程名称（中文）	微电子器件基础				
课程名称（英文）	Fundamentals of Microelectronic Devices				
课程类别 ¹	专业主干课	课程性质 ²	必修	特殊课程类型 ³	
授课学期	5	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	24	8	0	0
适用专业	集成电路设计与集成系统				
选用教材	《微电子器件基础教程》，郭业才主编，清华大学出版社，2020年				
开课单位	集成电路科学与工程学院				
先修课程	大学物理、固体物理与半导体物理				
后续课程	数字集成电路设计、集成电路课程设计				
课程简介 (不少于 500 字)	<p>课程基本定位：《微电子器件基础》为集成电路设计与集成系统专业的一门专业主干必修课。为学生提供了微电子器件的基本原理、结构、特性及应用等方面的系统知识，是后续专业课程学习和从事微电子领域工作的重要基础。</p> <p>核心学习结果：本课程旨在使学生理解半导体材料的基本性质、PN 结原理、各类微电子器件（如 PN 结、晶体管等）的工作原理与特性，以及它们在电子系统中的应用。通过本课程的学习，学生将能够掌握微电子器件的基本分析方法和设计原则，为后续深入学习集成电路设计、微电子制造工艺等高级课程打下坚实基础。同时，该课程也注重培养学生的实验技能和创新能力，以适应快速发展的微电子行业需求。</p> <p>主要教学方法：</p> <p>多媒体教学：利用多媒体课件、图片、动画和视频等教学资源，使抽象的理论知识更加直观易懂，提高学生的学习兴趣和理解能力。讲授与互动讨论：通过教师的讲解，结合学生的互动讨论，加深对课程内容的理解和记忆。同时，鼓励学生提问和分享观点，促进思维的碰撞和知识的内化。实验与仿真：通过实验课和仿真软件，让学生亲手操作和实践，巩固理论知识，掌握半导体参数测量的主要原理和方法，培养实验技能和动手能力。案例分析：通过具体的应用案例，让学生了解微电子器件在实际电路和系统中的应用，</p>				

	增强学习的针对性和实用性。
大纲更新时间	2024 年 8 月

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 熟练掌握半导体物理的基本概念和原理，包括半导体的基本性质、载流子的输运等。	指标点 1.2: 能够运用数学、自然科学、计算和工程科学基本概念、基本理论和基本方法对实际问题进行数学建模并求解。	指标点 1.1: 心怀梦想，在困难面前能保持乐观心态，化压力为动力。
2.	课程目标 2: 深入理解微电子器件的基本结构和工作原理，特别是 PN 结、双极结型晶体管（BJT）和场效应晶体管（MOSFET）等典型器件的基本结构、原理、电学特性及应用。	指标点 2.1: 能够运用数学、自然科学和工程科学的基本原理，认识与判断集成电路领域复杂工程问题中的关键环节。	指标点 6.2: 在创新创业实践活动中，探索新思路新技术，解决实际问题。
3.	课程目标 3: 初步具备器件的设计能力，能够进行微电子器件的设计和仿真。	指标点 3.2: 能够针对集成电路设备和系统的特定需求，包括信息采集、存储和处理等，完成设备和系统单元（部件）的方案设计。	指标点 6.2: 在创新创业实践活动中，探索新思路新技术，解决实际问题。

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 半导体

该章节对应课程目标 1，对应思政指标点 1.1

1. 教学内容

- (1) 半导体材料及其晶格结构、缺陷、能级与能带。
- (2) 本征半导体及载流子浓度。
- (3) 杂质半导体及载流子浓度。
- (4) 简并半导体及其浓度。

2. 知识要点

- (1) 半导体材料的概念、分类及其特点；半导体材料的晶体结构及其特点；半导体中缺陷种类及其形成原因；半导体的能级、能带、禁带、半满带与满带等概念及禁带宽度。
- (2) 本征半导体、杂质半导体概念及相应的载流子浓度分布特点及本征载流子浓度随温度变化的特性。
- (3) 本征费米能级的特点及费米能级随杂质浓度的变化关系，费米能级对载流子浓度

的影响。

(4) 简并与非简并半导体的特点。

3. 重点难点

重点：半导体材料的原子构成、晶体结构；载流子的统计分布规律；载流子与费米能级的关系；本征半导体与热平衡状态方程；掺杂与杂质半导体的概念；杂质半导体中的费米能级。

难点：本征半导体、杂质半导体及相应的载流子浓度分布特点及本征载流子浓度随温度变化的特性；本征费米能级的特点及费米能级随杂质浓度的变化关系，费米能级对载流子浓度的影响。

4. 基本要求

(1) 掌握固态材料按电阻率进行的分类、半导体材料的晶体结构、元素半导体和化合物半导体的特点及半导体的缺陷。

(2) 理解能级、能带、禁带、半满带与满带等概念及禁带宽度及其对电导率的影响。

(3) 掌握本征半导体、杂质半导体及相应的载流子浓度分布特点及本征载流子浓度随温度变化的特性。

(4) 理解本征费米能级的特点及费米能级随杂质浓度的变化关系，费米能级对载流子浓度的影响。

(5) 了解简并与非简并半导体的特点。

5. 教学方法

讲授与多媒体展示、互动讨论。

第二章载流子的输运现象

该章节对应课程目标 1，对应思政指标点 1.2

1. 教学内容

(1) 载流子漂移运动及其电流密度。

(2) 载流子扩散运动及其电流密度。

(3) 载流子总电流密度。

(4) 爱因斯坦关系式。

(5) 非平衡载流子的产生与复合。

(6) 半导体的基本控制方程。

2. 知识要点

(1) 载流子漂移运动及迁移率的概念；迁移率的影响因素；漂移电流密度计算过程；霍尔效应测载流子浓度。

(2) 载流子扩散运动的概念及扩散方程；载流子扩散电流密度计算过程。

(3) 总电子或空穴电流密度以及总传导电流密度的计算过程。

(4) 爱因斯坦关系式的推导及应用。

(5) 非平衡载流子、准费米能级的概念及特点。

(6) 非平衡载流子的产生、复合与寿命。

(7) 连续性方程与泊松方程。

3. 重点难点

重点：载流子漂移、扩散、复合、产生等现象的理解。

难点：总电子或空穴电流密度以及总传导电流密度的计算。

4. 基本要求

- (1) 理解载流子漂移、扩散、复合、产生等现象。
- (2) 掌握非平衡载流子产生与复合机理、非均匀半导体达到热平衡状态过程，熟练掌握爱因斯坦关系。
- (3) 了解四探针法测电阻率、高频光电导法测少数载流子寿命。掌握霍尔效应测载流子浓度的原理。
- (4) 了解一维形式的半导体器件基本方程、电荷控制方程和基本方程及其应用，了解三维形式的半导体器件基本方程、基本方程的积分形式和扩散方程。

5. 教学方法

讲授与多媒体展示、互动讨论。

第三章 PN 结

该章节对应课程目标 2、3，对应思政指标点 1.2、6.2

1. 教学内容

- (1) PN 结能带图及空间电荷区。
- (2) PN 结伏安特性。
- (3) PN 结电容。
- (4) PN 结击穿。

2. 知识要点

- (1) 平衡 PN 结的概念、形成过程及能带图、空间电荷区特点；平衡 PN 结内建电势的概念及推导过程；平衡 PN 结载流子浓度分布特点。
- (2) 理想 PN 结的概念；PN 结正向特性、反向特性、伏安特性；PN 结伏安特性的影响因素。
- (3) PN 结空间电荷区中的电场；PN 结的雪崩击穿和隧道击穿及击穿电压的影响因素。
- (4) PN 结的势垒电容和扩散电容。

3. 重点难点

重点：平衡 PN 结的能带图及空间电荷区特点；PN 结伏安特性及其影响因素；PN 结空间电荷区中的电场；PN 结的雪崩击穿和隧道击穿及击穿电压的影响因素；PN 结的势垒电容和扩散电容。

难点：平衡 PN 结内建电势的概念及推导过程；平衡 PN 结载流子浓度分布特点。

4. 基本要求

掌握由 P 型半导体材料和 N 型半导体材料所形成的 PN 结特性，包括 PN 结能带图、伏安特性、结电容与结击穿等。

5. 教学方法

讲授与多媒体展示、互动讨论、案例分析、实验与仿真。

第四章双极性晶体管的直流特性

该章节对应课程目标 2、3，对应思政指标点 1.2、6.2

1. 教学内容

- (1) 双极性晶体管结构。
- (2) 双极型晶体管放大原理。

- (3) 晶体管反向直流参数及基极电阻。
- (4) 双极性晶体管的特性曲线。

2. 知识要点

- (1) 双极性晶体管的类型、结构及其杂质分布。
- (2) 双极性型晶体管的直流放大系数及管内载流子的输运过程。
- (3) 均匀、缓变基区晶体管电流增益及其影响因素。
- (4) 双极性晶体管的反向电流、击穿电压、穿通电压和基极电阻。
- (5) 共基极、共射极连接直流特性曲线及其比较。

3. 重点难点

重点：双极型晶体管的结构特点；双极性晶体管的反向电流、击穿电压、穿通电压和基极电阻的概念；共基极、共射极连接直流输出、输入特性曲线特征。

难点：双极性型晶体管的直流放大系数推导及管内载流子的输运过程；均匀、缓变基区晶体管电流增益的推导过程及其影响因素。

4. 基本要求

(1) 了解讨论双极型晶体管结构、类型与杂质分布特点及晶体管内部载流子的输运规律，理解直流情况下发射效率、基区输运系数、集电区倍增因子、雪崩倍增因子、共基直流电流增益与共射直流电流增益等概念与会熟练计算。

(2) 会定量分析均匀基区和缓变基区晶体管直流电流增益及其影响因素，理解晶体管反向直流参数（反向电流、击穿电压、穿通电压、基极电阻）及其影响因素。

(3) 理解共基与共射晶体管直流特性曲线特征及共射极理想与非理想输出曲线的特征。

5. 教学方法

讲授与多媒体展示、互动讨论、案例分析、实验与仿真。

第五章双极性晶体管的交流特性与开关特性

该章节对应课程目标 2、3，对应思政指标点 1.2、6.2

1. 教学内容

- (1) 晶体管交流小信号电流增益。
- (2) 双极型晶体管的开关原理。

2. 知识要点

- (1) 晶体管交流小信号模型。
- (2) 晶体管交流小信号传输过程。
- (3) 晶体管交流小信号模型等效电路。
- (4) 交流小信号传输延迟时间。
- (5) 晶体管交流小信号电流增益及其频率特性。
- (6) 晶体管开关作用。
- (7) 晶体管开关工作区域。
- (8) 晶体管开关波形与开关时间。
- (9) 晶体管开关过程。

3. 重点难点

重点：交流小信号概念及晶体管交流小信号传输过程。

难点：截止频率、特征频率与工作频率的概念及其关系。

4. 基本要求

- (1) 理解交流小信号概念及晶体管交流小信号传输过程。
- (2) 会计算延迟时间、发射效率、基区输运系数、集电结势垒区输运系数、电流放大系数。
- (3) 理解截止频率、特征频率与工作频率的关系。
- (4) 理解晶体管的开关特性。

5. 教学方法

讲授与多媒体展示、互动讨论、案例分析、实验与仿真。

第六章 MOS 场效应晶体管

该章节对应课程目标 2、3，对应思政指标点 1.2、6.2

1. 教学内容

- (1) 金属与半导体接触。
- (2) MOS 结构及其性质。
- (3) MOSFET 结构及工作原理。
- (4) MOSFET 阈值电压。
- (5) MOSFET 直流特性。
- (6) MOSFET 击穿特性。
- (7) MOSFET 亚阈特性。
- (8) MOSFET 小信号特性。
- (9) MOSFET 开关特性。
- (10) 沟道变化效应。

2. 知识要点

- (1) 整流接触与欧姆接触的概念。
- (2) 理想 MOS 结构、实际 MOS 结构及其特性。
- (3) MOSFET 的基本结构、类型、工作原理和特性曲线。
- (4) MOSFET 阈值电压及其计算、影响因素。
- (5) 萨支唐方程及影响 MOSFET 直流特性的因素。
- (6) MOSFET 漏源击穿、氧化层击穿、寄生 NPN 击穿。
- (7) MOSFET 亚阈电流概念及其计算。
- (8) MOSFET 交流小信号参数及等效电路。
- (9) MOSFET 开关管理及开关时间。
- (10) 短沟道、窄沟道效应概念及对阈值电压的影响。

3. 重点难点

重点：MOSFET 的基本结构与工作原理；MOSFET 的关键参数与特性。

难点：MOSFET 复杂的结构与工作原理；MOSFET 关键参数与特性的理解。

4. 基本要求

- (1) 理解金属与半导体接触类型，熟练掌握理想 MOS 结构特点、不同偏压下电荷状态、电容特性等，理解理想 MOS 与实际 MOS 结构、特性的差别。
- (2) 掌握 MOSFET 的基本结构、工作原理、基本类型，理解 MOSFET 特性曲线和阈值电压及其影响因素。

(3) 了解 MOSFET 交流小信号特性与参数及交流小信号低高频特性，理解 MOSFET 开关特性，了解短沟道效应、窄沟道效应及它们对阈值电压的影响。

5. 教学方法

讲授与多媒体展示、互动讨论、案例分析、实验与仿真。

四、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	PN 结特性仿真	利用仿真软件设计 PN 结，进行 PN 结的“平衡状态”仿真仿真（载流子浓度、能带图、电场图），并探究掺杂浓度对其的影响；研究掺杂浓度、电压对 PN 结的伏安特性的影响。	第三章	2	综合性	由 Silvaco 软件引出大型 EDA 软件由国外公司开发的事实，认识我国电子设计软件发展短板，激发学生努力奋斗的爱国精神。	掌握 PN 结的仿真技术，改变器件参数，研究对器件电学性能的影响。	1、2、3
2	BJT 特性仿真	利用仿真软件设计 BJT 晶体管，研究基区宽度、掺杂浓度、发射区掺杂浓度等对 BJT 晶体管的输入、输出特性的影响。	第四、五章	2	综合性	通过软件仿真，研究掺杂浓度等参数对 BJT 性能的影响，提高学生解决问题的能力。	掌握 BJT 晶体管的仿真技术，改变器件参数，研究参数对器件电学性能的影响。	1、2、3
3	MOSFET 特性仿真	利用仿真软件设计 MOSFET 场效应管，研究源漏掺杂浓度、衬底材料掺杂浓度等对 MOSFET 场效应管的阈值电压、转移、输出特性的影响。	第六章	4	综合性	通过软件仿真，研究掺杂浓度等参数对 MOSFET 性能的影响，提高学生解决问题的能力。	掌握 MOSFET 场效应管的建模与仿真技术，改变器件参数，研究参数对器件电学性能的影响。	1、2、3

五、学时分配

序号	章节名称	学时分配（共 32 学时）
1.	半导体	3
2.	载流子输运现象	3
3.	PN 结	4
4.	双极性晶体管的直流特性	4
5.	双极性晶体管的交流特性	4

6.	MOS 场效应晶体管	6
7.	实验 1.PN 结特性仿真	2
8.	实验 2.BJT 特性仿真	2
9.	实验 3.MOSFET 特性仿真	4

六、考核方式

《微电子器件基础》为集成电路设计与集成系统、微电子科学与工程、集成电路设计与集成系统专业必修课，课程考核方式包括：过程性考核（40%，含课程参与 10%+作业测评 10%+实验 20%）+结果性考核（60%）。

1. 过程性考核（40%）

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课程参与 10%	参与度：主动参与各种课程活动，对讨论、项目或任务表现出高度的兴趣和热情。（5 分）	1、2、3	1.2、2.1、3.2
	贡献度：按时完成分配的任务，并达到一定的质量标准。（5 分）		
作业测评 10%	按时完成教师布置的等数量作业题目答题，有答题或计算过程和结论。（10 分）	1、2、3	1.2、2.1、3.2
实验 20%	对实验原理认识清晰，有正确的实验技术方案。（6 分）	1、2、3	1.2、2.1、3.2
	实验过程正确、完整，能够排除实验过程中的故障。（8 分）		
	实验结果正确、数据分析正确。（6 分）		

2. 结果性考核（60%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试（60%）	考核对半导体及载流子运输的基本物理概念与专有名词的定义及物理意义。（20 分）	1	1.2
	考核 PN 结基本结构与工作原理，	2	2.1

	PN 结的单向导电性与结电容特性；考核 BJT 基本结构与工作原理，BJT 直流电流电压特性及交流特性；考核 MOS 场效应晶体管基本结构与工作原理，MOSFET 转移特性与输出特性，MOSFET 静态特性与动态特性。（60 分）		
	考核本课程重要公式及其应用、常见微电子器件的工作特性的推导方法，能利用这些公式解决实际问题。（20 分）	3	3.2

七、参考书目及学习资料

- 1.推荐教材：《微电子器件基础教程》，郭业才编著，清华大学出版社，2020 年。
- 2.参考书目与文献：《微电子器件与 IC 设计基础》，刘刚编著，科学出版社，2023 年。
《微电子器件基础》，兰慕杰，来逢昌编著，哈尔滨工业大学出版社，2020 年。
- 3.在线学习资源：中国大学 MOOC(慕课)微电子器件
<https://www.icourse163.org/course/UESTC-1002339005>

制定人：张黎可

审定人：余耀

批准人：王伟

2024 年 8 月

《模拟集成电路设计》课程教学大纲

一、课程基本信息

课程名称（中文）	模拟集成电路设计				
课程名称（英文）	Design of Analog Integrated Circuits				
课程类别 ¹	专业必修课	课程性质 ²	必修	特殊课程类型 ³	
授课学期	5	学分	3	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	48	48	0	0	0
适用专业	集成电路设计与集成系统				
选用教材	《模拟集成电路设计》，魏廷存等著，电子工业出版社，2022 年				
开课单位	集成电路科学与工程学院				
先修课程	模拟电子技术基础				
后续课程	集成电路课程设计、毕业论文				
课程简介 (不少于 500 字)	<p>课程基本定位：《模拟集成电路设计》是集成电路设计与集成系统专业的一门专业主干课。本课程主要讨论 CMOS 器件的工作原理；基本模拟电路单元的工作特点及性能的分析方法；基本单元电路的设计方法和技巧；重点在于单级运放（包括差分运放）、运算放大器的直、交流特性及各种相关指标的分析方法。</p> <p>核心学习结果：通过本课程的学习，使学生掌握模拟集成电路设计的基本知识；掌握模拟集成电路基本单元的工作原理；掌握进行电路的直流分析、交流分析的方法；使学生具备进行模拟集成电路分析、设计、优化的基本能力。通过实验，使学生掌握采用华大九天集成电路设计软件对模拟集成电路性能进行仿真验证的基本技能，并深入理解课程中所涉及到的基本单元电路的直流、交流、瞬态特性。掌握模拟集成电路设计的全流程设计方法。</p> <p>主要教学方法：本课程采用理论授课与上机实验相结合的教学方式。通过课程的学习，使学生掌握基本理论；通过实验使学生掌握技能。实验课是对课堂教学的有益补充。</p>				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 掌握模拟集成电路设计的基本知识; CMOS 器件的工作原理; 掌握基本模拟电路单元的工作特点; 掌握进行电路直流、交流、瞬态的分析方法。	指标点 3.1 能够分析设计目标和技术方案的各种影响因素, 应用工程设计和产品开发全周期、全流程的设计/开发方法和技术解决分析集成电路领域电路设计及系统集成方向中的复杂工程问题。	指标点 2.2: 维护国家的利益和安全, 为国家的繁荣富强贡献自己的力量
2.	课程目标 2: 掌握基本单元电路的设计方法和技巧; 掌握单级运放(包括差分运放)、运算放大器和高性能运算放大器的直、交流特性及各种相关指标的分析方法。	指标点 4.1 能够针对分析集成电路领域电路设计及系统集成方向中的复杂工程问题通过文献研究或相关方法, 制定研究路线, 设计实验方案。	指标点 4.2: 主动参与本国文化活动, 积极传播和发扬本国优秀文化
3.	课程目标 3: 掌握采用华大九天模拟集成电路设计软件对模拟集成电路性能进行仿真验证的基本技能, 并深入理解课程中所涉及到的基本单元电路的直流、交流、瞬态特性。掌握模拟集成电路设计的全流程设计方法。	指标点 5.1 能够选择与使用恰当的仪器、信息资源、工程工具和专业模拟软件, 对分析集成电路领域电路设计及系统集成方向中复杂工程问题进行分析、计算与设计。	指标点 6.1: 努力学习科学文化知识, 扩大知识储备, 能独立理性思考问题

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

第一章 绪论

该章节对应课程目标 3.1, 对应思政指标点 2.2。

1. 教学内容

模拟集成电路的发展及应用现状, 模拟集成电路设计学习的必要性, 复杂性, 需要了解的基本概念。

2. 知识要点

模拟集成电路的基本概念及设计流程

3. 重点难点

模拟集成电路的设计流程

4. 基本要求

了解模拟集成电路的发展历史和趋势; 认识模拟集成电路的功能及应用领域; 掌握模拟集成电路设计的流程。

5. 教学方法

讲授、讨论

第二章 元器件及其模型

该章节对应课程目标 3.1，对应思政指标点 2.2。

1. 教学内容

pn 节与二极管，双极型晶体管；CMOS 器件；电阻、电容、混合电压 CMOS 工艺。

2. 知识要点

CMOS 器件

3. 重点难点

混合电压 CMOS 工艺

4. 基本要求

掌握 MOS 器件伏安特性；掌握 MOS 器件二级效应；掌握 MOS 小信号模型；了解 CMOS 电阻和电容。

5. 教学方法

讲授、讨论

第三章 单级放大器

该章节对应课程目标 4.1，对应思政指标点 4.2。

1. 教学内容

电流镜电路、共源极放大器、共栅极放大器、源极跟随器电路、共源共栅电流镜、共源共栅放大电路、放大器的频率特性。

2. 知识要点

电流镜电路、共源极放大器、共栅极放大器、源极跟随器电路、共源共栅电流镜、共源共栅放大电路。

3. 重点难点

放大器的频率特性

4. 基本要求

掌握单级放大器的大信号特性，工作原理；掌握单级放大器的小信号模型分析。

5. 教学方法

讲授、讨论

第四章 运算放大器

该章节对应课程目标 5.1，对应思政指标点 6.1。

1. 教学内容

差动放大器、运算放大器的基本结构、稳定性与相位补偿、运算放大器的性能分析及仿真。

2. 知识要点

差动放大器；运算放大器的基本结构；运算放大器的性能分析及仿真

3. 重点难点

稳定性与相位补偿

4. 基本要求

掌握差动对的工作原理，增益的计算；掌握以 MOS 器件做负载的差分对特性。

5. 教学方法

讲授、讨论

四、学时分配

序号	章节名称	学时分配 (共 48 学时)
1.	绪论	4
2.	元器件及其模型	12
3.	单级放大器	16
4.	运算放大器	16

五、考核方式

模拟集成电路设计课程为集成电路设计与集成系统的专业选修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

1. 课堂学习讨论及课后反馈表现（40%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等。

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
作业测评，共 30 分。	作业的完成度（20 分）。	3	5.1
	阐述观点的过程中思路清晰，表达明确。（10 分）	1	3.1
课堂学习研讨，共 10 分。	到课情况（5 分）。	1	3.1
	课堂研讨参与度、积极性等综合表现（5 分）。	2	4.1

2. 结果性考核（60%）

考试（开卷、闭卷等）或考查（面试、小论文等）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试，共 60 分。	掌握模拟集成电路设计的基本知识；CMOS 器件的工作原理；掌握基本模拟电路单元的工作特点；掌握进行电路直流、交流、瞬态的分析方法。（15 分）	1	3.1

	掌握基本单元电路的设计方法和技巧；掌握单级运放(包括差分运放)、运算放大器和高性能运算放大器的直、交流特性及各种相关指标的分析方法。(20分)	2	4.1
	掌握采用华大九天模拟集成电路设计软件对模拟集成电路性能进行仿真验证的基本技能，并深入理解课程中所涉及到的基本单元电路的直流、交流、瞬态特性。掌握模拟集成电路设计的全流程设计方法。(25分)	3	5.1

六、参考书目及学习资料

- 1.参考书目与文献：《模拟集成电路设计》，魏廷存编著，电子工业出版社，2022年。
- 2.推荐教材：《微电子与集成电路设计导论》，方玉明编著，电子工业出版社，2020年。

制定人： 曾蕙明

审定人：张黎可

批准人： 余耀

2024年8月

《数字集成电路设计》课程教学大纲

一、课程基本信息

课程名称（中文）	数字集成电路设计				
课程名称（英文）	Design of Digital Integrated Circuit				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	
授课学期	第6学期	学分	3	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	48	24	24	0	0
适用专业	集成电路设计与集成系统				
选用教材	《数字集成电路设计》，李娇等著，清华大学出版社，2024年				
开课单位	集成电路科学与工程学院				
先修课程	电路分析基础、数字电子技术基础				
后续课程	创新实践、毕业设计/论文				
课程简介 (不少于500字)	<p>课程基本定位：《数字集成电路设计》是集成电路设计与集成系统专业的一门专业主干课与核心课。数字集成电路课程为专业学生提供了关于数字电路设计的基础理论知识，包括数字逻辑、组合逻辑、时序逻辑、数字信号处理等内容。这些理论是进行集成电路设计的基础，对于培养学生的理论素养和科学研究能力具有重要意义。</p> <p>核心学习结果：通过本课程的学习，使学生掌握 CMOS 器件的工作原理；掌握基本数字电路单元的工作特点及性能的分析方法；掌握基本单元电路的设计方法和技巧；具备进行数字集成电路分析、设计、优化的基本能力，是对微电子基础知识的全面应用和提高。学生能够熟练掌握集成电路设计的基本工具和软件，例如 EDA 工具，以及数字电路设计的流程和方法。这些实践技能对于学生将来从事集成电路设计和开发工作至关重要。</p> <p>主要教学方法：本课程采用理论授课与上机实验相结合的教学方式。通过课程的学习，使学生掌握基本理论；通过实验使学生掌握技能。实验课是对课堂教学的有益补充。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	掌握数字集成电路设计的基本知识	指标点 4.1: 能够根据集成电路设备和系统需求, 通过文献研究、理论分析、数值仿真等手段, 分析集成电路领域复杂工程问题的解决方案。	指标点 1.1: 心怀梦想, 在困难面前能保持乐观心态, 化压力为动力 指标点 4.1: 主动参与本国文化活动, 积极传播和发扬本国优秀文化
2.	掌握 MOS 场效应管的制造, MOS 晶体管的结构及其效应; 掌握用 SPICE 进行 MOS 管建模; 数字集成电路的典型功能电路及其特性; 时序分析及特殊功能数字电路。	指标点 3.1: 能够掌握集成电路领域工程设计的全周期与全流程设计/开发方法和技术, 并根据设计目标, 确定合适的技术方案。	指标点 6.2: 在创新创业实践活动中, 探索新思路新技术, 解决实际问题 指标点 8.1: 主动了解、积极支持党和国家制定的各项路线、方针和政策
3.	掌握采用 EDA 工具对数字集成电路性能进行代码编写、编译、仿真验证的基本技能, 并深入理解所涉及到的基本单元电路的特性, 进行时序分析和综合。	指标点 5.1: 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法, 并理解其局限性。	指标点 10.1: 尊重并遵守国家法律和法规, 不违法乱纪, 不参与非法活动 指标点 10.2: 了解自己的权利和义务, 懂得通过合法途径维护合法权益

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

1. 超大规模集成电路与 CMOS 数字集成电路基本概念和知识: 认识集成电路发展历史, 超大规模集成电路与数字集成电路概念, 熟悉集成电路分类与特点。

2. CMOS 工艺结构、特点与规则: 了解制造工艺的基本步骤, CMOS n 阱工艺, CMOS 技术的发展, 版图设计规则, 了解工艺制造的基本步骤, 版图设计的基本规则。

3. 按照 CMOS 数字集成电路进行选择、设计及分析: 掌握需求分析的方法, 技术规范的制定的方法及要点, 按照需求分析能拟定详细的设计方案, 按照详细的设计方案能进行电路设计, 按照设计的电路进行能够的前仿真验证、综合分析、静态时序分析以及版图设计与验证。

第一章 概论

该章节对应课程教学分目标 1，对应课程育人分目标 1

1. 教学内容

CMOS（互补金属氧化物半导体）数字集成电路设计是电子工程领域的核心之一，它基于 CMOS 技术，利用 PMOS 和 NMOS 晶体管互补的特性，实现高集成度、低功耗的数字逻辑功能。随着信息技术的飞速发展，CMOS 数字集成电路已成为现代电子设备中不可或缺的组成部分，广泛应用于计算机、通信、消费电子、工业控制等各个领域。CMOS 数字集成电路发展历史，VLSI 设计方法综述，VLSI 设计流程，规范化、模块化和本地化的概念，封装技术，计算机辅助设计技术。

2. 知识要点

CMOS 数字集成电路发展历史，VLSI 设计方法综述，VLSI 设计流程，规范化、模块化和本地化的概念，封装技术，计算机辅助设计技术。

3. 重点难点

重点：VLSI 设计方法综述，VLSI 设计流程，规范化、模块化和本地化的概念；

难点：封装技术，计算机辅助设计技术。

4. 基本要求

- (1)了解数字集成电路的发展及应用现状；
- (2)认识数字集成电路设计面临的任务；
- (3)掌握数字集成电路设计课程的基本概念。

5. 教学方法

讲授、课堂讨论

第二章 MOS 场效应管的制造

该章节对应课程教学分目标 1、2，对应课程育人分目标 1、2

1. 教学内容

MOS 场效应管（MOSFET）的制造是一个复杂而精细的过程，涉及多个步骤和关键技术。MOSFET 的制造通常选用硅（Si）作为衬底材料，因为硅是地壳内第二丰富的元素，且具有良好的半导体特性。脱氧后的沙子（尤其是石英）最多包含 25% 的硅元素，以二氧化硅（SiO₂）的形式存在，这是半导体制造产业的基础。

2. 知识要点

MOS 场效应管制造工艺的基本步骤，CMOS n 阱工艺，CMOS 技术的发展，版图设计规则。

3. 重点难点

重点：制造工艺的基本步骤；

难点：CMOS n 阱工艺，CMOS 技术的发展，版图设计规则。

4. 基本要求

- (1)了解工艺制造的基本步骤；
- (2)了解版图设计的基本规则。

5. 教学方法

讲授、案例演示、课堂讨论

第三章 CMOS 晶体管基础

该章节对应课程教学分目标 1、2，对应课程育人分目标 1、2

1. 教学内容

CMOS 晶体管，全称为互补金属氧化物半导体晶体管，由 P 型 MOS 管和 N 型 MOS 管共同构成。其特点包括低功耗、高抗干扰能力、宽电源电压范围等，是现代电子设备中广泛应用的集成电路技术基础。CMOS 技术不仅用于微处理器、存储器等核心部件，还在图像处理、通信技术等领域发挥重要作用。

2. 知识要点

CMOS 结构，CMOS 场效应管结构和作用，MOSFET 的电流-电压特性难点，MOSFET 内部等效电容效应。

3. 重点难点

重点：CMOS 内部结构；

难点：MOSFET 的电流-电压特性。

4. 基本要求

(1)掌握 MOS 器件伏安特性；

(2)了解 MOS 器件二级效应。

5. 教学方法

讲授、案例演示、课堂讨论

第四章 CMOS 反相器静态特性

该章节对应课程教学分目标 2，对应课程育人分目标 2

1. 教学内容

CMOS 反相器由一个 P 型金属-氧化物-半导体 (PMOS) 晶体管和一个 N 型金属-氧化物-半导体 (NMOS) 晶体管组成。这两个晶体管以互补对称的形式连接，其中 PMOS 晶体管的源极连接到正电源 (如 VDD)，NMOS 晶体管的源极连接到地 (或负电源，如 GND)。两个晶体管的栅极相连作为输入端，漏极相连作为输出端。其静态特性包括明确的输出电平、极低的静态功耗、高输入电阻和低输出阻抗以及理论上无穷大的扇出能力等。这些特性使得 CMOS 反相器成为现代电子技术的基石之一。

2. 知识要点

电阻负载型、MOSFET 负载型反相器基本电路结构，反相器静态特性以及评价方法。

3. 重点难点

重点：反相器的基本电路结构和特性参数；

难点：反相器静态特性以及评价方法。

4. 基本要求

(1)了解各种典型的反相器结构及其参数特性；

(2)熟练分析反相器静态特性以及评价方法。

5. 教学方法

讲授、案例演示、课堂讨论

第五章 CMOS 反相器动态特性

该章节对应课程教学分目标 2，对应课程育人分目标 2

1. 教学内容

CMOS 反相器由一个 P 型金属-氧化物-半导体 (PMOS) 晶体管和一个 N 型金属-氧化

物-半导体（NMOS）晶体管组成。这两个晶体管以互补对称的形式连接，其中 PMOS 晶体管的源极连接到正电源（如 VDD），NMOS 晶体管的源极连接到地（或负电源，如 GND）。两个晶体管的栅极相连作为输入端，漏极相连作为输出端。其动态特性是与功耗、传播延时以及电容充放电等相关的特性。

2. 知识要点

延迟时间的定义、计算；延迟限制下的反向器设计；互连线电容的估算；互连线延迟的计算；CMOS 反相器的开关功耗。

3. 重点难点

重点：延迟的时间定义、计算；

难点：互连线电容的估算、开关功耗。

4. 基本要求

(1)掌握延迟的概念及其计算方法；

(2)会估算互连线上的电容和延迟；

(3)会计算反相器的开关。

5. 教学方法

讲授、案例演示、课堂讨论

第六章 组合 CMOS 逻辑电路

该章节对应课程教学分目标 2、3，对应课程育人分目标 2、3

1. 教学内容

组合 CMOS 逻辑电路是数字电路领域中的一种重要类型，主要由 CMOS 反相器、CMOS 逻辑门等基本单元电路组成。其特点是：功耗低、噪声容限大、逻辑摆幅大，集成度高，在数字电路领域有着广泛的应用，包括解码器、多路复用器、编码器、算术逻辑单元等。

2. 知识要点

组合逻辑电路的定义及特点，主要 CMOS 逻辑门的电路及功能，设计中的主要性能指标。

3. 重点难点

重点：常见 CMOS 逻辑门及其功能；

难点：设计中的性能权衡。

4. 基本要求

(1)熟悉典型的 CMOS 逻辑电路；

(2)了解 CMOS 传输门电路及其性能特性。

5. 教学方法

讲授、案例演示、课堂讨论

第七章 时序 CMOS 逻辑电路

该章节对应课程教学分目标 2、3，对应课程育人分目标 2、3

1. 教学内容

时序 CMOS 逻辑电路，作为数字电路的一个重要分支，不仅包含组合逻辑电路的特点，还引入了存储元素（如触发器、寄存器等），使得电路的输出不仅依赖于当前输入，还受到过去输入历史的影响。时序 CMOS 逻辑电路的工作原理可以概括为：在时钟信号的控制下，组合逻辑部分根据当前输入和存储元件的当前状态产生输出，并将部分输出反馈到存储元件

作为新的状态输入。随着时钟信号的不断触发，电路的状态将不断更新，从而实现复杂的时序逻辑功能。

2. 知识要点

双稳态元件的特性；SR 锁存电路；触发器电路的时间相关参数；CMOS 的 D 锁存器和边沿触发器。

3. 重点难点

重点：SR 锁存电路的原理和分析；

难点：复杂时序逻辑功能的设计。

4. 基本要求

(1)了解双稳态元件的特性；

(2)熟悉 SR 锁存器电路的工作原理及其特性；

(3)了解 D 触发器电路的工作原理及其特性。

5. 教学方法

讲授、案例演示、课堂讨论

四、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	反相器的设计及其验证	使用 EDA 软件设计一个反相器，并对其进行静态动态特性的验证	3	4	设计性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握反相器电路的实现方法	1, 2, 3
2	反相器优化及反相器链分析	利用基本反相器设计反相器环，并分析瞬态特性	3	4	设计性		掌握反相器链的绘制，并能正确提取上升下降延时	2, 3
3	门电路设计和验证	使用 EDA 软件设计一个逻辑门电路，验证功能	4	4	设计性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握逻辑门电路的实现方法，并了解电路的优化方法	2, 3
4	时序逻辑电路实验	使用 EDA 软件绘制一处理器的脉冲寄存器，	5	4	设计性		掌握时序逻辑电路的仿真和分析方法	2, 3

		对该时序逻辑电路特性进行提取分析						
5	计数器及其应用	使用 EDA 工具设计异步二进制加法计数器电路并分析其特性	6	4	设计性	在实验中探索新的电路结构, 解决实际问题	掌握二进制加法器组合逻辑电路的设计分析方法	2, 3
6	加法器的设计	使用 EDA 工具设计 4 位逐位进位加法器, 分析电路最差情况下的延迟	6, 7	4	设计性	在实验中探索新的电路结构, 解决实际问题	掌握加法器组合逻辑电路的设计分析方法	2, 3

五、学时分配

序号	章节名称	学时分配 (共 48 学时)
1.	绪论	2
2.	MOS 场效应管的制造	2
3.	CMOS 晶体管基础	4
4.	CMOS 反相器静态特性	4
5.	CMOS 反相器动态特性	4
6.	组合 CMOS 逻辑电路	4
7.	时序 CMOS 逻辑电路	4
8.	实验一	4
9.	实验二	4
10.	实验三	4
11.	实验四	4
12.	实验五	4
13.	实验六	4

六、考核方式

CMOS 数字集成电路设计课程为微电子科学与工程专业选修课, 课程考核方式包括: 课堂学习讨论及课后反馈表现 (40%) + 结果性考核 (60%)。

1. 课堂学习讨论及课后反馈表现 (40%)

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分 目标	支撑 毕业要求
课堂学习研讨 5%	阐述观点的过程中思路清晰，表达明确。(5分)	1、2、3	4.1, 3.1, 5.1
作业测评 15%	按时完成教师布置的等数量作业题目答题,有答题或计算过程和结论。(10分)	2、3	3.1, 5.1
	作业字迹清楚、答题或计算过程的思路清晰,结论正确(5分)	3	5.1
实验报告 20%	实验原理准确完整,实验步骤详细正确(10分)	1、2、3	3.1, 5.1
	实验结果达到教学目标要求,能体现学生对实验内容的思考	2、3	5.1

2. 结果性考核 (60%)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分 目标	支撑 毕业要求
闭卷考试 60%	考核对 CMOS 数字电路概念和历史, CMOS 晶体管基本制造和特性的掌握。(20分)	1、2	4.1, 3.1
	考核对于反相器电路的设计和各项参数计算。(40分)	2	3.1
	考核对于组合电路和逻辑电路基本概念和简单计算。(40分)	2	3.1

七、参考书目及学习资料

1.推荐教材:《CMOS 数字集成电路设计》,[美]查尔斯·霍金斯(Charles H)著,机械工业出版社,2016年

2.参考书目与文献:

《CMOS 数字集成电路-分析与设计》(第4版),[美]康松默(Sun-MoKang)等著,电子工业出版社,2015年。

《数字集成电路-电路、系统与amp;设计》,[美]Jan M.Rabaey(简 M.拉贝艾)等著,周润德等译电子工业出版社,2017年。

《混合信号设计方法学指导模拟混合信号 IP 和 SoC 的设计》何乐年,科学出版社,2014年。

制定人: 汤思达, 余耀

审定人: 张黎可

批准人: 王伟

2024年8月

《工程伦理学》课程教学大纲

一、课程基本信息

课程名称（中文）	工程伦理学				
课程名称（英文）	Engineering Ethics				
课程类别 ¹	专业选修课	课程性质	选修	特殊课程 类型	
授课学期	第 1 学期	学分	1	考核方式	考察
课程学时及分配	总学时	讲课学时	实验学时	线上学时	课外学时
	16	16	0	0	0
适用专业	电子信息类专业				
选用教材	《工程伦理学》，闫坤如，华南理工大学出版社，2016 年				
开课单位	集成电路科学与工程学院				
先修课程	无				
后续课程	劳动实践、毕业实习				
课程简介	<p>课程基本定位：工程领域各专业本科生、相关工程领域教学、科研人员，以及广大工程科技和工程管理人员等。</p> <p>核心学习结果：解决工程伦理问题,培养三大基本伦理素质：伦理意识、伦理规范和伦理决策，培养工科大学生的工程伦理素质，使其具有工程伦理意识，掌握工程伦理规范，并提高他们的工程伦理决策能力。</p> <p>主要教学方法：以重点知识讲授为基础，以案例教学为特点，以职业伦理教育为重心。可采用课堂讲授、案例研讨、专题讨论等多种方式相结合。同时结合 MOOC、专家讲座等多种方式进行教学并且结合教材各章和参考文献安排课程内容的延伸阅读。</p>				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1：深入理解工程伦理相关概念和理论，培养相关从业者的工程伦理意识。	指标点 6.2: 能够合理分析和评价集成电路设计与集成系统实践对社会、健康、安全、法律和文化的的影响，并能解释应承担的责任。	指标点 2.1: 拥有对祖国强烈的认同感和归属感，维护国家的尊严和荣誉
2.	课程目标 2：系统把握工程伦理的基本规范，掌握具体工程领域的伦理规范要求。	指标点 7.2: 能够合理分析与评价集成电路设计与集成系统实践对环境、社会可持续发展的影响。	指标点 10.1: 尊重并遵守国家法律和法规，不违法乱纪，不参与非法活动
3	课程目标 3：全面提高工程伦理的决策能力，能够解决工程实践中的复杂伦理问题。	指标点 3.4: 能够在设计环节考虑社会、健康、安全、法律、文化以及环境等制约因素。	指标点 10.2: 了解自己的权利和义务，懂得通过合法途径维护合法权益

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 工程与伦理

该章节对应课程教学分目标 1、2、3 和 4，对应课程育人分目标 1。

1. 教学内容

本章节的主要教学内容分为如下四个部分：

- 1、如何理解工程
- 2、如何理解伦理
- 3、工程实践中的伦理问题
- 4、如何处理工程实践中的伦理问题

2. 知识要点

本章节的知识要点主要包含：

- 1、理解工程:工程的定义与过程，技术与工程的关系，以及理解工程的维度。
- 2、理解伦理：道德与伦理，不同的伦理立场和伦理困境与伦理选择。
- 3、工程实践中的伦理问题：主要的工程伦理问题、工程伦理问题的特点。
- 4、如何处理工程实践中的伦理问题：伦理问题辨识，处理工程伦理的基本原则和思路。

3. 重点难点

本章重点在于理解工程和伦理。难点在于如何深入辨识工程中的伦理问题以及把握处理工程伦理问题的基本原则和思路。

4. 基本要求

- 1、了解工程的基本概念；
- 2、了解道德与伦理的基本概念；
- 3、了解主要的工程伦理问题、工程伦理问题的特点；

4、掌握处理工程伦理的基本原则和思路。

5. 教学方法

讲授

第二章 工程中的风险、安全与责任

该章节对应课程教学分目标 1、2、3 和 4，对应课程育人分目标 1。

1. 教学内容

本章节的主要教学内容分为如下三个部分：

- 1、工程风险的来源及防范
- 2、工程风险的伦理评估
- 3、工程风险中的伦理责任

2. 知识要点

本章节的知识要点主要包含：

- 1、工程风险的来源及防范：工程风险的来源及防范措施
- 2、工程风险的伦理评估：工程风险的伦理评估原则和伦理评估途径，工程风险的伦理评估方法
- 3、工程风险中的伦理责任：伦理责任概念及类型

3. 重点难点

本章重点在于掌握工程风险的三大来源及相关防范措施，难点在于如何理解并掌握评估工程风险遵循的基本原理和工程师需要承担的工程伦理责任。

4. 基本要求

- 1、了解工程风险的来源及防范措施；
- 2、了解工程风险的伦理评估原则、伦理评估途径和伦理评估方法；
- 3、了解伦理责任概念及类型

5. 教学方法

讲授

第三章 工程中的价值、利益与公正

该章节对应课程教学分目标 1、2、3 和 4，对应课程育人分目标 1。

1. 教学内容

本章节的主要教学内容分为如下四个部分：

- 1、工程的价值及其特点
- 2、工程所服务的对象与可及性
- 3、工程实践中的攸关方与社会成本承担
- 4、公正原则在工程的实现

2. 知识要点

本章节的知识要点主要包含：

- 1、工程的价值及其特点：导向性、多元性和综合性
- 2、工程所服务的对象与可及性：目标人群和可及性及普惠
- 3、工程实践中的攸关方与社会成本承担：邻避效应、工程活动的社会成本和利益攸关方
- 4、公正原则在工程的实现：四种类型的基本工作原则、利益补偿和利益协调机制

3. 重点难点

本章重点在于了解工程价值及特点、四种类型的基本工作原则、利益补偿和利益协调机制。难点在于如何保证工程实践中的公正原则。

4. 基本要求

- 1、掌握工程的价值及其特点；
- 2、了解工程所服务的对象与可及性；

- 3、了解邻避效应、工程活动的社会成本和利益攸关方；
- 4、掌握基本工作原则、利益补偿和利益协调机制；

5. 教学方法

讲授

第四章 工程活动中的环境伦理

该章节对应课程教学分目标 1、2、3 和 4，对应课程育人分目标 1。

1. 教学内容

本章节的主要教学内容分为如下三个部分：

- 1、工程活动中环境伦理观念的确立
- 2、工程活动中的环境价值与伦理原则
- 3、工程师的环境伦理

2. 知识要点

本章节的知识要点主要包含：

- 1、工程活动中环境伦理观念的确立：两种思路、基本思想及核心问题
- 2、工程活动中的环境价值与伦理原则：环境影响、环境道德要求、环境价值观和环境伦理原理
- 3、工程师的环境伦理：环境伦理责任、环境伦理规范

3. 重点难点

本章重点在于掌握工程活动中环境伦理观念基本思想及核心问题和环境伦理责任、环境伦理规范；难点在于如何深入理解环境道德要求、环境价值观和环境伦理原理。

4. 基本要求

- 1、了解两种思路、基本思想及核心问题；
- 2、掌握环境影响、环境道德要求、环境价值观和环境伦理原理；
- 3、掌握环境伦理责任、环境伦理规范；

5. 教学方法

讲授

第五章 工程师的职业伦理

该章节对应课程教学分目标 1、2、3 和 4，对应课程育人分目标 1。

1. 教学内容

本章节的主要教学内容分为如下三个部分：

- 1、工程职业
- 2、工程职业伦理
- 3、工程师的职业伦理规范

2. 知识要点

本章节的知识要点主要包含：

- 1、工程职业：职业的地位、性质与作用，工程职业制度
- 2、工程职业伦理：作为职业伦理的工程伦理，工程师职业伦理章程，工程职业伦理的实践指向
- 3、工程师的职业伦理规范：首要责任原则工程师的权利与责任，工程师的职业美德，应对职业行为中的伦理冲突

3. 重点难点

本章重点在于了解工程职业制度和掌握工程师职业伦理章程，难点在于如何准确应对职业行为中的伦理冲突，以更好地遵循工程师职业伦理。

4. 基本要求

- 1、工程职业制度；
- 2、了解工程师职业伦理章程和工程职业伦理的实践指向；
- 3、了解首要责任原则工程师的权利与责任，工程师的职业美德；
- 4、掌握应对职业行为中的伦理冲突；

5. 教学方法

讲授

第六章 信息与大数据的伦理问题

该章节对应课程教学分目标 1、2、3 和 4，对应课程育人分目标 1。

1. 教学内容

本章节的主要教学内容分为如下七个部分：

- 1、信息技术的社会影响
- 2、信息与大数据伦理问题
- 3、数字身份困境
- 4、大数据时代的个人隐私
- 5、数据权利
- 6、数据传输技术大数据公共治理伦理
- 7、大数据创新科技人员的伦理责任

2. 知识要点

本章节的知识要点主要包含：

- 1、信息技术的社会影响：信息技术特点
- 2、信息与大数据伦理问题：信息与网络空间伦理，大数据时代伦理新问题
- 3、数字身份困境：社会身份与社会责任，数字身份，数字身份管理的伦理分析
- 4、大数据时代的个人隐私：从个人信息到隐私保护的伦理思考，隐私权、个人信息权的法律实践
- 5、数据权利：数据的资产属性与数据权属，数据权属价值判断原则，防范数据滥用与垄断，从数据公开到数据开放
- 6、数据传输技术大数据公共治理伦理：中西公共治理价值观的差异，大数据公共治理的伦理选择
- 7、大数据创新科技人员的伦理责任：大数据伦理责任特点，大数据创新科技人员的伦理责任意识，大数据创新科技人员的伦理责任，大数据创新科技人员的行为规范

3. 重点难点

本章重点在于了解信息与大数据伦理问题、大数据公共治理伦理以及大数据创新科技人员的伦理责任，难点在于如何准确理解中西公共治理价值观的差异，大数据公共治理的伦理选择。

4. 基本要求

- 1、了解信息技术特点；
- 2、了解大数据时代伦理新问题；
- 3、了解数字身份管理的伦理分析；
- 4、了解个人隐私、数据权利及大数据公共治理伦理；
- 5、掌握大数据创新科技人员的伦理责任。

5. 教学方法

讲授

四、学时分配

序号	章节名称	学时分配（共 16 学时）
1.	工程与伦理	2
2.	工程中的风险、安全与责任	2
3.	工程中的价值、利益与公正	2
4.	工程活动中的环境伦理	2
5.	工程师的职业伦理	4

6.	信息与大数据的伦理问题	4
----	-------------	---

五、考核方式

《工程伦理学》课程为通信工程专业选修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

1. 课堂学习讨论及课后反馈表现（40%）

包含课堂学习研讨、课后反馈表现、课内实验评价等。

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂学习研讨，共 15 分。	阐述课程问题的过程中思路清晰，语言流畅，表达明确。（5 分）	1, 2, 3	6.2, 7.2, 8.1
	分析工程伦理学的设计实际工程案例，积极完成与同学、授课老师的互动与研讨，表达自己对案例的思考。（10 分）	1, 2, 3	
课后反馈表现，共 25 分。	按时完成、上交教师布置的作业题目。（10 分）	1, 2, 3	
	字迹清楚、答题设计过程和思路清晰，答案体现一定的思考性。（15 分）	1, 2, 3	

2. 结果性考核（60%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
期末大论文考查，共 60 分。	掌握工程伦理学的基本理论概念。（20 分）	1	6.2
	能够运用工程伦理学的课程知识对实践中的工程伦理做出独立的评判，对于违反工程伦理的案例能够给出合理的解决方案及举措。（30 分）	2	7.2
	论文知识案例丰富，结构层次分明，论点分明，用词合适，概念准确，准确表达论点或建议。（10 分）	3	8.1

六、参考书目及学习资料

1.推荐教材:

《工程伦理》(第2版),李正风、丛杭青、王前等编著,清华大学出版社,2019年。

2.参考书目与文献:

《工程伦理学(第二版)》,赵莉、姚立根著,高等教育出版社,2021年。

制定人:迟荣华

审定人:刘罡

批准人:王伟

2024年8月

《工程项目管理与经济决策》课程教学大纲

一、课程基本信息

课程名称（中文）	工程项目管理与经济决策				
课程名称（英文）	Engineering Project Management and Economic Decision				
课程类别 ¹	专业选修课	课程性质 ²	必修	特殊课程类型 ³	创新创业
授课学期	第5学期	学分	0.5	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	16	16	0	0	0
适用专业	电子信息类专业				
选用教材	《现代工程项目管理》，白礼彪，机械工业出版社，2024年				
开课单位	集成电路科学与工程学院				
先修课程	科技论文写作与专利申请、工程创造学				
后续课程	创新实践（1）、工程经济学				
课程简介 (不少于500字)	<p>课程基本定位：工程项目管理与经济决策课程是一门必修的创新创业教育课程，属于创新创业教育平台。</p> <p>核心学习结果：本课程是电子信息类专业主要的创新创业教育课程。本课程引导学生从工程项目管理的角度看待问题，应用工程项目管理的理念和方法分析问题、解决问题的能力。</p> <p>主要教学方法：本课程通过知识讲授和案例讨论等课程教学方式，使学生对工程项目管理有一个整体认知，了解和掌握工程项目管理的核心理论和方法；培养学生自觉和正确地应用工程项目理论知识指导实践工作。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	在光电信息类的工程项目中能考虑到不同制约因素	指标点 7.2: 能够合理分析与评价集成电路设计与集成系统实践对环境、社会可持续发展的影响。	指标点 6.2: 在创新创业实践活动中探索新思路新技术，解决实际问题

2.	了解并掌握工程项目管理的基本知识，理解工程实践对环境、社会的影响，激起学生对工程项目的兴趣。	指标点 8.2: 能够在集成电路设计与集成系统实践中理解并遵守诚实公正、诚信守则的工程职业道德和规范。	指标点 8.1: 主动了解、积极支持党和国家制定的各项路线、方针和政策
3.	在复杂的光电信息类工程项目中，具有一定的组织管理能力和协调能力。	指标点 11.1: 能够掌握集成电路相关领域涉及的工程管理原理与经济决策方法。 指标点 11.2: 能够认知集成电路设计与产品全周期、全流程的成本构成，能够理解和描述其中涉及的工程管理与经济决策问题。	

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求

第一章 绪论

该章节对应课程目标 6.1，对应思政指标点 6.2

1. 教学内容

项目管理并非新概念，它已存在数百年之久。项目成果是领导者和项目经理在工作中应用项目管理实践、原则、过程、工具和技术的结果。这些项目经理运用一系列关键技能和知识来满足客户和参与项目或受项目影响的其他人的要求。二十世纪中期，项目经理开始致力于将项目管理确立为一种职业，其中一个方面就是对知识体系 (BOK) 的内容，即项目管理达成一致意见。这一知识体系后来称为“项目管理知识体系(PMBOK)”。项目管理协会 (PMI) 制定了一套有关项目管理知识体系的图表和词汇基准。项目经理很快意识到，并非一本书就可以包含项目管理知识体系的所有内容。

2. 知识要点

项目与工程项目的概念及特征、工程项目的分类、生命周期与基本建设、项目管理过程组与知识领域

3. 重点难点

项目与工程项目的概念及特征、项目管理过程组与知识领域

4. 基本要求

- (1) 了解项目和工程项目的基本概念与特点
- (2) 掌握什么是项目管理，了解项目管理与企业管理的区别
- (3) 掌握项目管理的知识体系包含内容
- (4) 理解并掌握工程项目管理的概念以及特点

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生

思考能力、分析问题和解决问题的能力；引导和鼓励学生通过自学获取知识，培养学生的自学能力。

第二章 项目经理与项目组织

该章节对应课程目标 9.2，对应思政指标点 8.1

1. 教学内容

项目经理在领导项目团队达成项目目标方面发挥至关重要的作用。在整个项目期间，这个角色的作用非常明显。很多项目经理从项目启动时参与项目，直到项目结束。不过，在某些组织内，项目经理可能会在项目启动之前就参与评估和分析活动。这些活动可能包括咨询管理层和业务部门领导者的想法，以推进战略目标的实现、提高组织绩效，或满足客户需求。某些组织可能还要求项目经理管理或协助项目的商业分析、商业论证的制定以及项目组合管理事宜。项目经理还可能参与后续跟进活动，以实现项目的商业效益。不同组织对项目经理的角色有不同的定义，但本质上它们的裁剪方式都一样——项目管理角色需要符合组织需求，如同项目管理过程需要符合项目需求一般。

2. 知识要点

项目经理的定义、项目经理的影响力范围、项目经理的能力、执行整合

3. 重点难点

项目经理的影响力范围、项目经理的能力

4. 基本要求

- (1) 了解各个组织机构中项目经理的权力大小
- (2) 掌握 PMO 的三种类型
- (3) 理解项目经理的定义
- (4) 掌握 PMI 人才三角
- (5) 了解项目经理的几种权力和几种领导力风格

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生思考能力、分析问题和解决问题的能力；引导和鼓励学生通过自学获取知识，培养学生的自学能力。

第三章 项目整合管理

该章节对应课程目标 9.2，对应思政指标点 6.2

1. 教学内容

项目整合管理由项目经理负责。虽然其他知识领域可以由相关专家（如成本分析专家、进度规划专家、风险管理专家）管理，但是项目整合管理的责任不能被授权或转移。只能由项目经理负责整合所有其他知识领域的成果，并掌握项目总体情况。项目经理必须对整个项目承担最终责任。项目与项目管理本质上具有整合性质，例如，为应急计划制定成本估算时，就需要整合项目成本管理、项目进度管理和项目风险管理知识领域中的相关过程。在识别出与各种人员配备方案有关的额外风险时，可能需要再次进行上述某个或某几个过程。项目管理过程组的各个过程之间经常反复发生联系。例如，在项目早期，规划过程组为执行过程组提供书面的项目管理计划；然后，随着项目的进展，规划过程组还将根据变更情况，更新项目管理计划。

2. 知识要点

制定项目章程、制定项目管理计划、指导与管理项目工作、监控项目工作、实施整体变更控制、结束项目或阶段

3. 重点难点

制定项目管理计划、指导与管理项目工作、实施整体变更控制

4. 基本要求

- (1) 了解项目章程的作用
- (2) 了解项目管理计划的工具
- (3) 理解指导和管理项目工作的两个重要输入、输出
- (4) 掌握管理项目知识的三个要点
- (5) 了解监控项目工作的目的

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生思考能力、分析问题和解决问题的能力；引导和鼓励学生通过自学获取知识，培养学生的自学能力。

第四章 项目范围管理

该章节对应课程目标 6.1，对应思政指标点 6.2

1. 教学内容

在项目环境中，“范围”这一术语有两种含义：

- (1) 产品范围。某项产品、服务或成果所具有的特征和功能。
- (2) 项目范围。为交付具有规定特性与功能的产品、服务或成果而必须完成的工作。

项目范围有时也包括产品范围。从预测型方法到适应型或敏捷型方法，项目生命周期可以处于这个连续区间内的任何位置。在预测型生命周期中，在项目开始时就对项目可交付成果进行定义，对任何范围变化都要进行渐进管理。而在适应型或敏捷型生命周期中，通过多次迭代来开发可交付成果，并在每次迭代开始时定义和批准详细的范围。

2. 知识要点

规划范围管理、收集需求、定义范围、创建 WBS、确认范围、控制范围

3. 重点难点

收集需求、创建 WBS、控制范围

4. 基本要求

- (1) 了解项目范围管理的定义
- (2) 掌握 WBS 的创建方法
- (3) 理解控制范围的定义、范围蔓延的定义

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生思考能力、分析问题和解决问题的能力；引导和鼓励学生通过自学获取知识，培养学生的自学能力。

第五章 项目进度管理

该章节对应课程目标 6.1，对应思政指标点 6.2

1. 教学内容

项目进度计划提供详尽的计划，说明项目如何以及何时交付项目范围中定义的产品、服

务和成果，是一种用于沟通和管理相关方期望的工具，为绩效报告提供了依据。项目管理团队选择进度计划方法，例如关键路径法或敏捷方法。之后，项目管理团队将项目特定数据，如活动、计划日期、持续时间、资源、依赖关系和制约因素等输入进度计划编制工具，以创建项目进度模型。这件工作的成果就是项目进度计划。图 6-2 是进度计划工作的概览，展示如何结合进度计划编制方法、编制工具及项目进度管理各过程的输出来创建进度模型。在小型项目中，定义活动、排列活动顺序、估算活动持续时间及制定进度模型等过程之间的联系非常密切，以至于可视为一个过程，能够由一个人在较短时间内完成。但本章仍然把这些过程分开介绍，因为每个过程所用的工具和技术各不相同。有关某些过程的更详细的描述，请参见《进度计划实践标准》

2. 知识要点

规划进度管理、定义活动、排列活动顺序、估算活动持续时间、制定进度计划、控制进度

3. 重点难点

定义活动、排列活动顺序、估算活动持续时间、控制进度

4. 基本要求

- (1) 进度管理计划中无进度
- (2) 掌握排列活动顺序的工具与输出
- (3) 掌握如何估算活动的持续时间
- (4) 掌握制定进度计划的工具和输出

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生思考能力、分析问题和解决问题的能力；引导和鼓励学生通过自学获取知识，培养学生的自学能力。

第六章 项目成本管理

该章节对应课程目标 6.1，对应思政指标点 6.2

1. 教学内容

项目成本管理重点关注完成项目活动所需资源的成本，但同时也应考虑项目决策对项目产品、服务或成果的使用成本、维护成本和支持成本的影响。例如，限制设计审查的次数可降低项目成本，但可能增加由此带来的产品运营成本。成本管理的另一个方面是认识到不同的相关方会在不同的时间，用不同的方法测算项目成本。例如，对于某采购品，可在做出采购决策、下达订单、实际交货、实际成本发生或进行项目会计记账时，测算其成本。在很多组织中，预测和分析项目产品的财务效益是在项目之外进行的，但对于有些项目，如固定资产投资项，可在项目成本管理中进行这项预测和分析工作。在这种情况下，项目成本管理还需使用其他过程和许多通用财务管理技术，如投资回报率分析、现金流贴现分析和投资回收期分析等。

2. 知识要点

规划成本管理、估算成本、制定预算、控制成本

3. 重点难点

规划成本管理、估算成本、制定预算、控制成本

4. 基本要求

- (1) 掌握估算成本的定义，工具和输出
- (2) 掌握应急储备和管理储备的区别
- (3) 掌握排列活动顺序的工具和输出
- (4) 掌握制定预算的定义，工具和输出

5. 教学方法

课堂讲授中重点对基本概念、基本方法和解题思路的讲解；采用启发式教学，培养学生思考能力、分析问题和解决问题的能力；引导和鼓励通过自学获取知识，培养学生的自学能力。

四、学时分配

序号	章节名称	学时分配 (共 16 学时)
1.	绪论	2
2.	项目经理与项目组织	4
3.	项目整合管理	2
4.	项目范围管理	2
5.	项目进度管理	4
6.	项目成本管理	2

五、考核方式

工程项目管理与经济决策课程为光电信息科学与工程专业必修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

1. 课堂学习讨论及课后反馈表现（40%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等。

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂、课后习题研讨，共 25 分。	分析课堂习题，完成互动与研讨，表达自己的观点，提出自己的问题解决方案。（15 分）	1	6.1
	阐述观点的过程中思路清晰，表达明确。（10 分）	2	7.1
课内知识点的熟悉程度，关键知识点的了解程度，共 15 分。	收集资料、熟悉关键知识点。（8 分）	2	7.1
	了解关键知识点的应用，并能分析应用的合理性及技术改进的方向性。（7 分）	2	7.1

2. 结果性考核（60%）

闭卷考试

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试，共60分。	掌握工程项目管理的概念、特点、类型、目标和任务。掌握工程项目的事业环境因素和组织过程资产。 (15分)	1	6.1
	理解并掌握工程项目在 ITTO 的整合中需要关注的关键点。理解工程项目范围管理在规划和监控过程中的作用。明确项目质量的影响因素、控制步骤以及工具和技术。(20分)	2	7.1
	理解并掌握工程项目中的进度管理在规划和监控中的作用，理解进度管理中的输入和输出，会用关键路径法计算项目进度的时间节点。能根据施工项目的具体情况编制施工成本计划。(25分)	3	9.2

六、参考书目及学习资料

1. 推荐教材：《现代工程项目管理》，机械工业出版社，白礼彪，2024年5月1日第一版。
2. 推荐参考书目：《项目管理》，机械工业出版社，杰弗里 K.宾图（Jeffrey K.Pinto）著，2018年11月第一版。
3. 在线学习资源：学习通相关线上课程

制定人：黄孙港

审定人：刘罡

批准人：王伟

2024年8月

《工程创造学》课程教学大纲

一、课程基本信息

课程名称（中文）	工程创造学				
课程名称（英文）	Engineering Creativity				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	
授课学期	第2学期	学分	0.5	考核方式	考查
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	16	16	0	0	0
适用专业	电子信息类专业				
选用教材	《创造学教程第2版（原理与实践）》，郭业才，清华大学出版社，2022年				
开课单位	集成电路科学与工程学院				
先修课程	工程伦理学				
后续课程	创新实践（1）（2）				
课程简介 (不少于500字)	<p>课程基本定位：本课程是电子信息类专业主要的创新创业课程，是专业选修课程。本课程培养学生理解创造学的基础知识，通过科学的创造性思维训练，运用合理的创造技法进行创新创业活动，而且了解创造过程中知识产权的重要性。</p> <p>核心学习结果：本课程系统地以实际应用为目标来介绍工程创造学的基本概念和基础知识。主要内容包括创造学、创造力、创造性思维、创造原理与技法等。使学生能够深刻理解和掌握创造学的理论和方法，并注重实际应用。本课程通过启发每一位大学生对发明创造活动的兴趣，激起学生独立提出问题并寻求解决问题新技术方案的需要，让学生学会创造性地应用所学知识解决问题。通过设计实际创新案例，强调学生在学习知识的过程中，关注社会责任感。</p> <p>主要教学方法：工程创造学是以“学科通识性、表述趣味性、内容新颖性、交叉融合性”为指导思想，着重介绍创造力开发、创造性思维及训练、创造技法及其应用和发明创造实施流程等，要求学生学会运用创造性的方法解决工程中的问题。课程教学坚持OBE原则，以学生学习效果为导向，开展持续改进。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1	课程目标 1: 理解并掌握创造力及其开发、创造性思维与训练、创造原理与技法等方面的基本知识和基本理论，激起学生对发明创造的兴趣。	指标点 3.3: 能够完成集成电路设备和系统的设计，并在设计中体现创新意识。	指标点 1.2: 以辩证唯物主义和历史唯物主义的世界观认识和改造客观世界
2	课程目标 2: 理解本专业方向的标准、专利、政策法规，并能在创新活动中协调多文化的影响。	指标点 4.2: 能够根据集成电路设备和系统特征及其应用需求，选择研究路线，设计实验方案。	指标点 6.2: 在创新创业实践活动中探索新思路新技术，解决实际问题
3	课程目标 3: 对实际中遇到的问题要善于分析，创造性地运用知识解决问题的能力，并且能撰写对复杂工程问题的创新报告。	指标点 11.3: 能够将工程管理原理或经济决策方法与工具应用于多学科环境下的工程设计与实践。 指标点 12.2: 能够根据个人或职业发展的需求理解相应的技术问题，具有归纳总结、提出问题的能力。	指标点 10.1: 尊重并遵守国家法律和法规，不违法乱纪，不参与非法活动

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 创造学概述

该章节对应课程目标 1，对应思政指标点 1.2

1. 教学内容

- (1) 创造学及其发展
- (2) 与创造学有关概念间的关系分析
- (3) 创造学的研究目的和研究内容
- (4) 创造学与传统学科和素质教育的关系

2. 知识要点

- (1) 创造学的含义和发展概况；
- (2) 发现、发明，创新、创造与创造力；
- (3) 创造学的研究目的、基本原理和基本内容；
- (4) 创造学与传统科学和素质教育的关系。

3. 重点难点

重点：发现与发明，创新、创造与创造力的关系
难点：创造学的基本原理

4. 基本要求

- (1)了解创造学的含义和发展概况；
- (2)理清与创造学有关概念间的关系，如发现与发明，创新、创造与创造力；
- (3)掌握创造学的研究目的、基本原理和基本内容；
- (4)能理解创造学与传统科学和素质教育的关系。

5. 教学方法

讲授、案例、讨论法

第二章 创造力及其开发

该章节对应课程目标 2，对应思政指标点 6.2

1. 教学内容

- (1) 创造力概述
- (2) 创造力特点
- (3) 创造力开发模式与途径

2. 知识要点

- (1) 创造力的含义、构成要素和功能模型；
- (2) 创造力特点，普遍性和特殊性，自然属性和社会属性，能动性和可开发性；
- (3) 创造力的开发模式与途径。

3. 重点难点

重点：创造力的特点

难点：创造力的开发模式

4. 基本要求

- (1) 了解创造力的含义、构成要素和功能模型；
- (2) 掌握创造力特点，普遍性和特殊性，自然属性和社会属性，能动性和可开发性；
- (3) 理解创造力的开发模式与途径。

5. 教学方法

讲授、案例、讨论法

第三章 创造性思维与训练

该章节对应课程目标 3，对应思政指标点 10.1

1. 教学内容

- (1) 思维概述
- (2) 创造性思维概述
- (3) 创造性思维过程
- (4) 创造性思维的基本形式

2. 知识要点

- (1) 创造性思维的含义和特征；
- (2) 理解创造性思维过程；
- (3) 掌握创造性思维的基本形式。

3. 重点难点

重点：创造性思维的基本形式

难点：创造性思维的特征

4. 基本要求

- (1) 了解创造性思维的含义和特征；
- (2) 理解创造性思维过程；
- (3) 掌握创造性思维的基本形式。

5. 教学方法

讲授、案例、讨论法

第四章 创造原理与技法

该章节对应课程目标 1，对应思政指标点 1.2

1. 教学内容

- (1) 创造原理
- (2) 创造技法概述
- (3) 智力激励法
- (4) 联想技法
- (5) 组合分解技法
- (6) 列举技法
- (7) 形态分析技法
- (8) 类比性技法

2. 知识要点

- (1) 各类不同的创造原理，如组合、综合、分离、还原、移植等；
- (2) 创造技法的含义和分类；
- (3) 不同类型的创造技法，如智力激励、联想、组合分解、列举、形态分析和类比等。

3. 重点难点

重点：组合、移植创造原理

难点：智力激励技法、形态分析技法

4. 基本要求

- (1) 理解各类不同的创造原理，如组合、综合、分离、还原、移植等；
- (2) 了解创造技法的含义和分类；
- (3) 掌握不同类型的创造技法，如智力激励、联想、组合分解、列举、形态分析和类比等。

5. 教学方法

讲授、案例、讨论法

第五章 发明创造实施流程

该章节对应课程目标 2，对应思政指标点 6.2

1. 教学内容

- (1) 选择创造课题
- (2) 构思课题创造方案
- (3) 完成课题阶段

2. 知识要点

- (1) 创造课题的选择；
- (2) 创造方案的构思；

(3) 课题完成阶段需要对发明创造的实施。

3. 重点难点

重点：发明创造成果的评价指标

难点：创造设想、建立模型

4. 基本要求

(1) 了解创造课题的选择；

(2) 理解创造方案的构思；

(3) 理解课题完成阶段需要对发明创造的实施。

5. 教学方法

讲授、案例、讨论法

四、学时分配

序号	章节名称	学时分配 (共 16 学时)
1.	第一章 创造学概述	2
2.	第二章 创造力及其开发	4
3.	第三章 创造性思维与训练	3
4.	第四章 创造原理与技法	5
5.	第五章 发明创造实施流程	2

五、考核方式

工程创造学课程为光电信息科学与工程专业选修课，课程考核方式包括：课堂学习讨论及课后反馈表现（30%）+课程报告（70%）。

1. 课堂学习讨论及课后反馈表现（30%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂教学研讨及出勤率考核，共 10 分。	分析创造学案例，完成互动与研讨，表达自己的观点，提出自己的设想。（5 分）	1、2	3.3、4.2
	阐述观点的过程中思路清晰，表达明确。（5 分）	3	11.3
课后作业的完成程度，重要创造学概念的掌握程度，共 20 分。	课后完成 20-30 个习题，考核学生对每章节知识点的复习、理解和掌握程度，将全部作业的平均成绩计入总成绩（20 分）	1、2、3	3.3、4.2、11.3

2. 结果性考核（70%）

论文考查

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分 目标	支撑 毕业要求
课程报告，共 70分。	报告满分100分，考查学生理解并掌握创造力及其开发、创造性思维与训练、创造原理与技法等方面的基本知识和基本理论，按报告评分标准判分。（20分）	1	3.3
	报告满分100分，考察学生理解本专业方向的标准、专利、政策法规，并能在创新活动中协调多文化的影响，按报告评分标准判分。（30分）	2	4.2
	报告满分100分，考察学生对实际中遇到的问题要善于分析，创造性地运用知识解决问题的能力，按报告评分标准判分。（20分）	3	11.3

六、参考书目及学习资料

1. 《创造学基础简明教程》，哈尔滨工程大学出版社，井永腾 主编，2017年第1版

制定人：李婉怡

审定人：刘罡

批准人：王伟

2024年8月

《电源管理电路设计》课程教学大纲

一、课程基本信息

课程名称（中文）	电源管理电路设计				
课程名称（英文）	Power Management Circuit Design				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	
授课学期	第4学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	16	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《开关电源技术与设计(第3版)》潘永雄,西安电子科技大学出版社,2023年				
开课单位	集成电路科学与工程学院				
先修课程	EDA应用技术				
后续课程	低功耗集成电路设计				
课程简介 (不少于500字)	<p>课程基本定位:《电源管理电路设计》是集成电路设计与集成系统专业的选修课程,在人才培养方案中属于专业选修课程模块。</p> <p>核心学习结果:本课程的教学目的是使学生了解电源管理技术在便携式设备中的重要作用,了解低压和高压电源管理电路的结构特点,掌握低压差线性(LDO)稳压器、开关电源稳压器、电荷泵电路的工作特性和分析方法,提高学生运用工程近似的观点和高等数学知识对电源电路进行分析的理论水平,培养学生理论联系实际的能力,从而增强学生分析和解决实际电路问题的能力。</p> <p>主要教学方法: 通过课堂讲解基本内容、讨论典型例题、课内实验和学生课下阅读思考、设计练习,使学生在了解电源管理系统电路组成的基础上,对电路关键功能块结构、性能分析和设计方法等方面有一定的独立思考能力。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标1: 理解电源管理电路的基本概念、工作原理及分析方法,包括电源管理系统的组成、低压差线性稳压电源、开关电源、开关电容式稳压电源等不同的电源电路。具备将电压变换电路抽象为数学模型的能力,能够运用拉普拉斯变换等数学工具分析电压变换电路的性能,掌握电压变换电路控制回路的电路的设计与应用。	指标点 2.3 能够运用集成电路领域基本原理和方法,综合考虑多种影响因素,分析集成电路领域的复杂工程问题,选择和优化问题的解决方案。	指标点 1.1 心怀梦想,在困难面前能保持乐观心态,化压力为动力。 指标点 3.2 在自己的岗位上尽职尽责,为社会的进步贡献力量。
2.	课程目标2: 建立工程观点和实践观念,能够依据电路等基本原理和优化设计方法,综合运用所学知识,建立器件特性与系统特性的关联、局部电路与总体电路的关联,分析解决电路中复杂工程问题,具备一定的解决复杂问题的能力。在了解与电路相关的技术标准基础上,完成系统电路的设计与优化,并能从工程角度估算电路性能。	指标点 3.1 能够掌握集成电路领域工程设计的全周期与全流程设计/开发方法和技术,并根据设计目标,确定合适的技术方案。	指标点 5.1 严格遵守法律法规和各项规章制度,廉洁自律,自我约束。 指标点 7.1 具有为人民服务的意识,积极参加社会公益活动。
3.	课程目标3: 理解电源管理电路的工作原理,根据具体实验方案搭建实验系统、检查和排除实验电路故障,验证实验对应的电路理论,获取实验数据,并能够根据所学的电路理论判断所获取的实验数据的正确性,并能够理解其局限性。	指标点 5.1 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法,并理解其局限性。	

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

第一章 绪论

该章节对应课程目标 1, 对应思政指标点 1.1、3.2、5.1、7.1。

1. 教学内容

对电源管理模块进行概述,主要从摩尔定律在工艺发展的影响,先进工艺产品中电源管理集成电路的挑战,电源管理模块中的基本定义几个方面进行介绍。具体内容包括:

1)介绍电子技术发展的历史背景,特别是集成电路(IC)技术的迅猛进步如何推动了现代电子设备的微型化、高性能化及低功耗化趋势。

2)引出电源管理(Power Management, PM)在现代电子设备中的核心地位,强调其对系统稳定性、能效比及续航能力的重要性。

3)本课程的学习目的、任务、特点以及学习本课程的基本要求。

2. 知识要点

- 1)摩尔定律的历史背景与现实意义。
- 2)先进工艺对电源管理技术的挑战与机遇。
- 3)电源管理集成电路的关键技术与设计方法。
- 4)电源管理模块的基本功能与性能指标。

3. 重点难点

- 重点：1)理解摩尔定律对电源管理技术发展的推动作用。
2)掌握电源管理集成电路在先进工艺产品中的关键挑战与解决方案。
3)清晰界定电源管理模块的基本功能与性能指标。
- 难点：1)深入理解低功耗设计策略及其实现机制。
2)复杂电源管理系统的架构设计与优化。
3)高效能与高集成度之间的平衡考量。

4. 基本要求

- 1)能够阐述摩尔定律的基本内容及其对电源管理技术的影响。
- 2)了解电源管理集成电路的主要挑战、关键技术及分类。
- 3)建立初步的电源管理系统设计思维，并理解其工作原理与性能指标。

5. 教学方法

阅读拓展、理论讲授

第二章 低压差线性稳压器设计

该章节对应课程目标 1、2、3，对应思政指标点 1.1、3.2、5.1、7.1。

1. 教学内容

主要讨论低压差线性稳压器(LDO)的基本结构、补偿技术、性能参数、以及模拟/数字低压差线性稳压器的设计技术。具体内容包括：

- 1)低压差线性稳压器的基本结构及设计考虑。
- 2)模拟低压差线性稳压器和数字低压差线性稳压器的稳压及补偿设计技术。

2. 知识要点

- 1)LDO 的基本组成部分：包括输入电压源、基准电压源、误差放大器、调整元件(如功率晶体管)以及反馈网络等。
- 2)LDO 电路中的稳定性问题：频率补偿技术(如密勒补偿、零点补偿等)。
- 3)LDO 电路中的关键性能参数：输出电压、输出电流、压差电压、静态电流、负载调整率、线性调整率、电源抑制比(PSRR)等，以及这些参数对 LDO 性能的影响。
- 4)模拟/数字 LDO 设计技术：比较模拟 LDO 和数字 LDO 的异同，介绍数字 LDO 中采用的先进控制策略，如数字 PID 控制、自适应控制等，以及它们在提高系统性能方面的优势。

3. 重点难点

- 重点：1)LDO 的基本工作原理和电路结构。
2)LDO 的关键性能参数及其测试方法。
3)LDO 电路中的稳定性问题和补偿技术。
- 难点：1)计有效的补偿电路。
2)应用数字控制策略提高 LDO 的性能。

4. 基本要求

- 1)评估 LDO 的关键性能参数，如输出电压、输出电流、压差电压等。
- 2)了解 LDO 电路中的稳定性问题和补偿技术，能够设计简单的补偿电路以提高电路稳定性。
- 3)了解数字控制策略的基本原理，并能够应用这些策略来提高 LDO 的性能。
- 4)通过实验和仿真，加深对 LDO 电路原理的理解和应用。

5. 教学方法

理论讲授、小组讨论、实验验证

第三章 开关电源稳压器的设计

该章节对应课程目标 1、2、3，对应思政指标点 1.1、3.2、5.1、7.1。

4. 教学内容

对开关电源的基本概念、控制方法与工作原理进行了介绍，并针对开关电源的小信号模型建立及补偿技术等方面进行介绍。具体内容包括：

- 1)开关电源的基本定义、分类及作用。
- 2)PWM 和 PFM 控制方法的原理及比较。
- 3)同步整流与异步整流的工作原理及优缺点。
- 4)自举电路的原理及其在开关电源中的应用。
- 5)开关电源小信号模型的建立方法。
- 6)补偿技术的原理及不同类型补偿的特点。

2. 知识要点

- 1)开关电源的基本概念：掌握开关电源的定义与分类，理解开关电源在电子设备中的作用与重要性；
- 2)控制方法与工作原理：掌握 PWM 和 PFM 输出电压调整方法，同步整流与异步整流控制方法；
- 3)开关电源的小信号模型建立：了解三端式模型、时间平均模型的建模思想。
- 4)补偿技术：了解常用的 Type I、Type II 和 Type III 补偿技术的特点和适用场景。

3. 重点难点

- 重点：1)PWM 和 PFM 控制方法的深入理解。
2)同步整流与异步整流的选择依据。
3)开关电源小信号模型的建立及稳定性分析。
- 难点：1)依据实际需求选择合适的控制方法和整流方式。
2)补偿技术的设计与优化，以确保开关电源的稳定性和性能。

4. 基本要求

- 1)掌握开关电源的基本概念、分类及作用。
- 2)能够理解并应用 PWM 和 PFM 控制方法。
- 3)熟悉同步整流与异步整流的工作原理及选择依据。
- 4)了解并初步掌握补偿技术的设计与优化。
- 5)通过实验和仿真，加深对开关电源稳压器原理的理解和应用。

5. 教学方法

理论讲授、案例分析、小组讨论、实验验证

第四章 开关电容式电压变换器

该章节对应课程目标 1、2、3，对应思政指标点 1.1、3.2、5.1、7.1。

1. 教学内容

介绍开关电容式电压变换器的基本原理、工作过程、电路结构、应用场景以及性能指标。具体内容包括：

- 1)电荷泵基本原理：介绍电荷泵的工作原理，包括电容充放电及电压转换机制。
- 2)电路拓扑与结构：分析电荷泵电路的拓扑结构，包括开关、电容等元件的连接方式。
- 3)电压倍增与反压：讲解如何通过电荷泵实现电压倍增和反压（负电压）的生成。
- 4)性能参数与特性：介绍电荷泵的效率、输出电压纹波、功率损耗等关键性能参数。
- 5)设计与应用：教授电荷泵电路的设计方法，并探讨其在不同领域的应用案例。
- 6)非理想因素与影响：分析 MOSFET 开关损耗、电容 ESR 等非理想因素对电荷泵性能的影响。
- 7)稳定性与调节：探讨电荷泵输出电压的稳定性问题及调节方法，如引入负反馈或 LDO 等。

2. 知识要点

1)电路分类、结构与组成：掌握开关电容式电压变换器的结构、能量传输与转换的原理。掌握不同类型的开关电容的结构及电压调整策略。

2)电路性能影响因素：理解电容器的选择、开关阵列的布局、控制逻辑的实现等因素对于电路性能的影响，理解开关频率、开关的导通电阻、电容器的 ESR（等效串联电阻）等因素对于电路效率的影响。了解电路的软启动、过压保护、过热保护等安全措施对提高系统的稳定性和可靠性的影响。

3. 重点难点

重点：1)开关电容式电压变换器的基本原理和工作过程。

2)不同类型的电荷泵电路（如电压逆变电路、倍压电路）及其特点。

3)开关电容式电压变换器的应用场景和选择依据。

难点：1)开关电容式电压变换器的设计方法和优化策略。

2)解决实际问题中遇到的电压稳定性、纹波等问题。

4. 基本要求

1)了解不同类型的电荷泵电路及其特点。

2)掌握开关电容式电压变换器的基本原理和工作过程。

3)理解开关电容式电压变换器的性能指标和影响因素。

4)通过实验和仿真，加深对开关电容式电压变换器原理的理解和应用。

5. 教学方法

理论讲授、小组讨论、实验验证

四、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	低压差线性稳压源	1. 利用 Matlab/Simulink 搭建 LDO 电路。 2. 对所搭建的 LDO 电路进行仿真分析，观测电路中各参数对于电路功能和性能的影响。 3.优化 LDO 设计：通过仿真分析，优化 LDO 电路的设计参数，提高电路的性能指标。	第 2 章	4	验证型	1. 在实验过程中，强调数据的准确性和可靠性，培养学生的严谨科学态度。 2. 鼓励学生探索新的设计思路和优化方法，不局限于传统的设计方案。	1. 能够熟练掌握 Matlab/Simulink 电子电路设计中的应用，建立电路仿真模型、设置电路参数、运行仿真以及分析仿真结果。 2. 能够将理论知识与实际操作相结合，深入理解 LDO 的工作原理，包括其电路结构、各个组成部分的作用以及如何通过负反馈机制实现输出电压的稳定。	2、3
2	模拟控制 Buck 型开关稳压电源	1. 利用 Matlab/Simulink 搭建 Buck 型开关稳压电源的仿真模型，包括输入电压源、	第 3 章	4	设计型	介绍 Buck 型开关稳压电源在节能减排方面的优	1.理解模拟控制理论在开关电源中的应用，掌握 Buck 型开关稳压电源的模拟控制系统设计。	2、3

		<p>MOSFET 开关管、电感、电容等关键元件，模拟其工作原理并观察输出波形。</p> <p>2. 运用 Control System Toolbox 中的 sisotool 模块，对 Buck 电路的控制环进行设计，包括传递函数的生成、Bode 图的绘制及 PI 控制参数的整定，以优化电源的稳定性与响应速度。</p>				<p>势，如高效率、低损耗等特点。通过实验，让学生认识到电子产品的能效比对于环境保护的重要性，并思考如何在设计中融入环保理念，为社会可持续发展做出贡献。</p>	<p>2.通过仿真与实验，能够分析 Buck 型开关稳压电源在不同工况下的性能表现，理解控制参数对系统稳定性、响应速度及效率的影响，并具备通过调整控制策略优化系统性能的能力。</p>	
3	数字控制 Buck 型开关稳压电源	<p>1. 利用 Matlab/Simulink 平台搭建 Buck 型开关稳压电源的数字控制系统模型。</p> <p>2.根据 Buck 电路的特性和设计要求，设计并实现数字 PID 控制算法。</p>	第 3 章	4	设计型		<p>理解数字控制理论在开关电源中的应用，掌握 Buck 型开关稳压电源的数字控制系统设计，包括控制算法的选择、实现与调试，提升理论与实践相结合的能力。</p>	2、3
4	电荷泵稳压电源	<p>1. 利用 Matlab/Simulink 平台，构建电荷泵稳压电源的系统模型，并设置合适的仿真参数。</p> <p>2.设计电荷泵稳压电路的控制回路，实现控制算法，确保稳压电源的输出电压稳定且满足设计要求。</p>	第 4 章	4	验证型		<p>1.理解电荷泵稳压电源的工作原理、电路构成及关键参数，通过 Matlab 仿真实验，掌握电荷泵电路的设计与仿真方法，提升将理论知识应用于实际工程问题的能力。</p> <p>2.通过仿真验证，理解控制参数对系统性能的影响，并具备优化控制策略以提升系统性能的能力。</p>	2、3

注：1.此表用于实验教学课程；

2.实验类型：选填“验证性/综合性/设计性/创新

五、学时分配

序号	章节名称	学时分配 (共 32 学时)
1.	绪论	2
2.	低压差线性稳压器设计	4
3.	开关电源稳压器的设计	6
4.	开关电容式电压变换器	4
5.	低压差线性稳压源	4
6.	模拟控制 Buck 型开关稳压电源	4
7.	数字控制 Buck 型开关稳压电源	4
8.	电荷泵稳压电源	4

六、考核方式

《电源管理电路设计》课程为本专业选修课，课程考核为：

课堂学习讨论及课后反馈表现（40%，含课堂学习研讨 10%+作业测评 10%+课内实验 20%）+结果性考核（60%）。

1. 课堂学习讨论及课后反馈表现（40%）

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂学习研讨 10%	参与度：主动参与各种课程活动，对讨论、项目或任务表现出高度的兴趣和热情。(5分)	1、2	2.3、3.1
	贡献度：按时完成分配的任务，并达到一定的质量标准。(5分)		
作业测评 10%	按时完成教师布置的等数量作业题目答题，有答题或计算过程和结论。(5分)	1、2	2.3、3.1
	作业字迹清楚、答题或计算过程的思路清晰，结论正确(5分)		
课内实验 20%	实验操作：对实验电路原理认识清晰，有正确的实验技术方案；能够熟练正确使用实验仪器开展实验，实验过程正确、完整；能够排除实验过程中的问题，实验结果正确。(10分)	2、3	3.1、5.1
	实验报告：对设计过程叙述详细、语言通顺，条理清楚，撰写规范；对实验数据分析合理，结论正确。(10分)		

2. 结果性考核（60%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试 60%	考核对于电源管理电路的组成,理解电源监控模块、电源转换器等环节在系统中的作用,以及如何有效的优化系统电力分配、提高能源效率和保障设备安全。(20分)	1、2	2.3、3.1
	考核对低压差线性稳压器、开关电源稳压器、开关电容稳压器的原理及基本电路组成的掌握情况,利用线性/非线性等分析电路中能量转换情况,分析控制回路对于输出电压的稳定作用。(30分)	1、2	2.3、3.1
	考核对电压稳压器在实际应用中的分析能力和问题解决能力,能够分析电压稳压电路的性能指标(如占空比、瞬态响应等),考核其系统结构与系统性能的分析能力,综合评价系统的性能,考核其对系统性能估算能力。(10分)	1、2	2.3、3.1

七、参考书目及学习资料

5. 推荐教材:

《集成电路设计中的电源管理技术》,陈科宏,机械工业出版社,2022年.

6. 参考书目与文献:

《精通开关电源设计》,Sanjaya Maniktala(美)著、王健强等译,人民邮电出版社,2021年.

《开关电源设计与优化(第二版)》,Sanjaya Maniktala(美)著、肖文勋等译,电子工业出版社,2024年.

制定人:王青

审定人:张黎可

批准人:余耀

2024年8月

《基于 Verilog 的 FPGA 设计基础》课程教学大纲

一、课程基本信息

课程名称（中文）	基于 Verilog 的 FPGA 设计基础				
课程名称（英文）	Design of FPGA Based on Verilog				
课程类别 ¹	专业选修课	课程性质 ²	选修课	特殊课程类型 ³	
授课学期	第 4 学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	16	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《EDA 技术与 Verilog HDL（第 3 版）》，黄继业、陈龙、潘松等编，清华大学出版社，2017 年				
开课单位	集成电路科学与工程学院				
先修课程	模拟电子线路，数字逻辑电路，计算机程序设计（C 语言）				
后续课程	电子系统综合设计，CMOS 数字集成电路设计				
课程简介	<p>课程基本定位：《基于 Verilog 的 FPGA 设计基础》为微电子科学与工程、集成电路设计与集成系统专业一门专业主干课程，属于专业选修课。在学生掌握了数字电子技术、计算机组成原理等基础知识的前提下，教授如何使用 Verilog 硬件描述语言来设计和实现 FPGA 电路，从而掌握现代电子系统设计的方法和技能。</p> <p>核心学习结果：该课程系统地介绍了 EDA 技术和 Verilog HDL 硬件描述语言，将 Verilog HDL 的基础知识、编程技巧和实用方法与实际工程开发技术在 Quartus II 上很好地结合起来，使学生迅速了解并掌握 EDA 技术的基本理论和工程开发实用技术，为后续的深入学习和实践打下坚实的理论与实践基础。通过对本课程的系统学习，学生能比较熟练地使用 Quartus II 等常用 EDA 软件对 FPGA 作一些简单电路系统的设计，同时能较好地使用 Verilog HDL 语言设计简单的逻辑电路和逻辑系统，学会行为仿真、时序仿真技术，为现代 EDA 工程技术的进一步学习，ASIC 器件设计以及超大规模集成电路设计奠定基础。</p> <p>主要教学方法：通过详细的课堂讲解，向学生介绍 FPGA 的基本概念、硬件描述语言（HDL）基础、Verilog 语法、FPGA 设计流程和常用开发工具的使用。鼓励学生在课堂上提问参与讨论，通过问题和解答的方式，激发学生的思考和学习兴趣。在实验室环境中，指导学生使用 FPGA 开发板进行实际电路的设计、编程和调试，通过实际的硬件电路搭建和 Verilog 代码编写，使学生在实践中学习和掌握 FPGA 设计的技能。</p>				

大纲更新时间	2024 年 8 月
--------	------------

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	了解可编程逻辑器件的含义、特点及原理,掌握 FPGA 设计的全流程,以及 Verilog HDL 编程设计开发流程。	指标点 1.3: 能够将专业基础知识与数学、自然科学、计算分析方法综合运用用于集成电路领域专业工程问题的推演和分析。	指标点 1.1: 心怀梦想,在困难面前能保持乐观心态,化压力为动力。 指标点 6.1: 努力学习科学文化知识,扩大知识储备,能独立理性思考问题。
2.	理解 Verilog HDL 编程语言,并能够独立进行 Verilog 程序开发,解决程序开发中遇到的工程问题。	指标点 3.2: 能够针对集成电路设备和系统的特定需求,包括信息采集、存储和处理等,完成设备和系统单元(部件)的方案设计。	
3.	理解实现同一逻辑功能不同 Verilog HDL 编程语言的区别,掌握优化 Verilog HDL 编程语言的方法。	指标点 4.1: 能够根据集成电路设备和系统需求,通过文献研究、理论分析、数值仿真等手段,分析集成电路领域复杂工程问题的解决方案。	
4.	熟练掌握 Quartus II 仿真软件的使用,能创建项目、输入 Verilog HDL 代码,通过综合、编译、下载,使用 FPGA 开发板验证对应代码的功能。	指标点 5.1: 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法,并理解其局限性。	

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

第一章 Verilog HDL 入门与功能仿真

该章节对应课程目标 1, 对应思政指标点 1.1

1. 教学内容

1.1 硬件描述语言简介(重点)

1.2 Verilog HDL 程序概述(重点)

2. 知识要点

掌握硬件描述语言的含义,分类和用途,了解 Verilog HDL 程序设计流程。

3. 重点难点

重点: 硬件描述语言的含义和使用规则

4. 基本要求

掌握硬件描述语言的含义,分类和用途,了解 Verilog HDL 程序设计流程。

5. 教学方法

授课、演示

第二章 Verilog HDL 基础语法与建模

该章节对应课程目标 1、2，对应思政指标点 1.1、6.1

1. 教学内容

- 2.1 Verilog HDL 基本语法规则
- 2.2 Verilog HDL 门级建模
- 2.3 Verilog HDL 数据流建模与运算符
- 2.4 组合逻辑电路的行为级建模

2. 知识要点

Verilog HDL 基本语法规则，并利用这些规则进行门级建模、合逻辑电路的程序设计。

3. 重点难点

重点：Verilog HDL 基本语法规则；运算符在程序中的正确使用；组合逻辑电路的程序设计。

难点：Verilog HDL 门级建模

4. 基本要求

掌握 Verilog HDL 语言的主要规则，能从数字逻辑电路的门级建模、数据流建模和行为级建模三个层次思考硬件描述语言的设计。

5. 教学方法

授课、演示、实验

第三章 第三章时序逻辑电路建模

该章节对应课程目标 3，对应思政指标点 6.1

1. 教学内容

- 3.1 锁存器与触发器(难点)
- 3.2 寄存器与移位寄存器(难点)
- 3.3 有限状态机(难点)

2. 知识要点

用 Verilog HDL 编程语言设计锁存器与触发器、移位寄存器以及状态机

3. 重点难点

重点：用 Verilog HDL 编程语言设计锁存器与触发器、移位寄存器

难点：用 Verilog HDL 编程语言设计状态机

4. 基本要求

了解包括寄存器、移位寄存器、有限状态机在内的典型时序逻辑电路的 Verilog HDL 程序设计方法，掌握阻塞型、非阻塞型赋值语句，事件控制语句和状态图的控制方法。

5. 教学方法

授课、演示、实验

第四章 集成开发平台 Quartus II 操作基础

该章节对应课程目标 4，对应思政指标点 6.1

1. 教学内容

Quartus II 基本操作及应用

2. 知识要点

利用 Quartus II 软件进行 FPGA 设计的流程，包括新建工程、输入设计文件、编译、仿

真、下载等操作。

3. 重点难点

重点：Quartus II 软件的基本操作及主要功能

难点：用 Quartus II 软件实现 FPGA 的特定功能

4. 基本要求

熟练掌握 Quartus II 软件进行 FPGA 设计的流程，包括新建工程、输入设计文件、编译、仿真、下载等操作。

5. 教学方法

授课、实验

四、实践教学内容

1. 课程实验

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	系统认识实验	利用 FPGA 开发板与 Quartus II 设计软件，创建项目，验证一简单实例，并对结果进行波形仿真	第四章	2	验证型	简要介绍 Quartus II 软件，指出 EDA 软件普遍由国外软件垄断。	熟悉 Quartus II 软件的基本操作，掌握用 Verilog HDL 语言设计数字逻辑电路的方法。	目标 1
2	全加器设计实验	利用 FPGA 开发板与 Quartus II 设计软件，创建新项目，实现全加器的设计，并对结果进行波形仿真。	第二章	3	设计型	采用不同方法实现全加器的建模，鼓励学生思维发散。	掌握用 Verilog HDL 语言设计全加器的数据流方法。	目标 2
3	编码器和译码器设计实验	利用 FPGA 开发板与 Quartus II 设计软件，创建新项目分别设计实现一编码器和译码器，并对结果进行波形仿真。	第二章	4	设计型		掌握用 Verilog HDL 语言实现编码器与译码器的并行语句设计方法。	目标 2
4	并入串出移位寄存器设计实验	利用 FPGA 开发板与 Quartus II 设计软件，创建新项目，设计实现一并入串出移位寄存器，并在开发板上观察结果。	第三章	2	设计型		掌握用 Verilog HDL 语言实现移位寄存器的进程语句设计。	目标 2
5	串入并出移位寄存器设计实验	利用 FPGA 开发板与 Quartus II 设计软件，创建新项目，设计实现一串入并出	第三章	2	设计型		掌握用 Verilog HDL 语言实现移位寄存器的进程语句设计。	目标 3

		移位寄存器,并在开发板上观察结果。					
6	简单状态机设计实验	利用 FPGA 开发板与 Quartus II 设计软件,创建新项目,设计实现一简单状态机,并在开发板上观察结果。	第三章	3	综合型	对实验出现问题进行分析解决,提高解决问题的能力。	掌握简单状态机的 Verilog HDL 设计方法。 目标 3

五、学时分配

序号	章节名称	学时分配 (共 32 学时)
1.	Verilog HDL 入门与功能仿真	4
2.	Verilog HDL 基础语法与建模	5
3.	时序逻辑电路建模	5
4.	集成开发平台 Quartus II 操作基础	2
5.	实验 1	2
6.	实验 2	3
7.	实验 3	4
8.	实验 4	2
9.	实验 5	2
10.	实验 6	3

六、考核方式

《基于 Verilog 的 FPGA 设计基础》课程为集成电路设计与集成系统专业必修课,课程考核方式包括:课堂学习讨论及课后反馈表现(40%)+结果性考核(60%)。

1.课堂学习讨论及课后反馈表现(40%)

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
作业测评,共 20 分。	分析实际问题需求,正确使用 Verilog 语言写出程序代码,并解决实际问题。(15 分)	1	1.4
	完成作业过程中态度严谨、认真。(5 分)	2	3.2
实验报告,共 20 分。	利用电脑能够熟练进行程序代码编写并实现相应的实验任务。(10 分)	3	4.1
	认真严谨的书写实验报告。(10 分)	4	5.1

2. 结果性考核（60%）

考试（开卷、闭卷等）或考查（面试、小论文等）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教 学分目标	支撑毕 业要求
闭卷考试，共 60分。	了解可编程逻辑器件的含义、特点及原理，掌握 FPGA 设计的全流程，以及 Verilog HDL 编程设计开发流程。（20分）	1	1.4
	理解 Verilog HDL 编程语言，并能够独立进行 Verilog 程序开发，解决程序开发中遇到的工程问题。（20分）	2	3.2
	理解实现同一逻辑功能不同 Verilog HDL 编程语言的区别，掌握优化 Verilog HDL 编程语言的方法。（15分）	3	4.1
	熟练掌握 Quartus II 仿真软件的使用，能创建项目、输入 Verilog HDL 代码，通过综合、编译、下载，使用 FPGA 开发板验证对应代码的功能。（5分）	4	5.1

七、参考书目及学习资料

1. 推荐教材：《EDA 技术与 Verilog HDL》，黄继业、陈龙、潘松等编，清华大学出版社，2017 年。

2. 参考书目与文献：《Verilog 数字系统设计教程》，夏宇闻，韩彬编著，北京航空航天大学出版社，2017 年。

3. 在线学习资源：<https://space.bilibili.com/356820657>

制定人：李晓东

审定人：余耀

批准人：王伟

2024 年 8 月

《人工智能芯片设计》课程教学大纲

一、课程基本信息

课程名称（中文）	人工智能芯片设计				
课程名称（英文）	Artificial intelligence chip design				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	
授课学期	4	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	16	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《人工智能芯片设计》，尹首一等著，2020年				
开课单位	集成电路科学与工程学院				
先修课程	固体物理与半导体物理，模拟电子线路，数字逻辑电路				
后续课程	集成电路课程设计，毕业论文				
课程简介 (不少于 500 字)	<p>课程基本定位：《人工智能芯片设计》介绍了人工智能芯片相关的基础领域知识，分析了人工智能处理面临的挑战，由此引出全书的重点：人工智能芯片的架构设计、数据复用、网络映射、存储优化以及软硬件协同设计技术等领域前沿技术。这门课程的课程内容主要覆盖了计算架构、数据复用、网络映射、存储优化、软硬件协同设计等核心知识领域。在掌握这些理论的同时，也将学习如何通过创新计算架构设计智能芯片以大幅提高人工智能技术创新和应用的条件。</p> <p>核心学习结果：通过这门课程的学习，学生将具备设计和开发人工智能芯片的能力，为未来在相关领域的职业发展打下坚实的基础。</p> <p>主要教学方法：本课程采用理论授课与上机实验相结合的教学方式。通过课堂讲解基本内容、讨论典型例题和学生课下阅读思考、作业练习、阶段测试，使学生在掌握集成电路理论知识的基础上，对集成电路电路分析设计等方面的问题有一定的独立思考能力。上机实验课程辅助学生对理论概念更好的理解与掌握。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 了解人工智能芯片的发展历史和未来发展趋势,人工智能芯片的发展方向和未来发展方向,包括人工智能芯片设计的最新技术和未来发展趋势。具备学习和掌握人工智能芯片设计所需的设计思路和优化方法。	指标点 1.3: 能够将专业基础知识与数学、自然科学、计算方法综合运用用于集成电路领域专业工程问题的推演和分析。	指标点 1.2: 以辩证唯物主义和历史唯物主义的世界观认识和改造客观世界
2.	课程目标 2: 掌握计算架构、数据复用、网络映射、存储优化、软硬件协同设计等技术领域。掌握基本网络层的数学模型、基本网络层的计算特点、智能计算的挑战现状分析等内容。	指标点 2.3: 能够运用集成电路领域基本原理和方法,综合考虑多种影响因素,分析集成电路领域的复杂工程问题,选择和优化问题的解决方案。	指标点 3.1: 遵守国家法律法规,不损人利己,帮助弱者,维护正义
3.	课程目标 3: 掌握人工智能芯片架构设计研究现状及现状分析(时域计算架构、空域计算架构),多粒度可重构计算架构的基本概念。掌握输入数据复用、输出数据复用、权重数据复用、混合数据复用。	指标点 5.2: 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	指标点 5.2: 对自己职业有强烈的敬业精神,努力提高职业效益和质量

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

第一章 绪论

该章节对应课程目标 1.3, 对应思政指标点 1.2。

1. 教学内容

了解人工智能芯片的发展历史和未来发展趋势,人工智能芯片的发展方向和未来发展方向,包括人工智能芯片设计的最新技术和未来发展趋势。

2. 知识要点

人工智能与集成电路的基本概念

3. 重点难点

人工智能芯片的设计思路和优化方法。

4. 基本要求

通过本章课程的学习, 要求学生了解人工智能芯片的发展方向和未来发展方向。

5. 教学方法

讲授、讨论

第二章 人工智能与神经网络

该章节对应课程目标 1.3, 对应思政指标点 1.2。

1. 教学内容

掌握人工智能与神经网络的概念，掌握人工神经元、激活函数、工神经网络、深度神经网络等内容。

2. 知识要点

人工智能神经网络的基本概念。

3. 重点难点

激活函数重点模型。

4. 基本要求

通过本章课程的学习，要求学生理解人工智能与神经网络的基本概念模型。

5. 教学方法

讲授、讨论

第三章 智能计算的挑战

该章节对应课程目标 2.3，对应思政指标点 3.1。

1. 教学内容

掌握基本网络层的数学模型、基本网络层的计算特点、智能计算的挑战现状分析等内容。

2. 知识要点

基本网络层的数学模型。

3. 重点难点

智能计算的挑战现状分析。

4. 基本要求

通过本章课程的学习，要求学生理解基本网络层的数学模、基本网络层的计算特点。了解访存能力、功耗控制、架构通用性、稀疏性、混合精度计算等内容。

5. 教学方法

讲授、讨论

第四章 人工智能芯片架构设计

该章节对应课程目标 2.3，对应思政指标点 3.1。

1. 教学内容

掌握人工智能芯片架构设计研究现状及现状分析（时域计算架构、空域计算架构），多粒度可重构计算架构的基本概念。

2. 知识要点

人工智能芯片架构设计分析及研究现状。

3. 重点难点

系统总体架构、基于融合数据模式的存储划分。

4. 基本要求

通过本章课程的学习，要求学生人工智能芯片架构设计研究现状及现状分析，了解时域计算架构、空域计算架构等内容。

5. 教学方法

讲授、讨论

第五章 人工智能芯片的数据复用

该章节对应课程目标 5.2，对应思政指标点 5.2。

1. 教学内容

掌握输入数据复用、输出数据复用、权重数据复用、混合数据复用。

2. 知识要点

输入数据复用、输出数据复用。

3. 重点难点

权重数据复用、混合数据复用中工作流程和调度框架概念。

4. 基本要求

通过本章课程的学习，要求学生掌握输入数据复用、输出数据复用、权重数据复用、混合数据复用，理解工作流程和调度框架概念。

5. 教学方法

讲授、讨论

四、实践教学内容

1. 课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	人工智能芯片架构设计 1	人工智能芯片架构设计	4	4	设计性 验证性	3.1	了解人工智能芯片架构设计	2.3
2	人工智能芯片架构设计 2	人工智能芯片架构设计	4	4	设计性 验证性	3.1	掌握人工智能芯片架构设计	2.3

五、学时分配

序号	章节名称	学时分配（共 16 学时）
1.	绪论	2
2.	人工智能与神经网络	4
3.	智能计算的挑战	2
4.	人工智能芯片架构设计	4
5.	人工智能芯片的数据复用	4

六、考核方式

《人工智能芯片设计》课程为集成电路设计与集成系统专业的专业选修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

2. 课堂学习讨论及课后反馈表现（40%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
作业测评，共 30 分。	作业和报告的完成度（10 分）；实验课的内容完成度（15 分）。	2	2.3
	阐述观点的过程中思路清晰，表达明确。（5 分）	3	5.2
课堂学习研讨，共 10 分。	到课情况（5 分）。	1	1.3
	课堂研讨参与度、积极性等综合表现（5 分）。	1	1.3

3. 结果性考核（60%）

考试（开卷、闭卷等）或考查（面试、小论文等）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
开卷考试，共 60 分。	了解人工智能芯片的发展历程和未来发展趋势，人工智能芯片的发展趋势和未来发展方向，包括人工智能芯片设计的最新技术和发展趋势。具备学习和掌握人工智能芯片设计所需的设计思路和优化方法。（20 分）	1	1.3
	掌握计算架构、数据复用、网络映射、存储优化、软硬件协同设计等技术领域。掌握基本网络层的数学模型、基本网络层的计算特点、智能计算的挑战现状分析等内容。（20 分）	2	2.3
	掌握人工智能芯片架构设计研究现状及现状分析（时域计算架构、空域计算架构），多粒度可重构计算架构的基本概念。掌握输入数据复用、输出数据复用、权重数据复用、混合数据复用。（20 分）	3	5.2

七、参考书目及学习资料

- 1.推荐教材：《人工智能芯片设计》，尹首一等著，科学出版社，2020 年。
- 2.参考书目与文献：《人工智能芯片技术白皮书（2018）》。

制定人： 曾蕙明

审定人： 张黎可

批准人： 王伟

2024 年 8 月

《低功耗集成电路设计》课程教学大纲

一、课程基本信息

课程名称（中文）	低功耗集成电路设计				
课程名称（英文）	Low Power Integrated Circuit Design				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	
授课学期	5	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	16	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《专用集成电路低功耗入门：分析、技术和规范》，拉凯什·查达，机械工业出版社，2024年				
开课单位	集成电路科学与工程学院				
先修课程	电路分析、EDA 应用技术、电源管理电路设计、人工智能芯片设计				
后续课程	集成电路课程设计、毕业设计				
课程简介 (不少于 500 字)	<p>课程基本定位：《低功耗集成电路设计》是集成电路设计与集成系统专业本科生教学的选修课程，在人才培养方案中属于专业特色课程，是专业选修课程。</p> <p>核心学习结果：低功耗集成电路设计课程的核心教学目标在于培养学生深入理解集成电路功耗管理机制，掌握低功耗设计的基本原理、方法与技术。通过课程学习，学生能够识别并评估不同设计阶段的功耗来源，学会运用先进的低功耗设计策略，如动态电压频率调整（DVFS）、门控时钟、电源门控、低功耗标准单元库选择及低功耗电路优化技术等，来有效降低集成电路的功耗。同时，注重培养学生的实践创新能力，通过设计项目锻炼学生的设计思维与问题解决能力，使其能够设计出既满足性能要求又具备高效能耗管理的集成电路产品，适应当前及未来绿色电子产业的发展需求。</p> <p>主要教学方法：低功耗集成电路设计课程主要教学方法包括以下几个方面：</p> <ol style="list-style-type: none">1.启发式教学：通过引导学生思考低功耗设计的核心问题，培养其分析问题和解决问题的能力。2.理论与实践结合：在讲授低功耗设计理论的同时，注重通过实践项目让学生亲手操作，加深理解。3.多媒体教学：利用电子教案、CAI 课件及多媒体教学系统等先进教学手段，确保教学内容的全面性和高质量。				

	<p>4.讨论与互动：增加课堂讨论环节，鼓励学生积极参与，提高学习的主观能动性。</p> <p>5.案例分析：通过分析低功耗设计的成功案例，让学生学习先进的设计思路和技术应用。</p> <p>这些教学方法旨在全面提高学生的低功耗设计能力，培养其成为具备创新思维和实践能力的专业人才。</p>
大纲更新时间	2024年8月

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1： 能够理解并掌握低功耗集成电路的基本原理和不同电路的工作方式，根据不同场景，综合考虑和分析使用电路的能力，面对具体工程问题，灵活选择和优化解决方案。	指标点 2.3： 能够运用集成电路领域基本原理和方法，综合考虑多种影响因素，分析集成电路领域的复杂工程问题，选择和优化问题的解决方案。	指标点 1.1： 心怀梦想，在困难面前能保持乐观心态，化压力为动力； 指标点 3.2： 在自己的岗位上尽职尽责
2.	课程目标 2： 掌握低功耗集成电路设计的基本原理、关键技术和设计流程，包括功耗评估方法、低功耗设计策略、电路优化技术等，为从事相关领域的研究与开发工作打下坚实的基础。	指标点 3.1： 能够掌握集成电路领域工程设计的全周期与全流程设计/开发方法和技术，并根据设计目标，确定合适的技术方案。	为社会的进步贡献力量； 指标点 5.1： 严格遵守法律法规和各项规章制度，廉洁自律，自我约束； 指标点 7.1： 具有为人民服务的意识，积极参加社会公益实践活动；
3.	课程目标 3： 能够结合具体的设计指标确定不同的电路方案，学会使用常见的EDA分析工具，具有对电路系统进行分析、判断和评价的能力，抽取工程问题中的关键环节，并能进行分析求解和适当优化取舍。	指标点 5.1： 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法，并理解其局限性。	指标点 9.1： 理解自由、平等、公正、法治等社会层面的价值取向； 指标点 10.2： 了解自己的权利和义务，懂得通过合法途径维护合法权益。

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 绪论

该章节对应课程教学分目标 1，对应课程育人分目标 1.1、5.1、7.1

1. 教学内容

绪论部分作为课程的开篇，主要向学生介绍低功耗集成电路设计的背景、意义、发展现状以及课程的主要内容和结构安排。低功耗设计的背景与意义：阐述随着移动设备、物联网等技术的快速发展，低功耗设计成为提高设备续航能力和用户体验的关键因素，同时也是减少能源浪费和环境污染、推动绿色可持续发展的重要手段。低功耗集成电路设计的发展历程：回顾低功耗设计技术从诞生到现在的主要发展阶段和里程碑事件，让学生了解该领域的历史脉络和技术演进。课程的主要内容和结构安排：介绍课程的章节设置、各章节的主要内容和相互之间的关系，帮助学生构建对课程的整体认知框架。

2. 知识要点

1)低功耗设计的定义和重要性：明确低功耗设计的概念和其在现代集成电路设计中的核心地位。

2)低功耗设计的挑战与机遇：分析当前低功耗设计面临的挑战（如技术节点缩小带来的漏电功耗增加等）以及未来的发展机遇（如新材料、新技术的应用）。

3)低功耗设计的技术体系：概述低功耗设计的技术体系，包括电源管理技术、门级功耗优化技术、睡眠模式和唤醒机制等。

3. 重点难点

重点：低功耗设计的定义、重要性及其在现代集成电路设计中的核心地位；低功耗设计的主要技术体系及其原理。

难点：低功耗设计技术的深入理解及其在实际电路设计中的应用；如何根据具体设计需求选择合适的低功耗设计策略。

4. 基本要求

学生应能够准确理解低功耗设计的定义、重要性和技术体系；能够分析低功耗设计面临的挑战和机遇，并了解未来的发展趋势；能够掌握低功耗设计的基本方法和策略，为后续章节的学习打下基础。

5. 教学方法

课堂讲授，案例分析，讨论交流

第二章 低功耗设计技术基础

该章节对应课程教学分目标 1、2，对应课程育人分目标 1.1、3.2、5.1

1. 教学内容

本章主要介绍低功耗集成电路设计中的基础技术，包括电源管理技术、门级功耗优化技术、睡眠模式和唤醒机制等。通过本章的学习，学生将掌握这些基础技术的原理、应用场景及实现方法，为后续的低功耗设计打下坚实基础。

2. 知识要点

1)动态电压和频率调整 (DVFS)：介绍 DVFS 技术的原理，如何通过动态调整处理器的工作电压和频率来降低功耗，同时保持或提高系统性能。

电源门控：讲解电源门控技术的概念，即在不使用某部分电路时，通过关闭其电源来降低静态功耗。

多电压设计：介绍多电压设计在降低功耗中的应用，包括不同电压域之间的信号传递和电源管理策略。

2) 门级功耗优化技术

门电路结构优化：讨论如何通过改变门电路的结构和尺寸来降低功耗，同时保持电路性能。

功耗敏感逻辑设计：介绍在逻辑设计阶段如何考虑功耗因素，通过优化逻辑表达式和电路结构来降低功耗。

3) 睡眠模式和唤醒机制

睡眠模式：解释睡眠模式的概念，即芯片在空闲时进入低功耗状态，以减少不必要的功耗。

唤醒机制：探讨如何设计有效的唤醒机制，使芯片在需要时能够快速从睡眠状态恢复到正常工作状态。

3. 重点难点

重点：掌握 DVFS、电源门控、多电压设计等电源管理技术的原理和实现方法；理解门级功耗优化技术的关键点和实现途径；熟悉睡眠模式和唤醒机制的设计思路和应用场景。

难点：如何在实际设计中灵活运用这些低功耗技术，实现功耗与性能的平衡；如何准确评估不同低功耗技术的效果，选择最适合的设计方案。

4. 基本要求

理解低功耗设计技术的基本概念、原理和应用场景；掌握电源管理技术、门级功耗优化技术、睡眠模式和唤醒机制等低功耗设计技术的实现方法；能够运用所学知识进行简单的低功耗设计实践，分析并优化设计方案。

5. 教学方法

课堂讲授，案例分析，讨论交流

第三章 低功耗设计高级技术与应用

该章节对应课程教学分目标 1、2，对应课程育人分目标 1.1、3.2、5.1

1. 教学内容

本章将深入探讨低功耗集成电路设计中的高级技术及其应用，包括多阈值电压设计、电源门控与时钟门控技术、低功耗标准单元库选择以及高级技术在具体设计中的应用案例。通过本章的学习，学生将能够掌握这些高级技术的核心原理和实现方法，并了解它们在实际设计中的应用和效果。

2. 知识要点

1) 多阈值电压设计

原理与优势：介绍多阈值电压设计的基本原理，即通过为电路中的不同部分分配不同的阈值电压来优化功耗和性能。

实现方法：详细讲解如何根据电路的工作状态和负载情况动态调整晶体管的阈值电压。

应用案例：分析多阈值电压设计在高性能计算、移动设备等领域的成功应用案例。

2) 电源门控与时钟门控技术

电源门控：阐述电源门控技术的原理，即在电路不需要工作时关闭其电源供应，以减少

静态功耗。

时钟门控：解释时钟门控技术的概念，即根据电路的实际需求动态关闭或降低时钟频率，以减少不必要的动态功耗。

协同作用：探讨电源门控与时钟门控技术的协同作用，以及它们在降低系统整体功耗方面的优势。

3)低功耗标准单元库选择

标准单元库概述：介绍标准单元库在集成电路设计中的作用和重要性。

低功耗标准单元库：详细讲解低功耗标准单元库的特点、优势及选择原则。

实际应用：分析低功耗标准单元库在不同设计场景下的应用效果和注意事项。

4)高级技术在具体设计中的应用案例

案例选取：选取具有代表性的低功耗设计案例，如高性能处理器、物联网设备等。

技术应用：分析这些案例中高级技术的具体应用情况，包括技术选型、实现方法、效果评估等。

经验总结：总结这些案例中的成功经验和教训，为学生提供有益的参考。

3. 重点难点

重点：掌握多阈值电压设计、电源门控与时钟门控技术的核心原理和实现方法；了解低功耗标准单元库的选择原则和应用场景；熟悉高级技术在具体设计中的应用案例和效果评估方法。

难点：如何根据具体设计需求选择合适的低功耗技术；如何评估不同技术组合对系统功耗和性能的影响；如何在保证系统性能的前提下实现最低功耗设计。

4. 基本要求

深入理解低功耗设计高级技术的原理和应用场景。掌握多阈值电压设计、电源门控与时钟门控技术的实现方法。学会根据设计需求选择合适的低功耗标准单元库。能够分析高级技术在具体设计中的应用案例，并评估其效果。

5. 教学方法

课堂讲授，案例分析，讨论交流

第四章 低功耗设计的建模与仿真

该章节对应课程教学分目标 2，对应课程育人分目标 5.1、7.1、9.1

1. 教学内容

本章将详细介绍低功耗集成电路设计中的建模与仿真技术，旨在使学生掌握功耗建模的基本原理、方法以及仿真工具的使用，从而能够在设计初期对电路的功耗进行准确评估和优化。具体教学内容包括功耗模型的建立、仿真工具的选择与使用、仿真参数的设置与调整、仿真结果的分析与解释等。

2. 知识要点

1)功耗建模基础

功耗来源与分类：介绍功耗的主要来源，包括静态功耗和动态功耗，以及它们各自的产生机理。

功耗模型概述：阐述功耗模型在集成电路设计中的作用和重要性，以及常见的功耗模型类型。

2)功耗建模方法

静态功耗建模：讲解如何根据晶体管的漏电流特性建立静态功耗模型。

动态功耗建模：介绍动态功耗中翻转功耗和短路功耗的建模方法，以及它们与电路活动状态的关系。

系统级功耗建模：讨论如何在系统级别上建立功耗模型，以评估整个系统的功耗表现。

3) 仿真工具与技术

仿真工具介绍：列举并介绍常用的低功耗仿真工具，如 SPICE、UPF 等。

仿真流程与步骤：详细讲解低功耗仿真的基本流程，包括模型建立、参数设置、仿真运行和结果分析等。

仿真参数调整与优化：探讨如何通过调整仿真参数来优化仿真结果，提高仿真的准确性和效率。

4) 仿真结果分析与解释

功耗分析报告：讲解如何生成和解读功耗分析报告，包括功耗分布、功耗热点等关键信息。

问题定位与优化建议：根据仿真结果，指导学生如何定位功耗问题，并提出相应的优化建议。

3. 重点难点

重点：掌握功耗建模的基本原理和方法，熟悉常用仿真工具的使用，能够独立完成低功耗仿真任务并分析结果。

难点：如何准确建立符合实际电路特性的功耗模型，以及如何在仿真过程中合理设置和调整参数以获得准确的仿真结果。

4. 基本要求

深入理解功耗建模的基本原理和方法，掌握静态功耗和动态功耗的建模技术。熟悉常用低功耗仿真工具的使用，能够独立完成仿真任务并分析结果。能够根据仿真结果提出有效的功耗优化建议，指导实际设计工作的进行。

5. 教学方法

课堂讲授，案例分析，讨论交流

第五章 低功耗设计策略与算法

该章节对应课程教学分目标 2，对应课程育人分目标 5.1、7.1、9.1

1. 教学内容

本章将深入探讨低功耗集成电路设计的策略与算法，旨在使学生掌握各种低功耗设计技术、策略及其在实际应用中的优化方法。具体教学内容包括低功耗设计的基本原则、常用技术策略、优化算法及其在特定应用场景下的应用案例。

2. 知识要点

1) 低功耗设计基本原则

设计目标：明确低功耗设计的目标，包括延长电池寿命、降低散热成本、减小电路体积等。

设计思路：介绍低功耗设计的整体思路，如功耗与性能的平衡、系统级与电路级的协同优化等。

2) 常用低功耗设计技术策略

电源管理技术：包括动态电压调整(DVS)、动态频率调整(DFS)、电源门控(Power Gating)

等。

时钟管理技术：如时钟门控（Clock Gating）、低功耗时钟树设计等。

静态功耗优化：通过优化晶体管结构、降低漏电流等方法减少静态功耗。

动态功耗优化：通过优化逻辑设计、减少信号翻转次数等方法降低动态功耗。

3)优化算法

遗传算法：介绍遗传算法在低功耗设计中的应用，如通过迭代优化电路结构来降低功耗。

模拟退火算法：讲解模拟退火算法在功耗优化中的原理和实现方法。

其他优化算法：如禁忌搜索、粒子群优化等算法在低功耗设计中的应用。

4)特定应用场景下的低功耗设计

移动设备：分析移动设备对低功耗设计的需求，介绍相应的设计策略和算法。

物联网设备：探讨物联网设备在功耗方面的挑战及解决方案，包括低功耗传感器、低功耗通信协议等。

数据中心：讨论数据中心在节能降耗方面的需求，介绍服务器、存储系统等设备的低功耗设计策略。

3. 重点难点

重点：掌握低功耗设计的基本原则和常用技术策略，了解优化算法在低功耗设计中的应用，以及特定应用场景下的低功耗设计方法。

难点：如何在实际设计中灵活运用低功耗设计策略和算法，实现功耗与性能的平衡；如何针对特定应用场景进行定制化的低功耗设计。

4. 基本要求

深入理解低功耗设计的基本原则和思路，掌握常用低功耗设计技术策略。熟悉优化算法在低功耗设计中的应用，能够运用算法对电路进行功耗优化。了解特定应用场景下的低功耗设计需求，具备定制化设计的能力。

5. 教学方法

课堂讲授，案例分析，讨论交流

第六章 系统级低功耗设计与优化

该章节对应课程教学分目标 2，对应课程育人分目标 5.1、7.1、9.1

1. 教学内容

系统级低功耗设计与优化是低功耗集成电路设计中的重要章节，主要涵盖从系统整体角度出发，通过优化系统架构、算法、软件与硬件的协同工作，以及采用先进的功耗管理技术来降低集成电路的整体功耗。

2. 知识要点

1)系统级功耗建模方法：包括功耗模型的建立、参数设置、仿真验证等。

2)DVFS 技术原理：理解电压和频率对功耗的影响，掌握 DVFS 技术的实现机制。

3)低功耗硬件架构设计原则：了解硬件架构对功耗的影响，掌握低功耗硬件设计的基本原则。

4)软件与硬件的协同优化策略：理解软件与硬件在功耗优化中的各自作用，掌握协同优化的方法。

5)算法优化技巧：学习如何通过算法优化来降低系统功耗，包括规整算法、减少存储器

访问、优化运算逻辑单元等。

6)功耗管理策略制定：掌握功耗管理策略的制定方法，包括功耗预算、功耗分配、功耗监控与调整等。

3. 重点难点

重点：系统级功耗建模、DVFS 技术的实现与应用、低功耗硬件架构的设计、软件与硬件的协同优化策略。

难点：如何准确建立系统级功耗模型并进行仿真验证；如何在保证系统性能的前提下，通过 DVFS 技术有效降低功耗；如何制定科学合理的功耗管理策略，实现系统功耗的最优化。

4. 基本要求

掌握系统级低功耗设计与优化的基本概念、原理和方法。能够独立进行系统级功耗建模和仿真验证。能够根据系统需求，设计并实现低功耗硬件架构和软件算法。能够制定并实施合理的功耗管理策略，实现系统功耗的最优化。

5. 教学方法

课堂讲授，案例分析，讨论交流，课后作业

第七章 低功耗设计的挑战与未来发展趋势

该章节对应课程教学分目标 2、3，对应课程育人分目标 3.2、9.1、10.2

1. 教学内容

本章主要探讨低功耗集成电路设计的当前挑战与未来发展趋势，包括技术瓶颈、新兴技术的应用、设计方法的创新以及可持续发展要求等方面的内容。

2. 知识要点

1)低功耗设计的挑战

技术瓶颈：随着工艺节点的不断缩小，漏电流增加，静态功耗问题日益严重。

动态功耗优化难题：如何在保持性能的同时，有效降低动态功耗，成为设计难点。

多核架构与并行处理的功耗管理：多核处理器在提升性能的同时，也带来了功耗管理的复杂性。

新兴技术的挑战：如神经网络处理器、量子计算等对低功耗设计提出了新要求。

2)未来发展趋势

可持续性和环保性：低功耗设计将更加注重绿色能源和可持续发展，推动环保型芯片的研发。

人工智能与机器学习：AI 和 ML 在低功耗设计中的应用将越来越广泛，提高设计效率和优化性能。

新兴材料与技术：二维材料、碳纳米管等新技术将为低功耗设计提供新的解决方案。

系统级与电路级协同优化：通过系统级和电路级的协同设计，实现整体功耗的最优化。

3)低功耗设计策略

电源管理优化：包括动态电压和频率调整、电源门控技术等。

电路结构优化：采用低功耗电路设计技术，如 CMOS 电路，减少冗余和复杂度。

时钟管理优化：实现时钟信号的精确控制，降低时钟功耗。

存储器优化：采用低功耗存储器设计技术，减少不必要的访问和刷新操作。

3. 重点难点

重点：理解低功耗设计的必要性和紧迫性。掌握低功耗设计的主要技术方法和策略。了解低功耗设计的未来发展趋势。

难点：如何在实际设计中平衡性能与功耗之间的关系。如何应对新兴技术带来的低功耗设计挑战。如何实现系统级与电路级的协同优化。

4. 基本要求

掌握低功耗设计的基本概念、原理和方法，理解低功耗设计的必要性和重要性。

5. 教学方法

课堂讲授，案例分析，讨论交流，课后作业

第八章 课程总结与前沿技术探讨

该章节对应课程教学分目标 2、3，对应课程育人分目标 3.2、9.1、10.2

1. 教学内容

本章主要总结了低功耗设计包括来源与分类、设计技术与方法、设计原则等，探讨行业前沿技术，包括新兴材料与技术、智能功耗管理、系统及低功耗、机器学习与人工智能在行业内的应用。

2. 知识要点

低功耗设计的定义、重要性和基本原则。功耗的来源与分类，包括静态功耗和动态功耗。低功耗设计的主要技术和方法，如电源管理、门级功耗优化、睡眠模式和唤醒机制等。新兴材料与技术低功耗设计中的应用，如二维材料和碳纳米管技术。智能功耗管理技术的原理和实现方式。系统级低功耗技术的设计和优化方法。机器学习与人工智能在低功耗设计中的应用前景。

3. 重点难点

重点：理解低功耗设计的基本原理和重要性。掌握功耗的来源与分类，以及低功耗设计的主要技术和方法。了解新兴材料与技术低功耗设计中的应用。

难点：如何在实际设计中有效应用低功耗设计技术和方法，平衡功耗与性能之间的关系。理解和实现智能功耗管理技术，确保电路在不同工作状态下均保持较低功耗。掌握系统级低功耗技术的设计和优化方法，提高整体能效。

4. 基本要求

熟悉低功耗设计的基本概念和原理，理解功耗的来源与分类。掌握低功耗设计的主要技术和方法，并能够在实际设计中应用。了解新兴材料与技术、智能功耗管理技术以及系统级低功耗技术的最新进展。

5. 教学方法

课堂讲授，案例分析，讨论交流

四、实践教学内容

1. 课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	静态功耗测量与分析	通过测量不同条件下集	1、2	4	验证性	在创新创业实践活	掌握电路静态功耗测量	3

		成电路的静态功耗，理解静态功耗的主要来源及其影响因素。				动中，探索新思路新技术，解决实际问题	与分析方法	
2	动态功耗测量与优化	通过测量并优化集成电路的动态功耗，掌握动态功耗的主要来源及其优化方法。	1、3	4	验证性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握电路动态功耗测量与分析方法	3
3	低功耗电路设计实践	通过设计并实现一个简单的低功耗电路，加深对低功耗设计原则和技术理解。	4、5	4	综合类	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握低功耗电路设计方法	3
4	低功耗测试与验证综合实验	通过综合应用低功耗测试与验证技术，评估并优化整个集成电路系统的低功耗性能。	6	4	综合类	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握低功耗电路测试和验证方法	3

五、学时分配

序号	章节名称	学时分配（共 32 学时）
1.	绪论	2
2.	低功耗设计技术基础	2
3.	低功耗设计高级技术与应用	2
4.	低功耗设计的建模与仿真	2
5.	低功耗设计策略与算法	2

6.	系统级低功耗设计与优化	2
7.	低功耗设计的挑战与未来发展趋势	2
8.	课程总结与前沿技术探讨	2
9.	静态功耗测量与分析	4
10.	动态功耗测量与优化	4
11.	低功耗电路设计实践	4
12.	低功耗测试与验证综合实验	4

六、考核方式

低功耗集成电路设计课程为集成电路设计与集成系统专业选修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

1. 课堂学习讨论及课后反馈表现（40%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂学习研讨 25%	分析实际工程案例，完成互动与研讨，表达自己的观点，提出自己的问题解决方案。（15分）	1、2、3	2.3、3.1、5.1
	阐述观点的过程中思路清晰，表达明确。（10分）	2、3	3.1
作业测评 15%	按时完成教师布置的等数量作业题目答题，有答题或计算过程和结论。（10分）	2	3.1、5.1
	作业字迹清楚、答题或计算过程的思路清晰，结论正确（5分）	3	5.1

2. 结果性考核（60%）

考试（闭卷）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试 60%	考核对低功耗集成电路电路概念和历史，电路评价基本指标和分析方法的掌握。（20分）	1、2	2.3、3.1、5.1
	考核对于低功耗电路的设计和各项参数计算。（40分）	2	3.1、5.1

	考核对于低功耗电路结果的测试和综合性评价。(40分)	2	3.1、5.1
--	----------------------------	---	---------

七、参考书目及学习资料

1. 推荐教材：《专用集成电路低功耗入门：分析、技术和规范》，拉凯什·查达，机械工业出版社，2024年
2. 参考书目与文献：
 - 《数字集成电路-电路、系统与amp;设计》，[美]Jan M.Rabaey(简 M.拉贝艾)等著，周润德等译电子工业出版社，2017年。
 - 《SoC设计方法与实现》，郭炜等，电子工业出版社，2017年。

制定人： 汤思达

审定人： 张黎可

批准人： 余耀

2024年8月

《嵌入式系统原理及应用》课程教学大纲

一、课程基本信息

课程名称（中文）	嵌入式系统原理及应用				
课程名称（英文）	Principle and Application of Embedded System				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程 类型 ³	
授课学期	第5学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	16	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《STM32F103x 微控制器与 $\mu\text{C}/\text{OS-II}$ 操作系统》，电子工业出版社，贾丹平主编，2017				
开课单位	集成电路科学与工程学院				
先修课程	信号与系统				
后续课程	集成电路原理与设计，半导体制造工艺				
课程简介 (不少于 500 字)	<p>课程基本定位：该课程为专业选修课，主要面向电子信息专业高年级学生，进一步提高复杂电子系统设计的能力。</p> <p>核心学习结果：不对嵌入式系统的软硬件结构作深入探究，重点在于利用常见的嵌入式处理器和操作系统作复杂电子系统设计。教学过程中注重实践能力的培养，即电路设计能力与程序设计能力的培养。</p> <p>主要教学方法：</p> <p>通过课堂讲解基本内容、讨论例程和学生课下阅读思考、作业练习、阶段测试，使学生在嵌入式系统理论知识的基础上，对嵌入式系统应用的一些问题有一定的独立思考能力。</p> <p>1.“双创”融入原则。“讲授与讨论并举、设计与分析并重”，通过习题、电路设计与仿真等环节，培养其分析解决问题的能力以及创新能力。</p> <p>2.价值体系塑造。坚持立德树人，挖掘课程内容和教学过程中蕴含的思想政治教育资源，探索和创新课程思政教育方法，不断提升课程思政能力。</p> <p>3.坚持 OBE 原则。关注全体学生学习效果，建立“评价—反馈—改进”闭环，形成持续改进机制。</p> <p>4.面向新一代信息技术。结合“互联网+”以及人工智能新兴产业等，革新嵌入式系统及应用课程的内容案例与授课手段，增加课程的开放性与活力。</p> <p>5.网络教学资源配套。建立网络资源库，优化教学资源，增加课程的开</p>				

	放性与活力, 建立网络教学共享机制, 实现网络教学与课堂教学的同步推进。
大纲更新时间	2024年8月

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 熟悉嵌入式系统的一些基本概念和基本知识, 对嵌入式系统有较准确的认识, 学会嵌入式系统的工程应用。	指标点 3.3 能够完成集成电路设备和系统的设计, 并在设计中体现创新意识。	指标点 1.1 心怀梦想, 在困难面前能保持乐观心态, 化压力为动力 指标点 2.1 拥有对祖国强烈的认同感和归属感, 维护国家的尊严和荣誉
2.	课程目标 2: 掌握嵌入式系统的基本组成、体系结构和工作模式、指令系统、汇编语言及程序设计方法和技巧、存储器的组成和接口扩展方法、中断结构及应用。	指标点 4.1 能够根据系统需求, 通过文献研究、理论分析、数值仿真等手段, 分析集成电路领域复杂工程问题的解决方案。	指标点 3.2 在自己的岗位上尽职尽责, 为社会的进步贡献力量 指标点 5.1 严格遵守法律法规和各项规章制度, 廉洁自律, 自我约束
3.	课程目标 3: 初步具备嵌入式系统的设计与实现的能力, 熟悉各种体系结构电路和语言的应用, 能根据具体的工程问题, 用上述典型电路建立相应软硬件电路解决方案, 能通过分析计算或实验手段验证可行性。	指标点 5.1 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法, 并理解其局限性。	指标点 7.1 具有为人民服务的意识, 积极参加社会公益实践活动 指标点 9.1 理解自由、平等、公正、法治等社会层面的价值取向 指标点 10.2 了解自己的权利和义务, 懂得通过合法途径维护合法权益

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

第一章 嵌入式系统概述

该章节对应课程目标 1, 对应思政指标点 1.1、2.1。

1. 教学内容

- 1.1 嵌入式系统简介
- 1.2 嵌入式系统的组成
- 1.3 嵌入式处理器
- 1.4 嵌入式操作系统
- 1.5 ARM 处理器简介
- 1.6 嵌入式系统的设计方法

2. 知识要点

- 1) 嵌入式系统定义、特点和应用领域。
- 2) 嵌入式处理器的分类和选型原则。
- 3) ARM 处理器的进化过程和开发工具。
- 4) 嵌入式系统的总体结构、设计过程和硬/软件协同设计技术。

3. 重点难点

- 1) 嵌入式系统定义、特点、应用领域；
- 2) 嵌入式系统组成，嵌入式处理器分类和选型，常见嵌入式操作系统；
- 3) ARM 处理器，嵌入式系统设计方法。

4. 基本要求

- 1) 了解嵌入式系统定义、特点、应用领域；
- 2) 熟悉嵌入式处理器分类和选型；
- 3) 了解嵌入式操作系统。

5. 教学方法

视频/阅读拓展、讲授法、案例分析法

第二章 ARM Cortex-M3 内部结构

该章节对应课程目标 1，对应思政指标点 1.1、2.1。

1. 教学内容

- 2.1 Cortex-M3 简介
- 2.2 指令集
- 2.3 流水线
- 2.4 寄存器组
- 2.5 操作模式和特权等级
- 2.6 异常、中断和向量表
- 2.7 存储器映射
- 2.8 调试支持

2. 知识要点

- 1) Cortex-M3 指令集构成、流水线基本原理和结构。
- 2) Cortex-M3 寄存器组结构和工作原理。
- 3) Cortex-M3 异常、中断和向量表概念。
- 4) Cortex-M3 存储器映射方式。

3. 重点难点

- 1) Cortex-M3 流水线结构。
- 2) Cortex-M3 寄存器组结构。
- 3) Cortex-M3 异常、中断和向量表。
- 4) Cortex-M3 存储器映射方式。

4. 基本要求

- 1) 熟悉 Cortex-M3 的寄存器组；

- 2) 了解异常、中断和向量表;
- 3) 熟悉存储器映射。

5. 教学方法

讲授法、案例分析法、小组讨论法

第三章 STM32F1 系列微控制器简介

7. 该章节对应课程目标 1，对应思政指标点 1.1、2.1。

8. 教学内容

- 3.1 基于 Cortex-M3 内核的 STM32F1 微控制器概述
- 3.2 STM32F1 微控制器的系统结构
- 3.3 STM32F1 微控制器的存储器结构与映射
- 3.4 STM32F1 微控制器的嵌入式闪存
- 3.5 STM32F1 微控制器的启动配置
- 3.6 STM32F1 微控制器的电源控制
- 3.7 STM32F1 微控制器的复位
- 3.8 STM32F1 微控制器的调试端口

2. 知识要点

- 1) STM32F1 微控制器的系统结构和工作原理。
- 2) STM32F1 微控制器的存储器结构与映射、嵌入式闪存结构和工作机理。
- 3) STM32F1 微控制器的启动配置机制、电源控制结构和复位机制。

3. 重点难点

- 1) 存储器结构与映射;
- 2) 微控制器的调试端口;

4. 基本要求

- 1) 熟悉存储器结构与映射;
- 2) 熟悉启动配置;
- 3) 熟悉电源控制;
- 4) 熟悉复位。

5. 教学方法

随堂测试、翻转课堂、讲授法、案例分析法、小组讨论法、多媒体教学法

第四章 建立 MDK-ARM5.0 开发平台

该章节对应课程目标 2、3，对应思政指标点 3.2、5.1、7.1、9.1、10.2。

1. 教学内容

- 4.1 MDK-ARM 简介
- 4.2 CMSIS 标准简介
- 4.3 STM32 标准外设库
- 4.4 安装 MDK-ARM5.0
- 4.5 创建工程模板

2. 知识要点

- 1) MDK-ARM 基本结构和工作原理。
- 2) CMSIS 标准。
- 3) MDK-ARM5.0 安装和创建。

3. 重点难点

- 1) STM32F103x 微控制器的时钟模块组成;
- 2) 标准外设库中的 RCC 库函数;
- 3) 使用 RCC 库函数建立系统时钟。

4. 基本要求

- 1) 熟悉 STM32F103 x 微控制器的时钟模块组成;
- 2) 熟悉 RCC 库函数应用化方法;

5. 教学方法

随堂测试、讲授法、案例分析法、小组讨论法、多媒体教学法

第五章 复位与时钟控制器

该章节对应课程目标 2、3，对应思政指标点 3.2、5.1、7.1、9.1、10.2。

1. 教学内容

- 5.1. STM32F103x 微控制器时钟模块简介
- 5.2. RCC 库函数说明
- 5.3. 使用 RCC 库函数建立系统时钟

2. 知识要点

- 1) 系统时钟和时钟安全系统。
- 2) RCC 库函数使用方法。
- 3) 建立系统时钟的一般流程。

3. 重点难点

- 1) STM32F1 微控制器 I/O 端口结构特性;
- 2) I/O 端口相关库函数

4. 基本要求

- 1) 熟悉 STM32F1 微控制器 I/O 端口结构特性;
- 2) 熟悉 I/O 端口相关库函数编程。

5. 教学方法

资料查找、讲授法、案例分析法

第六章 中断和事件

该章节对应课程目标 2、3，对应思政指标点 3.2、5.1、7.1、9.1、10.2。

1. 教学内容

- 6.1. 嵌套向量中断控制器
- 6.2. 外部中断/事件控制器
- 6.3. NVIC 库函数说明
- 6.4. EXTI 库函数说明

2. 知识要点

- 1) 嵌套向量中断控制器结构和工作原理;
- 2) 外部中断/事件控制器结构和工作原理;
- 3) NVIC 库函数使用方法;
- 4) EXTI 库函数使用方法。

3. 重点难点

- 1) 嵌套向量中断控制器;
- 2) 外部中断/事件控制器;
- 3) NVIC 库函数与 EXTI 库函数。

4. 基本要求

- 1) 了解嵌套向量中断控制器结构;
- 2) 了解外部中断/事件控制器;
- 3) 了解 NVIC 库函数与 EXTI 库函数;

5. 教学方法

讲授法、案例分析法、小组讨论法、实验操作法

第七章 定时器模块

该章节对应课程目标 2、3，对应思政指标点 3.2、5.1、7.1、9.1、10.2。

1. 教学内容

- 7.1. TIM 简介
- 7.2. TIM 库函数说明

2. 知识要点

- 1) 计数功能、始终选择、捕获/比较通道和定时器同步方法；
- 2) TIM 库函数使用方法

3. 重点难点

- 1) 定时器模块结构功能；
- 2) 定时器相关库函数；

4. 基本要求

- 1) 掌握定时器模块结构功能；
- 2) 熟悉定时器相关库函数；

5. 教学方法

讲授法、项目引导法、小组讨论法、实验操作法

第八章 μ C/OS-II操作系统概述

该章节对应课程目标 1，对应思政指标点 1.1、2.1。

1. 教学内容

- 7.1. μ C/OS-II简介
- 7.2. 实时系统概念
- 7.3 内核结构

2. 知识要点

- 1) 实时系统任务、内核、调度；
- 2) μ C/OS 中的中断处理；
- 3) μ C/OS-II初始化与启动。

3. 重点难点

- 1) 实时操作系统概念；
- 2) 内核结构；

4. 基本要求

- 1) 掌握实时操作系统概念；
- 2) 掌握 μ C/OS-II内核结构；

5. 教学方法

讲授法、项目引导法、小组讨论法、实验操作法

四、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	认识实验	完成开发环境、仿真环境与仿真器驱动的安装与建立。在	第三章	4	验证型	培养学生观察问题的能力，树立全面分析问题的能力	了解实验平台硬件结构与系统组成，掌握软件开发平台	1

		开发环境中创建工程，完成编译设置、代码的产生与下载、调试。引入已有项目，下载可执行映像文件到实验平台，观察实验现象				思想。	的使用	
2	GPIO 实验	编程设置 GPIO 的工作方式，通过读取连接在 GPIO 引脚上拨动开关的状态，控制接到 GPIO 另一组引脚上的 LED 灯的亮灭	第五章	4	验证型	由 GPIO 的操作，使学生体会到理论及应用的联系，增强投身科学研究的信心。	掌握 STM32 单片机 GPIO 口的输入输出控制，以及扩展 I/O 的一般电路和方法编程	1、2
3	独立看门狗 (IWDG) 实验	STM32F4 系列内部自带了 2 个看门狗：独立看门狗和窗口看门狗。在实验中，我们将通过按键 WKUP 来输入喂狗信号，然后通过 LED0 显示复位状态	第六章	4	综合型	看门狗的用法与中断有异曲同工之妙，引导学生通过不同的思路解决问题，锻炼探索精神。	学习 STM32F407 芯片的独立看门狗的使用，熟悉的初始化方法。	1、2
4	定时器实验	编程控制定时器输出不同频率的方波，通过该波形驱动	第七章	4	综合型	通过定时器和计数器的知识学习，引导学生要进	掌握 STM32 单片机定时器的结构、功能以及应	2、3

		实验平台上蜂鸣器发出不同频率的声音。				行时间管理，合理安排自己的时间，有效利用时间，统筹安排。	用编程。	
--	--	--------------------	--	--	--	------------------------------	------	--

五、学时分配

序号	章节名称	学时分配（共 16+16 学时）
1.	嵌入式系统概述	3
2.	ARM Cortex-M3 内部结构	3
3.	STM32F1 系列微控制器简介	2
4.	建立 MDK-ARM5.0 开发平台	2
5.	复位与时钟控制器	3
6.	中断和事件	3
7.	定时器模块	2
8.	μC/OS-II 操作系统概述	2
9.	实验 1 认识实验	4
10.	实验 2 GPIO 实验	4
11.	实验 3 独立看门狗 (IWDG) 实验	4
12.	实验 4 定时器实验	4

六、考核方式

嵌入式系统原理及应用课程为本专业选修课，课程考核为：

过程性考核（40%，含课程参与 10%+作业测评 15%+实验 15%）+结果性考核（60%）。

1. 过程性考核（40%）

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学目标	支撑毕业要求
课程参与 10%	参与度：主动参与各种课程活动，对讨论、项目或任务表现出高度的兴趣和热情。（5分）	1、2、3	3.4、4.1、5.1
	贡献度：按时完成分配的任务，并达到一定的质量标准。（5分）		
作业测评 15%	按时完成教师布置的等数量作业题目答题，有答题或计算过程和结论。（6分）	1、2、3	3.4、4.1、5.1

	作业字迹清楚、答题或计算过程的思路清晰，结论正确（9分）		
实验 15%	对实验电路原理认识清晰，有正确的实验技术方案。（5分）	1、2、3	3.4、4.1、5.1
	实验过程正确、完整，能够排除实验过程中的故障。（5分）		
	实验结果正确、数据分析正确。（5分）		

2. 结果性考核（60%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试 60%	掌握嵌入式系统的一些基本概念和基本知识，对嵌入式系统有较准确的认识，学会嵌入式系统的工程应用。（20分）	1	3.4
	掌握嵌入式系统的基本组成、体系结构和工作模式、指令系统、汇编语言及程序设计方法和技巧、存储器的组成和接口扩展方法、中断结构及应用。（20分）	2	4.1
	具备嵌入式系统的设计与实现的能力，熟悉各种体系结构电路和语言的应用，能根据具体的工程问题，用上述典型电路建立相应硬件电路解决方案，能通过分析计算或实验手段验证可行性。（20分）	3	5.1

七、参考书目及学习资料

1. 推荐教材：

《嵌入式实时操作系统 uC/OSII》，Jean. J. Labrosse 主编，北京航空航天大学出版社，2007

2. 参考书目与文献：

《Cortex-M3 之 STM32 嵌入式系统设计》，廖义奎主编，中国电力出版社，2012 年

《ARM Cortex-M3 嵌入式开发及应用(STM32 系列)》，张新民主编，清华大学出版社，2016

制定人：陶旭

审定人：余耀

批准人：王伟

2024 年 8 月

《MATLAB 工程应用》课程教学大纲

一、课程基本信息

课程名称（中文）	MATLAB 工程应用				
课程名称（英文）	Application of MATLAB in Engineering				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	
授课学期	第 5 学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	16	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《MATLAB 程序设计教程（第三版）》，刘卫国，中国水利水电出版社，2019 年				
开课单位	集成电路科学与工程学院				
先修课程	计算机程序设计(C 语言)				
后续课程	数字信号处理				
课程简介 (不少于 500 字)	<p>课程基本定位：《MATLAB 程序设计》是电子信息类专业的一门计算机语言课，也是一门专业主干课程。通过本课程的学习，训练学生综合运用语言和专业知识的实际解决问题的能力。</p> <p>核心学习结果：掌握 MATLAB 编程语言的基本语法和数据类型，掌握 MATLAB 的函数定义和调用，以及文件的读写操作；理解 MATLAB 中的控制结构；利用向量和矩阵进行数据处理和分析；利用 MATLAB 进行图形绘制和数据可视化；通过实际案例，运用所学知识解决实际问题，提高编程能力。</p> <p>主要教学方法：基础理论、基本分析与设计方法等内容以讲授和讨论为主，涉及到的设计与分析等课程内容采取案例分析、教师演示与学生上机实践相结合的方式，采用探究式教学法和讨论式教学法。</p>				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	掌握 MATLAB 科学运算与工程应用相关的术语、概念和定义。在正确理解基本概念的基础上，进一步深入各概念之间的区别和联系，正确的使用规则等。	指标点 2.2: 能够运用集成电路专业知识和数学模型方法解释与描述复杂工程问题。	指标点 2.1: 拥有对祖国强烈的认同感和归属感，维护国家的尊严和荣誉 指标点 2.2: 维护国家的利益和安全，为国家的繁荣富强贡献自己的力量 指标点 6.1: 努力学习科学文化知识，扩大知识储备，能独立理性思考问题
2.	掌握 MATLAB 的基本语法、数据类型、函数定义和图形绘制等操作	指标点 5.1: 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法，并理解其局限性。	
3.	能灵活运用学到的 MATLAB，实际问题并在计算机上编程，调试并得出正确的结果。	指标点 4.3: 能够利用集成电路专业知识构建实验系统，安全可靠地开展实验，并有效地获取实验数据。	

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 MATLAB 操作基础

该章节对应课程目标 1，对应思政指标点 2.1、2.2、6.1。

1. 教学内容

MATLAB 简介与开发环境：介绍 MATLAB 发展及应用，了解 MATLAB 的系统结构、特点，掌握 MATLAB 的环境设置、菜单及工具栏；**帮助系统：**掌握 MATLAB 的帮助系统的使用。

2. 知识要点

MATLAB 的运行环境与安装

3. 重点难点

MATLAB 集成环境的配置、帮助系统的使用

4. 基本要求

通过学习本章，使学生要了解 MATLAB 的发展与特点，了解 MATLAB 环境设置及其它管理；通过不断练习，达到熟练掌握 MATLAB 中常用的 9 个窗口的使用。

5. 教学方法

讲授、演示

第二章 MATLAB 矩阵及其运算

该章节对应课程目标 1、2，对应思政指标点 2.1、2.2、6.1。

1. 教学内容

变量类型；矩阵的创建及算术运算；字符串、时间日期；结构体、元胞数组的创建及使用；多维数组的创建及使用；关系运算和逻辑运算；多项式计算

2. 知识要点

矩阵的创建及算术运算

3. 重点难点

掌握 MATLAB 的算术运算、关系运算和逻辑运算

4. 基本要求

通过学习本章，使学生要掌握变量的定义与使用；掌握内存变量的管理；熟练掌握 MATLAB 常用数学函数的使用；掌握 MATLAB 矩阵的建立、拆分以及特殊矩阵的使用；掌握 MATLAB 的算术运算、关系运算和逻辑运算等；掌握矩阵分析；了解矩阵的超越函数；掌握字符串的使用；了解结构数据、单元数据和稀疏矩阵的使用。

5. 教学方法

讲授、演示

第三章 MATLAB 程序流程控制

该章节对应课程目标 1、2，对应思政指标点 2.1、2.2、6.1。

1. 教学内容

MATLAB 程序的基本结构，掌握程序控制语句的使用和设计方法

2. 知识要点

脚本文件和函数的区别。

3. 重点难点

MATLAB 函数的创建、使用；程序控制结构

4. 基本要求

通过学习本章，使学生要掌握 M 文件的建立与打开；掌握 MATLAB 的顺序结构、选择结构和循环结构的程序设计；掌握函数的定义、调用和参数传递；掌握全局变量和局部变量的使用。了解内联函数的使用；了解程序性能剖析窗口的使用。

5. 教学方法

讲授、演示

第四章 MATLAB 绘图

该章节对应课程目标 1、2、3，对应思政指标点 2.1、2.2、6.1。

1. 教学内容

二维、三维数据曲线图的绘制；图形修饰处理；图像处理与动画制作。

2. 知识要点

掌握 MATLAB 的曲线绘制方式、坐标轴和图形注释方法。

3. 重点难点

掌握 MATLAB 特殊图形和坐标的绘制。

4. 基本要求

通过学习本章，使学生要掌握 MATLAB 二维曲线的绘制；掌握图形的修饰；掌握三维图形的绘制；了解各种特殊图形的绘制；了解图像处理与动画制作。

5. 教学方法

讲授、演示

第五章 MATLAB 数值分析与多项式计算

该章节对应课程目标 1、2、3，对应思政指标点 2.1、2.2、6.1。

1. 教学内容

数据统计处理；数据插值处理；曲线拟合；多项式计算

2. 知识要点

掌握各类统计函数

3. 重点难点

了解各类统计曲线的特点

4. 基本要求

通过学习本章，使学生要掌握 MATLAB 的数据统计处理方法：最大值和最小值、求和与求积、平均值和中值、累加和与累乘积、标准方差与相关系数、排序等；掌握数据的一维数据插值与二维数据插值；掌握曲线拟合；掌握多项式计算。

5. 教学方法

讲授、演示

第六章 MATLAB 符号运算

该章节对应课程目标 1、2、3，对应思政指标点 2.1、2.2、6.1。

1. 教学内容

符号对象；符号微积分；级数；符号方程求解

2. 知识要点

掌握符号对象的基本运算和符号表达式的变换

3. 重点难点

掌握符号解方程

4. 基本要求

通过学习本章，了解符号函数的显示；理解符号矩阵与符号函数的创建、符号矩阵与符号函数的基本运算、符号微积分。

5. 教学方法

讲授、演示

第七章 MATLAB 图形用户界面设计

该章节对应课程目标 1、2、3，对应思政指标点 2.1、2.2、6.1。

1. 教学内容

菜单设计；对话框设计；图形用户界面设计

2. 知识要点

掌握各类图形控件的功能和特点

3. 重点难点

掌握回调函数的使用

4. 基本要求

通过学习本章，使学生要掌握菜单设计；掌握对话框设计；熟悉图形用户界面设计工具的使用。

5. 教学方法

讲授、演示

第八章 Simulink 动态仿真集成环境

该章节对应课程目标 1、2、3，对应思政指标点 2.1、2.2、6.1。

1. 教学内容

Simulink 操作基础；系统仿真模型的建立；系统的仿真与分析

2. 知识要点

了解 Simulink 的集成环境

3. 重点难点

掌握 Simulink 模块与自定义功能模块的使用

4. 基本要求

通过学习本章，了解 Simulink 及相关产品及 Simulink 仿真的应用；理解功能模块函数库及 Simulink 模块的操作；掌握自定义功能模块。

5. 教学方法

讲授、演示

四、实践教学内容

1. 课程实验

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型	思政融入点	学生学习预期成果	课程目标
1	MATLAB 操作基础	先建立自己的工作文件夹，并将其设置到 MATLAB 搜索路径下，再用 help 命令查询此工作文件夹。	1	2	验证性		熟悉 MATLAB 的系统环境、帮助信息的查询；掌握 MATLAB 基本操作方法、搜索路径及设置方法。	1
2	MATLAB 矩阵及其运算 1	计算具体表达式的值	2	2	验证性		掌握 MATLAB 数据对象的特点、数据的运算规则	1、2
3	MATLAB 矩阵及其运算 2	计算具体矩阵的特征值及特征向量	2	2	验证性		掌握 MATLAB 的分析方法及建立矩阵的方法和矩阵处理的方法	1、2
4	MATLAB 程序流程控制 1	1.键盘输入一个 3 位整数，将它反向输出 2.将百分制转换为等级输出，要求分别用 if 语句和 switch 语句实现；判断输入成绩的合理性，对不合理数据报错。	3	2	设计性	通过与实际相结合，帮助学生学以致用。	掌握利用 if 语句，switch 语句实现选择结构的方法；掌握利用 for 语句，while 语句实现循环结构的方法	1、2、3
5	MATLAB 程序流程控制 2	利用循环语句求表达式的值	3	2	验证性		熟悉利用向量运算来代替循环操作的方法并理解 MATLAB 程序设计的特点；掌握定义和调用 MATLAB 函数的方法。	1、2、3
6	MATLAB 绘图 1	绘制表达式所表示的二维曲线	4	2	验证性	利用图形进行辅助分析，需要有全局思想，从全局出发看问题	掌握绘制二维图形方法	1、2、3
7	MATLAB 绘图 2	绘制表达式所表示的三维曲线	4	2	验证性		掌握绘制三维图形方法、图形控制与修饰处理的方法；了解图像处理及动画制作的基本方法	1、2、3
8	MATLAB 数值分析与多项式计算	对矩阵进行统计分析	5	2	综合性	让学生注重理论和实践相结合	掌握数据统计和分析方法、数值插值与曲线拟合方法及其应用；掌握多项式的常用运算	1、2、3

五、学时分配

序号	章节名称	学时分配（共 32 学时）
----	------	---------------

1	MATLAB 操作基础	1
2	MATLAB 矩阵及其运算	2
3	MATLAB 程序流程控制	4
4	MATLAB 绘图	3
5	MATLAB 数值分析与多项式计算	2
6	MATLAB 符号运算	2
7	MATLAB 图形用户界面设计	1
8	Simulink 动态仿真集成环境	1
9	实验	16

六、考核方式

《MATLAB 程序设计》课程为集成电路设计与集成系统专业必修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

1. 课堂学习讨论及课后反馈表现（40%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
对 MATLAB 涉及的基本问题进行讨论，共 20 分	根据提问，提出合理的问题解决方案。（15 分）	1、2	2.2、5.1
	阐述观点的过程中思路清晰，表达明确。（5 分）	1	
课程实验及实验报告，共 20 分	完成程序设计，正确使用相关函数。实验步骤较合理，实验过程中能够排除程序问题，实验数据处理合理。（15 分）	2、3	4.3、5.1
	实验报告的完整性及规范性。（5 分）		

2. 结果性考核（60%）

考试（闭卷）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试，共60分。	理解 MATLAB 科学运算与工程应用相关的术语、概念和定义以及各概念之间的区别和联系，正确的使用规则等。（15分）	1	2.2
	掌握 MATLAB 的基本语法、数据类型、函数定义和图形绘制等操作。（25分）	2	5.1
	针对实际问题，设计相应的 MATLAB 程序。（20分）	3	4.3、5.1

七、参考书目及学习资料

1. 推荐教材：

《MATLAB 程序设计教程（第三版）》，刘卫国，中国水利水电出版社，2019年。

2. 参考书目与文献：

(1) 《MATLAB 程序设计及应用》，赵转哲，西安电子科技大学出版社，2023年。

(2) 《MATLAB 程序设计》，王赫然，清华大学出版社，2020年。

(3) 《MATLAB 程序设计及应用》，李润生等，清华大学出版社，2021年。

制定人：林海

审定人：张黎可

批准人：余耀

2024年8月

《SoC 技术》课程教学大纲

一、课程基本信息

课程名称（中文）	SoC 技术				
课程名称（英文）	SoC Technology				
课程类别 ¹	专业选修课	课程性质 ²	选修课	特殊课程类型 ³	
授课学期	第 6 学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	24	8	0	0
适用专业	集成电路设计与集成系统				
选用教材	《SoC 设计方法与实现(第 4 版)》，魏继增等编著，电子工业出版社，2021 年				
开课单位	集成电路科学与工程学院				
先修课程	数字集成电路设计，基于 Verilog 的 FPGA 设计基础				
后续课程	毕业设计				
课程简介	<p>课程基本定位：随着设计与制造技术的发展，集成电路设计从晶体管的集成发展到逻辑门的集成，又发展到 IP 的集成，即 SoC (System-on-a-Chip)设计技术。SoC 可以有效地降低电子/信息系统产品的开发成本，缩短开发周期，提高产品的竞争力，是未来工业界将采用的最主要的产品开发方式。《SoC 技术》是集成电路设计与集成系统专业的一门专业选修课。</p> <p>核心学习结果：本课程通过大纲所列内容的学习与实践，学生可以系统地了解 SoC 设计的整体流程，对 SoC 设计方法学及如何实现进行了全面学习，为从事相关行业或岗位工作打下知识和技能基础。</p> <p>主要教学方法：本课程的教學方法是通过讲述 SoC 设计流程、SoC 设计与 EDA 工具、SoC 系统架构设计、IP 复用的设计方法、SoC 功能验证、可测性设计、低功耗设计等内容并配合课程设计与实验。帮助学生掌握工业化的解决方案，使学生能够及时了解 SoC 设计方法的最新进展。</p>				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	让学生了解国内集成电路行业面临的挑战，激发学生的兴趣与责任感，具有献身奉献集成电路行业的热情；通过 SoC 设计技术的研讨，提高学生的团队合作能力，使学生意识到精益求精的重要性。	指标点 2.3: 能够运用集成电路领域基本原理和方法，综合考虑多种影响因素，分析集成电路领域的复杂工程问题，选择和优化问题的解决方案。	指标点 1.2: 以辩证唯物主义和历史唯物主义的世界观认识和改造客观世界心怀梦想，在困难面前能保持乐观心态，化压力为动力 指标点 4.1: 理解本民族传统文化，肯定当代国内科技发展水平
2.	掌握系统级芯片的概念、架构、设计方法和技术等专业知识，并能够正确应用这些专业知识对系统级芯片的工程问题进行表述和分析；通过实验和课程设计环节，使学生在设计环节中要考虑社会、健康、安全、法律、文化以及环境等因素，培养成诚实守信、严谨求真等工程伦理素养。	指标点 3.1: 能够掌握集成电路领域工程设计的全周期与全流程设计/开发方法和技术，并根据设计目标，确定合适的技术方案。	指标点 5.2: 对自己职业有强烈的敬业精神，努力提高职业效益和质量 指标点 9.1: 理解自由、平等、公正、法治等社会层面的价值取向
3.	能够针对具体的应用需求，提出系统级芯片的设计原型方案，体现创新意识，并正确使用 EDA 工具软件对提出的 SoC 设计方案进行实现、仿真和验证。	指标点 5.2: 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	指标点 8.2: 具有民族自豪感和认同感，愿意为民族复兴贡献自己的力量 指标点 10.1: 尊重并遵守国家法律和法规，不违法乱纪，不参与非法活动

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 SoC 设计概述

该章节对应课程目标 1，对应思政指标点 1.2 和 4.1

1. 教学内容

- 1.1 微电子技术概述
- 1.2 SoC 概述
- 1.3 SoC 设计的发展趋势及面临的挑战

2. 知识要点

SoC 的基本概念，该领域的最新科技发展动态、趋势和面临的挑战，特别是国内 SoC 发展现状以及面临的挑战。

3. 重点难点

重点：与 SoC 相关的基本概念

4. 基本要求

了解 SoC 的基本概念，了解该领域的最新科技发展动态、趋势和面临的挑战。

5. 教学方法

授课、演示

第二章 SoC 设计流程

该章节对应课程目标 2，对应思政指标点 5.1 和 9.1

1. 教学内容

2.1 SoC 软硬件协同设计流程

2.2 基于标准单元的 SoC 芯片设计流程

2.3 基于 FPGA 的 SoC 设计流程

2. 知识要点

SoC 软硬件协同设计流程；基于标准单元的 SoC 芯片设计流程；基于 FPGA 的 SoC 设计流程。

3. 重点难点

重点：SoC 软硬件协同设计流程、基于标准单元的 SoC 芯片设计流程。

难点：基于 FPGA 的 SoC 设计流程。

4. 基本要求

掌握 SoC 设计的基本流程；掌握 SoC 软硬件协同设计方法及其特点；初步了解基于 FPGA 的 SoC 设计流程。

5. 教学方法

授课、演示

第三章 SoC 系统架构设计

该章节对应课程目标 3，对应思政指标点 8.2 和 10.1

1. 教学内容

3.1 SoC 系统架构设计的总体目标与阶段

3.2 SoC 中常用的处理器

3.3 SoC 中常用的总线

3.4 SoC 中典型的存储器

2. 知识要点

SoC 系统架构设计的总体目标与阶段； SoC 中常用的处理器类型及功能； SoC 中常用的总线； SoC 中典型的存储器分类和功能特点。

3. 重点难点

重点：SoC 系统架构设计的总体目标与阶段； SoC 中典型的存储器分类和功能特点

难点： SoC 中常用的总线

4. 基本要求

了解 SoC 的典型架构；掌握处理器、总线、存储器典型结构及优缺点；初步了解多核 SoC 设计方法。能够根据 SoC 的基本架构和不同组成部分的特点，针对具体应用工程问题，选择合适的架构，实现 SoC 设计。

5. 教学方法

授课

第四章 IP 复用的设计方法

该章节对应课程目标 1，对应思政指标点 1.2 和 4.1

1. 教学内容

- 1.1 IP 的基本概念和 IP 分类
- 1.2 IP 设计流程
- 1.3 IP 的验证、选择
- 1.4 IP 重用的问题
- 1.5 基于 IP 的 SoC 设计

2. 知识要点

基于 IP 重用的 SoC 设计流程；IP 核分类；IP 核设计要求；IP 重用面临的挑战。。

3. 重点难点

重点：IP 重用的 SoC 设计方法

难点：应用基于 IP 重用的 SoC 设计方法解决 SoC 应用工程问题

4. 基本要求

掌握 IP 重用的 SoC 设计方法；明确 IP 核基本类型；了解基于平台的 IP 重用设计方法和面临的问题。能够应用基于 IP 重用的 SoC 设计方法解决 SoC 应用工程问题。

5. 教学方法

授课、案例讲解

第五章 SoC 功能验证

该章节对应课程目标 2 和 3，对应思政指标点 5.2 和 10.1

1. 教学内容

- 1.1 功能验证概述
- 1.2 功能验证方法与验证规划
- 1.3 系统级功能验证
- 1.4 仿真验证自动化
- 1.5 基于断言的验证

2. 知识要点

功能验证基本概念和术语；功能验证方法分类；功能验证发展趋势；基于断言的验证方法；验证结构分析方法。

3. 重点难点

重点：明确 SoC 验证的基本概念；掌握不同验证方法。

难点：能够应用 SoC 验证方法解决 SoC 应用工程问题。

4. 基本要求

理解 SoC 验证的基本概念；掌握不同验证方法。能够应用 SoC 验证方法解决 SoC 应用工程问。

5. 教学方法

授课、案例讲解

第六章 IP 复用的设计方法

该章节对应课程目标 2，对应思政指标点 5.1 和 9.1

1. 教学内容

- 1.1 集成电路测试概述
- 1.2 故障建模及 ATPG 原理
- 1.3 可测性设计基础

2. 知识要点

SoC 测试的基本概念；SoC 不同测试方法。能够应用 SoC 测试方法解决 SoC 应用工程问题。

3. 重点难点

- 重点：** SoC 测试的基本概念
- 难点：** 应用 SoC 测试方法解决 SoC 应用工程问题

4. 基本要求

理解 SoC 测试的基本概念；掌握不同测试方法。能够应用 SoC 测试方法解决 SoC 应用工程问题。

5. 教学方法

授课、案例讲解

四、实践教学内容

1.课程实验

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	构建基于 SoCLib 的单核 SoC	通过 SoCLib 电子系统级仿真平台教授学生添加新的硬件模块；利用编写简单的 C 语言程序验证所添加的模块的正确性；在所构建的单核 SoC 上实现串行 MJPEG 解码应用，验证所搭建的 SOC 的正确性，并分析程序在单核上的运行时间。	第四章	2	验证型	借助 C 程序设计、硬件描述语言程序设计，培养学生的逻辑思维能力。	掌握在 SoCLib 平台上添加新的硬件模块；会验证编写简单的 C 语言程序在所添加的模块的正确性；实现串行 MJPEG 解码应用，验证所搭建的 SoC 的正确性；会分析程序算法的并行化方法。	1、2
2	构建基于 SoCLib 的 MPSoC	在单核 SoC 系统架构之上添加若干处理器构成 MPSoC；基于 MPSoC 的并行应用设计需求，完成 MJPEG 解码的并行程序设计，移植到 MPSoC 之上，并验证 MPSoC 的正确性；修改 MPSoC 中的	第二章	3	设计型	通过从单核 SoC 系统架构逐步优化到多核的实验内容，引导学生培养学生的科学思维和解决实际问题	掌握在单核 SoC 系统架构之上添加若干处理器构成 MPSoC；基于 MPSoC 的并行应用设计需求，完成 MJPEG 解码的并行程序设计，移植到 MPSoC 之上，并验证	2、3

		各种系统参数，比较在不同配置下并行 MJPEG 的运行性能；改变核的个数和线程数，分析对程序运行性能的影响，探索最优架构。				题能力。	MPSoC 的正确性；能够通过修改 MPSoC 中的各种系统参数，比较在不同配置下并行 MJPEG 的运行性能。	
3	系统软件开发一嵌入式操作系统及设备驱动设计	结合 SoC 的软件开发流程，减轻处理器负担，提高数据传输效率；简单的嵌入式操作系统的工作原理及设备驱动设计方法；编写帧缓存(framebuffer)的设备驱动程序；通过 MJPEG 应用验证所编写的驱动程序的正确性。	第二章	3	设计型		通过 SoC 的软件开发流程，了解如何减轻处理器负担，提高数据传输效率；掌握简单的嵌入式操作系统的工作原理及设备驱动设计方法；会编写帧缓存(framebuffer)的设备驱动程序；能够通过 MJPEG 应用验证所编写的驱动程序的正确性。	2、3

五、学时分配

序号	章节名称	学时分配（共 24 学时）
1.	SoC 设计概述	2
2.	SoC 设计流程	4
3.	SoC 系统架构设计	4
4.	IP 复用的设计方法	5
5.	SoC 功能验证	4
6.	可测性设计	5
7.	实验 1	2
8.	实验 2	3
9.	实验 3	3

六、考核方式

《SoC 技术》课程为集成电路设计与集成系统专业选修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

1.课堂学习讨论及课后反馈表现（40%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等
课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
作业测评，共 20	积极参与课堂活动；完成全部作业，	1、2、3	1.3

分。	答题步骤完备，结果正确，或存在微小问题。(15分)		
	完成作业过程中态度严谨、认真。(5分)	2、3	3.2
实验报告，共20分。	利用电脑能够熟练进行程序代码编写并实现相应的实验任务。(10分)	2	4.1
	认真严谨的书写实验报告。(10分)	4	5.1

2. 结果性考核 (60%)

考试 (开卷、闭卷等) 或考查 (面试、小论文等)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试，共60分。	能通过学习根据自己理解的，列举 SoC 设计面临的问题和挑战，分析原因并给出对策。(20分)	1	1.3
	掌握和应用 SoC 基础知识，包括 SoC 基本概念、设计流程、低功耗技术、后端流程等。(20分)	2	3.2
	应用功能验证技术、测试技术、软硬件划分技术等分析和解决 SoC 设计问题。(20分)	3	4.1

七、参考书目及学习资料

1. 推荐教材：《SoC 设计方法与实现 (第4版)》，魏继增编，电子工业出版社，2022年。

2. 参考书目：《数字 SoC 设计、验证与实例》，王卫江，薛丞博，高巍，张靖奇著，机械工业出版社，2023年。

制定人：李晓东

审定人：余耀

批准人：王伟

2024年8月

《DSP 技术》课程教学大纲

一、课程基本信息

课程名称（中文）	DSP 技术				
课程名称（英文）	DSP Technology				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	
授课学期	第 6 学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	24	8	0	0
适用专业	集成电路设计与集成系统				
选用教材	DSP 技术原理与应用系统设计，胡剑凌，科学出版社，2018 年				
开课单位	集成电路科学与工程学院				
先修课程	数字信号处理，数字集成电路设计				
后续课程	集成电路可靠性技术/集成电路封装测试				
课程简介 (不少于 500 字)	<p>课程基本定位:</p> <p>DSP 技术是集成电路专业一门重要的专业课程，是深化集成电路专业主干核心课“数字信号处理”课程知识理解和运用的重要后续课程。课程目标是培养学生建立数字信号处理系统设计理念，掌握数字信号处理器（DSP）硬件结构和软件开发技术，为其今后从事嵌入式系统开发工作打下坚实的基础。</p> <p>核心学习结果:</p> <p>DSP 技术是讲授利用 TI TMS320C66x DSP 实现实时数字信号处理的软硬件设计技术的课程，主要通过理论学习、实验、综合设计等环节，使学生了解 DSP 芯片的发展状况和应用领域，掌握 DSP 技术的硬件设计、软件设计和系统综合设计能力，培养学生利用 DSP 分析和解决实时数字信号处理的能力。</p> <p>主要教学方法:</p> <p>本课程是一门实践性很强的课程，主要课程以理论教学为基础以实验教学为辅的配置方式，培养学生 DSP 技术方面的软硬件设计能力，并通过该课程的学习扩大学生知识面，使学生能够了解、并掌握 DSP 技术与应用方法。</p> <p>1.“双创”融入原则。“讲授与讨论并举、设计与分析并重”，通过习题、电路设计与仿真等环节，培养其分析解决问题的能力以及创新能力。</p> <p>2.价值体系塑造。坚持立德树人，挖掘课程内容和教学过程中蕴含的思想政治教育资源，探索和创新课程思政教育方法，不断提升课程思政能力。</p> <p>3.坚持 OBE 原则。关注全体学生学习效果，建立“评价—反馈—改进”闭环，</p>				

	<p>形成持续改进机制。</p> <p>4.面向新一代信息技术。结合“互联网+”以及人工智能新兴产业等，革新 DSP 技术课程的内容案例与授课手段，增加课程的开放性与活力。</p> <p>5.网络教学资源配套。建立网络资源库，优化教学资源，增加课程的开放性与活力，建立网络教学共享机制，实现网络教学与课堂教学的同步推进。</p>
大纲更新时间	2024 年 8 月

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 了解 DSP 架构、特点，掌握 DSP 技术的基础知识，掌握数字信号处理系统框架和典型的 C66x DSP 硬件知识。	指标点 3.1 能够掌握集成电路领域工程设计的全周期与全流程设计/开发方法和技术，并根据设计目标，确定合适的技术方案。	指标点 1.1 心怀梦想，在困难面前能保持乐观心态，化压力为动力。 指标点 2.2 维护国家的利益和安全，为国家的繁荣富强贡献自己的力量。
2.	课程目标 2: 掌握 TI C66x DSP 的软件开发技术、设计 DSP 程序的方法和优化技术以及基于 SYS/BIOS 的 DSP 软件开发技术，掌握利用 CCS 和实验开发平台设计、调试和分析 DSP 程序的方法，并进行设计优化。	指标点 4.1 能够根据集成电路设备和系统需求，通过文献研究、理论分析、数值仿真等手段，分析集成电路领域复杂工程问题的解决方案。	指标点 3.2 在自己的岗位上尽职尽责，为社会的进步贡献力量。 指标点 5.1 严格遵守法律法规和各项规章制度，廉洁自律，自我约束。
3.	课程目标 3: 掌握 DSP 硬件平台设计技术，DSP 最小系统硬件和外设电路设计，并能够综合运用 DSP 软件和硬件设计技术解决实时数字信号处理的工程问题。	指标点 5.2 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	指标点 8.1 主动了解、积极支持党和国家制定的各项路线、方针和政策。 指标点 8.2 具有民族自豪感和认同感，愿意为民族复兴贡献自己的力量。 指标点 9.1: 理解自由、平等、公正、法治等社会层面的价值取向。

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 绪论

该章节对应课程目标 1，对应思政指标点 1.1、2.2。

1. 教学内容

- 1.1 数字信号处理系统的构成
- 1.2 DSP 芯片的特点
- 1.3 DSP 的发展历程
- 1.4 DSP 的应用

2. 知识要点

- 1) 数字信号处理系统基本框架。
- 2) 面向信号处理的指令结构。
- 3) DSP 发展历史和发展趋势

3. 重点难点

- 1) DSP 的概念、主要特点、发展历程。
- 2) 数字信号处理系统的构成和典型 DSP 嵌入式应用系统。

4. 基本要求

- 1) 通过绪论的介绍，使得学生掌握 DSP 的概念、主要特点、发展历程；
- 2) 了解数字信号处理系统的构成和典型 DSP 嵌入式应用系统；

5. 教学方法

视频/阅读拓展、讲授法、案例分析法

第二章 C66x CPU 架构和指令

该章节对应课程目标 1，对应思政指标点 1.1、2.2。

1. 教学内容

- 2.1. TMS320C66x DSP 介绍
- 2.2. TMS320C66x Core Pac
- 2.3. CPU 数据通道和控制
- 2.4. 指令集系统
- 2.5. 流水线结构
- 2.6. 中断与异常管理
- 2.7. 软件流水循环缓存与 CPU 权限

2. 知识要点

- 1) TMS320C66x DSP 特点。
- 2) IDMA 控制器、CorePac 硬件单元。
- 3) 指令与功能单元的映射、寻址模式。
- 4) 指令的并行操作和资源约束。

3. 重点难点

- 1) C66x CPU 架构和指令，包括 CPU CorePac、数据通道和控制、指令集系统和流水线结构等；
- 2) C66x DSP 中断与异常管理；
- 3) C66x DSP 软件流水循环缓存与 CPU 权限。

4. 基本要求

- 1) 通过 TMS320C66x CPU 架构与工作原理的介绍，使得学生掌握 TMS320C66x CPU 架构和指令，包括 CPU CorePac、数据通道和控制、指令集系统和流水线结构等相关知识；

- 2) 掌握 TMS320C66x DSP 中断与异常管理;
- 3) 了解 TMS320C66x DSP 软件流水循环缓存与 CPU 权限;

5. 教学方法

讲授法、案例分析法、小组讨论法

第三章 基于 CCS 的软件开发初步

该章节对应课程目标 2，对应思政指标点 3.2、5.1。

3. 教学内容

- 3.1. CCS 7.2.0 介绍
- 3.2. CCS 软件开发流程
- 3.3. CCS 调试初步
- 3.4. 简单应用程序开发实例

2. 知识要点

- 1) CCS 集成开发环境特性、安装。
- 2) CCS 工程的建立、编译、下载和运行。
- 3) UART 通信应用程序开发一般流程。

3. 重点难点

- 1) CCS 软件开发流程。
- 2) 简单应用程序开发实例。

4. 基本要求

- 1) 通过 CCS 集成开发环境的学习掌握 DSP 程序设计的方法;
- 2) 通过典型 DSP 程序实例学习 DSP 程序调试分析方法;
- 3) 掌握利用时钟剖析工具分析 DSP 程序的时间复杂度;
- 4) 掌握 UART 通信 DSP 应用程序设计方法

5. 教学方法

随堂测试、翻转课堂、讲授法、案例分析法、小组讨论法、多媒体教学法、实验操作法

第四章 C66x DSP 程序优化技术

该章节对应课程目标 2，对应思政指标点 3.2、5.1。

1. 教学内容

- 4.1. DSP 程序优化技术的关键概念
- 4.2. DSP 程序优化流程
- 4.3. 编译选项
- 4.4. 基于编译器反馈信息的优化
- 4.5. 循环优化

2. 知识要点

- 1) 编译器优化及优化流程;
- 2) 编译器反馈信息生成和分析。
- 3) 利用 restrict 关键字优化 DSP。
- 4) 利用 MUST_ITERATE 指示伪指令优化 DSP 程序。

3. 重点难点

- 1) FIR 滤波 DSP 程序实例学习 DSP 程序优化方法。
- 2) 利用 CCS 编译器优化 DSP 程序方法。
- 3) 基于 C 语言的 FIR 滤波 DSP 程序设计。

4. 基本要求

- 1) 通过 FIR 滤波 DSP 程序实例学习 DSP 程序优化方法;
- 2) 掌握利用 CCS 编译器优化 DSP 程序的方法;

3) 结合基于 C 语言的 FIR 滤波 DSP 程序设计, 深化掌握基于 C 语言的 DSP 程序优化方法;

5. 教学方法

随堂测试、讲授法、案例分析法、小组讨论法、多媒体教学法、实验操作法

第五章 C66x DSP 片上设备与应用

该章节对应课程目标 2, 对应思政指标点 3.2、5.1。

1. 教学内容

- 5.1. 时钟产生逻辑
- 5.2. 外部存储器接口
- 5.3. 低速片上设备
- 5.4. 千兆以太网接口
- 5.5. 高速片上设备
- 5.6. 增强的 DMA 控制器
- 5.7. DSP 代码引导接口

2. 知识要点

- 1) PLL 控制寄存器结构和工作原理, PLL 的初始化流程。
- 2) EMIF16 模块和 DDR3 存储控制器。
- 3) 千兆以太网接口结构和工作原理。

3. 重点难点

- 1) KeyStone 架构 DSP 的主要片上外设及其应用方法。
- 2) 片上外设相关中断的处理方法。

4. 基本要求

- 1) 掌握 KeyStone 架构 DSP 的主要片上外设及其应用方法;
- 2) 掌握 KeyStone 设备的代码引导方法;
- 3) 结合中断处理知识, 深化掌握定时器等片上外设相关中断的处理方法;

5. 教学方法

资料查找、讲授法、案例分析法

第六章 C66x DSP 系统硬件平台设计

该章节对应课程目标 3, 对应思政指标点 8.1、8.2、9.1。

1. 教学内容

- 6.1. C6655 DSP 系统硬件平台设计概述
- 6.2. 电源设计
- 6.3. 时钟设计
- 6.4. 外设电路设计
- 6.5. 电路布局布线实现

2. 知识要点

- 1) C6655-DEMO 结构和电路设计。
- 2) DSPs 芯片电源电压、电源功率/电流、电源时序要求分析, C6655-DEMO 电源分析和电源实现。
- 3) C6655 上电配置和引导模式设置。

3. 重点难点

- 1) 基于 C66x DSP 的电源设计和时钟设计。
- 2) C66x DSP 外设电路设计方法。
- 3) 基于 C66x DSP 系统的电路布局布线。

4. 基本要求

- 1) 掌握基于 TMS320C66x DSP 的电源设计和时钟设计;

- 2) 掌握 TMS320C66x DSP 外设电路设计方法;
- 3) 学习基于 C66xDSP 系统的电路布局布线;

5. 教学方法

讲授法、案例分析法、小组讨论法、实验操作法

第七章 基于 SYS/BIOS 的 DSP 软件开发

该章节对应课程目标 3，对应思政指标点 8.1、8.2、9.1。

1. 教学内容

- 7.1. SYS/BIOS 基础
- 7.2. SYS/BIOS 工程的配置与构建
- 7.3. SYS/BIOS 的线程模块
- 7.4. SYS/BIOS 的线程间同步
- 7.5. 基于 SYS/BIOS 的应用系统设计

2. 知识要点

- 1) 基于 CCS 资源浏览器的 SYS/BIOS 工程构建。
- 2) SYS/BIOS 的线程模块启动流程、优先级。
- 3) 基于定时中断的多任务系统设计。

3. 重点难点

- 1) SYS/BIOS 工程的配置方法。
- 2) SYS/BIOS 的多线程模块配置和应用方法。
- 3) 基于 SYS/BIOS 的多线程应用系统设计。

4. 基本要求

- 1) 掌握 SYS/BIOS 工程的配置方法;
- 2) 掌握 SYS/BIOS 的多线程模块配置和应用方法;
- 3) 学习基于 SYS/BIOS 的多线程应用系统设计;

5. 教学方法

讲授法、项目引导法、小组讨论法、实验操作法

四、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	DSP 程序的调用和分析	利用 C 语言编写 DSP 程序, 实现 DFT 或 FIR 滤波, 并利用 FILE I/O、图形分析工具、Watch 窗口、Profiler 等工具对 DSP 程序进	第三章	2	验证型	教育学生有耐心, 培养精益求精的工匠精神。	1、掌握 C 语言编写 DSP 程序的方法; 2、掌握 DSP 程序的调试过程和分析方法	1、2

		行调试和分析，分析DFT或FIR滤波程序的有效性、空间和时间占用情况。						
2	时钟中断和UART实验	1、利用时钟中断实现LED的亮灭控制，并进一步控制亮灭的时间间隔、占空比等。 2、以C6655和PC进行UART通信为例，掌握波特率设计和传输格式设置方法	第五章	2	设计型	教育学生在掌握理论知识的C66x DSP基础上注重创新能力培养，培养自己的创新思维和能力。	1、掌握C66x DSP中断与异常管理； 2、掌握UART通信的原理和方法；	1、2
3	音频信号采集与处理实验	学习利用I2C配置音频Codec，并通过McBSP接口实现音频信号的采集、处理和回放	第六章	2	综合型	实际应用中要按需选择，培养学生扬长避短的意识，引导学生认识自我，多渠道实现自我价值。	掌握音频信号采集与处理的方法；	1、2、3
4	基于SYS/BIOS应用实验	基于SYS/BIOS设计DSP程序，实现多线程同步。	第七章	2	综合型	让学生认识理论和实践结合起来，学习会起到事半功倍的效果	掌握基于SYS/BIOS设计DSP程序，实现多线程同步的方法。	1、2

五、学时分配

序号	章节名称	学时分配（共24+8学时）
1.	绪论	2
2.	C66x CPU 架构和指令	4

3.	基于 CCS 的软件开发初步	2
4.	C66x DSP 程序优化技术	2
5.	C66x DSP 片上设备与应用	6
6.	C66x DSP 系统硬件平台设计	6
7.	基于 SYS/BIOS 的 DSP 软件开发	2
8.	实验 1 二极管伏安特性的测量	2
9.	实验 2 单管共射放大电路	2
10.	实验 3 差动放大电路	2
11.	实验 4 负反馈放大电路	2

七、考核方式

DSP 技术课程为本专业选修课，课程考核为：

过程性考核（40%，含课程参与 10%+作业测评 15%+实验 15%）+结果性考核（60%）。

1. 过程性考核（40%）

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课程参与 10%	参与度：主动参与各种课程活动，对讨论、项目或任务表现出高度的兴趣和热情。（5 分）	1、2、3	3.1、4.1、5.2
	贡献度：按时完成分配的任务，并达到一定的质量标准。（5 分）		
作业测评 15%	按时完成教师布置的等数量作业题目答题，有答题或计算过程和结论。（6 分）	1、2、3	3.1、4.1、5.2
	作业字迹清楚、答题或计算过程的思路清晰，结论正确（9 分）		
实验 15%	对实验电路原理认识清晰，有正确的实验技术方案。（5 分）	1、2、3	3.1、4.1、5.2
	实验过程正确、完整，能够排除实验过程中的故障。（5 分）		
	实验结果正确、数据分析正确。（5 分）		

2. 结果性考核（60%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试	掌握 DSP 技术的基础知识，学习	1	3.1

60%	TI TMS320C66x DSP 的 CPU 架构和指令、片上设备与应用，学习 DSP 系统硬件平台的分析和设计方法。(20 分)		
	学习 TI TMS320C66x DSP 的软件开发技术，掌握利用 C 语言设计 DSP 程序的方法和优化技术以及基于 SYS/BIOS 的 DSP 软件开发技术。(20 分)	2	4.1
	学习 DSP 硬件平台设计技术，掌握 DSP 最小系统硬件和外设电路设计，并能够综合运用 DSP 软件和硬件设计技术解决实时数字信号处理的工程问题，并能够根据需求设计基于 DSP 的嵌入式系统的解决方案。(20 分)	3	5.2

七、参考书目及学习资料

1.推荐教材：

DSP 技术原理与应用系统设计，胡剑凌，科学出版社，2018

2.参考书目与文献：

TMS320C54x DSP 结构、原理及应用（第 2 版），戴明桢、周建江，北京航空航天大学出版社，2007

DSP 芯片的原理与开发应用（第 2 版），张雄伟、曹铁勇，电子工业出版社，2000

数字信号处理系统的应用和设计，胡剑凌、徐盛，上海交通大学出版社，2004

DSP 技术的发展与应用（第二版），彭启琮、李玉柏、管庆，高等教育出版社，2013

制定人：陶旭

审定人：余耀

批准人：王伟

2024 年 8 月

《功率集成电路设计》课程教学大纲

一、课程基本信息

课程名称（中文）	功率集成电路设计				
课程名称（英文）	Power Integrated Circuit Design				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	
授课学期	6	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	16	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《功率集成电路设计技术》，张波、罗小蓉著，科学出版社，2020年				
开课单位	集成电路科学与工程学院				
先修课程	集成电路设计、微电子工艺基础、微电子器件基础、固体物理与半导体物理				
后续课程	集成电路课程设计、集成电路版图设计				
课程简介 (不少于 500 字)	<p>课程基本定位：</p> <p>《功率集成电路设计》是集成电路设计与集成系统专业和微电子科学与工程专业的专业选修课。本课程主要教授功率集成电路设计的基本原理；功率集成电路设计的应用领域、现状及发展趋势；重点在于功率集成电路的版图设计、高压集成电路与智能功率集成电路的设计等内容。</p> <p>核心学习结果：</p> <p>通过本课程的学习，使学生掌握功率集成电路设计的基本知识；掌握功率集成电路基本单元的工作原理；掌握进行功率集成电路的直流分析、交流分析的方法；使学生具备进行功率集成电路分析、设计、优化的基本能力。通过实验，使学生掌握采用功率集成电路设计软件对功率集成电路性能进行仿真验证的基本技能，并深入理解课程中所涉及到的基本单元电路的电压、电流、瞬态特性。掌握功率集成电路设计的全流程设计方法。</p> <p>主要教学方法：</p> <p>本课程采用理论授课与上机实验相结合的教学方式。通过课程的学习，使学生掌握基本理论；通过实验使学生掌握技能。实验课是对课堂教学的有益补充。</p>				

大纲更新时间	2024年8月
--------	---------

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 掌握功率集成电路设计的基本知识	指标点 3.1: 能够掌握集成电路领域工程设计的全周期与全流程设计/开发方法和技术,并根据设计目标,确定合适的技术方案。	指标点 1.1: 心怀梦想,在困难面前能保持乐观心态,化压力为动力 指标点 2.1: 拥有对祖国强烈的认同感和归属感,维护国家的尊严和荣誉
2.	课程目标 2: 掌握功率集成电路基本单元的工作原理;掌握进行功率集成电路的直流分析、交流分析的方法;使学生具备进行功率集成电路分析、设计、优化的基本能力。	指标点 4.1: 能够根据集成电路设备和系统需求,通过文献研究、理论分析、数值仿真等手段,分析集成电路领域复杂工程问题的解决方案。	指标点 3.2: 在自己的岗位上尽职尽责,为社会的进步贡献力量 指标点 5.1: 严格遵守法律法规和各项规章制度,廉洁自律,自我约束
3.	课程目标 3: 掌握采用功率集成电路设计软件对功率集成电路性能进行仿真验证的基本技能,并深入理解课程中所涉及到的基本单元电路的电压、电流、瞬态特性。掌握功率集成电路设计的全流程设计方法。	指标点 5.2: 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	指标点 7.1: 具有为人民服务的意识,积极参加社会公益活动 指标点 9.1: 理解自由、平等、公正、法治等社会层面的价值取向 指标点 10.2: 了解自己的权利和义务,懂得通过合法途径维护合法权益

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

第一章 引言

该章节对应课程教学分目标 1，对应课程育人分目标 1.1、2.1、3.2

1. 教学内容

功率集成电路（PIC）是指将功率器件与电路部分集成在一块芯片上的技术。它是功率半导体的一个重要分支，也是实现机电一体化的关键电路。PIC 是实现片上系统（SoC）的核心技术之一，它将功率处理与电路功能合二为一，是引发电子技术革命的关键技术。

2. 知识要点

- 1)理解 PIC 的基本概念：明确 PIC 的定义、特点及其在电子技术中的地位。
- 2)掌握发展历程：了解 PIC 的发展历程，特别是关键技术和重要节点的出现。
- 3)熟悉应用领域：认识 PIC 在各个领域的应用及其重要性。
- 4)分析优点与优势：能够阐述 PIC 在性能、成本等方面的优势。
- 5)关注发展趋势与挑战：了解 PIC 技术的发展趋势和面临的挑战，为未来的学习和研究做好准备。

3. 重点难点

重点：PIC 的基本概念，优点和优势

难点：PIC 应用领域以及发展趋势和挑战

4. 基本要求

了解功率集成电路的发展历史和趋势。认识功率集成电路的概念与分类。掌握功率集成电路设计的技术特点。

5. 教学方法

课堂讲授

第二章 可集成功率半导体器件

该章节对应课程教学分目标 1，对应课程育人分目标 2.1、3.2、5.1

1. 教学内容

可集成功率半导体器件分为二极管类和晶体管类，其中晶体管类又可细分为 BJT、MOSFET、IGBT 等，其工作原理为针对每种器件，分析其工作原理，包括电流、电压的流动与控制机制，以及器件在开关状态下的行为，以及讨论器件在开关过程中的动态响应，如开关时间、功耗等。

2. 知识要点

- 1)掌握可集成功率半导体器件的基本分类及其特点。
- 2)深入理解每种器件的工作原理和动态特性。
- 3)了解功率半导体器件的集成方式及其工艺兼容性。
- 4)通过案例分析，理解可集成功率半导体器件在实际应用中的价值和作用。

3. 重点难点

重点：可集成功率器件概述

难点：功率器件的击穿机理，终结端技术

4. 基本要求

掌握可集成功率器件的分类；掌握功率器件二级效应；掌握功率器件的小信号模型；了解终结端技术。

5. 教学方法

课堂讲授，案例演示，小组讨论

第三章 功率集成电路工艺

该章节对应课程教学分目标 2，对应课程育人分目标 5.1、7.1、9.1

1. 教学内容

功率集成电路内部包含低压控制电路和功率器件两大部分，主要工艺为 Bipolar-CMOS-DMOS (BCD) 工艺，需要在—个硅片上制造出三种高压功率器件。BCD 工艺相比较传统 CMOS 和 Bipolar 工艺，有着在 PIC 制造中的优势。另外 SOI 基功率集成电路工艺和其他新兴工艺也逐渐出现在市场上。

2. 知识要点

- 1)理解功率集成电路的基本概念
- 2)掌握 BCD 工艺的关键技术
- 3)熟悉 BCD 工艺的分类和优缺点
- 4)了解其他功率集成工艺
- 5)关注工艺发展动态
- 6)理解隔离技术和高压互连技术

3. 重点难点

重点：功率集成电路工艺简介、发展、隔离技术和高压互联技术

难点：功率器件工艺中的可靠性问题，仿真及设计实例

4. 基本要求

掌握功率集成电路中相关工艺的原理；掌握工艺仿真软件的仿真流程。

5. 教学方法

课堂讲授，案例演示，小组讨论

第四章 电源转换技术

该章节对应课程教学分目标 2，对应课程育人分目标 7.1、9.1、10.2

1. 教学内容

电源转换技术其在电子设备中实现从—种电压或电流形式转换为另—种形式，常见为 DC-DC 转换器、AC-DC 转换器和 DC-AC 逆变器。介绍电源转换领域的最新技术进展，展望电源转换技术的发展方向。

2. 知识要点

- 1)理解电源转换的基本原理
- 2)熟悉常见拓扑结构
- 3)设计考虑因素
- 4)应用实例分析
- 5)关注技术发展趋势

3. 重点难点

重点：电源转换技术概述，隔离式开关变换器设计技术

难点：非隔离式开关变换器设计技术，核心模块设计技术

4. 基本要求

掌握电源转换技术的工作原理以及相关的计算；掌握核心模块的设计原理。

5. 教学方法

课堂讲授，案例演示，小组讨论

四、实践教学内容

1.课程实验

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	功率集成电路原理图的设计	TSUPREM-4 的启动操作；掌握软件的基本命令	2、3、4	4	设计性	在创新创业实践活动中，探索新思路新技术，解决实际问题	熟悉软件的使用；掌握设计简单的电路	3
2	功率器件前仿真	对仿真模型的理解；运放开环、闭环仿真程序的编写；使用 EPITAXY、STRESS 等程序命令对工艺进行仿真	2、3、4	4	验证性	在创新创业实践活动中，探索新思路新技术，解决实际问题	了解功率集成电路的性能指标；熟悉功率集成电路仿真的原理及其流程	3
3	功率集成器件的结构设计	学会初始网格的生成；掌握相关工艺步骤仿真，并打印绘制相关结果	2、3、4	4	验证性	在创新创业实践活动中，探索新思路新技术，解决实际问题	了解功率集成电路设计的基本流程；掌握软件工具的使用；掌握绘制简单的程序	3
4	功率集成器件性能验证及后仿真	使用 SELECT 进行定义特定表达式；使用 PLOT.ID 进行一维截面曲线绘制；使用 PRINT.ID 进行寄生提	2、3、4	4	综合性	在创新创业实践活动中，探索新思路新技术，解决实际问题	熟悉工艺软件的仿真规则；掌握常见命令的使用方法；掌握寄生体躯和后仿真的方法	3

		取并进行后 仿真					
--	--	-------------	--	--	--	--	--

五、学时分配

序号	章节名称	学时分配 (共 32 学时)
1.	绪论	4
2.	可集成功率半导体器件	4
3.	功率集成电路工艺	4
4.	电源转换技术	4
5.	功率集成电路原理图的设计	4
6.	功率器件前仿真	4
7.	功率集成器件的结构设计	4
8.	功率集成器件性能验证及后仿真	4

六、考核方式

功率集成电路设计课程为集成电路设计与集成系统专业选修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

1. 课堂学习讨论及课后反馈表现（40%）

课堂学习研讨、课后反馈表现、作业测评等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂学习研讨 25%	分析实际工程案例，完成互动与研讨，表达自己的观点，提出自己的问题解决方案。（15分）	1、2、3	3.1、4.1、5.2
	阐述观点的过程中思路清晰，表达明确。（10分）	1、2、3	3.1、4.1、5.2
作业测评 15%	按时完成教师布置的等数量作业题目答题，有答题或计算过程和结论。（10分）	2、3	4.1、5.2
	作业字迹清楚、答题或计算过程的思路清晰，结论正确（5分）	2、3	4.1、5.2

2. 结果性考核（60%）

考试（闭卷）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
------	------	-----------	--------

闭卷考试 60%	考核对功率集成电路电路概念和历史，功率半导体器件基本制造和特性的掌握。(20分)	1、2	3.1、4.1
	考核对于功率电路的设计和各项参数计算。(40分)	2	4.1
	考核对于电源转换电路基本概念和简单计算。(40分)	2	4.1

七、参考书目及学习资料

1. 《功率集成电路设计技术》，张波等编著，龙门书局，2020年。
2. 《功率集成电路设计技术》，张波等编著，科学出版社，2020年。

制定人： 汤思达 审定人： 余耀 批准人： 王伟

2024 年 8 月

《射频集成电路设计》课程教学大纲

一、课程基本信息

课程名称（中文）	射频集成电路设计				
课程名称（英文）	Design of RF Integrated Circuit				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	
授课学期	6	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	24	8	0	0
适用专业	集成电路设计与集成系统				
选用教材	《CMOS 射频集成电路设计》，余志平等译，电子工业出版社，2016 年				
开课单位	集成电路科学与工程学院				
先修课程	模拟集成电路设计				
后续课程	集成电路版图设计、毕业设计				
课程简介 (不少于 500 字)	<p>课程基本定位：</p> <p>《射频集成电路设计》是集成电路类本科生教学的专业选修课之一，通过本课程的学习，学生应该掌握射频技术和射频集成电路中主要模块的工作原理和具体结构，并且具备射频集成电路的分析能力与初步的设计能力。使学生对射频集成电路有基本的了解，培养学生对射频集成电路设计的兴趣以及研究热情。</p> <p>核心学习结果：</p> <p>通过对本课程的学习，学生将了解射频集成电路关键功能块结构和性能，掌握射频集成电路的基本概念和设计方法。</p> <p>主要教学方法：</p> <p>通过课堂讲解基本内容、讨论例程和学生课下阅读思考、作业练习、阶段测试，采用启发、探究型教学方式，激励学生自主学习，充分发挥学生的主观能动性。提出一些综合性的问题，然后引导学生加以分析，按设定条件一层层提出办法，使学生从中领会自学的思路，学会独立解决问题。加大科学思维能力，注重理论联系实际，促进学生工程实践能力和创新能力的发展。</p>				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 能够理解并掌握射频集成电路的基本原理和不同电路的工作方式，根据不同场景，综合考虑和分析使用电路的能力，面对具体工程问题，灵活选择和优化解决方案。	指标点 2.3: 能够运用集成电路领域基本原理和方法，综合考虑多种影响因素，分析集成电路领域的复杂工程问题，选择和优化问题的解决方案。	指标点 1.1: 心怀梦想，在困难面前能保持乐观心态，化压力为动力 指标点 2.1: 拥有对祖国强烈的认同感和归属感，维护国家的尊严和荣誉
2.	课程目标 2: 掌握射频集成电路设计的基本原理、关键技术和设计流程，包括功耗评估方法、设计策略、电路优化技术等，为从事相关领域的研究与开发工作打下坚实的基础。	指标点 3.1: 能够掌握集成电路领域工程设计的全周期与全流程设计/开发方法和技术，并根据设计目标，确定合适的技术方案。	指标点 3.2: 在自己的岗位上尽职尽责，为社会的进步贡献力量 指标点 5.1: 严格遵守法律法规和各项规章制度，廉洁自律，自我约束
3.	课程目标 3: 能够结合具体的设计指标确定不同的电路方案，学会使用常见的EDA分析工具，具有对电路系统进行分析、判断和评价的能力，抽取工程问题中的关键环节，并能进行分析求解和适当优化取舍。	指标点 5.1: 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法，并理解其局限性。	指标点 7.1: 具有为人民服务的意识，积极参加社会公益活动 指标点 9.1: 理解自由、平等、公正、法治等社会层面的价值取向 指标点 10.2: 了解自己的权利和义务，懂得通过合法途径维护合法权益

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 射频集成电路设计的基本概念

该章节对应课程教学分目标 1，对应课程育人分目标 1.1、2.1、3.2

1. 教学内容

本章旨在全面阐述射频集成电路设计的基本概念，作为课程学习的起点。首先，我们将

深入探讨射频技术的核心定义，理解其在无线通信、雷达及卫星通信等领域的关键作用。随后，通过介绍射频集成电路的发展历程，学生将认识到其从分立元件到高度集成化的发展趋势。进一步地，我们将详细剖析射频集成电路的基本组成，包括晶体管、电阻、电容等关键元件，以及它们在高频信号处理中的独特作用。此外，还将介绍射频电路设计中的基本概念，如阻抗匹配、频率选择、信号传输等，为后续深入学习打下坚实基础。

2. 知识要点

- 1) 射频技术定义与应用
- 2) 射频集成电路发展历程
- 3) 基本组成与元件
- 4) 射频电路设计基础
- 5) 设计工具与软件

3. 重点难点

重点：射频集成电路的基本概念、发展、设计方法和应用

难点：无源 RLC 网络的性质；阻抗匹配，分布参数分析，S 参数和史密斯圆图

4. 基本要求

了解射频集成电路的基本概念；了解无源 RLC 网络的性质和阻抗匹配技术；了解分布参数分析方法；了解 S 参数和史密斯圆图及其应用

5. 教学方法

课上讲授，小组讨论，案例演示

第二章 有源和无源 IC 器件特性

该章节对应课程教学分目标 1、2，对应课程育人分目标 2.1、3.2、5.1

1. 教学内容

本章主要探讨射频集成电路中的有源和无源器件特性，这是射频集成电路设计的基石。内容涵盖器件的结构、物理特性、寄生效应、模型及模拟方法等方面，旨在使学生深入理解并掌握这些关键元件在射频电路中的作用与性能表现。学生将能够深入理解射频集成电路中有源和无源器件的特性及其在设计中的应用，为后续章节的学习打下坚实基础。

2. 知识要点

- 1) 有源器件特性
- 2) 无源器件特性
- 3) 器件模型和模拟

3. 重点难点

重点：射频集成电路器件中有源和无源器件结构和器件物理

难点：器件寄生效应，器件模型和模拟

4. 基本要求

理解射频集成电路器件的结构和特性；理解器件的各种寄生效应；掌握射频集成电路器件的模型和模拟方法。

5. 教学方法

课上讲授，小组讨论，案例演示

第三章 滤波器

该章节对应课程教学分目标 2，对应课程育人分目标 3.2、5.1、7.1

1. 教学内容

本章深入探讨了射频滤波器的基本原理、设计方法及其在射频集成电路中的应用。内容涵盖了滤波器的类型（如低通、高通、带通、带阻）、性能指标（如截止频率、带宽、插入损耗、回波损耗等）、设计技术（如集总参数法、分布参数法）以及实际电路中的实现方式。通过理论讲解与实例分析，使学生掌握射频滤波器的设计流程与技巧。

2. 知识要点

- 1)滤波器类型与特性
- 2)滤波器性能指标
- 3)滤波器设计技术
- 4)滤波器实现方式
- 5)滤波器应用实例

3. 重点难点

重点：滤波器基本概念、特性和关键性能参数
难点：滤波器的拓扑结构、分析和设计方法

4. 基本要求

掌握频带宽度的估算方法；掌握滤波器的设计方法

5. 教学方法

课上讲授，小组讨论，案例演示，课后习题

第四章 低噪声放大器

该章节对应课程教学分目标 2，对应课程育人分目标 3.2、5.1、7.1

1. 教学内容

本章深入讲解了低噪声放大器在射频集成电路中的关键作用、工作原理、设计原则及实现方法。内容涵盖 LNA 的主要功能、性能指标（如噪声系数、增益、输入输出匹配等）、设计流程（包括晶体管选择、电路结构设计、输入输出匹配等）以及在实际应用中的优化策略。通过理论分析与实例演示，使学生掌握 LNA 设计的核心技术和实践技能。

2. 知识要点

- 1)低噪声放大器的基本功能与性能指标
- 2)低噪声放大器的工作原理
- 3)低噪声放大器的设计原则与流程
- 4)低噪声放大器的实际应用与优化
- 5)仿真工具与实验验证

3. 重点难点

重点：基准电压和偏置电路，低噪声放大器的结构
难点：噪声特性以及噪声和功耗等特性之间的取舍设计

4. 基本要求

掌握偏置电路的设计方法；掌握电路中的各种噪声及其分析方法；低噪声放大器的设计方法

5. 教学方法

课上讲授，小组讨论，案例演示，课后习题

第五章 混频器

该章节对应课程教学分目标 2，对应课程育人分目标 5.1、7.1、9.1

1. 教学内容

本章详细探讨了混频器在射频集成电路中的核心作用、基本原理、设计要点及性能指标。混频器作为频率变换的关键器件，在无线通信系统中广泛应用于上变频和下变频过程。教学内容包括混频器的三端口结构（射频输入、本振输入、中频输出）、基于二极管或晶体管非线性原理的频率变换机制、以及如何通过选择合适的偏置电压、输入功率和滤波器来优化输出信号。此外，还介绍了混频器的关键性能指标，如变频增益/损耗、噪声系数、线性度、隔离度等，并讨论了这些指标对系统性能的影响。

2. 知识要点

- 1)混频器基本原理
- 2)混频器结构和类型
- 3)关键性能指标
- 4)设计要点

3. 重点难点

重点：混频器的基本概念、特性和关键性能参数

难点：混频器的拓扑结构、分析和设计方法

4. 基本要求

掌握混频器的特性和关键性能参数；掌握各种混频器的拓扑结构

5. 教学方法

课上讲授，小组讨论，案例演示，课后习题

第六章 振荡器、锁相环

该章节对应课程教学分目标 2，对应课程育人分目标 7.1、9.1、10.2

1. 教学内容

本章深入讲解了振荡器和锁相环在射频集成电路中的重要作用、基本原理、设计方法及应用场景。振荡器作为产生周期性信号的电路，其稳定性、频率精度和相位噪声等特性对系统性能至关重要。锁相环则是一种利用负反馈原理实现输出信号与参考信号相位同步的电路，广泛应用于频率合成、信号调制与解调、时钟恢复等领域。

2. 知识要点

- 1)振荡器基本原理与类型
- 2)振荡器性能指标
- 3)锁相环工作原理
- 4)锁相环性能指标与应用
- 5)设计方法与优化

3. 重点难点

重点：振荡器和锁相环的基本概念、关键性能参数

难点：振荡器的噪声特性，锁相环的分析和设计方法

4. 基本要求

掌握振荡器的特性和关键性能参数；掌握振荡器的噪声特性；掌握锁相环电路的分析方法和设计要点

5. 教学方法

课上讲授，小组讨论，案例演示

四、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	分离电容电感等器件的匹配仿真实验	利用仿真软件用分立的电容电感元件串并联构成无源网络，使负载阻抗和源阻抗共轭匹配实现电路的最大功率传输。	1、2	4	验证性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握基本器件的设计和电路的匹配优化	3
2	低噪声放大器的设计优化和仿真	使用 ADS 软件进行微波有源电路设计、仿真和优化。	4	4	综合性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握低噪声放大器的设计方法	3

五、学时分配

序号	章节名称	学时分配（共 32 学时）
1.	射频集成电路设计的基本概念	4
2.	有源和无源 IC 器件特性	4
3.	滤波器	4
4.	低噪声放大器	4
5.	混频器	4
6.	振荡器和锁相环	4
7.	分离电容电感等器件的匹配仿真实验	4
8.	低噪声放大器的设计优化和仿真	4

六、考核方式

射频集成电路设计课程为集成电路设计与集成系统专业选修课，课程考核方式包括：课堂学习讨论及课后反馈表现（40%）+结果性考核（60%）。

1. 课堂学习讨论及课后反馈表现（40%）

课堂学习研讨、课后反馈表现、调研报告、作业测评等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂学习研讨 25%	分析实际工程案例，完成互动与研讨，表达自己的观点，提出自己的问题解决方案。（15分）	1、2、3	2.3、3.1、5.1
	阐述观点的过程中思路清晰，表达明确。（10分）	1、2	2.3、3.1
作业测评 15%	按时完成教师布置的等数量作业题目答题，有答题或计算过程和结论。（10分）	1、2	2.3、3.1
	作业字迹清楚、答题或计算过程的思路清晰，结论正确（5分）	2	3.1

2. 结果性考核（60%）

考试（开卷、闭卷等）或考查（面试、小论文等）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试 60%	考核对射频集成电路概念和历史，基本器件特性的掌握。（20分）	2	3.1
	考核对于射频电路的匹配设计和各项参数计算。（40分）	2	3.1
	考核对于滤波器、混频器等电路基本概念和简单计算。（40分）	2	3.1

七、参考书目及学习资料

- 1.《射频集成电路与系统设计》，李志群等编著，科学出版社，2015年。
- 2.《射频微电子学》，邹志革等译著，机械工业出版社，2016年。

制定人： 汤思达

审定人： 余耀

批准人： 王伟

2024年8月

《集成电路可靠性技术》课程教学大纲

一、课程基本信息

课程名称（中文）	集成电路可靠性技术				
课程名称（英文）	Reliability Technology of Integrated Circuit				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	产教融合
授课学期	第7学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	16	16	0	0
适用专业	集成电路设计与集成系统				
选用教材	《半导体集成电路的可靠性及评价方法》，章晓文、恩云飞，电子工业出版社，2015年				
开课单位	集成电路科学与工程学院				
先修课程	固体物理与半导体物理、集成电路工艺、微电子器件基础				
后续课程	毕业实习、毕业设计				
课程简介 (不少于500字)	<p>课程基本定位：（描述课程在专业人才培养中的地位）</p> <p>《集成电路可靠性技术》是集成电路设计与集成系统专业的一门专业选修课，也是集成电路方向的主干课之一。</p> <p>核心学习结果：（体现课程的核心教学目标）</p> <p>本课程主要讲授分立器件和集成电路的可靠性问题，使学生掌握可靠性的基本概念、集成电路失效物理和失效分析以及集成电路的可靠性设计和工艺保证等内容。同时能够在软件平台下进行集成电路可靠性相关设计及验证。</p> <p>主要教学方法：</p> <p>本课程的教学方法是通过讲述以下内容：集成电路可靠性模型及表征、失效类型及相应的失效机制分析、可靠性设计的特点及基本方法、工艺的可靠性技术等，使学生建立集成电路可靠性的基本概念。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 掌握集成电路可靠性设计的基本概念与方法, 能够应用集成电路设计与集成系统领域相关知识进行可靠性分析。	指标点 2.3 能够运用集成电路领域基本原理和方法, 综合考虑多种影响因素, 分析集成电路领域的复杂工程问题, 选择和优化问题的解决方案。	指标点 2.1 拥有对祖国强烈的认同感和归属感, 维护国家的尊严和荣誉。 指标点 3.2 在自己的岗位上尽职尽责, 为社会的进步贡献力量。
2.	课程目标 2: 利用软件仿真等手段, 选取合适的电路、器件参数, 对集成电路可靠性进行模拟仿真和预评估, 并对仿真结果进行分析整理, 得到满足需求的集成电路。	指标点 3.3 能够完成集成电路设备和系统的设计, 并在设计中体现创新意识。	指标点 5.1 严格遵守法律法规和各项规章制度, 廉洁自律, 自我约束。
3.	课程目标 3: 能够综合运用集成电路可靠性模拟仿真的相关知识, 完成一项较为复杂和完善的集成电路可靠性设计任务。	指标点 5.2 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	指标点 6.1 努力学习科学文化知识, 扩大知识储备, 能独立理性思考问题。

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求:

第一章 概述

该章节对应课程目标 1, 对应思政指标点 2.1。

1. 教学内容

- 1) 可靠性的定义以及元器件可靠性的基本观点;
- 2) 可靠性技术的发展。

2. 知识要点

可靠性技术发展史: 理解可靠性技术的发明背景、技术特点和对测试技术的推动作用。

3. 重点难点

可靠性的定义以及元器件可靠性的基本观点

4. 基本要求

通过本章了解集成电路可靠性主要内容, 掌握可靠性设计基本概念与重要性。

5. 教学方法

演示法、讲授法

第二章 可靠性数学基础

该章节对应课程目标 1，对应思政指标点 3.2。

1. 教学内容

可靠性的定量表征，可靠性寿命分布及模型。

2. 知识要点

可靠性的定量表征，可靠性寿命分布及模型。

3. 重点难点

可靠性的定量表征。

4. 基本要求

掌握集成电路可靠性的表征及模型。

5. 教学方法

随堂测试、讲授法、案例分析法、小组讨论法、实验操作法

第三章 失效物理

该章节对应课程目标 1，对应思政指标点 3.2。

4. 教学内容

了解主要失效模式的物理过程，包括：

- 1) 氧化层中的电荷；
- 2) 热载流子效应；
- 3) 栅氧击穿；
- 4) 静电放电、辐射损伤；
- 5) 软错误和热电效应。

2. 知识要点

掌握氧化层中的电荷，热载流子效应等物理过程。

3. 重点难点

- 1) 氧化层中的电荷；
- 2) 热载流子效应。

4. 基本要求

掌握集成电路失效物理过程及失效类型。

5. 教学方法

讲授法、案例分析法、小组讨论法、多媒体教学法、实验操作法

第四章 失效分析

该章节对应课程目标 2，对应思政指标点 5.1。

1. 教学内容

掌握失效模式、失效机理和失效模型的概念以及相互关系。

2. 知识要点

失效分析程序以及常用分析方法，例如微分析技术物理基础和基本方法。

3. 重点难点

微分析技术的使用方法。

4. 基本要求

掌握失效模式、失效机理和失效模型的概念以及相互关系，了解失效分析程序以及常用

分析方法。

5. 教学方法

讲授法、案例分析法、多媒体教学法、实验操作法

第五章 可靠性设计

该章节对应课程目标 2，对应思政指标点 5.1。

1. 教学内容

- 1) 电路和系统的可靠性设计流程。
- 2) 微电子器件可靠性设计的特点和基本方法。

2. 知识要点

- 1) 可靠性设计的含义、特点、设计流程。
- 2) 电路和系统的可靠性设计流程。

3. 重点难点

微电子器件可靠性设计的特点。

4. 基本要求

掌握可靠性设计的含义、特点、设计流程，了解可靠性设计的基本方法。

5. 教学方法

资料查找、讲授法、案例分析法

第六章 工艺可靠性

该章节对应课程目标 2，对应思政指标点 5.1。

1. 教学内容

- 1) 工艺可靠性技术。
- 2) 微电路制造过程工艺监测和水平评价。

2. 知识要点

- 1) 工艺可靠性技术。
- 2) 微电路制造过程工艺监测和水平评价。

3. 重点难点

工艺可靠性基本技术。

4. 基本要求

了解微电路工艺可靠性基本技术、工艺监测和评价方法。

5. 教学方法

讲授法、案例分析法、小组讨论法、实验操作法

第七章 可靠性试验

该章节对应课程目标 3，对应思政指标点 6.1。

1. 教学内容

- 1) 可靠性试验的作用和分类、抽样理论。
- 2) 国家军用标准“GJB548 微电子器件试验方法和程序”。

2. 知识要点

抽样理论、试验数据的分析思路，可靠性试验的作用、分类

3. 重点难点

抽样理论。

4. 基本要求

了解抽样理论、试验数据的分析思路，了解可靠性试验的作用、分类以及 GJB548 国家军用标准。

5. 教学方法

讲授法、项目引导法、小组讨论法、实验操作法

四、实践教学内容

1. 课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	掺杂分布对可靠性的影响	模拟离子注入、扩散、氧化等过程对集成电路可靠性的影响	第六章	6	验证性	突出理论与实践结合的重要性	熟悉软件使用方法以及掺杂分布对可靠性的影响。	2
2	制造工艺对可靠性的影响	模拟刻蚀、沉积等工艺对 IC 可靠性的影响	第六章	6	验证性	突出理论与实践结合的重要性	能够掌握并分析掌握微观工艺参数设置对可靠性的定向影响	3
3	外部影响对 IC 可靠性的影响	模拟固有和外来材料参数及制造工艺条件参数对 IC 可靠性的影响	第六章	4	验证性	突出理论与实践结合的重要性	能够掌握并分析器件工艺及工作环境对 IC 可靠性的影响	3

五、学时分配

序号	章节名称	学时分配（共 16 学时）
1.	概述	2
2.	可靠性数学基础	2
3.	失效物理	3
4.	失效分析	2
5.	可靠性设计	3
6.	工艺可靠性	2
7.	可靠性试验	2

六、考核方式

虚拟仪器设计课程为本专业必修课，课程考核为：

过程性考核（40%，含课程参与 10%+作业测评 10%+实验 20%）+结果性考核（60%）。

1. 过程性考核（40%）

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分	支撑
------	------	---------	----

		目标	毕业要求
课程参与 10%	参与度：主动参与各种课程活动，对讨论、项目或任务表现出高度的兴趣和热情。(5分)	1、2、3	2.3、3.3、5.2
	贡献度：按时完成分配的任务，并达到一定的质量标准。(5分)		
作业测评 10%	按时完成教师布置的等数量作业题目答题，有答题或计算过程和结论。(6分)	1、2、3	2.3、3.3、5.2
	作业字迹清楚、答题或计算过程的思路清晰，结论正确(4分)		
实验 20%	对实验电路原理认识清晰，有正确的实验技术方案。(6分)	1、2、3	2.3、3.3、5.2
	实验过程正确、完整，能够排除实验过程中的故障。(8分)		
	实验结果正确、数据分析正确。(6分)		

2. 结果性考核 (60%)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试 60%	考核对集成电路可靠性设计的基本概念与方法的掌握，应用集成电路设计与集成系统领域相关知识进行可靠性分析的能力。(50分)	1	2.3
	考核其对利用软件仿真等手段，选取合适的电路、器件参数，对集成电路可靠性进行模拟仿真和预评估的能力，并对仿真结果进行分析整理，得到满足需求的集成电路。(30分)	2	3.3
	考核其综合运用集成电路可靠性模拟仿真的相关知识，完成一项较为复杂和完善的集成电路可靠性设计任务。(20分)	3	5.2

七、参考书目及学习资料

1.推荐教材:

《半导体集成电路的可靠性及评价方法》，章晓文、恩云飞，电子工业出版社，2015年

《微电子器件可靠性》，史保华、贾新章、张德胜，西安电子科技大学出版社，1999年

2.参考书目与文献：

《电子组装工艺可靠性技术与案例研究(第2版)》，罗道军，贺光辉，邹雅冰著，电子工业出版社，2022年。

《集成电路高可靠封装技术》，赵鹤然，机械工业出版社，2022年

制定人：巫君杰

审定人：张黎可

批准人：余耀

2024年8月

《集成电路封装测试》课程教学大纲

一、课程基本信息

课程名称（中文）	集成电路封装测试				
课程名称（英文）	Package and Test of Integrated Circuit				
课程类别 ¹	专业选修课	课程性质 ²	选修	特殊课程类型 ³	产教融合
授课学期	第6学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	16	16	0	0
适用专业	集成电路设计与集成系统专业				
选用教材	《集成电路封装与测试》，吕坤颐、刘新、牟洪江，机械工业出版社，2019年				
开课单位	集成电路科学与工程学院				
先修课程	集成电路设计、微电子器件基础				
后续课程	集成电路课程设计				
课程简介 (不少于500字)	<p>课程基本定位：《集成电路封装测试》是电子科学与技术专业的一门专业选修课，也是本专业集成电路方向的主干课之一。</p> <p>核心学习结果：本课程的教学目的是使学生系统地了解集成电路封装行业的发展、技术和工艺，为从事相关行业或岗位工作打下知识和技能基础。</p> <p>主要教学方法：本课程的教学方法是通过讲述集成电路相关封装工艺流程技术，由浅入深介绍集成电路封装的各个领域，在内容上接近于实际生产技术，讨论封装性能表征、封装缺陷与失效、缺陷与失效的分析技术、质量鉴定和保证等问题，使学生了解封装技术和工艺流程，并能理解集成电路封装质量保证体系、了解封装测试技术和重要性。理论讲授是集成电路封装与测试教学的基础。通过课堂讲解，教师可以系统地介绍集成电路封装与测试的基本概念、原理、工艺流程、测试方法以及相关的技术标准和规范。这一环节旨在帮助学生建立扎实的理论基础，为后续的实践操作提供必要的知识储备。此外，还可以选取典型的集成电路封装与测试案例进行分析，通过具体实例来加深学生对理论知识的理解。案例分析可以帮助学生将抽象的理论知识与实际应用相结合，提高他们分析问题和解决问题的能力。实验操作是集成电路封装与测试教学中不可或缺的一部分。通过实验操作，学生可以亲自动手进行封装与测试的实践操作，掌握相关的技能和方法。</p>				

大纲更新时间	2024年8月
--------	---------

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 学习集成电路封装与测试的基本概念知识，能够应用相关知识进行集成电路封装方案的设计以及集成电路产品的测试。	指标点 2.1: 能够运用数学、自然科学和工程科学的基本原理，认识与判断集成电路领域复杂工程问题中的关键环节。	指标点 1.2: 以辩证唯物主义和历史唯物主义的世界观认识和改造客观世界； 指标点 2.2: 维护国家的利益和安全，为国家的繁荣富强贡献自己的力量；
2.	课程目标 2: 能够根据集成电路产品应用的需求，通过文献研究，利用实验比较、电路测试等方法，对实验结果进行合理分析，得到满足需求的产品。	指标点 3.1: 能够掌握集成电路领域工程设计的全周期与全流程设计/开发方法和技术，并根据设计目标，确定合适的技术方案。	指标点 4.1: 理解本民族传统文化，肯定当代国内科技发展水平。
3.	课程目标 3: 熟练掌握集成电路封装测试所需的软硬件工具，合理利用工艺平台进行集成电路封装，选取合适的测试仪器对电路的各项关键指标进行表征测试，并理解各种测试仪器的原理及其局限性。	指标点 5.2: 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	指标点 5.2: 对自己职业有强烈的敬业精神，努力提高职业效益和质量； 指标点 7.2: 关心公共事务，保护大众利益，为班级进步和发展贡献力量； 指标点 9.2: 遵守爱国、敬业、诚信、友善等个人层面的价值准则。

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 封装工艺流程

该章节对应课程目标 1，对应思政指标点 1.2、2.2 和 4.1。

1. 教学内容

本章的教学内容主要包含如下内容：

(1) 封装基础知识：介绍封装的基本概念、目的、分类以及封装在集成电路制造中的重要性；

(2) 封装工艺流程概述：详细讲解封装工艺流程的各个阶段，包括基板处理、芯片粘贴、芯片互连、封装材料涂覆、热固化、金属化以及测试等；

(3) 关键技术与工艺：深入剖析封装过程中的关键技术，如芯片减薄、划片、粘贴方法（共晶粘贴法、焊接粘贴法、导电胶粘贴法等）、芯片互连技术（打线键合、倒装芯片键合等）以及封装材料的选择与加工等；

(4) 封装设备与工具：介绍封装过程中所使用的各种设备和工具，如划片机、封装机、测试设备等，并讲解其工作原理和使用方法；

(5) 质量控制与测试：讲解封装过程中的质量控制要点，包括环境控制、参数设置、缺陷检测等，并介绍封装完成后的测试方法和标准。

2. 知识要点

本章的知识要点主要包含如下内容：

(1) 基板处理：清洗、化学处理等操作，确保基板表面干净光滑；

(2) 芯片粘贴：掌握不同粘贴方法（共晶粘贴法、焊接粘贴法、导电胶粘贴法等）的原理和操作步骤；

(3) 芯片互连：了解打线键合、倒装芯片键合等技术的特点和应用范围；

(4) 封装材料：熟悉封装材料的选择原则、加工方法以及其对封装质量的影响；

(5) 热固化与金属化：理解热固化过程中温度、时间等参数的控制对封装质量的影响，以及金属化过程中电极和金属线的连接方法；

(6) 测试与质量控制：掌握封装完成后的测试方法和标准，了解质量控制的关键环节和要点。

3. 重点难点

本章的重点难点主要包含如下内容：

(1) 重点：封装工艺流程的完整性和连贯性；关键技术与工艺的操作步骤和注意事项；封装材料与设备的选择和使用。

(2) 难点：封装过程中的精确控制，如温度、压力、时间等参数的精确设置和调整；缺陷检测与质量控制，如何有效识别和解决封装过程中出现的各种问题；封装技术的不断创新与发展，如何跟踪和掌握最新的封装技术和工艺。

4. 基本要求

本章的基本要求主要包含如下内容：

(1) 理论知识掌握：学生应全面掌握封装工艺流程的基本理论知识，包括基本概念、原理、分类以及关键技术等；

(2) 实践操作能力：学生应具备进行封装工艺流程实践操作的能力，能够独立完成封装过程中的各个环节；

(3) 问题解决能力：学生应能够识别和解决封装过程中出现的问题，具备分析问题和解决问题的能力；

(4) 创新意识：学生应具备创新意识，能够关注封装技术的最新发展动态，积极探索新的封装技术和工艺。

5. 教学方法

本章的教学方法主要包含如下内容：

- (1) 理论讲授：通过课堂讲解的方式，向学生传授封装工艺流程的基本理论知识；
- (2) 案例分析：选取典型的封装案例进行分析，帮助学生理解封装工艺流程的实际应用；
- (3) 实验操作：组织学生进行封装工艺流程的实验操作，提高学生的实践操作能力；
- (4) 小组讨论：通过小组讨论的方式，促进学生之间的交流与合作，培养学生的团队合作精神和沟通能力；
- (5) 项目驱动：设计封装项目，让学生在完成项目的过程中学习和掌握封装工艺流程的相关知识和技能；
- (6) 多媒体教学：利用多媒体教学工具，如 PPT、视频等，丰富教学手段和内容，提高教学效果。

第二章 封装类型与技术

该章节对应课程目标 1，对应思政指标点 1.2、2.2 和 4.1。

1. 教学内容

封装类型与技术的教学内容主要涵盖不同类型的封装形式及其技术特点、应用场景、优缺点等。以下是对该教学内容的详细阐述：

- (1) DIP 封装 (Dual Inline Package)
- (2) SOP 封装 (Small Outline Package)
- (3) QFP 封装 (Quad Flat Package)
- (4) BGA 封装 (Ball Grid Array)
- (5) LGA 封装 (Land Grid Array)

2. 知识要点

- (1) 封装类型的识别与特点：掌握不同封装类型的定义、特点、优缺点及其应用场景；
- (2) 封装材料的选择与应用：了解不同封装材料的特性及其在封装过程中的作用；
- (3) 封装工艺流程：熟悉封装工艺流程的各个阶段及其操作要点；
- (4) 质量控制与测试：掌握封装过程中的质量控制要点和测试方法。

3. 重点难点

(1) 重点：不同封装类型的识别与特点分析；封装材料的选择原则及其在封装过程中的作用；封装工艺流程的完整性和连贯性。

(2) 难点：封装过程中的精确控制，如温度、压力、时间等参数的精确设置和调整；缺陷检测与质量控制，如何有效识别和解决封装过程中出现的各种问题；封装技术的不断创新与发展，如何跟踪和掌握最新的封装技术和工艺。

4. 基本要求

- (1) 理论知识掌握：学生应全面掌握封装类型与技术的基本理论知识；
- (2) 实践操作能力：学生应具备进行封装实验和工艺操作的能力；
- (3) 问题解决能力：学生应能够识别和解决封装过程中出现的问题，具备分析问题和解决问题的能力；
- (4) 创新意识：学生应具备创新意识，能够关注封装技术的最新发展动态，积极探索新的封装技术和工艺。

5. 教学方法

- (1) 理论讲授：通过课堂讲解的方式，向学生传授封装类型与技术的基本理论知识。

- (2) 案例分析：选取典型的封装案例进行分析，帮助学生理解封装技术的实际应用。
- (3) 实验操作：组织学生进行封装实验和工艺操作，提高学生的实践操作能力。
- (4) 小组讨论：通过小组讨论的方式，促进学生之间的交流与合作，培养学生的团队合作精神和沟通能力。
- (5) 项目驱动：设计封装项目，让学生在完成项目的过程中学习和掌握封装技术的相关知识和技能。
- (6) 多媒体教学：利用多媒体教学工具，如 PPT、视频等，丰富教学手段和内容，提高教学效果。

第三章 集成电路封装测试与分析技术

该章节对应课程目标 2，对应思政指标点 5.2。

1. 教学内容

封装类型与技术的教学内容主要涵盖不同类型的封装形式及其技术特点、应用场景、优缺点等。以下是对该教学内容的详细阐述：

- (1) DIP 封装 (Dual Inline Package)
- (2) SOP 封装 (Small Outline Package)
- (3) QFP 封装 (Quad Flat Package)
- (4) BGA 封装 (Ball Grid Array)
- (5) LGA 封装 (Land Grid Array)

2. 知识要点

- (1) 封装类型的识别与特点：掌握不同封装类型的定义、特点、优缺点及其应用场景；
- (2) 封装材料的选择与应用：了解不同封装材料的特性及其在封装过程中的作用；
- (3) 封装工艺流程：熟悉封装工艺流程的各个阶段及其操作要点；
- (4) 质量控制与测试：掌握封装过程中的质量控制要点和测试方法。

3. 重点难点

- (1) 重点：不同封装类型的识别与特点分析；封装材料的选择原则及其在封装过程中的作用；封装工艺流程的完整性和连贯性。
- (2) 难点：封装过程中的精确控制，如温度、压力、时间等参数的精确设置和调整；缺陷检测与质量控制，如何有效识别和解决封装过程中出现的各种问题；封装技术的不断创新与发展，如何跟踪和掌握最新的封装技术和工艺。

4. 基本要求

- (1) 理论知识掌握：学生应全面掌握封装类型与技术的基本理论知识；
- (2) 实践操作能力：学生应具备进行封装实验和工艺操作的能力；
- (3) 问题解决能力：学生应能够识别和解决封装过程中出现的问题，具备分析问题和解决问题的能力；
- (4) 创新意识：学生应具备创新意识，能够关注封装技术的最新发展动态，积极探索新的封装技术和工艺。

5. 教学方法

- (1) 理论讲授：通过课堂讲解的方式，向学生传授封装类型与技术的基本理论知识。
- (2) 案例分析：选取典型的封装案例进行分析，帮助学生理解封装技术的实际应用。
- (3) 实验操作：组织学生进行封装实验和工艺操作，提高学生的实践操作能力。

(4) 小组讨论：通过小组讨论的方式，促进学生之间的交流与合作，培养学生的团队合作精神和沟通能力。

(5) 项目驱动：设计封装项目，让学生在完成项目的过程中学习和掌握封装技术的相关知识和技能。

(6) 多媒体教学：利用多媒体教学工具，如 PPT、视频等，丰富教学手段和内容，提高教学效果。

第四章 封装的趋势和挑战

该章节对应课程目标 3，对应思政指标点 7.2 和 9.2。

1. 教学内容

封装是半导体制造过程中的重要环节，其技术发展趋势和挑战是半导体教学的重要内容。随着科技的进步，封装技术不断向高密度、高可靠性、低成本方向发展，同时面临着信号完整性、电源完整性、电磁干扰和可靠性等多方面的设计挑战。

2. 知识要点

封装技术的发展历程经历了通孔直插时代（DIP）、表面贴装时代（SOP、QFP 等）、面积阵列封装时代（WLCSP、BGA 等）和 2.5D/3D 封装时代（TSV、3DIC 等）。

(1) 封装技术的现状与发展趋势高密度封装：提高封装密度，减少封装尺寸。

(2) 高可靠性封装：提升封装结构的稳定性和耐久性。

(3) 低成本封装：通过优化工艺和材料降低成本。

(4) 先进封装技术：如倒片封装（Flip-Chip）、扇入型/扇外型封装（Fan-In/Fan-Out）、2.5D/3D 封装、SiP 封装和 Chiplet 等。

(5) 封装设计面临的挑战信号完整性设计：随着信号工作频率的提高，信号在通道中传输表现出电磁波特性，需要精确评估通道的性能。

(6) 电源完整性设计：封装基板与 PCB 设计空间压缩，电源通道压降和通流风险增加，同时需要应对低电压、大电流的应用场景。

(7) 电磁干扰设计：封装内部复杂结构导致电磁环境复杂，需要有效抑制电磁干扰。

(8) 可靠性设计：考虑工艺、结构、材料、散热等多种因素，确保封装结构的稳定性和耐久性。

3. 重点难点

(1) 重点：掌握封装技术的发展历程、现状与发展趋势；理解先进封装技术的原理、特点及应用场景；掌握封装设计面临的挑战及解决方法。

(2) 难点：深入理解信号完整性和电源完整性的设计原理及评估方法；掌握电磁干扰的抑制技术和可靠性设计的优化方法。

4. 基本要求

(1) 理论知识：学生应掌握封装技术的基本概念、发展历程、现状与发展趋势；理解先进封装技术的原理、特点及应用场景。

(2) 实践技能：学生应能够运用所学知识进行封装设计的初步分析；掌握使用 EDA 工具进行信号完整性、电源完整性和电磁干扰设计的基本方法。

(3) 综合素质：培养学生的创新思维和解决问题的能力；提高学生的团队协作和沟通能力。

5. 教学方法

(1) 理论讲授：通过 PPT、视频等多媒体手段，系统介绍封装技术的发展历程、现状与发展趋势；深入讲解先进封装技术的原理、特点及应用场景。

(2) 案例分析：选取典型封装设计案例，分析其在信号完整性、电源完整性、电磁干扰和可靠性设计方面的挑战及解决方法。通过案例分析，加深学生对封装设计挑战的理解。

(3) 实验实践：组织学生进行 EDA 工具的使用实践，如使用 Hermes 3D 和 Hermes PSI 等工具进行信号完整性和电源完整性的仿真分析。通过实验实践，提高学生的实践技能和解决问题的能力。

(4) 讨论交流：组织学生进行小组讨论或班级讨论，分享各自的学习心得和见解。鼓励学生提出问题和质疑，培养学生的批判性思维 and 创新能力。

四、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	元器件封装设计	通过 Protel 软件，掌握元器件封装的制作方法和操作步骤	第 3 章	4	设计型	认知元器件封装对于集成电路的重要性，抓住问题的主要矛盾。	掌握元器件封装的制作方法和操作步骤	目标 1、3
2	用数字万用表测量电位器电阻	学习使用数字万用表	第 3 章	2	综合型	数字万用表使用广泛，培养学生正确使用电流表进行电阻测试。	掌握数字万用表的方法	目标 3
3	测试元件的信号发生频率	学习测试元件的信号发生频率的方法	第 4 章	3	综合型	学习测试元件频率的方法，培养学生做事要有工匠精神。	理解示波器的使用方法	目标 3
4	四探针法测电阻率	利用四探针法测量薄膜、元器件电阻率	第 4 章	3	综合型	四探针法体现了分析精密电阻的严谨逻辑，培养学生做事	掌握电阻率精确测量方法	目标 2

						的严谨性。	
5	发光二极管的封装结构	采用 I-V 测试仪测量 LED 的 I-V 特性	第 4 章	4	验证型	通过 I-V 测试仪和金相显微镜认知 LED 的性能和本质,培养学生实事求是的精神。	1、理解 LED 的电光转换性能 2、理解 LED 的封装工艺 目标 2、3

五、学时分配

序号	章节名称	学时分配 (共 32 学时)
1.	第一章 封装工艺流程	4
2.	第二章 封装类型与技术	6
3.	第三章集成电路封装测试与分析技术	12
4.	第四章封装的趋势和挑战	10

六、考核方式

本课程为专业基础课,课程考核方式包括:平时成绩(40%,包括课程积分 15%+课后作业 10%+上机 15%)+结果性考核(60%)。

1. 平时成绩(40%)

平时成绩评价方法及考核目标

考核内容	评价标准	支撑课程教学学分目标	支撑毕业要求
课程表现(15%)	学习通课前测试、课堂互动测试。(15分)	1	1.2
课后作业(10%)	按时正确完成课后作业。(10分)	1、2	1.2、3.1
实验(15%)	对各实验原理认识清晰,实验步骤正确,实验数据分析正确。(15分)	3	5.2

2. 结果性考核(60%)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学学分目标	支撑毕业要求
闭卷考试(60%)	期末试卷满分 100 分,考查学生掌握集成电路封装测试的基本理论、	1	1.2

	<p>熟练运用集成电路封装测试的基本理论来分析实验结果，能够对集成电路封装测试基础理论、关键概念、工艺流程、设备原理等知识点的记忆与理解，按试卷评分标准判分。（60分）</p>		
	<p>期末试卷满分100分，考查学生在实验中的操作能力、实验数据的记录与分析能力以及对实验结果的解释能力，按试卷评分标准判分。（40分）</p>	2, 3	3.1、5.2

七、参考书目及学习资料

1.推荐教材：

《集成电路封装与测试》，吕坤颐、刘新、牟洪江，机械工业出版社，2019年

2.参考书目与文献：

《集成电路芯片封装技术》第2版，李可为，电子工业出版社，2007年。

《集成电路封装材料的表征》，(美)布伦德尔，哈尔滨工业大学出版社，2014年。

《集成电路制造与封装基础》，商世广等，科学出版社，2018年。

制定人：黄瑞

审定人：余耀

批准人：郭业才

2024年8月

《认知实习》课程教学大纲

一、课程基本信息

课程名称（中文）	认知实习				
课程名称（英文）	Understanding Practice				
课程类别 ¹	实践必修课	课程性质 ²	必修	特殊课程 类型 ³	
授课学期	第1学期	学分	1	考核方式	考查
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	1W	0	0	0	1W
适用专业	集成电路设计与集成系统				
选用教材	无				
开课单位	集成电路科学与工程学院				
先修课程	无				
后续课程	金工实习				
课程简介 (不少于500字)	<p>课程基本定位:《认知实习》是教学计划中实践性教学的一项重要内容,是加强素质教育、按照培养目标对学生进行工程训练和能力培养的重要教学环节,是电子信息类专业的一门综合实践必修课。</p> <p>核心学习结果:使学生了解基本生产知识,培养学生理论联系实际,了解现代化生产过程、相关单位参观实习、知识讲座、观察研究的结果、收集的资料和图表、所需设备,提高其在实际工作中调查研究、观察问题、了解电子信息行业的运行特点以及先进的组织管理形式、分析问题以及解决问题的能力,为后续专业课程的学习打下基础。</p> <p>主要教学方法:课程组织学生到生产一线实习实践,联系实际对企业生产方式和基本管理过程有清晰的认知,观察、收集、调研和总结实习过程,提高认识的水平。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	严格遵守学校和实习单位的各项规章制度，了解社会，接触实际，增强社会责任感，提高社会活动、处理人际关系和团结协作的能力。	指标点 3.4: 能够在设计环节考虑社会、健康、安全、法律、文化以及环境等制约因素。	指标点 2.1: 心怀梦想，在困难面前能保持乐观心态，化压力为动力。
2.	通过认知实习，将理论知识与工作实践有机结合起来，强化动手能力，掌握相关专业技术知识，增加对社会的全面了解，丰富社会实践经验，提高自身的综合素质。	指标点 6.1: 能够掌握集成电路领域相关的国家和行业标准体系、知识产权、产业政策和法律法规，能够解释不同社会文化对集成电路设计与集成系统活动的影响。	指标点 5.1: 理解并认同民族传统文化，如历史、艺术、宗教、习俗等。
3.	通过专业认知实习，掌握常见电子信息类产品的基本原理和生产知识，并能从实习过程中认真负责的完成实习和调研任务，完成实习报告，为以后走上工作岗位奠定基础。	指标点 6.1: 能够掌握集成电路领域相关的国家和行业标准体系、知识产权、产业政策和法律法规，能够解释不同社会文化对集成电路设计与集成系统活动的影响。	指标点 9.2: 对自己职业有强烈的敬业精神，努力提高职业效益和质量。

三、实践教学内容

实习实训¹

编号	实习内容	实习类型 ²	实习地点 ³	思政融入点	学生学习预期成果	课程目标	时间安排(天数)
1.	听取报告	认识实习	校内外教学实习基地	通过学习规章制度和职业规范，从思想上明确要认知的对象和形式，从意识上树立实践的意义。	1. 认知学校和实习单位的各项规章制度； 2. 理解实习单位的职业规范和注意事项； 3. 认知实习单位从事行业的技术、知识产权和标准规范。	目标 1	1/4 周
2.	组织参观	认识实习	校内外教学实习基地	在实习单位的参观和实习过	1. 认知实习单位的生产设备和企	目标 1 目标 2	1/4 周

				程中，从理论抽象理解到实际中电子信息类的产业状况，加深认知的观察层次和实践体会。	业运行流程； 2. 认知实习单位的生产实践知识和组织管理形式。			
3	实习日记	认识实习	校内外教学实习基地	通过写实习日记，积累工作经验，培养和提高观察、分析和解决问题的能力，同时加强自身的道德修养，提高思想觉悟。	1. 对每天的实习过程进行完整记录； 2. 收集实习资料和报告并进行整理，为实习报告做好资料储备。	目标 2 目标 3	1/4 周	
4	实习总结报告	认识实习	校内外教学实习基地	将认知的实践过程进行梳理总结，提炼出认知实践的意义，在实习中升华对电子信息类产业的认知水平。	1. 总结实习收获，提出对实习工作的改进意见； 2. 综合实习过程，撰写实习总结报告，要求文字清楚、语言简练、内容规范、层次清楚。	目标 2 目标 3	1/4 周	
合计								1 周

四、学时分配

序号	章节名称	学时分配（共 4 周）
1.	学习学院或单位《认知实习管理规定》	1/4 周
2.	了解实习单位管理体制、组织机构及其运行机制	1/4 周
3.	参与并熟悉电子设备与系统的研究设计、应用和开发制造等工作过程	1/4 周
4.	参与实习单位安排的生产、管理、策划、营销等具体的岗位工作	1/4 周
5.	撰写实习报告和总结汇报	1/4 周

五、考核方式

毕业实习课程为电子信息工程专业必修课，课程考核方式包括：过程性考核（50%）+

结果性考核（50%）。

1.过程性考核（50%）

过程性评价方法及考核目标

考核内容	评价标准	支撑本课程教学分目标	支撑毕业要求
实习实践 (50%)	学生在实际工程项目中的实施能力和创新能力，包括项目管理、安全操作、技术应用等方面的表现。（15分）	1	3.4、6.1
	问题解决能力和危机处理能力，学生能否独立或协作完成项目，并通过实践验证所学理论知识的运用情况。（15分）	2	3.4、6.1
	团队合作和沟通能力在多人合作项目中的表现也是评价重点，考察学生在团队中的角色扮演和有效的协作能力。（10分）		
	学生的职业素养包括责任感、专业态度、工作积极性等方面的表现。（10分）	3	3.4、6.1

2. 结果性考核（50%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
实习报告 (50%)	一、报告内容。报告包含：（1）实习任务与目标。明确实习期间的具体任务和学习目标，包括预期达成的技能和能力。（2）实施过程。详细描述认知实习单位的生产设备和企业运行流程；认知实习单位的生产实践知识和组织管理形式。（3）技术分析与总结。理论知识应用：说明如何应用在学习过程中掌握的理论知识。实际操作能力：评估在实习中展示的技术操作能力和创新思维。（4）成果展示与效果评估。将认知的实践过程进行梳理总结，提炼出认知实践的意	1、2	3.4、6.1

	义，综合实习过程，撰写实习总结报告。（35分）		
	二、自我评价与展望，总结实习的主要收获和经验教训，反思实习过程中的收获和成长，评价在团队中的角色与贡献。（15分）	3	3.4、6.1

六、参考书目及学习资料

1. 推荐教材：无
2. 参考书目与文献：《电子信息类专业学生实习指导书》，魏晓慧编著，科学出版社，2016年。

制定人：赵东

审定人：张黎可

批准人：王伟

2024年8月

《电子测量仪器使用》课程教学大纲

一、课程基本信息

课程名称（中文）	电子测量仪器使用				
课程名称（英文）	Usage of Electronic Measuring Instruments				
课程类别 ¹	实践必修课	课程性质 ²	必修	特殊课程类型 ³	产教融合
授课学期	第1学期	学分	1	考核方式	考查
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	1W	0	1W	0	0
适用专业	集成电路设计与集成系统				
选用教材	《电子测量与仪器实践教程》，郭业才编著，西安电子科技大学出版社，2020年。				
开课单位	集成电路科学与工程学院				
先修课程	无				
后续课程	电路分析基础实验、模拟电子线路实验、数字逻辑电路实验				
课程简介 (不少于500字)	<p>课程基本定位：《电子测量仪器使用》是集成电路科学与工程学院各个专业的一门专业实践课程，属于必修课。</p> <p>核心学习结果：通过对常用电子测量仪器（如手持万用表、台式万用表、信号发生器、毫伏表、示波器等）的使用，使学生掌握基本电子测量方法、常用无源有源元件、常用电子测量仪器的使用方法以及典型参数的测试方法（如利用三线法测量电阻阻值），提高学生对常用电子测量仪器的熟悉程度和实际动手操作能力，为下一步电路分析基础实验、模拟电子线路实验和数字逻辑电路实验的学习打下坚实基础，为学生今后工作中遇到的大量近代测量问题准备必要的实践基础和实际知识。</p> <p>主要教学方法：主要的教学方法为讲授、实验操作演示（通过对常用电子测量仪器的实验操作，指导学生更加形象和直观的对电子参数如电压、电流、电阻等进行测量实验）与分组实验（指导学生能制定测量方案，比较对于同一电子参数，不同电子仪器的测试方法和测试结果，对测量数据进行处理，对测量误差进行分析），通过实际操作，使学生了解电子测量中最基本的测量原理和测量方法，具备一定的测量误差分析和测量数据处理能力，对现代新技术在电子测量中的应用有一定的了解。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 能够完成常用电子测量仪器的使用, 根据电子参数的测量要求, 设计合适的测量方案。	指标点 4.3: 能够利用集成电路专业知识构建实验系统, 安全可靠地开展实验, 并有效地获取实验数据。	指标点 1.1: 心怀梦想, 在困难面前能保持乐观心态, 化压力为动力。
2.	课程目标 2: 能够运用工程基础知识对解决电子信息类的测量仪器使用进行比较和综合。	指标点 5.1: 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法, 并理解其局限性。	指标点 3.2: 在自己的岗位上尽职尽责, 为社会的进步贡献力量。
3.	课程目标 3: 能够运用专业知识和数学物理方法, 解释与描述典型电子参数的测量问题。	指标点 5.2: 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	指标点 5.2: 对自己职业有强烈的敬业精神和信息资源对复杂工程问题进行分析、计算与设计。

三、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	综合电子实验箱和手持万用表的使用	1)介绍几个电子元件的实物, 如典型的电阻和电容; 2)介绍综合电子实验箱主要部分, 包括电源部分、电阻部分、开关部分、模电实验和数电		3	验证性	通过对综合电子实验箱的观察, 认识到该电子实验箱可以做基本电路分析实验、模电实验和数电实验, 对整个电子专业的基本电类实验	1)熟悉电子元件和综合电子实验箱中实验平台; 2)手持万用表的使用及注意事项。	1、2

		实验部分： 3)介绍手持万用表的使用，测量电阻、电容和实验箱直流电压的参数，和标称值进行比较绝对误差和相对误差；				有全局的把握和认识，从大局着眼，聚焦到万用表的使用，即从小处入手。		
2	台式万用表的使用	1)介绍台式万用表的功能及实验操作； 2)使用台式万用表测量直流电压、电阻参数，和标称值进行比较，计算绝对误差和相对误差，并且和手持万用表进行对比。		3	验证性		1) 掌握台式万用表的使用； 2) 对分别用台式万用表和手持万用表测量的参数进行比较分析。	1、2
3	信号发生器的使用	1)介绍信号发生器的功能及实验操作； 2)使用信号发生器产生交流电压，分别使用手持万用表和台式万用表对不同频率、不同占空比、不同波形的交流电压进行测量，并且进行对比分析。		3	验证性	信号发生器是产生交流信号的仪器，可以改变信号的幅值和频率，根据不同的输入信号的要求，可以选择适当的正弦信号或者方波信号等，具体问题具体分析。	1) 掌握信号发生器的使用范围及操作； 2) 对分别用台式万用表和手持万用表测量的交流电压进行比较分析。	1、2
4	毫伏表的使用	1)介绍毫伏表的功能及实验操		2	验证性		1) 掌握毫伏表的使用范围及	1、2

		作； 2)使用毫伏表对信号发生器的交流电压进行测量，分别使用台式万用表和毫伏表对不同频率、不同占空比、不同波形的交流电压进行测量，并且进行对比分析。					操作； 2)对分别用台式万用表和毫伏表测量的交流电压进行比较分析。	
5	示波器的使用	1)介绍示波器的功能及实验操作； 2)使用示波器对信号发生器的不同波形进行演示，并且测量典型参数，如幅度、频率、上升时间、峰峰值、占空比等，与毫伏表、万用表的测量结果进行对比分析。		2	验证性	示波器能够形象地呈现出信号的外貌，可以根据需要选择展现的部分，也是灵敏度的选择、探针倍数的选取和所要测量的参数都要和目标相匹配，能够直观的表征出抽象与现实的对立统一。	1)掌握示波器的使用范围及操作； 2)对分别用示波器和毫伏表、万用表测量的波形参数进行比较分析。	1、2
6	电子元件参数测量综合及考核	1)介绍基本串并联电路结构，综合使用手持万用表、台式万用表、信号发生器、毫伏表和示波器进行		3	验证性		1)能够对于不同的电子参数测量要求，选择合适的电子测量仪器，并且设计合理的测试案；	1、2

		参数综合测量； 2) 对仪器适用范围、实验操作及注意事项进行考核。					2) 能够操作各类常用的电子测量仪器进行实验操作。	
--	--	--------------------------------------	--	--	--	--	---------------------------	--

四、学时分配

序号	章节名称	学时分配 (共 16 学时)
1.	实验 1 综合电子实验箱和手持万用表的使用	3
2.	实验 2 台式万用表的使用	3
3.	实验 3 信号发生器的使用	3
4.	实验 4 毫伏表的使用	2
5.	实验 5 示波器的使用	2
6.	实验 6 电子元件参数测量综合及考核	3

五、考核方式

电子测量仪器使用课程为本专业必修课，课程考核为：
过程性考核（40%，含课程参与 20%+实验 20%）+结果性考核（60%）。

1. 过程性考核（40%）

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课程参与，共 20 分。	参与度：主动参与各种课程活动，对讨论、项目或任务表现出高度的兴趣和热情。（10 分）	1、2、3	4.3、5.1、5.2
	贡献度：按时完成分配的任务，并达到一定的质量标准。（10 分）		
实验，共 20 分。	对电子测量仪器认识清晰，有正确的实验步骤。（6 分）	1、2、3	4.3、5.1、5.2
	实验过程正确、完整，能够解决实验过程中的问题。（8 分）		
	实验结果正确、数据分析正确。（6 分）		

2. 结果性考核（60%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分 目标	支撑 毕业要求
实验操作考 查, 共 60 分。	考核能否清晰掌握电子测量仪器 实验的工作原理, 并且熟练流畅进 行实验操作。(20 分)	1	4.3
	考核能否描述电子测量仪器的基 本原理, 解释测试过程中遇到的问 题。(20 分)	2	5.1
	考核能否通过现有知识, 解决测试 过程中遇到的问题。(20 分)	3	5.2

六、参考书目及学习资料

1. 推荐教材:

《电子测量与仪器实践教程》, 郭业才编著, 西安电子科技大学出版社, 2020 年。

2. 参考书目与文献:

《电子测量与仪器(第 3 版)》, 黄燕、陈孝波编著, 高等教育出版社, 2022 年。

《电子测量仪器(第 2 版)》, 白秉旭编著, 高等教育出版社, 2021 年。

3. 在线学习资源: 中国大学 MOOC

<https://www.icourse163.org/course/SUT-1002939005>

制定人: 任乐

审定人: 余耀

批准人: 王伟

2024 年 8 月

《PCB 与 SMT 工艺实践》课程教学大纲

一、课程基本信息

课程名称（中文）	PCB 与 SMT 工艺实践				
课程名称（英文）	PCB and SMT Process Practice				
课程类别 ¹	实践必修课	课程性质 ²	必修	特殊课程类型 ³	
授课学期	第 3 学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	0	32	0	0
适用专业	电子信息类专业				
选用教材	《现代电子工艺教程》，武丽等编，合肥工业大学出版社，2023 年				
开课单位	集成电路科学与工程学院				
先修课程	电路分析基础				
后续课程	电子系统综合设计，创新实践（1）				
课程简介 (不少于 500 字)	<p>课程基本定位：本课程是电子信息类专业的一门实践必修课，是面向工程实际应用重要课程。该课程不仅注重理论知识的传授，而且强调实践技能的培养。通过学习和实践，学生能够掌握电子系统从设计、加工、组装等全流程相关内容，课程强调对学生分析问题和解决问题能力的培养，为学生未来的学习和工作打下坚实的基础。</p> <p>核心学习结果：课程主要包含 PCB 的设计、制造、组装工艺等内容。通过本课程的系统学习，要求学生了解 Altium Designer 设计 PCB 的常见操作与注意事项，获得在制作印刷电路板方面的实践能力，了解表面安装技术（包括锡膏印刷、元器件表面安装、回流焊和自动光学检测等）这一先进板级封装技术的原理、性能参数及流程，强化学生对直插式与表贴式元器件、芯片的焊接技能，锻炼学生调试常用电子系统的能力，提升对现代电子工艺的理解和认识。通过本实践课程，学生能深刻体验到自己因 PCB 焊点缺陷、元器件引脚识别失误带来的系统故障，培养严谨认真、精益求精的处事态度。</p> <p>主要教学方法：教师讲授、演示，与学生实践相结合</p>				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	理解相关制板、组装设备（包括线路板雕刻一体机、自动印刷机、贴片机、回流焊机、自动光学检测设备）的工作原理与注意事项，并能对设备进行实践操作与制板	指标点 4.3: 能够利用集成电路专业知识构建实验系统，安全可靠地开展实验，并有效地获取实验数据。	指标点 8.2: 具有民族认同感和自豪感，为民族复兴贡献自己的力量
2.	初步了解 EDA 软件设计电路原理图和 PCB 版图的操作步骤和要点，掌握版图文件转换为 Gerber 文件的方法	指标点 5.3: 能够运用集成电路设备和专业仿真软件对复杂工程问题进行预测与模拟，并能够解释其局限性。	指标点 5.2: 对自己职业有强烈的敬业精神，努力提高职业效益和质量
3.	了解 PCB 版图设计、PCB 雕刻、刷锡、贴片、自动光学检测等工艺的性能参数或评价指标，能针对不同工艺过程的结果进行评价	指标点 9.1: 能够解释多学科背景下团队的构成以及不同成员担当的角色与职责，能与其他学科的成员有效沟通，合作共事。	指标点 8.2: 具有民族认同感和自豪感，为民族复兴贡献自己的力量
4.	能准确识别各种常用电子元器件、封装形式与参数，能独立完成 PCB 焊接任务，并掌握焊接过程中的注意事项，识别常见的焊接缺陷类型。能针对 PCB 上出现的故障进行调试，解决问题	指标点 9.2: 能够在团队中独立或合作开展集成电路设计与集成系统领域的相关工作。	指标点 5.2: 对自己职业有强烈的敬业精神，努力提高职业效益和质量 指标点 7.1: 具有为人民服务的意识，积极参加社会公益活动

三、课程教学内容和基本要求

学生将学习以下课程内容并应达到如下基本要求：

第一章 常见电子元器件

该章节对应课程教学分目标 4，对应课程育人分目标 9.2。

1. 教学内容

介绍常用电子元器件包括电阻器、电容器、电感器、二极管、三极管、集成电路芯片、接插件和开关的常见封装外形，引脚极性与主要特性参数。

2. 知识要点

- (1) 常见电子元器件的封装类型；
- (2) 不同类型电阻器的结构、封装类型与电阻值标识方法；
- (3) 不同类型电容器的封装类型与电容值标识；

- (4) 不同类型电感器的结构、封装类型与标称方法;
- (5) 不同类型二极管的结构、封装类型与极性识别方法;
- (6) 不同类型三极管的结构、封装类型与电极识别方法;
- (7) 集成电路芯片常见封装外形及引脚的识别判定;
- (8) 接插件和开关的常见封装形式。

3. 重点难点

重点: 常见电子元器件的封装类型识别、引脚极性与顺序判断、特性参数值确定;

难点: 针对实际的电子线路, 综合 PCB 封装、元器件尺寸、功率、工作频率等因素后, 最终确定元器件选型。

4. 基本要求

准确判断常见电子元器件的封装类型, 引脚极性与顺序。能借助现代工具或资料确定元器件的特性参数值。

5. 教学方法

教师讲授, 提问互动, 发放元器件包让学生识别。

第二章 印制电路板的设计

该章节对应课程教学分目标 2, 对应课程育人分目标 5.3。

1. 教学内容

掌握印刷电路板的设计流程, 学会简单电路原理图和 PCB 版图的绘制, 了解 Gerber 文件的转换。

2. 知识要点

(1) 电路板设计软件 Altium Designer 或嘉立创 EDA 的基本操作, 包括电路原理图的绘制、元器件库的制作、PCB 版图的生成、元器件布局布线等内容;

(2) Altium Designer 或嘉立创 EDA 中主要电气设计规则的含义与设置, 掌握如何调整相关参数以符合规则要求;

(3) 了解 Gerber 文件的概念、类型和生成方法。

3. 重点难点

重点: 掌握 Altium Designer 或嘉立创 EDA 软件设计印刷电路板的全部流程, 即从元器件、芯片到布局布线完整的原理图, 最后到符合要求的 PCB 版图。

难点: 绘制电路原理图时, 元件库未包含所需元器件或元器件封装, 此时需要新建元器件库并添加至元件库。

4. 基本要求

能独立完成简单电路原理图与 PCB 版图的正确绘制, 生成对应的 Gerber 文件。

5. 教学方法

教师讲授, 提问互动, 学生上机学习 Altium Designer 或嘉立创 EDA 软件完整操作。

第三章 印制电路板的制作

该章节对应课程教学分目标 1、3, 对应课程育人分目标 4.3、9.1。

1. 教学内容

掌握印刷电路板的制作流程, 了解印制电路板激光加工和机械加工的原理和注意事项, 掌握线路板雕刻一体机制作印制电路板的方法。

2. 知识要点

- (1) 印制电路板的含义、分类和常见加工方法；
- (2) 激光加工系统的工作原理、性能参数与注意事项；
- (3) 线路板雕刻一体机的性能参数、注意事项与操作流程。

3. 重点难点

重点：印制电路板的常见制备方法，线路板雕刻一体机的操作流程。

难点：熟练掌握线路板雕刻一体机的相关操作，能较好地控制刀具下降高度，制作高质量电路板。

4. 基本要求

在保证人身安全的前提下，独立操作线路板雕刻一体机完成印制电路板的制作。

5. 教学方法

教师讲授并演示，学生观察学习，分组使用线路板雕刻一体机制备印制电路板。

第四章 电子组装工艺

该章节对应课程教学分目标 4，对应课程育人分目标 9.2。

1. 教学内容

掌握手工焊接的流程与注意事项，理解表面安装工艺中使用的材料、设备，与 SMT 工艺类型及流程。

2. 知识要点

(1) 手工焊接的“五步法”流程，以及焊接温度、焊接时间、送锡量等因素控制不当引起的焊接缺陷；

(2) 表面安装工艺过程中使用的电子材料基本特性与相关设备的工作原理；

(3) SMT 工艺类型与对应的加工流程。

3. 重点难点

重点：手工焊接注意事项与焊点质量分析，表面安装工艺中的电子材料基本特性，相关设备工作原理。SMT 工艺类型与加工流程设计。

难点：区分回流焊和波峰焊的特点，能针对不同类型的 PCB 进行 SMT 流程设计。

4. 基本要求

熟练掌握手工焊接技能，包括表贴元器件的焊接。了解 SMT 工艺中涉及的电子材料与加工设备，区分不同设备的功能和工作特性。掌握 SMT 的工艺流程设计。

5. 教学方法

教师讲授，学生学习相关理论，并独立进行手工焊接训练。

第五章 SMT 组装工艺实践

该章节对应课程教学分目标 1、3，对应课程育人分目标 4.3、9.1。

1. 教学内容

掌握锡膏印刷机、贴片机、回流焊和自动光学检测等 SMT 工艺设备具体的性能参数、使用流程与注意事项。

2. 知识要点

(1) 锡膏印刷机、贴片机、回流焊和自动光学检测等四种 SMT 组装工艺设备具体的性能参数；

(2) 锡膏印刷机、贴片机、回流焊和自动光学检测等四种 SMT 组装工艺设备具体的操作流程与注意事项。

3. 重点难点

重点：四种 SMT 组装工艺设备的具体操作流程。

难点：控制多台 SMT 工艺设备协同完成元器件的表面安装与焊接。

4. 基本要求

了解 SMT 工艺中锡膏印刷机、贴片机、回流焊和自动光学检测等常用设备的操作流程与注意事项。

5. 教学方法

教师讲授并演示，学生观察，部分动手能力强的学生可上机实践。

四、实践教学内容

1. 课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	常见电子元件的识别	分辨直插式封装的电阻、电容、二极管、三极管、发光二极管等常用电子元件的封装形式、主要参数、极性(如有)和引脚名称	第一章	2	验证性	能独立识别常用电子元件的类型,并借助常用电子仪器测量其主要参数、确定其引脚等	掌握常用电子元件的识别,能准确判断元件的参数、极性与引脚信息	4
2	电路原理图的绘制	以常用数字电路、模拟电路或单片机应用电路为例,利用 EDA 软件绘制电路原理图,要求元器件总数为 15~30 个	第二章	2	设计性	介绍国内知名的嘉立创 EDA 工具的功能、特点及与 Altium Designer 软件的优缺点对比	初步掌握电路原理图的新建、元器件导入和布局布线	2
3	元件库的创建	绘制一款常用芯片的元件符号,设置对应封装,要	第二章	2	设计性	针对软件元器件库中未包含的芯片,要能自力	熟练掌握芯片的元件符号和封装外形的创建方	2

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
		求芯片引脚数量不超过20				更生，自行创建	法	
4	PCB 版图的设计	设计前电路原理图的 PCB 版图，要求设计双面板，元器件以直插封装或标贴封装为主，同种元器件为同一封装	第二章	2	设计性		掌握 PCB 版图的生成，元器件的布局，引脚布线和 Gerber 文件转换	2
5	单面板的制备	在单面覆铜板上利用线路板雕刻一体机，雕刻交通灯版图	第三章	3	综合性	在使用现代生产工具过程中体会到国产设备为生产带来的便利	掌握单面覆铜板的全流程，包括生产文件导入、刀具配置、钻孔、雕刻与割板等	1, 3
6	双面板的制备	在双面覆铜板上利用线路板雕刻一体机，雕刻交通灯版图	第三章	3	综合性	在重点定位过程中体会到基础原理的重要价值和指导价值	掌握双面覆铜板的全流程，特别是更换加工面后 PCB 原点的重新定位	1, 3
7	PCB 版图的激光加工制备	在经过钻孔的双面覆铜板上，利用激光加工设备雕刻交通	第三章	2	验证性	体会到先进科技为 PCB 生产带来的效率和质量的提升	了解激光加工设备制备 PCB 板的原理、流程与特点	1, 3

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
		灯版图						
8	直插元器件的焊接	在面包板上插入不同类型的直插元器件,进行手工焊接	第四章	2	综合性	培养学生独立开展PCB焊接组装的能力	掌握手工焊接的技巧和要点,能识别和判断各种不良焊点	4
9	表贴元器件的焊接	在单面板上放置不同类型的表贴元器件,进行手工焊接	第四章	2	综合性	培养学生迎难而上、精益求精的品质	掌握手工焊接的技巧和要点,能识别和判断各种不良焊点	4
10	常用电子系统的焊接与组装	结合电路原理图与元器件清单,焊接组装一个常用电子系统,如收音机、数字万用表、信号发生器等	第四章	4	综合性	培养学生不怕困难、独立思考、解决问题的能力	掌握手工焊接和电路调试能力,能识别常用电子元件的种类、极性与特性参数信息	4
11	锡膏印刷机操作实践	通过开机演示,介绍锡膏印刷机的工作原理、流程与注意事项	第五章	3	验证性	在使用现代生产工具过程中体会到国产设备为生产带来的便利	了解锡膏印刷机的工作原理和操作流程	1, 3
12	贴片机操作实践	通过开机演示,介绍贴片机的原理、流程与注意事项	第五章	3	验证性	在使用现代生产工具过程中体会到国产设备为生产带来的便利	了解贴片机的原理和操作流程	1, 3

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
13	自动光学检测设备操作实践	通过开机演示,介绍自动光学检测设备的工作原理、流程与注意事项	第五章	2	验证性	在使用现代生产工具过程中体会到国产设备为生产带来的便利	了解自动光学检测设备的工作原理和操作流程	1, 3

五、学时分配

序号	章节名称	学时分配 (共 32 学时)
1.	常见电子元器件	2
2.	印制电路板的设计	6
3.	印制电路板的制作	8
4.	电子组装工艺	8
5.	SMT 组装工艺实践	8

六、考核方式

《PCB 与 SMT 工艺实践》课程为电子信息类专业必修课,课程考核方式包括:课堂学习讨论及课后反馈表现 (60%) + 结果性考核 (40%)。

1. 课堂学习讨论及课后反馈表现 (60%)

课堂作品提交、作业测评、课程报告等。

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂作品提交, 共 15 分。	按时提交个人的 PCB 版图设计作品, 布局美观、布线完整, 作品完成度较高。(5 分)	2	5.3
	以小组或个人名义提交交通灯电路板作品, 要求版图完整, 线条不存在过刻或欠刻情况。(5 分)	1	4.3
	提交个人焊接组装的常用电子系统实物, 要求展示系统的部分或全部功能, 并能用专业术语进行描述说明。(5 分)	4	9.2
作业测评, 共 25 分。	第一章作业总分, 主要考查常用电子元器件基础知识。(5 分)	4	9.2

	第二章作业总分，主要考查 EDA 软件的基本操作。(5 分)	2	5.3
	第三章作业总分，主要考查 PCB 制作设备基本原理与操作。(5 分)	1	4.3
	第四章作业总分，主要考查 PCB 在手工焊接过程中的要点与质量评价。(5 分)	3	9.1
	第五章作业总分，主要考查 PCB 在表面安装工艺过程中的流程与质量评价。(5 分)	3	9.1
课程报告，共 20 分	报告第一部分，介绍自己设计 PCB 版图的流程与结果。(5 分)	2	5.2
	报告第二部分，介绍自己操作线路板雕刻一体机制作 PCB 板的流程和结果，并对结果进行评价。(5 分)	3	9.1
	报告第三部分，介绍自己焊接常用电子系统的过程和结果。(5 分)	4	9.2
	报告第四部分，介绍 SMT 工艺的原理、性能参数与流程。(5 分)	1	4.3

2. 结果性考核 (40%)

闭卷考试

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
闭卷考试，共 40 分。	PCB 制板、组装设备原理与流程考查。(14 分)	1	4.3
	EDA 软件基础考查。(8 分)	2	5.2
	PCB 设计、制作、组装各流程结果评价与分析考察。(6 分)	3	9.1
	常用电子元器件基础、手工焊接要点等知识考察。(12 分)	4	9.2

七、参考书目及学习资料

1.推荐教材:

《现代电子工艺教程》，武丽、余耀、巫君杰、曾蕙明、裴晓芳，合肥工业大学出版社，2023 年。

2.参考书目与文献:

《硬件电路设计与电子工艺基础（第 2 版）》，曹文，电子工业出版社，2019 年。

《电子工艺实践教程》，张金，电子工业出版社，2016年。

3.在线学习资源：

中国大学 MOOC <https://www.icourse163.org/course/NJTU-1471419163>

制定人：余耀

审定人：张黎可

批准人：王伟

2024年8月

《集成电路设计综合实践》课程教学大纲

一、课程基本信息

课程名称（中文）	集成电路设计综合实践				
课程名称（英文）	Design Training of Integrated Circuit				
课程类别 ¹	实践必修课	课程性质 ²	必修	特殊课程类型 ³	
授课学期	5	学分	2	考核方式	考查
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	2W	0	2W	0	0
适用专业	集成电路设计与集成系统				
选用教材	《Aether 实用教程》，廖永波、鞠家欣编，冶金工业出版社，2016 年				
开课单位	集成电路科学与工程学院				
先修课程	电路分析基础、数字电子技术基础、模拟电子技术基础				
后续课程	集成电路课程设计、毕业设计				
课程简介 (不少于 500 字)	<p>课程基本定位：（描述课程在专业人才培养中的地位）</p> <p>本课程是集成电路设计与集成系统专业必修的实践类课程，其基本定位在于通过理论与实践的紧密结合，培养学生的实际设计能力和严谨的科学作风。课程旨在通过一系列的实验项目，使学生掌握集成电路设计的核心技术和方法，为未来在微电子行业的职业生涯打下坚实基础。</p> <p>核心学习结果：（体现课程的核心教学目标）</p> <p>学生需熟练掌握 Aether 等 EDA 软件的使用，能够独立完成模拟电路和数字电路的设计、仿真、版图设计及验证工作。通过实践，学生能够深入理解集成电路设计的内涵和本质，提升解决实际问题的能力，并形成良好的设计习惯和科学作风。</p> <p>主要教学方法：</p> <p>采用多样化的教学手段，包括课堂教学、现场演示、实验操作及互动式教学等。课堂教学中，教师会详细讲解集成电路设计的基本原理和方法，并通过多媒体课件等现代教学工具提高教学效果。实验教学中，学生将亲自动手完成 D 触发器、运算放大器和全加器等经典电路的设计、仿真、版图设计及验证，通过实际操作加深对理论知识的理解。同时，实验过程中注重师生</p>				

	互动，鼓励学生积极提问和探讨，培养其自主学习和独立思考的能力。
大纲更新时间	2024年8月

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	能够明确需求分析的各项性能指标，对技术规范进行有效地制定，能够制定出详细的方案设计。	指标点 2.4: 能够运用集成电路领域基本原理和方法，并结合文献研究，分析集成电路领域中工程活动过程的影响因素，获得有效结论	指标点 1.1: 心怀梦想，在困难面前能保持乐观心态，化压力为动力 指标点 2.1: 拥有对祖国强烈的认同感和归属感，维护国家的尊严和荣誉
2.	掌握电路设计的方法，熟悉电路设计流程，进行电路的分析与设计，并对设计的电路进行功能仿真与验证。	指标点 3.1: 能够掌握集成电路领域工程设计的全周期与全流程设计/开发方法和技术，并根据设计目标，确定合适的技术方案	指标点 3.2: 在自己的岗位上尽职尽责，为社会的进步贡献力量 指标点 5.2: 对自己职业有强烈的敬业精神，努力提高职业效益和质量
3.	理解集成电路设计的工作原理，根据具体实验方案搭建实验系统、检查和排除实验电路故障，验证实验对应的电路理论，获取实验数据，并能够根据所学的电路理论判断所获取的实验数据的正确性，并能够理解其局限性。	指标点 5.2: 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计	指标点 7.1: 具有为人民服务的意识，积极参加社会公益实践活动 指标点 8.2: 具有民族自豪感和认同感，愿意为民族复兴贡献自己的力量

三、课程教学内容和基本要求

无

四、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
------	------	------	--------	----	-------------------	-------	----------	------

1	电路原理图设计与仿真	AetherDesign Manager 的启动和操作；使用 AetherSchematic Editor 进行简单电路图设计，使用 AetherMDE 进行 DC, AC, TRAN 仿真。		4	验证性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握原理图的实现方法	1、2
2	电路的版图设计	对 IC 电路版图功能和规则的理解，实现简单电路的版图设计		4	验证性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握版图的实现方法	1、2
3	反相器链设计	利用 Aether 设计软件，创建反相器，实现反相器链的设计，并对结果进行时序等波形仿真，分析比较不同方法实现电路的优缺点		4	设计性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握反相器电路的实现方法	2、3
4	运放电路设计	对基本模拟放大器电路功能的理解；单级放大器的搭建；运算放大器电路的搭建		4	设计性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握运放电路的实现方法	2、3

5	基准电路设计	利用 Aether 设计软件，创建基准电路，并对结进行时序等波形仿真，分析比较不同方法实现电路的优缺点		4	设计性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握基准电路的实现方法	2、3
6	PTXT 电源设计	利用 Aether 设计软件，创建 PTXT 电源电路，并对结果进行时序等波形仿真，分析比较不同方法实现电路的优缺点		4	设计性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握电源电路的实现方法	2、3
7	JK 触发器电路设计	利用 Aether 设计软件，创建 JK 触发器电路，并对结果进行时序等波形仿真，分析比较不同方法实现电路的优缺点		4	设计性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握触发器电路的实现方法	3
8	JK 触发器版图	利用 Aether 设计软件，创建 JK 触发器电路，并画出对应版图进行优化仿真和导出		4	设计性	在创新创业实践活动中，探索新思路新技术，解决实际问题	掌握触发器电路的实现方法	3

五、学时分配

序号	章节名称	学时分配 (共 32 学时)
1.	电路原理图设计与仿真	4
2.	电路版图设计	4
3.	反相器链设计	4
4.	运放电路设计	4
5.	基准电路设计	4
6.	PTXT 电源设计	4
7.	JK 触发器电路设计	4
8.	JK 触发器版图	4

六、考核方式

集成电路设计综合实践课程为集成电路设计与集成系统专业实践必修课,课程考核方式包括:课堂学习讨论及课后反馈表现(40%)+结果性考核(60%)。

1. 课堂学习讨论及课后反馈表现(40%)

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂学习研讨 25%	分析实际工程案例,完成互动与研讨,表达自己的观点,提出自己的问题解决方案。(15分)	1、2、3	2.4、3.1、5.2
	阐述观点的过程中思路清晰,表达明确。(10分)	1、2、3	2.4、3.1、5.2
实验测评 15%	按时完成教师布置的等数量实践题目答题,有答题或计算过程和结论。(10分)	2、3	3.1、5.2
	实验数据记录字迹清楚、答题或计算过程的思路清晰,结论正确(5分)	3	5.2

2. 结果性考核(60%)

考查(小论文)

课程考查评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
小论文 60%	考核对 Aether 软件的使用熟练程	1、2	2.4、3.1

	度以及实验报告的格式，内容完整性。(20分)		
	考核对于各个电路的设计和各项参数计算。(40分)	3	5.2
	考核对于电路板图设计。(40分)	3	5.2

七、参考书目及学习资料

1. 《Aether 实用教程》，廖永波、鞠家欣编著，冶金工业出版社，2016 年。
2. 《模拟集成电路设计与仿真》，何乐年编著，科学出版社，2019 年。
3. 《集成电路 EDA 设计、仿真和版图实例》，陆学斌编著，北京大学出版社，2018 年。

制定人：汤思达

审定人：张黎可

批准人：王伟

2024 年 8 月

《集成电路课程设计》课程教学大纲

一、课程基本信息

课程名称（中文）	集成电路课程设计				
课程名称（英文）	Curriculum Design of Integrated Circuit Design				
课程类别 ¹	实践必修课	课程性质 ²	必修	特殊课程类型 ³	
授课学期	6	学分	2	考核方式	考查
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	0	32	0	0
适用专业	集成电路设计与集成系统				
选用教材	《模拟集成电路设计》，魏廷存，电子工业出版社，2022 年				
开课单位	集成电路科学与工程学院、集成电路科学与工程学院				
先修课程	半导体物理与器件，集成电路制造工艺，电路分析基础，信号与系统				
后续课程	创新实践，学年论文，毕业设计(论文)				
课程简介 (不少于 500 字)	<p>课程基本定位：《集成电路课程设计》是集成电路设计与集成系统专业的一门专业必修课。</p> <p>核心学习结果：通过本课程的学习，使学生巩固《集成电路设计》、《集成电路制造工艺》等课程所学的知识，熟练掌握集成电路设计的流程，并能掌握集成电路设计流程中的相应 EDA 软件工具的使用，使学生初步具备对集成电路设计的综合能力和实践能力。通过实验仿真的方式，让学生更深刻的理解集成电路中基本单元电路的工作原理。</p> <p>主要教学方法：本实验通过简单讲解实验要点，由学生自主进行实验，生生、师生互相讨论实验问题和实验结果，使学生在掌握集成电路理论知识的基础上，对实际设计有一定的独立思考能力和动手能力。</p>				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 能够明确需求分析	指标点 1.3 能够将专业基础知识	指标点 1.2: 以辩证

	的各项性能指标,对技术规范进行有效地制定,能够制定出详细的方案设计。	与数学、自然科学、计算分析方法综合运用于集成电路领域专业工程问题的推演和分析。	唯物主义和历史唯物主义的世界观认识和改造客观世界
2.	课程目标 2: 掌握电路设计的方法,熟悉电路设计流程,进行电路的分析与设计,并对设计的电路进行功能仿真与验证。	指标点 3.1 能够掌握集成电路领域工程设计的全周期与全流程设计/开发方法和技术,并根据设计目标,确定合适的技术方案。	指标点 2.2: 维护国家的利益和安全,为国家的繁荣富强贡献自己的力量
3.	课程目标 3: 掌握版图设计的方法及其优化方法,对版图进行规则验证和寄生参数的提取。	指标点 5.2 能够合理选择并使用集成电路设备和系统所需的仪器工具、模拟软件和信息资源对复杂工程问题进行分析、计算与设计。	指标点 4.1: 理解本民族传统文化,肯定当代国内科技发展水平

三、实践教学内容

1.课程设计¹

序号	选题/任务	主要内容	时间安排 ²	学生学习预期成果	课程目标
1	电路原理图的设计	Aether Design Manager 的启动和操作;使用 Aether Schematic Editor 进行简单电路图的设计。	2	1.熟悉软件的使用; 2.掌握设计简单的电路。	1 2
2	电路前仿真	对仿真模型的理解;运放开环、闭环仿真 testbench 的搭建;使用 Aether MDE 进行 DC, AC, TRAN 仿真。	2	1.了解电路的性能指标; 2.熟悉电路仿真的原理及其流程。	2
3	电路版图设计	认识工艺文件和 Technology Manager; 使用电路图驱动版图 (SDL); 简单定制版图的设计。	2	1.了解版图设计的基本流程; 2.掌握绘制版图工具的使用; 3.掌握绘制简单的版图。	3
4	版图物理验证	使用 Argus 进行 DRC 查错和修正;使用 Argus 进行 LVS 查错和修正。	2	1.熟悉版图验证的规则; 2.掌握 DRC 和 LVS 的验证的方法。	3
5	寄生参数抽取	版图寄生参数提取流程;版图点对点寄生参数分析流程。	2	掌握寄生参数的提取及其分析方法	3
6	电路后仿真	电路后仿真流程;带寄生	2	掌握电路后仿真	2、3

		参数进行 DC, AC, TRAN 后仿真;		的方法	
7	简单二级运放的设计(1)	理论分析, 电路设计, 前仿真	2	能够按照需求设计一个简单的运放电路并进行前仿真	2、3
8	简单二级运放的设计 2.	版图设计, 后仿真	2	能够按照需求进行版图设计并进行规则验证和寄生参数的提取, 完成后仿真	2、3
9	基于运算放大器的芯片设计验证全流程(1)	需求分析与系统模型	2	掌握需求分析的方法, 按照需求分析能拟定详细的设计方案, 建立系统理论模型	1
10	基于运算放大器的芯片设计验证全流程 2.	电路分析与设计	2	掌握技术规范制定的方法及要点, 按照详细的设计方案能进行电路设计	1
11	基于运算放大器的芯片设计验证全流程(3)	前仿真验证 I	2	按照设计的电路进行能够的前仿真验证, 主要对静态参数进行前仿真验证	1
12	基于运算放大器的芯片设计验证全流程(4)	前仿真验证 II	2	按照设计的电路进行能够的前仿真验证, 要对动态参数进行前仿真验证	2
13	基于运算放大器的芯片设计验证全流程(5)	版图设计与优化	2	按照需求进行版图设计并更加性能指标参数需求进行版图优化设计	2
14	基于运算放大器的芯片设计验证全流程(6)	版图验证与寄生提取	2	对所设计版图进行 DRC 和 LVS 进行, 验证版图正确之后进行寄生参数提取	3

15	基于运算放大器的芯片设计验证全流程(7)	后仿真验证 I	2	主要对静态参数进行后仿真验证	3
16	基于运算放大器的芯片设计验证全流程(8)	后仿真验证 II	2	主要对动态参数进行后仿真验证	2、3

四、学时分配

序号	章节名称	学时分配 (共 32 学时)
1.	运算放大器	32

五、考核方式

《集成电路课程谁》课程为集成电路设计与集成系统的实践必修课，课程考核方式包括：课堂学习讨论及课后反馈表现（60%）+结果性考核（40%）。

1. 课堂学习讨论及课后反馈表现（60%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等。

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
作业测评，共 30 分。	报告的完成度（10 分）；实验课的内容完成度（15 分）。	3	5.2
	阐述观点的过程中思路清晰，表达明确。（5 分）	3	5.2
课堂学习研讨，共 10 分。	到课情况（5 分）。	1	1.3
	课堂研讨参与度、积极性等综合表现（5 分）。	2	3.1

2. 结果性考核（40%）

考试（开卷、闭卷等）或考查（面试、小论文等）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
考查，共 40 分。	Aether Design Manager 的启动和操作；使用 Aether Schematic Editor 进行简单电路图的设计；运放开环、闭环仿真 testbench 的搭建，使用 Aether MDE 进行 DC、AC 和 TRAN 仿真，	1	1.3

	会查看性能指标参数;使用电路图驱动版图(SDL),简单定制版图的设计,使用 Argus 进行 DRC、LVS 查错和修正,带寄生参数进行 DC、AC 和 TRAN 后仿真。(10 分)		
	能够按照需求设计一个简单的运放电路并进行前仿真,能够按照需求进行版图设计并进行规则验证和寄生参数的提取,完成后仿真。(15 分)	2	3.1
	掌握需求分析的方法,技术规范的方法及要点,按照需求分析能拟定详细的设计方案,按照详细的设计方案能进行电路设计,按照设计的电路进行能够的前仿真验证以及版图设计与验证。(15 分)	3	5.2

六、参考书目及学习资料

- 1.推荐教材:《模拟集成电路设计》,魏廷存,电子工业出版社,2022 年。
- 2.参考书目与文献:《模拟集成电路设计与仿真》,何乐年等编著,科学出版社,2022 年。

制定人: 曾蕙明 审定人: 余耀 批准人: 王伟

2024 年 8 月

《创新实践(1)》课程教学大纲

一、课程基本信息

课程名称（中文）	创新实践(1)				
课程名称（英文）	Innovation Practice (1)				
课程类别 ¹	实践必修课	课程性质	必修	特殊课程类型	产教融合
授课学期	第 6 学期	学分	2	考核方式	考查
课程学时及分配	总学时	讲课学时	实践学时	线上学时	课外学时
	2W	0	2W	0	0
适用专业	集成电路设计与集成系统				
选用教材	无				
开课单位	集成电路科学与工程学院				
先修课程	微机原理与单片机技术、模拟电子技术基础、数字电子技术基础				
后续课程	创新实践(2)				
课程简介 (不少于 500 字)	<p>课程定位:《创新实践(1)》是集成电路设计与集成系统专业的一门创新创业教育课程，也是专业创新创业课程体系中的重要组成，是高等院校工科专业教学过程的组成部分，是加强理论与实际结合的实践性教学环节。创新实践对培养学生运用知识的能力、拓宽知识面、确立实事求是的科学态度和解决工程实践能力等方面都是十分重要的。本课程围绕专业教学的重点和难点，针对性开设专项实践内容。</p> <p>核心学习结果:培养学生的创新意识、创新能力和研究能力，全面提升学生的专业素质和实践技能。通过该课程的展开，可以增强学生的创新意识，启发学生的创新思维，提升学生的创新能力，引导学生在已有理论知识的基础上，积极参与创新实践，在实践中发现问题，解决问题，进一步提升专业团队协作能力。</p> <p>主要教学方法:(1)本课程通过简单讲解实验要点、实验原理以及实验目标，由学生分组后自主进行实验，教师从旁辅助，学生组内讨论实验问题并研究解决方案，完成实验前期调研、硬件选型、电路设计以及实验功能验证，最终撰写实验报告。(2)定期评估与反馈：通过阶段性评估和总结，了解学生的实践进展和学习效果，教师给予反馈和指导，帮助学生不断改进和提升。(3)鼓励学生自行创新性的对硬件添加功能，来提高学生的创新能力，教师对新型功能进行相应评估和指导，以实现功能丰富的硬件。</p>				

大纲更新时间	2024年8月
--------	---------

二、课程目标

序号	课程目标（参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点	支撑思政指标点
1	课程目标 1: 分组完成课程实践，能够合理分工，能够在团队中独立或与团队合作研究课题，完成创新实践课题。通过实践，学生需掌握在设计实践中综合考量社会、健康、安全、法律、文化及环境等制约因素的能力。学生需深入理解电路与系统并应用相关知识于具体项目，为未来职业生涯奠定坚实基础。	指标点 2.4: 能够运用集成电路领域基本原理和方法，并结合文献研究，分析集成电路领域中工程活动过程的影响因素，获得有效结论。	指标点 4.2: 主动参与本国文化活动，积极传播和发扬本国优秀文化。
2	课程目标 2: 能够就课程实践过程中出现的问题与同学和老师有效沟通，剖析问题要点。课程实践完成后能按规范撰写实验报告。掌握核心技能，熟练运用现代仪器、工程工具、信息技术工具和模拟软件，深入理解其工作原理与方法。通过创新实践，学生能够识别并评估各工具在实际电路与系统应用中的局限性，提升解决实际问题的能力。	指标点 6.2: 能够合理分析和评价集成电路设计与集成系统实践对社会、健康、安全、法律和文化的的影响，并能解释应承担的责任。	指标点 6.2: 在创新创业实践活动中，探索新思路新技术，解决实际问题。
3	课程目标 3: 课程实践完成后能按规范撰写实验报告，记录实验全过程，准确、完整表达实验结果和结论。创新实践期间，学生需能分析不同社会文化因素对电路与系统领域活动的影响，提升综合决策能力，为职业生涯中的规范操作与跨文化合作奠定坚实基础。	指标点 10.3: 能够就复杂工程问题进行良好的沟通与交流，能撰写集成电路领域的设计方案与报告，并能清晰陈述和回答问题，能够在跨文化背景下进行沟通和交流。	指标点 7.1: 具有为人民服务的意识，积极参加社会公益实践活动。

三、实践教学内容

1.实践

编号	实践(实验)项目名称	实践内容	实习类型 ²	思政融入点	学生学习预期成果	课程目标	时间安排(天数)

1.	数字电压表	<p>1. 对所用集成电路芯片做认真检查, 排除劣质和功能有误集成电路</p> <p>2. 按原理图接线, 并认真检查。</p> <p>3. 分块调试: 脉冲发生器, 计数器, 锁存器, 译码器, 显示器。</p> <p>4. 测量某一标准电压, 调节 RW2 使显示值与被测值相符(要求有效数字两位)。</p>	创新实践	<p>培养学生形成科学的综合电路设计思维, 并能够在数字电压表中加入创新功能。</p>	<p>1. 学习综合电路的搭试, 调试系统电路方法, 培养独立实验技能。</p> <p>2. 了解数字电压表的工作原理及基本结构。</p>	1、2、3	0.4 周
2.	电子秒表	<p>1. 对所用集成电路芯片做认真检查, 排除劣质和功能有误集成电路</p> <p>2. 按原理图接线, 并认真检查。</p> <p>3. 分块调试: RS 触发器、单稳态触发器、时钟发生器及各计数器的逻辑功能。</p> <p>4. 测试电子秒表整个电路的功能。</p>	创新实践	<p>培养学生形成科学的数字电路设计思维, 并能够在电子秒表中加入创新的定制功能。</p>	<p>1. 学习数字电路中基本 RS 触发器、单稳态触发器、时钟发生器及计数器等单元电路的综合应用。</p> <p>2. 学习电子秒表的调试方法。</p>	1、2、3	0.4 周
3	数字转速表	<p>1. 自主设计电路原理。调试, 检验电路使其满足设计要求。</p> <p>2. 写出实验总结报告; 画出调试成功的设计电路。</p>	创新实践	<p>培养学生形成科学的电路设计思维, 并能够在数字转速表中加入创新的定制功能。</p>	<p>通过实验, 进一步学习简单电路的设计方法, 掌握熟练电路调试方法。</p>	1、2、3	0.4 周
4	基于 FPGA 的自动售饮料机的实现	<p>1. 画出 Moore 类型的自动售饮料机状态图。</p> <p>2. 画出 Mealy 类型自动售饮料机的状态图。</p> <p>3. 使用 Verilog HDL 编写状态机程</p>	创新实践	<p>培养学生形成科学的软件设计思维, 并能够在自动售饮机中灵活加入各种创</p>	<p>1. 掌握 D 触发器电路的原理图和版图绘制方法</p> <p>2. 掌握图 DRC 和 LVS 验证及仿真方法</p>	1、2、3	0.4 周

		序并调试。		新功能。		
5	万用电表设计	1. 运用集成运放为主的负反馈放大电路,实现电阻、交直流电压和电流测量功能的实用万用表电路	创新实践	培养学生形成科学的综合电路设计思维,并能够在万用表中加入创新功能。	1. 熟悉万用电表的组成原理,建立系统的概念; 2. 学习实际模拟电子系统的设计方法,具备一定独立设计能力。	1、2、3 0.4周

四、学时分配

序号	章节名称	学时分配 (共 2 周)
1.	数字电压表	0.4 周
2.	电子秒表	0.4 周
3.	数字转速表	0.4 周
4.	基于 FPGA 的自动售饮料机的实现	0.4 周
5.	万用电表设计	0.4 周

五、考核方式

《创新实践》为本专业实践必修课,课程考核方式包括:过程性考核(50%)+结果性考核(50%)。

1.过程性考核(50%)

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
实习实践(50%)	学生在项目中的实施能力和创新能力,包括项目管理、硬件选型、电路设计、安全操作、技术应用等方面的表现。(30分)	1	5.3
	问题解决能力和危机处理能力,学生能否独立或协作完成项目,并通过实践验证所学理论知识的运用情况。(30分)		
	团队合作和沟通能力在多人合作项目中的表现也是评价重点,考察学	2	6.2

	生在团队中的角色扮演和有效的协作能力。(20分)		
	学生的职业素养包括责任感、专业态度、工作积极性等方面的表现。(20分)	3	10.3

2. 结果性考核 (50%)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
实习报告 (50%)	一、报告内容。报告包含：(1) 实习任务与目标。明确实习期间的具体任务和学习目标，包括预期达成的技能和能力。(2) 实施过程。项目描述：详细描述实习项目的内容和范围。方法与过程：阐述实施项目所采用的方法、工具、技术以及解决问题的具体步骤。挑战与解决方案：讨论在实施过程中遇到的挑战及其解决方案。(3) 技术分析与总结。理论知识应用：说明如何应用在学习过程中掌握的理论知识。实际操作能力：评估在实习中展示的技术操作能力和创新思维。(4) 成果展示与效果评估。项目成果：展示实习期间取得的具体成果，如报告、设计图、程序代码等。效果评估：对实习项目的实际效果进行评估和总结。(70分)	1、2	5.3、6.2
	二、自我评价与展望，总结实习的主要收获和经验教训，反思实习过程中的收获和成长，评价在团队中的角色与贡献。(30分)	3	10.3

六、参考书目及学习资料

1.推荐教材：无

2.参考书目与文献：

《FPGA 现代数字系统设计》，孟宪元，清华大学出版社，2019年。

《集成电路版图设计项目化教程》，局水荣，刘锡锋，电子工业出版社，2020年。

《电工仪表与电路实验技术》，沙涛，机械工业出版社，2019年。

3.在线学习资源：无

制定人：于庆南

审定人：余耀

批准人：王伟

2024 年 8 月

《创新实践(2)》课程教学大纲

一、课程基本信息

课程名称（中文）	创新实践(2)				
课程名称（英文）	Innovation Practice (2)				
课程类别 ¹	实践必修课	课程性质	必修	特殊课程 类型	产教融合
授课学期	第 7 学期	学分	2	考核方式	考查
课程学时及分配	总学时	讲课学时	实践学时	线上学时	课外学时
	2W	0	2W	0	0
适用专业	集成电路设计与集成系统				
选用教材	无				
开课单位	集成电路科学与工程学院				
先修课程	微机原理与单片机技术、电子设计自动化、创新实践(1)				
后续课程	毕业设计/论文				
课程简介 (不少于 500 字)	<p>课程定位:《创新实践(2)》是集成电路设计与集成系统专业的一门创新创业教育课程,也是专业创新创业课程体系中的重要组成,是高等院校工科专业教学过程的组成部分,是加强理论与实际结合的实践性教学环节。创新实践对培养学生运用知识的能力、拓宽知识面、确立实事求是的科学态度和解决工程实践能力等方面都是十分重要的。本课程围绕专业教学的重点和难点,针对性开设专项实践内容。</p> <p>核心学习结果:培养学生的创新意识、创新能力和研究能力,全面提升学生的专业素质和实践技能。通过该课程的展开,可以增强学生的创新意识,启发学生的创新思学生的创新能力,引导学生在已有理论知识的基础上,积极参与创新实践,在实践中发现问题,解决问题,进一步提升专业团队协作能力。</p> <p>主要教学方法:(1)本课程通过简单讲解实验要点、实验原理以及实验目标,由学生分组后自主进行实验,教师从旁辅助,学生组内讨论实验问题并研究解决方案,完成实验前期调研、硬件选型、电路设计以及实验功能验证,最终撰写实验报告。(2)定期评估与反馈:通过阶段性评估和总结,了解学生的实践进展和学习效果,教师给予反馈和指导,帮助学生不断改进和提升。(3)鼓励学生自行创新性的对硬件添加功能,来提高学生的创新能</p>				

	力，教师对新型功能进行相应评估和指导，以实现功能丰富的硬件。
大纲更新时间	2024年8月

二、课程目标

序号	课程目标（参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点	支撑思政指标点
1	课程目标 1: 分组完成课程实践，能够合理分工，能够在团队中独立或与团队合作研究课题，完成创新实践课题。通过实践，学生需掌握在设计实践中综合考量社会、健康、安全、法律、文化及环境等制约因素的能力。学生需深入理解电路与系统并应用相关知识于具体项目，为未来职业生涯奠定坚实基础。	指标点 2.4: 能够运用集成电路领域基本原理和方法，并结合文献研究，分析集成电路领域中工程活动过程的影响因素，获得有效结论。	指标点 4.2: 主动参与本国文化活动，积极传播和发扬本国优秀文化。
2	课程目标 2: 能够就课程实践过程中出现的问题与同学和老师有效沟通，剖析问题要点。课程实践完成后能按规范撰写实验报告。掌握核心技能，熟练运用现代仪器、工程工具、信息技术工具和模拟软件，深入理解其工作原理与方法。通过创新实践，学生能够识别并评估各工具在实际电路与系统应用中的局限性，提升解决实际问题的能力。	指标点 6.2: 能够合理分析和评价集成电路设计与集成系统实践对社会、健康、安全、法律和文化的的影响，并能解释应承担的责任。	指标点 6.2: 在创新创业实践活动中，探索新思路新技术，解决实际问题。
3	课程目标 3: 课程实践完成后能按规范撰写实验报告，记录实验全过程，准确、完整表达实验结果和结论。创新实践期间，学生需能分析不同社会文化因素对电路与系统领域活动的影响，提升综合决策能力，为职业生涯中的规范操作与跨文化合作奠定坚实基础。	指标点 10.3 能够就复杂工程问题进行良好的沟通与交流，能撰写集成电路领域的设计方案与报告，并能清晰陈述和回答问题，能够在跨文化背景下进行沟通和交流。	指标点 7.1: 具有为人民服务的意识，积极参加社会公益实践活动。

四、实践教学内容

1.实践

编号	实践(实验)项目名称	实践内容	实习类型 ²	思政融入点	学生学习预期成果	课程目标	时间安排(天数)
1.	CMOS 全加器的版图设计	1.根据要求绘制全加器电路的原理图和版图。(难点) 2.对版图进行 DRC 和 LVS 验证及后仿真。(难点)	创新实践	培养训练学生科学的版图设计能力, 在实践中结合数字电路与版图设计的多课程知识。	掌握全加器电路的原理图、版图绘制方法。 掌握版图 DRC 和 LVS 验证及仿真方法。	1、2、3	0.4 周
2.	磁共振式充电器	1.自主设计原理图, 本设计为板级设计。重点是使用磁共振原理设计, 兼顾效率和可靠性(重点) 2.完成 PCB 设计, 并制板进行测试验证。(难点)	创新实践	培养训练学生科学的 PCB 设计能力, 在实践中结合物理、电路、PCB 设计等多学科知识。	学习无线充电的原理和设计方法。	1、2、3	0.4 周
3	数字电路测试	1.了解被测电路功能, 编写测试向量。(重点) 2.要求基于 ST3020 集成电路测试系统测试实训平台完成 24LC01 电路(芯片)的自动化测试方案设计。(难点) 3.测试项需要尽量多的覆盖 24LC01 电路(芯片)的静态参数指标和功能测试, 并写出每种指标的测试原理和基于指定测试平台的测试程序。(难点)	创新实践	结合实际生产实践中对数字电路测试的方法, 培养训练学生科学的数字电路测试能力, 在实践中结合物理、集成电路、编程等多学科知识。	学习集成电路测试系统 ST3020 的使用方法, 并学习、测试 24LC01 电路(芯片)。	1、2、3	0.4 周
4	基于 Verilog 的数字电路异步 FIFO 综合设计	1.根据设计项目要求, 按照 RTL 设计则, 编写 testbench, 测试异步 FIFO 的功能。(难点) 2.将异步 FIFO RTL	创新实践	培养训练学生科学的集成电路测试能力, 在实践中结合数字电路、	掌握集成电路综合的流程。	1、2、3	0.4 周

		在 cadence 软件环境下进行综合设计，编写约束文件，给出综合结果。(难点)		Verilog 编程等多学科知识。			
5	基于 FPGA 的 VGA 显示控制器设计	1.通过分析 VGA 显示的基本原理和信号要求，设计整个系统软硬件结构。(难点) 2.将 VGA 控制器分成几个子模块，采用 Verilog HDL 硬件描述语言对各个模块描述设计。(难点) 3.利用 EDA 仿真环境，完成对局部和整体模块的程序编写及仿真验证。(难点)	创新实践	结合实际生产实践中 VGA 显示控制器的原理，培养训练学生科学的 FPGA 设计编程能力。	1.学习 VGA 显示的基本原理和信号要求。 2.掌握 FPGA 的设计方法。	1、2、3	0.4 周

五、学时分配

序号	章节名称	学时分配（共 2 周）
1.	CMOS 全加器的版图设计	0.4 周
2.	磁共振式充电器	0.4 周
3.	数字电路测试	0.4 周
4.	基于 Verilog 的数字电路异步 FIFO 综合设计	0.4 周
5.	基于 FPGA 的 VGA 显示控制器设计	0.4 周

六、考核方式

《创新实践》为本专业实践必修课，课程考核方式包括：过程性考核（50%）+结果性考核（50%）。

1.过程性考核（50%）

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
实习实践（50%）	学生在项目中的实施能力和创新能力，包括项目管理、硬件选型、电路设计、安全操作、技术应用等方	1	5.3

	面的表现。(30分)		
	问题解决能力和危机处理能力,学生能否独立或协作完成项目,并通过实践验证所学理论知识的运用情况。(30分)		
	团队合作和沟通能力在多人合作项目中的表现也是评价重点,考察学生在团队中的角色扮演和有效的协作能力。(20分)	2	6.2
	学生的职业素养包括责任感、专业态度、工作积极性等方面的表现。(20分)	3	10.3

2. 结果性考核 (50%)

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
实习报告 (50%)	一、报告内容。报告包含:(1) 实习任务与目标。明确实习期间的具体任务和学习目标,包括预期达成的技能和能力。(2) 实施过程。项目描述:详细描述实习项目的内容和范围。方法与过程:阐述实施项目所采用的方法、工具、技术以及解决问题的具体步骤。挑战与解决方案:讨论在实施过程中遇到的挑战及其解决方案。(3) 技术分析与总结。理论知识应用:说明如何应用在学习过程中掌握的理论知识。实际操作能力:评估在实习中展示的技术操作能力和创新思维。(4) 成果展示与效果评估。项目成果:展示实习期间取得的具体成果,如报告、设计图、程序代码等。效果评估:对实习项目的实际效果进行评估和总结。(70分)	1、2	5.3、6.2
	二、自我评价与展望,总结实习的主要收获和经验教训,反思实习过程中的收获和成长,评价在团队中的角色与贡献。(30分)	3	10.3

七、参考书目及学习资料

1.推荐教材：无

2.参考书目与文献：

电子系统设计与创新基础技术训练教程，徐成、张洪杰、钱鹏飞，清华大学出版社，2022年。

3.在线学习资源：无

制定人：于庆南

审定人：余耀

批准人：王伟

2024年8月

《毕业实习》课程教学大纲

一、课程基本信息

课程名称（中文）	毕业实习				
课程名称（英文）	Graduation Practice				
课程类别 ¹	实践必修课	课程性质	必修	特殊课程类型	
授课学期	第 8 学期	学分	2	考核方式	考查
课程学时及分配	总学时	讲课学时	实践学时	线上学时	课外学时
	4W	0	4W	0	0
适用专业	集成电路设计与集成系统				
选用教材	无				
开课单位	集成电路科学与工程学院				
先修课程	集成电路设计与集成系统专业基础课、专业主干课、专业选修课				
后续课程	毕业设计/论文				
课程简介 (不少于 500 字)	<p>课程基本定位：毕业实习是一门综合实践必修课程，是高等院校工科专业教学过程的组成部分，是加强理论与实际结合的实践性教学环节。实习对培养学生运用知识的能力、拓宽知识面、确立实事求是的科学态度和解决工程实践能力等方面都是十分重要的。毕业实习旨在理论联系实际，它是高等学校教学过程的重要环节。</p> <p>核心学习结果：对学生进行工程师基本素质的训练，使学生深入掌握微电子工艺与集成电路测试技术研发的基础知识；提升学生从实际出发分析问题、研究问题和解决问题的能力。</p> <p>主要教学方法：（1）企业实习与现场教学：安排学生到合作企业或工程现场进行实习，直接参与到实际工程项目中。学生在企业导师的指导下，进行实地操作和项目实践，获得第一手的工程经验。（2）项目导向教学：通过具体的工程项目作为实习任务，学生需要独立或团队合作完成项目的各个环节，</p>				

	<p>从项目设计、实施到调试和验收，全面体验项目全过程。(3) 导师制指导：每位学生配备企业导师和校内指导教师，提供双重指导和帮助。企业导师负责现场实践指导，校内导师提供理论支持和问题解答。(4) 多样化的实践活动：安排多种形式的实践活动，如参观大型工程项目、参加专业技能培训、参与学术交流等，拓展学生的视野，增强综合素质。(5) 定期评估与反馈：通过阶段性评估和总结报告，了解学生的实习进展和学习效果。定期组织实习总结会，学生分享实习经验，导师给予反馈和指导，帮助学生不断改进和提升。</p>
大纲更新时间	2024年8月

二、课程目标

序号	课程目标（参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点	支撑思政指标点
1	<p>课程目标 1：通过实习，学生需掌握在设计实践中综合考量社会、健康、安全、法律、文化及环境等制约因素的能力。实习期间，学生需深入理解并应用相关知识于具体项目，确保设计方案既符合专业标准，又兼顾社会责任与可持续发展目标，提升解决实际问题的能力与职业素养，为未来职业生涯奠定坚实基础。</p>	<p>指标点 3.4：能够在设计环节考虑社会、健康、安全、法律、文化以及环境等制约因素。</p>	<p>指标点 3.2：在自己的岗位上尽职尽责，为社会的进步贡献力量。</p>
2	<p>课程目标 2：掌握集成电路领域技术与装置的核心技能，熟练运用现代仪器、工程工具、信息技术工具和模拟软件，深入理解其工作原理与方法。通过实习，学生能够识别并评估各工具在实际应用中的局限性，提升解决实际问题的能力，为从事集成电路领域的研发、测试与维护工作奠定坚实基础。</p>	<p>指标点 5.1：能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法，并理解其局限性。</p>	<p>指标点 3.2：在自己的岗位上尽职尽责，为社会的进步贡献力量。</p>
3	<p>课程目标 3：掌握集成电路领域技术与装置的国家及行业标准体系，熟悉知识产权保护与产业政策，深入理解相关法律法规。实习期间，学生需能分析不同社会文化因素对集成电路领域活动的</p>	<p>指标点 6.1 能够掌握集成电路领域相关的国家和行业标准体系、知识产权、产业政策和法律法规，能够解释不同社会文化对集</p>	<p>指标点 5.1：严格遵守法律法规和各项规章制度，廉洁自律，自我约束。</p>

	影响，提升综合决策能力，为职业生涯中的规范操作与跨文化合作奠定坚实基础。	成电路设计与集成系统活动的影响。	
4	课程目标 4: 在实习中，学生能够深入理解集成电路领域实践对环境及社会可持续发展的影响，掌握科学合理的分析方法与评价工具。通过实例研究，学生需能够评估技术应用的环保效益与社会责任，为提出绿色、可持续的技术解决方案贡献智慧，培养成为具备高度环境与社会责任的集成电路领域专业人才。	指标点 7.2 能够合理分析与评价集成电路设计与集成系统实践对环境、社会可持续发展的影响。	指标点 5.1: 严格遵守法律法规和各项规章制度，廉洁自律，自我约束。
5	课程目标 5: 强化学生对集成电路领域人员社会责任的认知，包括保障公众安全、健康与福祉，及推动环境保护的重要性。实习期间，学生需能够阐述这些责任的具体内涵，并在工程实践中自觉践行，培养成为具有高度责任感、关注社会福祉与环境保护的集成电路领域专业人才。	指标点 8.3 能够描述集成电路设计与集成系统人员对公众的安全、健康和福祉，以及环境保护的社会责任，能够在工程实践中自觉履行责任。	指标点 5.2: 对自己职业有强烈的敬业精神，努力提高职业效益和质量。
6	课程目标 6: 培养学生在多学科团队中的协作能力，深入理解团队构成及各成员角色与职责，掌握跨学科沟通与合作技巧。实习期间，学生需能主动与其他学科成员建立有效沟通，共同解决问题，促进团队和谐与高效运作，为未来职业生涯中的跨学科合作奠定坚实基础。	指标点 9.1 能够解释多学科背景下团队的构成以及不同成员担当的角色与职责，能与其他学科的成员有效沟通，合作共事。	指标点 5.2: 对自己职业有强烈的敬业精神，努力提高职业效益和质量。

三、实践教学内容

1. 实习实训

编号	实习内容	实习类型 ²	实习地点 ³	思政融入点	学生学习预期成果	课程目标	时间安排(天数)
1.	学习学院或单位《毕业实习管理规定》	毕业实习	校内外教学实习基地	1.实习单位规章制度与遵纪守法; 2.实习单位	深刻理解实习内容和可能存在的危害和影响	1、2、3、4、5、6	0.25 周

				废弃物处理与环保意识培养 3.生产工艺操作与安全生产、安全操作			
2.	了解实习单位管理体制、组织机构及其运行机制	毕业实习	校内外教学实习基地	1.产品的生产原理与科技创新、家国情怀； 2.生产工艺条件与科技创新； 3.先进生产仪器设备与科技创新、工匠精神	能够理解团队的概念，并能够理解项目完成也许合作共同完成	1、2、3、4、5、6	0.25周
3	参与并熟悉电子设备与系统的研究设计、应用和开发制造等工作过程	毕业实习	校内外教学实习基地	1.实习单位生产过程中存在问题与实事求是、科技创新；	形成系统设计的概念，能够理解系统开发分为单元部分，完成子单元功能后需要系统联调完成设计	1、2、3、4、5、6	2.25周
4	参与实习单位安排的生产、管理、策划、营销等具体的岗位工作	毕业实习	校内外教学实习基地	1.改进设想与科技创新、努力学习；	对课题的多种方案能够应用多学科环境进行验证，并能够从工程项目和经济角度给予选择依据	1、2、3、4、5、6	1周
5	撰写实习报告和总结汇报	毕业实习	校内外教学实习基地	1.实习报告撰写与耐心细致的实习态度	掌握实习报告撰写方法，产品演示和表达能力。	1、2、3、4、5、6	0.25周
合计							4周

四、学时分配

序号	章节名称	学时分配（共4周）
1.	学习学院或单位《毕业实习管理规定》	0.25周
2.	了解实习单位管理体制、组织机构及其运行机制	0.25周
3.	参与并熟悉电子设备与系统的研究设计、应用和开发制造等工作过程	2.25周
4.	参与实习单位安排的生产、管理、策划、营销等具体的岗位工作	1周
5.	撰写实习报告和总结汇报	0.25周

五、考核方式

《毕业实习》为本专业实践必修课，课程考核方式包括：过程性考核（50%）+结果性考核（50%）。

1. 过程性考核（50%）

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
实习实践（50%）	学生在实际工程项目中的实施能力和创新能力，包括项目管理、安全操作、技术应用等方面的表现。（30分）	1、2	3.4、5.1
	问题解决能力和危机处理能力，学生能否独立或协作完成项目，并通过实践验证所学理论知识的运用情况。（30分）		
	团队合作和沟通能力在多人合作项目中的表现也是评价重点，考察学生在团队中的角色扮演和有效的协作能力。（20分）	3、4	6.1、7.2
	学生的职业素养包括责任感、专业态度、工作积极性等方面的表现。（20分）	5、6	8.3、9.1

2. 结果性考核（50%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
------	------	-----------	--------

实习报告 (50%)	<p>一、报告内容。报告包含：(1) 实习任务与目标。明确实习期间的具体任务和学习目标，包括预期达成的技能和能力。(2) 实施过程。项目描述：详细描述实习项目的内容和范围。方法与过程：阐述实施项目所采用的方法、工具、技术以及解决问题的具体步骤。挑战与解决方案：讨论在实施过程中遇到的挑战及其解决方案。(3) 技术分析与总结。理论知识应用：说明如何应用在学习过程中掌握的理论知识。实际操作能力：评估在实习中展示的技术操作能力和创新思维。(4) 成果展示与效果评估。项目成果：展示实习期间取得的具体成果，如报告、设计图、程序代码等。效果评估：对实习项目的实际效果进行评估和总结。(70分)</p>	1、2、3、4	3.4、5.1、6.1、7.2
	<p>二、自我评价与展望，总结实习的主要收获和经验教训，反思实习过程中的收获和成长，评价在团队中的角色与贡献。(30分)</p>	5、6	8.3、9.1

六、参考书目及学习资料

- 1.推荐教材：无
- 2.参考书目与文献：《电子信息类专业学生实习指导书》，魏晓慧编著，科学出版社，2016年。
- 3.在线学习资源：无

制定人：张黎可

审定人：余耀

批准人：王伟

2024年8月

《毕业设计/论文》课程教学大纲

一、课程基本信息

课程名称（中文）	毕业设计/论文				
课程名称（英文）	Graduation Design / Dissertation				
课程类别 ¹	实践必修课	课程性质 ²	必修	特殊课程类型 ³	
授课学期	第 7、8 学期	学分	7	考核方式	考查
课程学时及分配	总学时 ⁴	讲课学时	实践学时	线上学时	课外学时
	14W	0	14W	0	0
适用专业	集成电路设计与集成系统				
选用教材	《新工科类专业毕业设计（论文）指导与实例教程》，郭业才编著，西安电子科技大学出版社，2021 年。				
开课单位	集成电路科学与工程学院				
先修课程	集成电路设计与集成系统专业通识必修课、专业基础课、专业主干课、专业选修课、实践必修课				
后续课程	无				
课程简介 (不少于 500 字)	<p>课程基本定位：毕业设计（论文）是实现集成电路设计与集成系统专业培养目标、造就合格人才的一个重要的实践性教学环节，是学生在毕业前的最后学习和综合训练阶段，是学生在教师的指导下独立从事科学研究工作的综合性训练，是检验学生掌握知识的程度、分析问题和解决问题的一份综合答卷，是对学生综合素质与实践能力的全面检验，在培养学生探求真理、强化社会意识、进行工程设计和科学研究基本训练、提高综合实践能力、创新能力方面具有不可替代的作用。</p> <p>核心学习结果：通过综合训练学生运用所学的基本理论、基本知识和基本技能分析和解决实际工作问题的能力，使学生具有从事专业领域设计、开发、测试和基本科学或技术研究的初步能力，并提高学生独立思考、创新、沟通和终身学习等现代工程师必须的能力。</p> <p>主要教学方法：理论与实践相结合：首先，通过引导学生选题，确保题目与科研、生产实践或实验室建设紧密结合，使学生能够综合运用所学知识。其次，在教学过程中，注重培养学生的独立分析和解决问题能力，通过文献综述、开题报告、方案设计、实验研究与数据分析等环节，提升学生的科研</p>				

	素养和实践能力。此外，鼓励学生与指导教师密切沟通，共同解决设计中遇到的问题，确保毕业设计的质量。最后，通过毕业答辩环节，全面检验学生的学习成果，促进知识的深化与拓展。
大纲更新时间	2024年8月

二、课程目标

序号	课程目标 ¹ （参考人才培养目标、毕业要求、课程定位）	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 学生能够熟练运用集成电路领域的基本原理和方法，结合深入的文献研究，全面分析集成电路工程活动过程中的各类影响因素，并据此提出科学合理的解决方案，最终获得具有实际应用价值的结论。此过程旨在培养学生的综合分析能力、创新思维及解决复杂工程问题的能力。	指标点 2.4 能够运用集成电路领域基本原理和方法，并结合文献研究，分析集成电路领域中工程活动过程的影响因素，获得有效结论。	指标点 4.2 主动参与本国文化活动，积极传播和发扬本国优秀文化
2.	课程目标 2: 培养学生独立完成复杂集成电路设备与系统的设计能力，注重在设计中融入创新元素，提出新颖解决方案，以解决实际工程问题。通过实践，提升学生的创新能力、系统设计能力及团队协作能力，为未来职业发展奠定坚实基础。	指标点 3.3 能够完成集成电路设备和系统的设计，并在设计中体现创新意识。	指标点 4.2 主动参与本国文化活动，积极传播和发扬本国优秀文化
3.	课程目标 3: 培养学生深入分析并准确解释集成电路设备和系统实验结果的能力，通过数据整合与信息综合，提炼出合理有效的结论。此过程旨在强化学生的实验分析能力、数据处理技能及科学推理能力，为未来在集成电路领域的深入研究与应用开发打下坚实基础。	指标点 4.4 能够分析和解释集成电路设备和系统的实验结果，并通过信息综合得到合理有效的结论。	指标点 4.2 主动参与本国文化活动，积极传播和发扬本国优秀文化
4.	课程目标 4: 使学生能熟练运用集成电路设备与专业仿真软件，对复杂工程问题进行精准预测与模拟，同时深入理解并解释仿真结果的局限性。通过实践，提升学生的技术应用能力、问题解决策略及批判性思维，为集成电路领域的创新设计与优化提供有力支持。	指标点 5.3 能够运用集成电路设备和专业仿真软件对复杂工程问题进行预测与模拟，并能够解释其局限性。	指标点 6.1 努力学习科学文化知识，扩大知识储备，能独立理性思考问题
5.	课程目标 5: 培养学生全面分析和评价集成电路设计与集成系统实践对社会、	指标点 6.2 能够合理分析和评价集成电路设计与集成	指标点 6.1 努力学习科学文化知识，

	健康、安全、法律及文化等多方面的影响，深刻理解并解释作为设计师应承担的社会责任。通过此过程，增强学生的伦理意识、社会责任感及跨学科思维能力，为可持续的科技发展贡献力量。	系统实践对社会、健康、安全、法律和文化的的影响，并能解释应承担的责任。	扩大知识储备，能独立理性思考问题
6.	课程目标 6: 学生需具备作为团队负责人的能力，能够有效组织、协调并指挥团队成员高效开展工作。通过毕业设计项目，锻炼学生的领导力、团队协作与沟通技巧，以及解决团队冲突和推动项目进展的能力，为未来在集成电路行业中的管理角色做好准备。	指标点 9.3 能够作为团队负责人，组织、协调和指挥团队开展工作。	指标点 6.1 努力学习科学文化知识，扩大知识储备，能独立理性思考问题
7.	课程目标 7: 培养学生就复杂工程问题进行有效沟通与交流的能力，能撰写专业性强、逻辑清晰的设计方案与报告；在陈述与回答问题时条理分明；并具备跨文化背景下顺畅沟通的能力，以适应全球化工作环境，为集成电路领域的国际合作与交流奠定坚实基础。	指标点 10.3 能够就复杂工程问题进行良好的沟通与交流，能撰写集成电路领域的设计方案与报告，并能清晰陈述和回答问题，能够在跨文化背景下进行沟通和交流。	指标点 9.2 遵守爱国、敬业、诚信、友善等个人层面的价值准则
8.	课程目标 8: 培养学生将工程管理原理与经济决策方法有效融入多学科环境下的工程设计与实践中。通过课程，学生需掌握应用相关工具和技术，进行项目规划、资源调配、成本控制与风险评估，以提升工程设计的综合效益，为集成电路领域的复杂项目管理提供有力支持。	指标点 11.3 能够将工程管理原理或经济决策方法与工具应用于多学科环境下的工程设计与实践。	指标点 9.2 遵守爱国、敬业、诚信、友善等个人层面的价值准则
9.	课程目标 9: 学生能够根据个人或职业发展的需求，深入理解并解决相关技术问题，同时具备良好的归纳总结能力，能够从实践中提炼出普遍规律；此外，还应具备敏锐的问题意识，能够主动发现并提出有价值的问题，为持续学习和创新奠定基础。	指标点 12.2 能够根据个人或职业发展的需求理解相应的技术问题，具有归纳总结、提出问题的能力。	指标点 9.2 遵守爱国、敬业、诚信、友善等个人层面的价值准则

三、实践教学内容

1. 课程设计¹

序号	选题/任务	主要内容	时间安排 ²	学生学习预期成果	课程目标
----	-------	------	-------------------	----------	------

1.	确定毕业设计题目,进行开题报告。	根据个人兴趣、专业方向及导师建议,选择具有实际意义和研究价值的题目。 进行广泛的文献调研,了解相关领域的研究现状、发展趋势及存在的问题。 撰写开题报告,明确研究目的、意义、内容、方法、预期成果及进度安排等。	3周	能够明确毕业设计的研究方向和目标。 掌握文献调研的方法和技巧,提升信息获取和筛选能力。 学会撰写开题报告,为后续工作奠定基础。	1、2
2.	设计毕业设计的总体方案和技术路线。	深入分析设计任务的需求,明确系统应实现的功能和性能指标。 设计系统的总体架构、模块划分、接口定义等,选择合适的集成电路器件、设计软件及仿真工具。 制定详细的技术路线,包括设计流程、算法选择、仿真验证方法等	1周	熟练掌握系统设计的基本方法和步骤。 具备将理论知识应用于实际问题的能力,提升系统设计和规划能力。 初步形成自己的技术路线和解决方案。	3、4
3.	按照方案设计进行具体的设计、仿真和验证工作。	使用硬件描述语言进行电路设计,实现系统各模块的功能。 利用仿真工具对设计进行功能仿真和时序仿真,验证设计的正确性和性能指标是否满足要求。 进行物理设计,将电路设计转化为物理版图,并考虑电路的可制造性。 对于包含软件部分的系统,进行软件设计、编程和调试,实现软硬件的协同工作	4周	熟练掌握电路设计、仿真验证和物理设计的技能。 具备较强的实践能力和问题解决能力,能够独立完成设计任务。 初步形成自己的设计风格和解决问题的能力。	5、6
4.	对设计进行测试,根据测试结果进行优化。	制定详细的测试方案,包括测试环境搭建、测试用例设计、测试步骤等。 进行功能测试和性能测试,验证系统是否满足设	2周	熟练掌握测试和优化设计的技能。 具备较强的分析问题和解决问题	7、8

		计要求。 针对测试中发现的问题进行深入分析,找出原因并进行优化设计。		的能力,能够针对具体问题提出有效的解决方案。 设计的系统达到或超过预期的性能指标,具备较高的可靠性和稳定性。	
5.	整理毕业设计成果,撰写毕业论文,并进行毕业答辩。	按照学校规定的格式和要求,撰写毕业论文。论文应包括选题背景、文献综述、方案设计、设计与实现、测试与优化、结论与展望等部分。 准备毕业设计成果展示材料,如设计图纸、仿真结果、实物照片等。 进行毕业答辩,向评审小组汇报毕业设计的主要内容和成果,回答评审小组的提问	4周	熟练掌握学术论文的撰写方法和技巧。 具备较强的沟通能力和表达能力,能够清晰、准确地阐述自己的研究成果。 通过毕业答辩,展示自己的学习成果和收获,获得评审小组的认可。	9

四、考核方式

毕业设计/论文课程为本专业实践必修课,课程考核方式包括:指导教师评分(30%)+评阅教师评分(30%)+答辩小组评分(40%)。毕业设计成绩考核分五级记分(优秀、良好、中等、及格、不及格对应百分制总评成绩中的100-90、89-80、79-70、69-60和60分以下)

考核内容	评价标准	支撑课程教学目标	支撑毕业要求
指导教师评分 (30%, 满分100分)	文献收集、分析、研究和归纳总结(10分)	1、2、3、4、5、6、7、8、9	2.4、3.3、4.4、5.3、6.2、9.3、10.3、11.3、12.2
	方案设计、论证(20分)		
	单元、系统软硬件设计与实现(25分)		
	设计中的非技术因素(10分)		
	论文质量和内容(25分)		
	外文翻译(10分)		

评阅教师评分 (30%, 满分 100分)	文献收集、分析、研究和归纳总结 (15分)	1、2、3、4、5、6、 7、8、9	2.4、3.3、 4.4、5.3、 6.2、9.3、 10.3、 11.3、12.2
	方案设计、论证(25分)		
	单元、系统软硬件设计与实现(25分)		
	设计中的非技术因素(10分)		
	论文质量和内容(25分)		
答辩小组评分 (40%, 满分 100分)	正确解释实验结果及结论(50分)	1、2、3、4、5、6、 7、8、9	2.4、3.3、 4.4、5.3、 6.2、9.3、 10.3、 11.3、12.2
	表达、沟通能力, 问题思考、理解、 知识掌握情况(50分)		

五、参考书目及学习资料

1.推荐教材:《新工科类专业毕业设计(论文)指导与实例教程》,郭业才编著,西安电子科技大学出版社,2021年。

制定人:张黎可

审定人:余耀

批准人:王伟

2024年8月

《运算放大器电路设计》课程教学大纲

一、课程基本信息

课程名称（中文）	运算放大器电路设计				
课程名称（英文）	Operational Amplifier Circuit Design				
课程类别 ¹	实践选修课	课程性质 ²	选修	特殊课程类型 ³	无
授课学期	第6学期	学分	2	考核方式	考试
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	0	32	0	0
适用专业	集成电路设计与集成系统				
选用教材	《模拟集成电路设计》,魏廷存,陈楠等,电子工业出版社,2022年				
开课单位	集成电路科学与工程学院				
先修课程	EDA应用技术				
后续课程	低功耗集成电路设计				
课程简介 (不少于500字)	<p>课程基本定位:《运算放大器电路设计》是集成电路设计与集成系统专业的选修课程,在人才培养方案中属于实践选修课模块。</p> <p>核心学习结果:本课程的教学目的是使学生掌握运算放大器的基本原理、电路结构、设计方法、性能参数调试。通过课程学习,学生能够掌握基本运算放大器及高性能运算放大器在电路结构、电路性能上的差异,能够掌握典型运放的结构及设计方法。通过设计实践,培养学生理论联系实际的能力,从而增强学生分析和解决实际电路问题的能力。</p> <p>主要教学方法:过案例分析、设计练习,使学生在了解运算放大器电路组成的基础上,对电路关键功能块结构、性能分析和设计方法等方面有一定的独立思考能力。</p>				
大纲更新时间	2024年8月				

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 理解集成运算放大器的基本原理, 包括其内部工作机制、电流电压传输特性、相位特性等基础知识。掌握共栅放大电路、共源共栅放大电路、折叠式及套筒式共源共栅放大电路等在电路结构与性能上的差异, 理解它们对于运算放大器性能的提升作用。	指标点 1.3 能够将专业基础知识与数学、自然科学、计算分析方法综合运用于集成电路领域专业工程问题的推演和分析。	指标点 1.2 以辩证唯物主义和历史唯物主义的世界观认识和改造客观世界。 指标点 3.2 在自己的岗位上尽职尽责, 为社会的进步贡献力量。
2.	课程目标 2: 建立工程观点和实践观念, 能够依据电路等基本原理和优化设计方法, 综合运用所学知识, 对运算放大器电路进行详细分析, 如增益计算、稳定性评估、噪声抑制等。能够根据应用需求, 设计并优化运算放大器电路, 包括选择合适的元件、构建反馈网络、调整电路参数等, 以实现特定的电路功能和性能指标。	指标点 3.2 能够针对集成电路设备和系统的特定需求, 包括信息采集、存储和处理等, 完成设备和系统单元(部件)的方案设计。	指标点 6.1 努力学习科学文化知识, 扩大知识储备, 能独立理性思考问题。 指标点 7.2 关心公共事务, 保护大众利益, 为班级进步和发展贡献力量。
3.	课程目标 3: 理解集成电路中运算放大电路的工作原理, 根据具体方案搭建电路系统、并根据设计要求对系统进行调试仿真, 获取仿真数据, 并能够根据所学的电路理论利用仿真数据对系统进行修正。	指标点 5.1 能够掌握集成电路领域常见的现代仪器、工程工具、信息技术工具和模拟软件的使用原理和方法, 并理解其局限性。	

三、实践教学内容

课程设计¹

序号	选题/任务	主要内容	时间安排 ²	学生学习预期成果	课程目标
1.	共栅放大器	1. 在华大九天软件或 Cadence 软件中搭建共栅放大器。 2. 设计共栅放大器的参数并调试。 3. 对 DC、AC 和瞬态特性进行仿真。	4 学时	1. 了解共栅放大器的高输入阻抗和低输出阻抗特性。 2. 能够根据所提供原理图搭建电路, 并掌握电路仿真调试方法。 3. 分析并解决调试过程中遇到的问题。	1、2、3
2.	共源共栅放大器	1. 在华大九天软件或 Cadence 软件中搭建共源共栅放大器。 2. 设计共源共栅放大器的参数并调试。 3. 对 DC、AC 和瞬态特性进行仿真。	4 学时	1. 了解共源共栅放大器如何通过结合共源与共栅结构来实现增益的提升。 2. 掌握关键参数(如跨导(g_m)、输出电阻(r_o)等)的设置与优化方法。 3. 能够根据所提供原理图搭	1、2、3

				建电路，并能够设计电路参数。	
3.	套筒式共源共栅运算放大器	1.在 华大九天软件或 Cadence 软件中搭建套筒式共源共栅运算放大器。 2.设计套筒式共源共栅运算放大器的参数并调试。 3.对 DC、AC 和瞬态特性进行仿真。	6 学时	1.理解套筒式共源共栅运算放大器高增益、高稳定性及低噪声特性。 2.能够搭建电路，掌握电路仿真调试方法。 3.能够设计简单的套筒式共源共栅运放电路参数。 4.分析并解决调试过程中遇到的问题。	1、2、3
4.	折叠式共源共栅运算放大器	1.在 华大九天软件或 Cadence 软件中搭建套折叠式共源共栅运算放大器。 2.设计折叠式共源共栅运算放大器的参数并调试。 3.对 DC、AC 和瞬态特性进行仿真。	6 学时	1.理解折叠式共源共栅运算放大器高增益、高稳定性及低噪声特性。 2.能够搭建电路，掌握电路仿真调试方法。 3.能够设计简单的折叠式共源共栅运放电路参数。 4.分析并解决调试过程中遇到的问题。	1、2、3
5.	高增益运算放大器	1.在 华大九天软件或 Cadence 软件中搭建高增益运算放大器。 2.设计高增益运算放大器的参数并调试。 3.对 DC、AC 和瞬态特性进行仿真。	6 学时	1.理解高增益运算放大器高增益、高稳定性及低噪声特性。 2.能够搭建电路，掌握电路仿真调试方法。 3.能够设计简单的高增益运放电路参数。 4.分析并解决调试过程中遇到的问题。	1、2、3
6.	轨对轨运算放大器	1.在 华大九天软件或 Cadence 软件中搭建轨对轨运算放大器。 2.设计轨对轨运算放大器的参数并调试。 3.对 DC、AC 和瞬态特性进行仿真。	6 学时	1.理解轨对轨运算放大器高增益、高稳定性及低噪声特性。 2.能够搭建电路，掌握电路仿真调试方法。 3.能够设计简单的轨对轨运放电路参数。 4.分析并解决调试过程中遇到的问题。	1、2、3

五、学时分配

序号	章节名称	学时分配 (共 32 学时)
1.	共栅放大器	4
2.	共源共栅放大器	4
3.	套筒式共源共栅运算放大器	6
4.	折叠式共源共栅运算放大器	6
5.	高增益运算放大器	6
6.	轨对轨运算放大器	6

六、考核方式

《运算放大器电路设计》课程为本专业必修课程，课程考查方式为：
课堂学习讨论及课后反馈表现（70%）+结果性考核（30%）。

1. 课堂学习讨论及课后反馈表现（70%）

过程性评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
课堂学习研讨 20%	参与度：主动参与各种课程活动，对讨论、项目或任务表现出高度的兴趣和热情。(10分)	1、2、3	1.3、3.2、5.1
	贡献度：按时完成分配的任务，并达到一定的质量标准。(10分)		
实践任务 50%	实践操作：对电路原理认识清晰，有正确的技术方案；能够熟练正确使用仪器开展实践，实践过程正确、完整；能够排除实践过程中的问题，实践结果正确。(30分)	1、2、3	1.3、3.2、5.1
	实践报告：对设计过程叙述详细、语言通顺，条理清楚，撰写规范；对实践数据分析合理，结论正确。(20分)		

2. 结果性考核（30%）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
开卷考试 30%	掌握不同集成运算放大电路的典型形式、构造和工作原理，了解它们的优缺点及应用范围；掌握不同集成运算放大电路的基本性能和影响因素。(40分)	1、2	1.3、3.2
	掌握不同集成运算放大电路的分析方法，能够根据性能指标（如增益、带宽、相位裕度、共模抑制比 CMRR、电源抑制比 PSRR 等）进行器件参数分析与设计计算，并满足构造要求。(40分)	1、2	1.3、3.2
	能够根据运算放大器应用需求提出合适的解决方案，并能给出电路设计图。(20分)	1、2	1.3、3.2

七、参考书目及学习资料

1. 推荐教材:

《运算放大器权威指南(第5版)》，布鲁斯[美]著，孙宗晓译，人民邮电出版社，2022年.

2. 参考书目与文献:

《基于运算放大器和模拟集成电路的电路设计》，赛尔吉·欧弗郎哥(美)著，何乐年等译，机械工业出版社，2018年.

《运算放大器参数解析与 LTspice 应用仿真》，郑荟民，人民邮电出版社，2021年.

3. 在线学习资源:

省级一流课程 (华中科技大学 MOOC 集成电路设计基础)

<https://www.icourse163.org/course/HUST-1003410006>

制定人: 王青

审定人: 张黎可

批准人: 王伟

2024年8月

《集成电路版图设计》课程教学大纲

一、课程基本信息

课程名称（中文）	集成电路版图设计				
课程名称（英文）	Layout Design of Integrated Circuits				
课程类别 ¹	实践选修课	课程性质 ²	选修	特殊课程类型 ³	
授课学期	6	学分	2	考核方式	考查
课程学时及分配	总学时 ⁴	讲课学时	实验学时	线上学时	课外学时
	32	0	32	0	0
适用专业	集成电路设计与集成系统				
选用教材	《芯片设计 CMOS 模拟集成电路版图设计与验证:基于 Cadence IC 617》，陈铖颖，范军，尹飞飞 著，机械工业出版社，2021 年				
开课单位	集成电路科学与工程学院				
先修课程	集成电路设计、工艺基础、微电子器件基础、固体物理与半导体物理				
后续课程	集成电路课程设计、毕业论文				
课程简介 (不少于 500 字)	<p>课程基本定位：《集成电路版图设计》是集成电路设计与集成系统、集成电路设计与集成系统专业、微电子科学与工程专业的一门实践选修课。</p> <p>核心学习结果：本课程讲授集成电路版图设计涉及的流程、设计方法和优化方法，并基于 CMOS 工艺讲授集成电路版图设计并进行实验。</p> <p>本课程的教学目的是使学生掌握集成电路版图设计的基本概念与流程，能够在软件平台下进行相应电路结构的版图设计及验证。</p> <p>主要教学方法：本课程的教学方法是通过讲述以下内容：基本器件版图、数字集成电路、模拟集成电路、标准单元电路等的版图设计技术，讨论版图设计中有关匹配、寄生参数、噪声、布局、验证等问题及数据格式以及设计实例等，使学生建立集成电路版图设计的基本概念。</p>				
大纲更新时间	2024 年 8 月				

二、课程目标

序号	课程目标 ¹ (参考人才培养目标、毕业要求、课程定位)	支撑毕业要求指标点 ²	支撑思政指标点
1.	课程目标 1: 掌握集成电路版图设计的基本概念与方	指标点 3.1 能够分析设计目标和技术方案的各种影响因素,应用工程设计和产	指标点 2.1: 拥有对祖国强烈的认

	法,能够应用集成电路设计与集成系统领域相关知识进行产品开发,画出电路图以及版图。	品开发全周期、全流程的设计/开发方法和技术解决分析集成电路领域电路设计及系统集成方向中的复杂工程问题。	同感和归属感,维护国家的尊严和荣誉。
2.	课程目标 2: 能够根据集成电路产品应用的需求,利用软件仿真等手段,选取合适的电路、器件参数,进行模拟仿真,并对仿真结果进行分析整理,得到满足需求的版图设计。	指标点 3.1 能够分析设计目标和技术方案的各种影响因素,应用工程设计和产品开发全周期、全流程的设计/开发方法和技术解决分析集成电路领域电路设计及系统集成方向中的复杂工程问题。	指标点 3.1: 遵守国家法律法规,不损人利己,帮助弱者,维护正义。
3.	课程目标 3: 熟练掌握集成电路版图设计所需要的软件平台,合理应用软件的各项功能帮助仿真设计,并理解软件仿真模拟的局限性。	指标点 5.2 能够针对具体的工程问题对象,通过组合、选配、改进、二次开发等方式创造性地使用现代工具进行模拟和预测,满足特定需求,并能够分析其局限性。	指标点 4.2: 主动参与本国文化活动,积极传播和发扬本国优秀文化 5.1: 严格遵守法律法规和各项规章制度,廉洁自律,自我约束

三、实践教学内容

1.课程实验¹

项目编号	项目名称	实验内容	对应理论章节	学时	实验类型 ²	思政融入点	学生学习预期成果	课程目标
1	MOS 晶体管的版图设计	根据要求画出 MOS 的版图		2	设计性		1.熟悉版图设计工具 Empyrean 的使用方法	1
2	CMOS 反相器的版图设计、验证和后仿真	1.根据要求绘制反相器电路的原理图和版图 2.对版图进行 DRC 和 LVS 验证及后仿真		6	设计性		1.掌握反相器电路的原理图和版图绘制方法 2.掌握版图 DRC 和 LVS 验证及仿真方法	2
3	电阻和电容器件的版图,简单数字标准单元电路	1.根据要求绘制电阻和电容器件的版图		8	设计性		1.掌握电阻和电容器件的版图绘制连接方法	2

	版图设计	2.对版图进行 DRC 和 LVS 验证					2.对版图进行 DRC 和 LVS 验证	
4	运算放大器的版图设计、验证和后仿真	1.按照要求画出电路图和版图 2.对版图进行 DRC 和 LVS 验证及后仿真		8	设计性		1.掌握运放电路的原理图和版图绘制方法 2.熟悉版图 DRC 和 LVS 验证及仿真方法	3
5	电流源负载的共源极的版图设计与仿真	1.根据要求绘制差分放大器电路的原理图和版图 2.对版图进行 DRC 和 LVS 验证及后仿真		8	设计性		1.掌握电流源负载的共源极放大电路原理图和版图绘制方法 2.掌握 BJT 管的连接方法 3.掌握版图 DRC 和 LVS 验证及仿真方法	3

四、学时分配

序号	章节名称	学时分配 (共 32 学时)
1.	MOS 晶体管的版图设计	2
2.	CMOS 反相器的版图设计、验证和后仿真	6
3.	电阻和电容器件的版图, 简单数字标准单元电路版图设计	8
4.	运算放大器的版图设计、验证和后仿真	8
5.	电流源负载的共源极的版图设计与仿真	8

五、考核方式

《集成电路版图设计》课程为集成电路设计与集成系统专业的一门实践选修课，课程考核方式包括：课堂学习讨论及课后反馈表现（60%）+结果性考核（40%）。

1. 课堂学习讨论及课后反馈表现（40%）

课堂学习研讨、课后反馈表现、学术论文、调研报告、作业测评、阶段性测试等。

课堂学习讨论及课后反馈表现评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
作业测评，共30分。	报告的完成度（10分）；实验课的内容完成度（15分）。	3	5.2
	阐述观点的过程中思路清晰，表达明确。（5分）	3	5.2
课堂学习研讨，共10分。	到课情况（5分）。	1	3.1
	课堂研讨参与度、积极性等综合表现（5分）。	2	3.1

2. 结果性考核（60%）

考试（开卷、闭卷等）或考查（面试、小论文等）

课程考试评价方法及考核目标

考核内容	评价标准	支撑课程教学分目标	支撑毕业要求
考查，共40分。	课程目标1： 掌握集成电路版图设计的基本概念与方法，能够应用集成电路设计与集成系统领域相关知识进行产品开发，画出电路图以及版图。（10分）	1	3.1
	课程目标2： 能够根据集成电路产品应用的需求，利用软件仿真等手段，选取合适的电路、器件参数，进行模拟仿真，并对仿真结果进行分析整理，得到满足需求的版图设计。（15分）	2	5.2
	课程目标3： 熟练掌握集成电路版图设计所需要的软件平台，合理应用软件的各项功能帮助仿真设计，并理解软件仿真模拟的局限性。（15分）	3	5.2

六、参考书目及学习资料

1.推荐教材：《芯片设计 CMOS 模拟集成电路版图设计与验证:基于 Cadence IC 617》，陈铨颖，范军，尹飞飞 著，机械工业出版社，2021 年

2.参考书目与文献：《模拟电路版图的艺术》，Alan, Hastings 编著，电子工业出版社出版社，2018 年。

制定人：曾蕙明 审定人：张黎可 批准人：王伟

2024年8月